



N32L43x 系列勘误手册 V1.0.1

目录

1	勘误列表	1
2	电源控制 (PWR)	3
2.1	系统时钟切换	3
2.2	LP RUN 模式切换到 STOP2 模式	3
2.3	电源掉电后再上电	3
3	复位和时钟控制 (RCC)	4
3.1	从 RUN 模式进入 STOP2 模式	4
4	GPIO 和 AFIO	5
4.1	GPIO 模拟功能	5
5	模拟/数字转换 (ADC)	5
5.1	ADC 数据左对齐	5
5.2	ADC 注入通道触发规则通道转换	5
5.3	ADC 模拟看门狗	6
5.4	DMA 搬移 ADC 数据	6
6	串行外设接口 (SPI)	7
6.1	SPI 接口	7
6.1.1	SPI 波特率设置	7
6.1.2	从模式 CRC 校验	7
6.2	I2S 接口	7
6.2.1	PCM 长帧模式	7
7	I2C 接口	9
7.1	当前字节传输前必须被管理的软件事件	9
7.2	单次读取单或双字节时的注意事项	9
7.3	与其他外设同时使用 DMA	10
7.4	异常信号干扰	10
8	通用同步异步接收器 (USART)	11
8.1	校验错误标志	11
8.2	RTS 硬件流控	11

9	调试接口 (DBG)	12
9.1	DEBUG 寄存器	12
10	定时器 (TIM)	13
10.1	定时器重复捕获检测	13
11	比较器 COMP	14
11.1	比较器 INP 输入	14
12	液晶显示器 (LCD)	15
12.1	LCD 内部电压转换器就绪标志位	15
12.2	LCD 1/8 DUTY, 1/4 BIAS 模式	15
13	实时时钟 (RTC)	16
13.1	RTC 预分频	16
14	芯片丝印及版本说明	17
15	版本历史	17
16	声明	18

1 勘误列表

表 1-1 勘误概述

勘误链接		芯片版本		
		B 版	C 版	D 版
章节 2: 电源控制 (PWR)	章节 2.1: 系统时钟切换	●		
	章节 2.2: LP RUN 模式切换到 Stop2 模式	●	●	●
	章节 2.3: 电源掉电后再上电	●	●	
章节 3: 复位和时钟控制 (RCC)	章节 3.1: 从 Run 模式进入 Stop2 模式	●	●	●
章节 4: GPIO 和 AFIO	章节 4.1: GPIO 模拟功能	●	●	
章节 5: 模拟/数字转换 (ADC)	章节 5.1: ADC 数据左对齐	●	●	●
	章节 5.2: ADC 注入通道触发规则通道转换	●	●	●
	章节 5.3: ADC 看门狗	●	●	●
	章节 5.4: DMA 搬移 ADC 数据	●	●	●
章节 6: 串行外设接口 (SPI)	章节 6.1: SPI 接口	章节 6.1.1: SPI 波特率设置	●	●
		章节 6.1.2: 从模式 CRC 校验	●	●
	章节 6.2: I2S 接口	章节 6.2.1: PCM 长帧模式	●	●
章节 7: I2C 接口	章节 7.1: 当前字节传输前必须被管理的软件事件	●	●	●
	章节 7.2: 读单双字节时的注意事项	●	●	●
	章节 7.3: 与其他外设同时使用 DMA	●	●	●
	章节 7.4: 异常信号干扰	●	●	●
章节 8: 通用同步异步接收器 (USART)	章节 8.1: 校验错误标志	●	●	●
	章节 8.2: RTS 硬件流控	●	●	●
章节 9: 调试接口 (DBG)	章节 9.1: Debug 寄存器	●	●	●

章节 10: 定时器 (TIM)	章节 10.1: 定时器重复捕获检测	●	●	●
章节 11: 比较器 (COMP)	章节 11.1: 比较器 INP 输入		●	●
章节 12: 液晶显示器 (LCD)	章节 12.1: LCD 内部电压转换器就绪标志位	●		
	章节 12.2: LCD 1/8 Duty, 1/4 Bias 模式	●	●	
章节 13: 实时时钟 (RTC)	章节 13.1: RTC 预分频	●	●	●
	章节 13.2: RTC 亚皮秒中断	●	●	●

2 电源控制 (PWR)

2.1 系统时钟切换

描述

选择 HSI/HSE 直接作为系统时钟, 然后再切换到 MSI 作为系统时钟的过程中, 如果此时发生系统复位, 可能会导致芯片宕机。

解决方法

避免选用 HSI/HSE 直接作为系统时钟, 建议选择 PLL 作为系统时钟。

2.2 LP RUN 模式切换到 Stop2 模式

描述

MCU 从 LP RUN 模式切换到 Stop2 模式, 唤醒后可能会产生复位。

解决方法

进入 Stop2 模式前, 确保 PVDBOR 在 Stop2 模式下常开 (清除 PWR_CTRL3 的 PBDTLPR 位为 0), 可以解决此问题。

2.3 电源掉电后再上电

描述

电源掉电, 降至 600~100mV 区间, 再重新上电, 可能上电不成功。

解决方法

MCU 掉电时, 需保证芯片 VDD 电压降至 100mV 以下, 然后才能给 MCU 上电。

3 复位和时钟控制 (RCC)

3.1 从 Run 模式进入 Stop2 模式

描述

在一定的 AHB CLK 和 APB CLK 分频下，Run 模式极小概率进入不了 Stop2 模式，分频越大可能越容易发生。

解决方法

进入 Stop2 模式前，备份 AHB CLK 分频系数，然后配置 AHB CLK 为不分频后，再进入 Stop2 模式，当退出 Stop2 模式时，再恢复原来分频。

4 GPIO 和 AFIO

4.1 GPIO 模拟功能

描述

PA1/PA2/PA3/PA4 这 4 个 GPIO 在输出高电平状态下，切换成模拟功能时，在切换过程中会短暂出现输出电压有 30mv 左右的压降。

解决方法

避免上述使用方法。

5 模拟/数字转换 (ADC)

5.1 ADC 数据左对齐

描述

ADC 单次转换模式，非 12bit 精度且左对齐情况下，软件触发转换规则通道，ADC_DAT 寄存器中，无效位的最高位为 1。

解决方法

仅保留有效数据位或使用右对齐模式。

5.2 ADC 注入通道触发规则通道转换

描述

ADC 连续转换，规则通道外部触发不使能，只软件触发注入通道转换时，规则通道可能会被启动转换，导致 ADC_DAT 中有数据产生，ADC_STS 规则通道转换相应的状态位会置起。

解决方法

忽略规则通道产生的标志位和数据。

5.3 ADC 模拟看门狗

描述

ADC 独立工作模式且单次转换且非 12bit 精度时，开启模拟看门狗功能，软件触发转换规则通道/注入通道，模拟看门狗高门限值有效位设置与 ADC 数据寄存器值相等，无效位全 0 时，可能会误触发模拟看门狗。

解决方法

此情况下，模拟看门狗高门限值无效位的最高位置 1 则不触发。

5.4 DMA 搬移 ADC 数据

描述

ADC 独立工作模式且连续转换，启动 DMA 搬移 ADC 数据，当搬移完配置的搬移数量，先禁能 DMA，再禁能 ADC，然后继续使能 DMA，在还未使能 ADC 情况下，会出现 DMA 搬移的第一个数据是禁能 DMA 前遗留的 ADC 转换数据。

解决方法

此情况下，如果循环禁能使能 DMA，则在搬移数量 N 基础上增加 1 个数量，首次禁能后，选择读取 DMA 搬移第 1 个~第 N 个数据使用，后续禁能则选择读取 DMA 搬移第 2 个~第 N+1 个数据使用。

6 串行外设接口 (SPI)

6.1 SPI 接口

6.1.1 SPI 波特率设置

描述

SPI 主模式下，当设置波特率控制位(BR[2:0])为 fPLCK/2 时，CRC 校验会出错。

解决方法

此情况下，避免设置波特率控制位(BR[2:0])为 fPLCK/2。

6.1.2 从模式 CRC 校验

描述

SPI 工作在从模式并且已经使能了 CRC 校验，即使 NSS 引脚为高电平，只要 SPI 接收到时钟信号，仍然会进行 CRC 计算

解决方法

在使用 CRC 校验前，先将 CRC 数据寄存器清空，以便主从设备 CRC 校验保持同步

清空步骤如下：

1. SPI 使能位复位（置 0）
2. CRC 校验位复位（置 0）
3. CRC 校验位置位（置 1）
4. SPI 使能位置位（置 1）

6.2 I2S 接口

6.2.1 PCM 长帧模式

描述

当 I2S 工作在主模式，PCM 长帧模式，数据格式为 16bit 扩展到 32bit 或 32bit 时，WS 信号是每 16bit 一个周期而不是 32bit。

解决方法

当 I2S 是主模式且必须使用长帧模式时，应当使用 16bit 数据模式。

NATION'S CONFIDENTIAL

7 I2C 接口

7.1 当前字节传输前必须被管理的软件事件

描述

在 EV7、EV7_1、EV6_1、EV6、EV2、EV8 和 EV3 事件发生时，必须在当前字节传输之前对事件进行处理，否则可能会出现多读一个字节、读取到重复数据或丢失数据的问题。

如果在停止信号生成之前，软件没有读取第 N-1 个数据，则移位寄存器中的第 N 个数据会被损坏（向左移动一位）。

解决方法

1. 使用 I2C 传输大于一个字节时，尽量使用 DMA 方式
2. 使用 I2C 中断时，将中断优先级调至应用程序的最高优先级
3. 当读取数据到达第 N-1 个字节时：
 - a) 检测 BSF 为 1
 - b) 配置 SCL 为 GPIO 开漏输出，并设为 0
 - c) 设置 STOPGEN 为 1
 - d) 读取第 N-1 个字节
 - e) 配置 SCL 为 I2C 复用功能开漏输出模式
 - f) 读取最后一个字节

7.2 单次读取单或双字节时的注意事项

描述

在主机读模式，读取的字节长度为单字节和双字节时，可能会出现读取数据错误。

解决方法

1. 单字节读取时：
 - a) 收到 ADDR_F 之后
 - b) 设置 ACKEN 位为 0
 - c) 清除 ADDR_F 位（通过先读 STS1 再读 STS2 清除）
 - d) 设置 STOPGEN 为 1
 - e) 读取一字节数据。
2. 双字节读取时：

- a) 收到 ADDR_F 之后
- b) 设置 ACKPOS 位为 1
- c) 清除 ADDR_F 位（通过先读 STS1 再读 STS2 清除）
- d) 设置 ACKEN 位为 0
- e) 检测 BSF 位为 1
- f) 设置 STOPGEN 为 1
- g) 连续读取 2 个字节数据

7.3 与其他外设同时使用 DMA

描述

I2C 在使用 DMA 通信期间，如果有别的外设也在使用 DMA，会导致 I2C 通信异常。

解决方法

I2C 在使用 DMA 通信期间，关闭其他外设 DMA。

7.4 异常信号干扰

描述

I2C 在工作过程,SCL 和 SDA 在通讯过程中可能受到毛刺干扰，造成通讯异常。

解决方法

主机、从机自恢复：

- a) 通过 I2C CTRL1[15](SWRST)位进行 I2C 软复位
- b) 通过控制 RCC 模块内的 RCC_APB1RSTR[21](I2CxRST)位来复位 IIC 模块，完成恢复
- c) 通过调用进行全局软复位 NVIC_SystemReset()函数来进行全局复位，从而恢复 IIC 模块

主机恢复从机：

- a) 通过控制从机硬件复位管脚复位从机，实现恢复
- b) 通过电源管理机制对从机重新上电，实现恢复
- c) 将 IIC 主机的通讯端口设置为 GPIO 模式，在 SCL 时钟线上发送 9 个 CLOCK 来恢复从机

8 通用同步异步接收器 (USART)

8.1 校验错误标志

描述

在接收一个字节数据期间，接收到停止位之前，检测到校验错误，校验错误标志位被置起，在此期间，校验错误标志位不能通过软件方式（读状态寄存器，再读数据寄存器）清除。若使能了校验错误中断，会多次进入校验错误中断处理函数。

解决方法

在读数据缓冲区标志位被置起，接收到数据后，再进行清校验错误标志位操作。

若使能了校验错误中断，为避免多次进入中断处理函数，在第一次进入校验错误中断时，关闭校验错误中断，接收到数据后，再重新打开校验错误中断。

8.2 RTS 硬件流控

描述

使能 RTS 硬件流控，USART 接收一帧数据，当接收到第一个字节数据时，RTS 信号会自动拉高，如果这一个字节数据未及时从数据寄存器中读出，在接收到下一个字节数据后，RTS 信号会重新拉低，USART 重新等待接收下一帧数据。

解决方法

在接收到下一个新数据前，及时将数据从数据寄存器中读出。

9 调试接口 (DBG)

9.1 Debug 寄存器

描述

DBGMCU_IDCODE 调试寄存器只能在调试模式下被访问（用户程序不能访问），在用户模式下读取返回的值为 0xFF。

解决方法

避免在用户应用程序中使用 IDCODE。

10 定时器 (TIM)

10.1 定时器重复捕获检测

描述

当产生输入捕获时，如果在读取 TIMx_CCxDATx (捕获/比较寄存器 x)期间（读取操作会自动清除捕获标志位）又产生了新的输入捕获，CCxOCF(捕获/比较 x 重复捕获标记)可能仍然会被置位。

解决方法

无

11 比较器 COMP

11.1 比较器 INP 输入

描述

PA0/PA1/PA3 作为数字功能引脚且为高电平时，会影响 COMP1 的 INP 输入。

解决方法

使用 COMP1 时，不使用 PA0/PA1/PA3 作为数字功能引脚。

12 液晶显示器 (LCD)

12.1 LCD 内部电压转换器就绪标志位

描述

当 LCD 使用内部电压转换器作为 VLCD 电源， $VDD-VLCD > VDON$ ，电压转换器就绪标志位 RDY (LCD_STS: bit4) 不能正确置位。

解决方法

1. 建议尽量设置 $VLCD \geq VDD$
2. 或待电压转换器就绪标志 RDY 正确置位后，再配置 VLCD 电压。

12.2 LCD 1/8 Duty, 1/4 Bias 模式

描述

当 LCD 工作在 1/8 Duty, 1/4 Bias 模式时，COM4/5/6/7 在偶数帧工作正常，而奇数帧工作异常无输出。从而导致 COM4/5/6/7 驱动的像素对比度远低于 COM0/1/2/3 驱动的像素对比度。

解决方法

避免使用 1/8 Duty, 1/4 Bias 模式。

13 实时时钟 (RTC)

13.1 RTC 预分频

描述

RTC 异步预分频系数和同步预分频系数不能设置为 0，否则会导致 RTC 预分频失败。

解决方法

避免 RTC 预分频寄存器 TRC_PRE 的 DIVA[6:0](异步预分频段)和 DIVS[14:0](同步预分频段)设置为 0。

13.2 RTC 亚皮秒中断

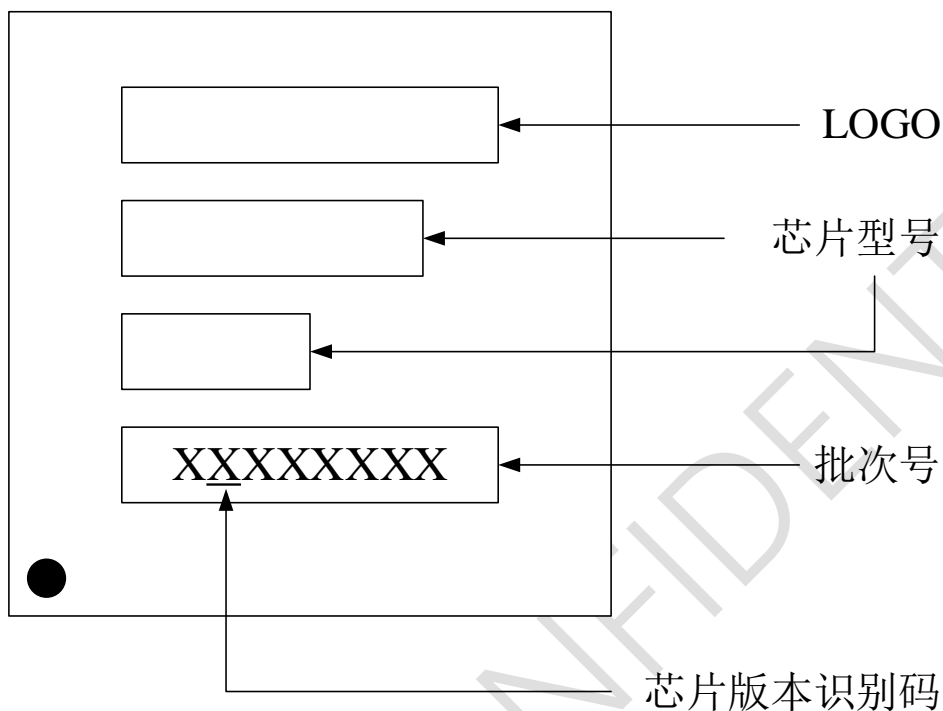
描述

第一次 RTC 亚皮秒中断不响应。

解决方法

应用程序等待第二次及以后的亚皮秒中断。

14 芯片丝印及版本说明



15 版本历史

日期	版本	修改
2021.09.15	V1.0.0	初始版本
2021.11.30	V1.0.1	新增 5.3 ADC 模拟看门狗 新增 5.4 DMA 搬移 ADC 数据 新增 7.4 异常信号干扰 新增 13.2 RTC 亚皮秒中断

16 声明

国民技术股份有限公司（以下简称国民技术）保有在不事先通知而修改这份文档的权利。国民技术认为提供的信息是准确可信的。尽管这样，国民技术对文档中可能出现的错误不承担任何责任。在购买前请联系国民技术获取该器件说明的最新版本。对于使用该文档涉及的器件引起的专利纠纷及第三方侵权国民技术不承担任何责任。另外，国民技术的产品不建议应用于生命相关的设备和系统，在使用该器件中因为设备或系统运转失灵而导致的损失国民技术不承担任何责任。国民技术对本手册拥有版权等知识产权，受法律保护。未经国民技术许可，任何单位及个人不得以任何方式或理由对本手册进行使用、复制、修改、抄录、传播等。