Moja naslovna str	/ Moji kurs / Prvi ciklus stu / Računarstvo i informat / 3. Semes / Logički diz / Op / 24.02.2023 DIO II
Započe	to Friday, 24. February 2023., 13:32
Stan	je Završeno
Završeno dar	na Friday, 24. February 2023., 13:57
Utrošeno vrijen	ne 24 min 56 s
Ocjer	7,5 od maksimuma 13,0 (57,7 %)
Pitanje 1	
Tačno	
Ocjena 2,0 od 2,0	
Koliko je memor Odgovor: 128 Tačan odgovor je	iskih modula ROM 8x8 potrebno da bi se projektovala upravljačka memorija oglednog procesora? • 128.
Pitanje 2	
Netačno	
Ocjena 0,0 od 2,0	
	i direktno preslikani keš kapaciteta 4KB i veličinom bloka od 16B, indeks bloka u koji se kešira bajt iz memorije sa adrese ovor napisati u decimalnom zapisu):
iacan ougovor je	. 50.

Pitanje 3	
Tačno	
Ocjena 2,0 od 2,0	

Ukoliko se memorijski modul ROM 1Mx32 projektuje pomoću modula ROM 2Kx16 i ukoliko se za organizaciju memorije koristi

- A. preplitanje, gornjih 9 adresnih linija se koristi za odabir adrese unutar ROM 2Kx16 modula.
- ☑ B. preplitanje, donjih 9 adresnih linija se koristi za odabir modula ROM 2Kx16.
- C. strananje, gornjih 9 adresnih linija se koristi za odabir adrese unutar ROM 2Kx16 modula.
- D. Nijedno navedeno
- E. preplitanje, donjih 9 adresnih linija se koristi za odabir adrese unutar ROM 2Kx16 modula.
- F. preplitanje, gornjih 9 adresnih linija se koristi za odabir modula ROM 2Kx16.
- ☑ G. strananje, gornjih 9 adresnih linija se koristi za odabir modula ROM 2Kx16.

 ✓
- H. strananje, donjih 9 adresnih linija se koristi za odabir adrese unutar ROM 2Kx16 modula.
- I. strananje, donjih 9 adresnih linija se koristi za odabir modula ROM 2Kx16.

Your answer is correct.

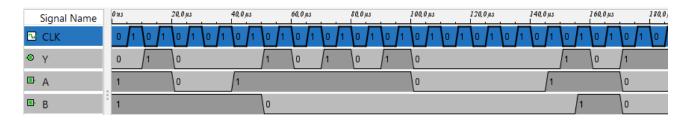
The correct answers are:

strananje, gornjih 9 adresnih linija se koristi za odabir modula ROM 2Kx16.,

preplitanje, donjih 9 adresnih linija se koristi za odabir modula ROM 2Kx16.

Pitanje **4**Tačno
Ocjena 2,0 od 2,0

Vremenski dijagram prikazan na donjoj slici predstavlja:



- 🔲 A. T flip-flop okidan uzlaznom ivicom signala sata CLK gdje signal A predstavlja ulaz T, signal Y predstavlja izlaz Q.
- B. Nijedno navedeno
- C. T flip-flop okidan silaznom ivicom signala sata CLK gdje signal A predstavlja ulaz T, signal Y predstavlja izlaz Q.
- 🔲 D. T flip-flop okidan uzlaznom ivicom signala sata CLK gdje signal B predstavlja ulaz T, signal Y predstavlja izlaz Q.
- 🔲 E. T flip-flop okidan silaznom ivicom signala sata CLK gdje signal B predstavlja ulaz T, signal Y predstavlja izlaz Q.
- 🔲 F. D flip-flop okidan silaznom ivicom signala sata CLK gdje signal B predstavlja ulaz D, signal Y predstavlja izlaz Q.
- G. D flip-flop okidan uzlaznom ivicom signala sata CLK gdje signal A predstavlja ulaz D, signal Y predstavlja izlaz Q.
- H. D flip-flop okidan uzlaznom ivicom signala sata CLK gdje signal B predstavlja ulaz D, signal Y predstavlja izlaz Q.
- 🔲 I. D flip-flop okidan silaznom ivicom signala sata CLK gdje signal A predstavlja ulaz D, signal Y predstavlja izlaz Q.

Your answer is correct.

Tačan odgovor je:

T flip-flop okidan silaznom ivicom signala sata CLK gdje signal A predstavlja ulaz T, signal Y predstavlja izlaz Q..

Pitanje 5		
Djelimično tačno		
Ocjena 1,5 od 3,0		
Zaokružiti sve binarne zapise sljedeće mikroinstrukcije oglednog procesora: a := mbr + c; mar = c; goto 0;		
□ A. 1 11 10 00 0 1 0 0 1 1110 1100 0000 000000		
□ B. 1 11 00 00 0 0 0 1 1010 1100 1111 000000		
C. Mikroinstrukcija nije validna		
D. 0 11 00 00 0 0 0 1 1010 1100 0000 000		
□ E. 1 11 00 00 0 1 0 0 1 1010 1100 1111 000000		
☑ F. 1 11 00 00 0 1 0 0 1 1010 1100 0000 000000		
□ G. 1 11 10 00 0 1 0 0 1 1110 1100 1111 000000		
Odgovor je djelimično tačan.		
Ispravno ste izabrali 1.		
The correct answers are: 1 11 00 00 0 1 0 0 1 1010 1100 0000 00		
1 11 00 00 0 1 0 0 1 1010 1100 1111 000000		
Pitanje 6		
Nije odgovoreno		
Maksimalna ocjena 2,0		
Koji je minimalni broj stanja za Mealy-ev automat koji prepoznaje sekvence 1111 i 0000? Međusobno preklapajuće sekvence se odbacuju.		
Odgovor:		
Tačan odgovor je: 7.		
→ GitHub link - Logisim Evolution		
Prelaz na		

24.02.2023. - DIO II - B ►