

[Moja naslovna str...](#) / [Moji kurs...](#) / [Prvi ciklus stu...](#) / [Računarstvo i informat...](#) / [3. Semes...](#) / [Logički diz...](#) / [Op...](#) / [03.02.2023. - DIO II...](#)

Započeto	Friday, 3. February 2023., 13:33
Stanje	Završeno
Završeno dana	Friday, 3. February 2023., 13:57
Utrošeno vrijeme	23 min 40 s
Ocjena	9,5 od maksimuma 15,0 (63,3%)

Pitanje **1**

Netačno

Ocjena 0,0 od 2,5

Ukoliko se koristi direktno preslikani keš sa 32 bloka veličine 32B, indeks bloka u koji se kešira bajt iz memorije sa adrese 0xA822 je:

Odgovor:



Tačan odgovor je: 1.

Pitanje 2

Djelimično tačno

Ocjena 2,0 od 3,0

Zaokružiti tačne tvrdnje za mikroinstrukciju oglednog procesora: **a := mbr + b; mar = b; goto 0;**

- ☒ A. ENC upravljački bit mikroinstrukcije je 1. ✓
- ☒ B. COND polje mikroinstrukcije je 3. ✓
- ☒ C. Izvorišni registar za sabirnicu A je mbr, za sabirnicu B je b. ✗
- ☐ D. COND polje mikroinstrukcije je 0.
- ☒ E. Mikroinstrukcija je validna. ✓
- ☐ F. ENC upravljački bit mikroinstrukcije je 0.
- ☐ G. Izvorišni registar za sabirnicu A je b, za sabirnicu B je mbr.
- ☐ H. COND polje mikroinstrukcije je 1.
- ☐ I. Nijedno navedeno
- ☐ J. ENC upravljački bit mikroinstrukcije nije definisan.
- ☐ K. COND polje mikroinstrukcije je 2.
- ☐ L. Mikroinstrukcija nije validna.

Odgovor je djelimično tačan.

Izabrali ste previše odgovora.

The correct answers are:

Mikroinstrukcija je validna.,

COND polje mikroinstrukcije je 3.,

ENC upravljački bit mikroinstrukcije je 1.

Pitanje **3**

Tačno

Ocjena 2,5 od 2,5

Neka se u oglednom procesoru izvršavaju sljedeća sekvenca instrukcija:

AA0: LOCO 00B**AA1: SUBD 000****AA2: JNZE AA6****AA3: SWAP****AA4: LODD 000****AA5: POPI****AA6: LOCO 00B**

Na prvih stotinu lokacija u memoriji se nalazi vrijednost 0x00A.

Nakon izvršenja sekvence, vrijednost:

- ☐ A. AC registra je 0x000A, SP registra je 0001.
- ☐ B. AC registra je 0x0000, SP registra je 0000.
- ☐ C. AC registra je 0x000B, SP registra je 0002.
- ☐ D. AC registra je 0x0AA6, SP registra je 0001.
- ☒ E. Nijedno navedeno ✓
- ☐ F. AC registra je 0x000A, SP registra je 0002.
- ☐ G. AC registra je 0x000B, SP registra je 0001.
- ☐ H. AC registra je 0x0AA6, SP registra je 0002.

Your answer is correct.

Tačan odgovor je:

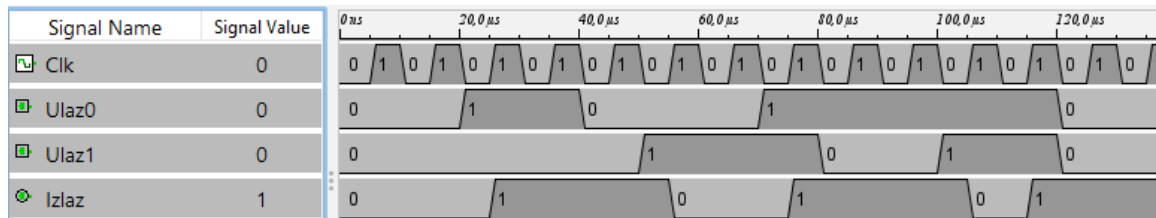
Nijedno navedeno.

Pitanje 4

Tačno

Ocjena 2,5 od 2,5

Vremenski dijagram prikazan na donjoj slici predstavlja:



- ☐ A. SR flip-flop gdje signal Ulaz0 predstavlja ulaz S, signal Ulaz1 predstavlja ulaz R, signal Izlaz predstavlja izlaz Q.
- ☐ B. SR flip-flop gdje signal Ulaz0 predstavlja ulaz R, signal Ulaz1 predstavlja ulaz S, signal Izlaz predstavlja izlaz Q.
- ☒ C. JK flip-flop gdje signal Ulaz0 predstavlja ulaz J, signal Ulaz1 predstavlja ulaz K, signal Izlaz predstavlja izlaz Q. ✓
- ☐ D. Nijedno navedeno
- ☐ E. JK flip-flop gdje signal Ulaz0 predstavlja ulaz K, signal Ulaz1 predstavlja ulaz J, signal Izlaz predstavlja izlaz Q.

Your answer is correct.

Tačan odgovor je:

JK flip-flop gdje signal Ulaz0 predstavlja ulaz J, signal Ulaz1 predstavlja ulaz K, signal Izlaz predstavlja izlaz Q..

Pitanje 5

Tačno

Ocjena 2,5 od 2,5

Koliko je memorijskih modula **RAM 512x4** potrebno da bi se projektovao **RAM oglednog procesora**?

Odgovor: 32 ✓

Tačan odgovor je: 32.

Pitanje 6

Netačno

Ocjena 0,0 od 2,0

Koliko je dodatnih osnovnih logičkih kola potrebno za realizaciju SR flip-flopa pomoću T flip-flopa?

Odgovor: 4 ✗

Tačan odgovor je: 3.

[◀ GitHub link - Logisim Evolution](#)

Prelaz na...

[03.02.2023. - DIO II - B ▶](#)