

## Resumen clase (2)

### S. Proc de datos

¿Como dibujan números negativos?

#### Signo magnitud: (SM)

- \* Se deja un bit para definir positivo o negativo.
- \* El resto define la magnitud

$$\begin{array}{c} 1 \ 0000010 \\ \downarrow \quad 2(10) \end{array} \rightarrow \boxed{-2} \text{ en 10 bits.}$$

~~Positivo~~ Negativo

Se es positivo se representa como se fuera un número común.

#### Complemento uno (C1)

- \* Se intercambian los 0 y los 1

0101 = (5)  $\rightarrow$  Si el número es <sup>positivo</sup> negativo, la representación es exactamente igual al número común.

1010 = (-5)  $\rightarrow$  Si el número es negativo, se aplica el complemento, primero se representa el número común en binario y luego se cambian 0 y 1.  
Es 2 se da menos 101 = -5

Representar al 10 en C1:

$$\textcircled{0}1010 \quad (10)$$

$$10101 \quad (-10)$$

Representar al 90 en C1:

$$\textcircled{0}01001 \quad (9)$$

$$110110 \quad (-9)$$

Representar -34 C1 en 8 bits

$$\textcircled{0}0100010 \quad (34)$$

$$11011101 \quad (-34)$$

SUMA y RESTA

$$\begin{array}{r} \textcircled{1} - 11111000 \\ 00001000 \\ \hline 00000000 \\ 1 \leftarrow \\ \hline 00000001 \end{array}$$

$$\begin{array}{r} = \begin{array}{r} + \frac{-7}{8} \\ + \frac{1}{1} \\ \hline 11 \\ - \frac{8}{7} \\ \hline 1 \end{array} \quad \begin{array}{r} \textcircled{1} + 1111 \\ + 00001000 \\ + 11111000 \\ \hline 00000000 \\ 1 \leftarrow \\ \hline 00000001 \end{array}$$



## Complemento A2

$$C2 = C1 + 1$$

Ejemplo: -57 en 8 bits

Numero en BINARIO

00111001 (57)



Se pasa a complemento uno

11000110

Ahora se le suma 1

$$\begin{array}{r} + 11000110 \text{ (C1)} \\ \quad \quad \quad 1 \\ \hline 11000111 \text{ (C2)} \end{array}$$



-57 (C2) → Se complementa y se suma 1.

11000111

00111000

1  
00111001

$$\begin{array}{r} 10010101 \text{ (2)} \\ \quad \quad \quad \downarrow \\ \quad \quad 01101011 \\ \hline -109 \end{array}$$

Se pone 0 de derecha y cuando rode el 1, se cambia

10001110

OTRO manera

$$01110010 = 114$$

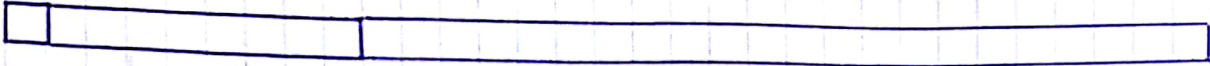
$$10001101 = -114$$

$$\begin{array}{r} 10001101 \\ \hline 10001110 \end{array}$$

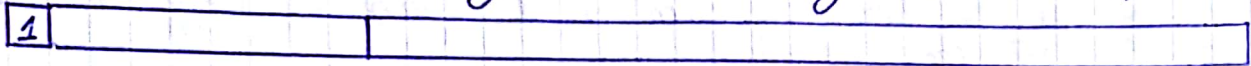


## Resumen Notación IEEE754

Se quiere pasar el  $-129.25$  a la Notación IEEE754



① Número se debe asignar un 1 (negativo) o 0 (positivo).



② Luego se pasa el  $129.25$  a binario

$100000001.01$

③ Se llena lo como hasta el 1 más significativo

$10000001.01$

Se movió 7 espacios

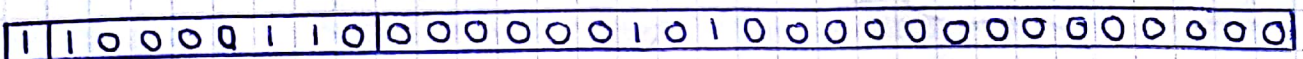
④ Se suma la cantidad de espacios que se movió  $+127$ , y ese resultado se pasa a binario para luego colocarlo

$$7 + 127 = 134 \longrightarrow 10000110$$



⑤ Todo a la derecha del nuevo número, no a ser lo mantenido.  
(A PARTIR del 1 más significativo)

$10000001.01 \longrightarrow 1.000000101$   
y se completa con 0





En caso de ser al revés, de tener una notación IEEE 754, y querer pasarlo a decimal, se hace de la siguiente manera.

1 1 0 0 0 0 1 1 0 1 0 1 0 0 0 0 1 0 1 0 0 0 0 0 0 0 0 0 0 0 0 0

① Lo primero que se hace, es saber si el signo es Negativo (1) o Positivo (0). En este caso, negativo

② Después saca el número decimal, del número binario que se encuentra en el medio

1 1 0 0 0 0 1 1 0  
(134)

③ El tercer paso es restarle 127, por regla, y esa resta me va a dar el Exponente.

$$134 - 127 = 7 \text{ Exponente.}$$

④ Le añado un 1 delante de lo montado, antes era 1010000101, ahora va a ser 11010000101

⑤ Le como lo contados que me dio el exponente, a partir del 1 agregado con anterioridad.

1.10100000.101

7 ESPACIOS

PARTE entera

$$11010000 = 208$$

PARTE decimal

.101

↓

$$0.101 = 0.625$$

⑦ El resultado

208.625

⑥ Se calcula parte entera y decimal



## Resumen ERRORES + código HAMMING

Código	Hamming	$d_3$	$d_2$	$d_1$	$P_2$	$d_0$	$P_1$	$P_0$
50		X		X		X		X
51		X	X			X	X	
52		X	X	X	X			

Cuando se tienen números para armar el código de hamming se los ubica de la siguiente manera.

$d_3$   $d_2$   $d_1$   $d_0$

$P_2$   $P_1$   $P_0$

y para sacar el  $P_2$ ,  $P_1$  y  $P_0$ , se utiliza la siguiente ecuación.

$$P_0 = d_3 \oplus d_1 \oplus d_0 =$$

$$P_1 = d_3 \oplus d_2 \oplus d_0 =$$

$$P_2 = d_3 \oplus d_2 \oplus d_1 =$$

Entonces, cuando por ejemplo, se pide sacar el código de H, se hace lo siguiente

Número: 1101

① Primero se asigna  $d_3$   $d_2$   $d_1$   $d_0$

② Después sacamos  $P$ .

$$P_0 = \underset{1}{d_3} \oplus \underset{0}{d_1} \oplus \underset{1}{d_0} = 0$$

$$P_1 = \underset{1}{d_3} \oplus \underset{1}{d_2} \oplus \underset{1}{d_0} = 1$$

$$P_2 = \underset{1}{d_3} \oplus \underset{1}{d_2} \oplus \underset{0}{d_1} = 0$$

③ y ahora se ubican los números como la primer fórmula.

$d_3$   $d_2$   $d_1$   $P_2$   $d_0$   $P_1$   $P_0$

1 1 0 0 1 1 0

Número: 1101  
Resultado: 1100110



Inversa al código de Hamming

① cuando mas don el numero, hoy que identificar los lts importantes, y luego verificar se tienen errores.

Ejemplo:

The diagram shows a 4-bit shift register. It consists of four circular flip-flop symbols connected in a chain. The first flip-flop has a downward arrow labeled  $D_3$  pointing to its input. The second flip-flop has a downward arrow labeled  $D_2$  pointing to its input. The third flip-flop has a downward arrow labeled  $D_1$  pointing to its input. The fourth flip-flop has a downward arrow labeled  $D_0$  pointing to its input. Above the chain, there are three output labels:  $P_2$  above the second flip-flop,  $P_1$  above the third flip-flop, and  $P_0$  above the fourth flip-flop. Arrows indicate the data flow from the flip-flops to these outputs.

Para verificar si hay error, hay que sacar lo siguiente.

$$S_2 = d_3 \oplus d_2 \oplus d_1 \oplus p_2 =$$

$$S_1 = d_3 \oplus d_2 \oplus d_0 \oplus p_1 =$$

$$s_0 = d_3 \oplus d_1 \oplus d_0 \oplus p_0 =$$

En caso que de 000, no hay error.  
Si da un 1, se libera 52, 51, 50 y  
se hace el número, luego se cuenta  
cantidad de filos de desecha a izquierda.

### EJEMPLO EJERCICIO completo:

$d_3 \ d_2 \ d_1 \ p_2 \ d_0 \ p_1 \ p_0$   
 0 1 1 0 0 1 1  $\longrightarrow$  Bit importante 0 1 1 0

## VERIFICACIÓN

$$\left. \begin{aligned} S_2 &= d_3 \oplus d_2 \oplus d_1 \oplus p_2 = 0 \\ S_1 &= d_3 \oplus d_2 \oplus d_0 \oplus p_1 = 0 \\ S_0 &= d_3 \oplus d_1 \oplus d_0 \oplus p_0 = 0 \end{aligned} \right\} \text{NO HAY ERROR}$$

Diagram illustrating the conversion of a 7-bit binary number to a 4-bit hexadecimal representation:

7-bit binary:  $d_3 d_2 d_1 d_0 d_4 d_5 d_6$  (bits: 1 1 0 0 1 0 1) → 4-bit binary: 1 1 0 1 → Hexadecimal: 1 1 0 0 (labeled "Numero completo")

## VERIFICACIÓN

$$\left. \begin{aligned} S_2 &= d_3 \oplus d_2 \oplus d_1 \oplus p_2 = 0 \\ S_1 &= d_3 \oplus d_2 \oplus d_0 \oplus p_1 = 1 \\ S_0 &= d_3 \oplus d_1 \oplus d_0 \oplus p_0 = 1 \end{aligned} \right\} \text{Hay ERROR en } [011] = (3)$$