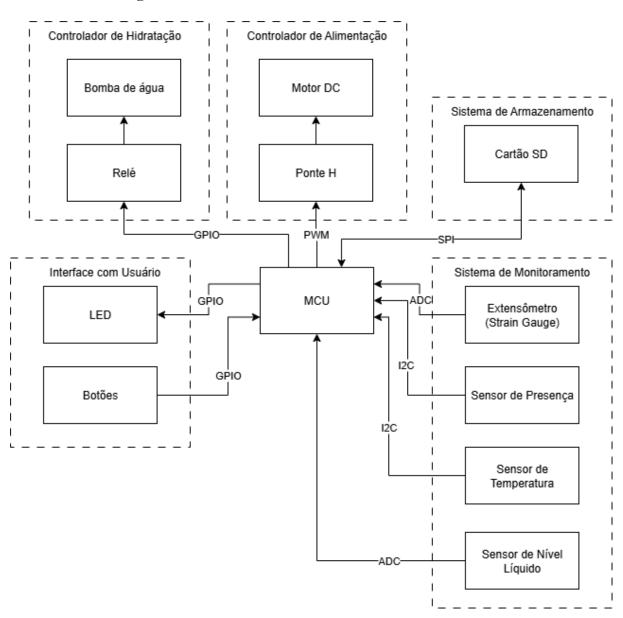




Alunos: Pedro Henrique Tenorio de Magalhães de Oliveira Petersson Matos Cardoso Santana

Projeto Final - Etapa 2

Diagrama de hardware e Blocos Funcionais







Fluxograma do Software

