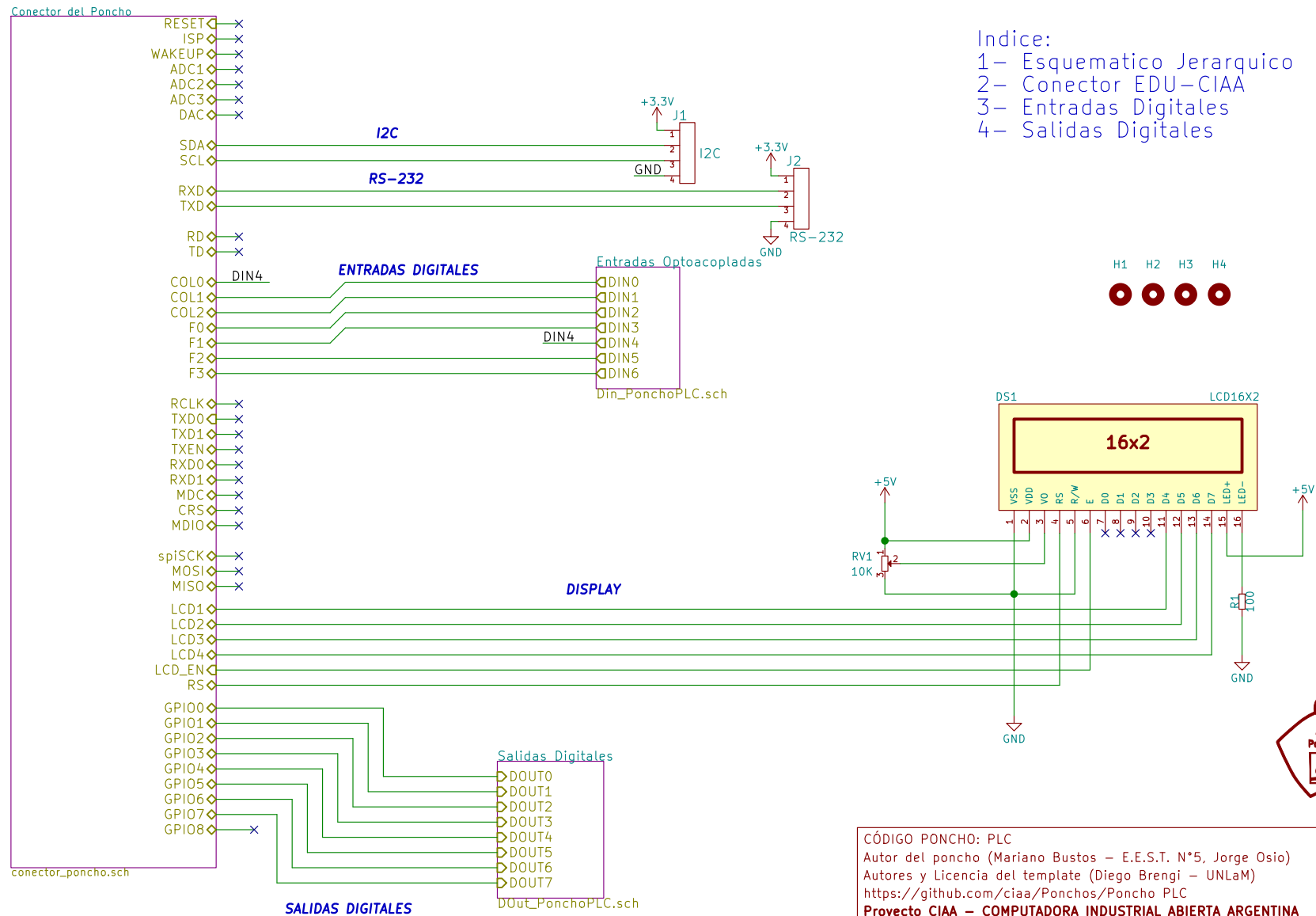


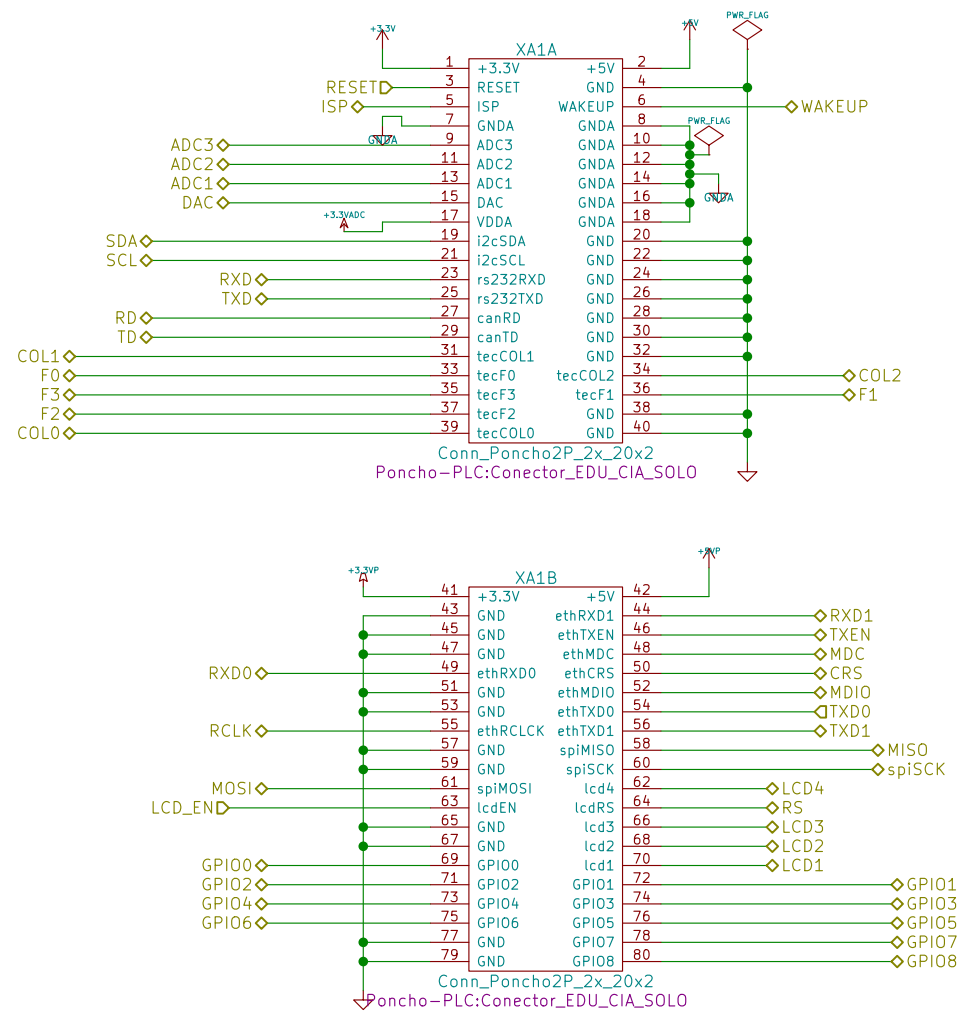
<http://www.proyecto-ciaa.com.ar/>

Indice:

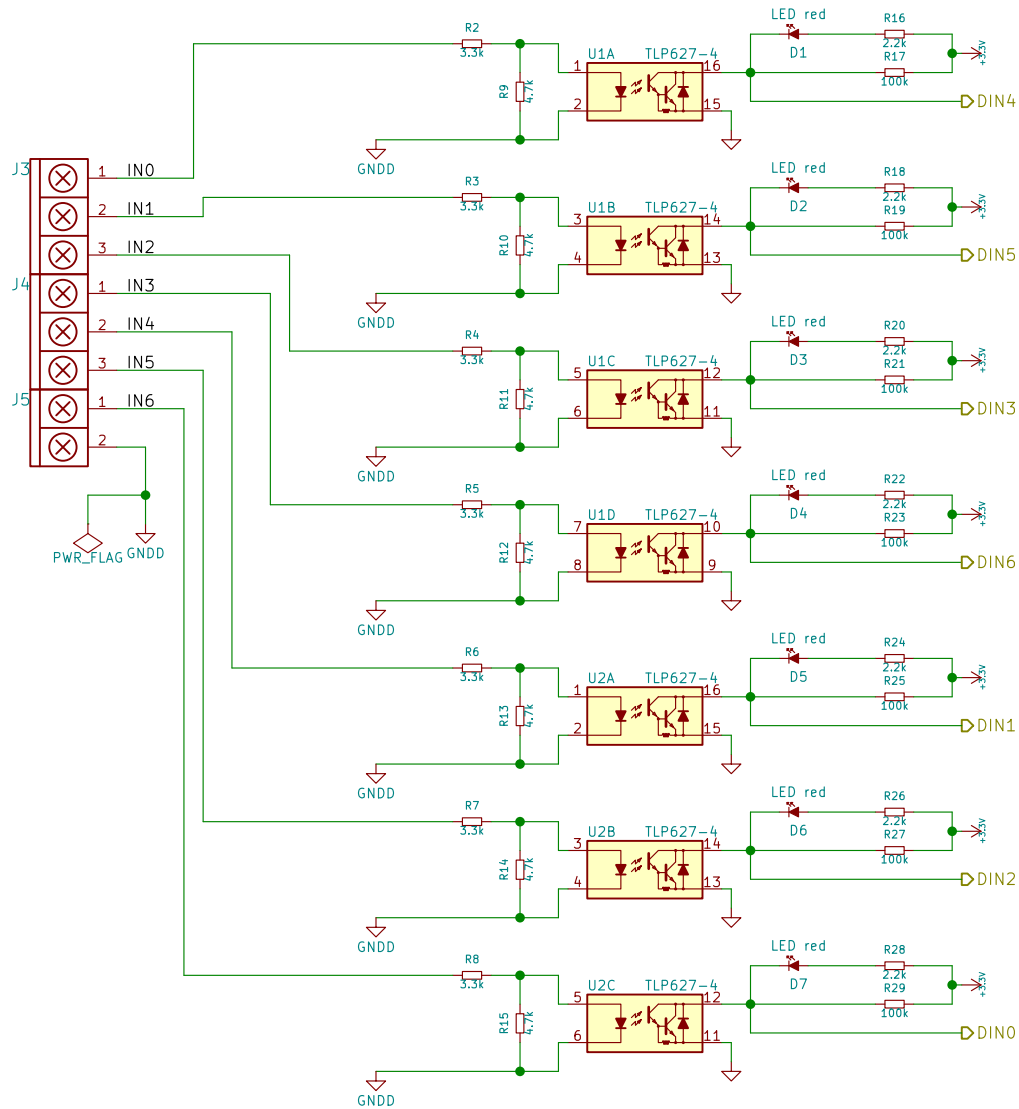
- 1- Esquemático Jerárquico
- 2- Conector EDU-CIAA
- 3- Entradas Digitales
- 4- Salidas Digitales



CÓDIGO PONCHO: PLC		
Autor del poncho (Mariano Bustos – E.E.S.T. N°5, Jorge Osio)		
Autores y Licencia del template (Diego Brengi – UNLaM)		
https://github.com/ciaa/Ponchos/Poncho_PLC		
Proyecto CIAA – COMPUTADORA INDUSTRIAL ABIERTA ARGENTINA		
Sheet: /		
File: PonchoPLC.sch		
Title: Esquema principal – Poncho PLC		
Size: A4	Date: 2016-06-15	Rev: 1.0
KiCad E.D.A. kicad 4.0.4-stable	Id: 1/4	



CÓDIGO PONCHO: PLC		
Autor del poncho (Mariano Bustos – E.E.S.T. N°5, Jorge Osio)		
Autores y Licencia del template (Diego Brengi – UNLaM)		
https://github.com/ciaa/Ponchos/Poncho_PLC		
Proyecto CIAA – COMPUTADORA INDUSTRIAL ABIERTA ARGENTINA		
Sheet: /Conector del Poncho/		
File: conector_poncho.sch		
Title: Poncho Grande – Modelo – Ejemplo – Template		
Size: A4	Date: 2016-06-15	Rev: 1.0
KiCad E.D.A. kicad 4.0.4-stable		Id: 2/4



El circuito fue adaptado a componentes de proveedores locales.

CÓDIGO PONCHO: PLC
 Autor del poncho (Mariano Bustos – E.E.S.T. N°5, Jorge Osio)

https://github.com/ciaa/Ponchos/Poncho_PLC

Proyecto CIAA – COMPUTADORA INDUSTRIAL ABIERTA ARGENTINA

Sheet: /Entradas Optoacopladas/

File: Din_PonchoPLC.sch

Title: CIAA Entradas Digitales

Size: A4 Date: 2016-06-15

KiCad E.D.A. kicad 4.0.4-stable

Rev: 1.0

Id: 3/4

Salidas digitales Open-Drain por bornes (J6, J7). Corriente de Drain limitada a 1A.
Salidas digitales a Relé por bornes (J8...J11). Corriente máxima de contactos C, NC y NO: 2A resistivo.

