

第8讲 简单组合逻辑 半加器





公众号

淘宝店铺

主讲内容

1. 理论学习
2. 实战演练

理论学习

简单组合逻辑---半加器



半加器

加法器是数字电路中经常用到的一种基本器件,主要用于两个数或者多个数的加和,加法器又分为半加器(half adder)和全加器(full adder)。

半加器电路是指对两个输入数据位相加,输出一个结果位和 进位,没有进位输入的加法器电路。是实现两个一位二进制数的 加法运算电路。

全加器是在半加器的基础上的升级版,除了加数和被加数加和外还要加上上一级传进来的进位信号。

实战演练

[野火]《FPGA Verilog开发实战指南》



谢谢



公众号

淘宝店铺