

第7讲 简单组合逻辑 译码器





公众号

淘宝店铺

主讲内容

理论学习 实战演练

理论学习

简单组合逻辑---译码器



译码器

译码是编码的逆过程,在编码时,每一种二进制代码,都赋予了特定的含义,即都表示了一个确定的信号或者对象。 把代码状态的特定含义翻译出来的过程叫做译码,实现译码操作的电路称为译码器。或者说,译码器是可以将输入二进制代码的状态翻译成输出信号,以表示其原来含义的电路。

译码器(decoder)是一类多输入多输出组合逻辑电路器件,其可以分为:变量译码和显示译码两类。

实战演练

[野火]《FPGA Verilog开发实战指南》



谢谢



公众号

淘宝店铺