

第11讲 时序逻辑的开始 寄存器





公众号

淘宝店铺

主讲内容

理论学习 实战演练

理论学习

时序逻辑的开始---寄存器



寄存器

寄存器具有存储功能,一般是由D触发器构成,由时钟脉冲控制,每个D触发器(D Flip Flop , DFF)能够存储一位二进制码。

D触发器的工作原理:在一个脉冲信号(一般为晶振产生的时钟脉冲)上升沿或下降沿的作用下,将信号从输入端D送到输出端Q,如果时钟脉冲的边沿信号未出现,即使输入信号改变,输出信号仍然保持原值,且寄存器拥有复位清零功能,其复位又分为同步复位和异步复位。

技术论坛: www.firebbs.cn

实战演练

[野火]《FPGA Verilog开发实战指南》



谢谢



公众号

淘宝店铺