

# 第6讲

## 简单组合逻辑

### 多路选择器



公众号



淘宝店铺

## 主讲内容

1. 理论学习

2. 实战演练

理论学习

## 组合逻辑

组合逻辑是VerilogHDL设计中的一个重要组成部分。从电路本质上讲，组合逻辑电路的特点是输出信号只是当前时刻输入信号的函数，与其他时刻的输入状态无关，无存储电路，也没有反馈电路。

## 多路选择器

多路选择器是数据选择器的别称，在多路数据传送过程中，能够根据需要将其中任意一路选出来的电路，叫做数据选择器，也称多路选择器或多路开关。

实战演练

谢谢



公众号



淘宝店铺