## 零死角玩转STM32



# 设置FLASH的读写保 护及解除

淘宝: firestm32.taobao.com

论坛: www.firebbs.cn



扫描进入淘宝店铺

### 主讲内容



01 选项字节与读写保护

02 修改选项字节的过程

03 操作选项字节的库函数

04 实验:设置读写保护及解除

参考资料:《零死角玩转STM32》

"设置FLASH的读写保护及解除"章节



#### 修改选项字节的过程

根据前面的说明,修改选项字节的内容可修改读写保护配置,不过选项字节复位后的默认状态是始终可以读但被写保护的,因此它具有类似前面《读写内部FLASH》章节提到的FLASH\_CR寄存器的访问限制,要想修改,需要先对FLASH\_OPTKEYR寄存器写入解锁编码。由于修改选项字节时也需要访问FLASH\_CR寄存器,所以同样也要对FLASH\_KEYR写入解锁编码。



#### 修改选项字节的过程

修改选项字节的配置步骤如下:

- 解除FLASH\_CR寄存器的访问限制
- 往FPEC键寄存器 FLASH\_KEYR中写入 KEY1 = 0x45670123
- 再往FPEC键寄存器 FLASH\_KEYR中写入 KEY2 = 0xCDEF89AB
- 解除对选项字节的访问限制
- 往FLASH\_OPTKEYR中写入 KEY1 = 0x45670123



#### 修改选项字节的过程

- 再往FLASH\_OPTKEYR中写入 KEY2 = 0xCDEF89AB
- 配置FLASH\_CR的OPTPG位,准备修改选项字节
- 直接使用指针操作修改选项字节的内容,根据需要修改RDP、WRP等内容
- 对于读保护的解除,由于它会擦除FLASH的内容,所以需要检测状态寄存器标志位以确认FLASH擦除操作完成。
- 若是设置读保护及其解除,需要给芯片重新上电复位,以使新配置的选项字节生效;对于设置写保护及其解除,需要给芯片进行系统复位,以使新配置的选项字节生效。



#### 1.选项字结构体定义

```
* @brief 选项字节结构体
3
    * /
4 typedef struct {
      IO uint16 t RDP; /*RDP及nRDP*/
      IO uint16 t USER; /*USER 及 nUSER,下面类似*/
      __IO uint16 t Data0;
      __IO uint16 t Data1;
      __IO uint16 t WRP0;
      IO uint16 t WRP1;
       IO uint16 t WRP2;
       IO uint16 t WRP3;
13 } OB TypeDef;
14
  /*强制转换为选项字节结构体指针*/
16 #define OB
                         ((OB TypeDef *) OB BASE)
17 /*选项字节基地址 */
18 #define OB BASE
                         ((uint32 t) 0x1FFFF800)
```

标准库中定义的选项字节结构体,包含了RDP、USER、DATAO/1及WRPO/1/2/3这些内容,每个结构体成员指向选项字节对应选项的原始配置码及反码。不过,根据手册中的说明可了解到,当向选项字节的这些地址写入配置时,它会自动取低位字节计算出高位字节的值再存储,即自动取反码,非常方便。例如程序中执行操作给结构体成员WRPO赋值为0x0011时,最终它会自动写入0xEE11(0xEE是0x11的反码)。最后,从OB\_BASE宏的定义可以确认它所指向的正是前面介绍的选项字节基地址,说明若在程序中使用该结构体赋值,会直接把内容写入到选项字节地址对应的空间中。



#### 2.设置写保护及解除

库文件提供了FLASH\_EnableWriteProtection函数,可用于设置写保护及解除:

```
1 /* 掩码 */
 2 #define RDPRT Mask
                                   ((uint32 t)0x00000002)
                                   ((uint32 t)0x000000FF)
 3 #define WRPO Mask
 4 #define WRP1 Mask
                                   ((uint32 t) 0x0000FF00)
 5 #define WRP2 Mask
                                   ((uint32 t) 0x00FF0000)
 6 #define WRP3 Mask
                                   ((uint32 t) 0xFF000000)
 8 /* 大容量产品页保护的宏定义,每位控制 4K 字节(2页) */
 9 #define FLASH WRProt Pages0to1
                                         ((uint32 t)0x00000001)
10 #define FLASH WRProt Pages2to3
                                         ((uint32 t)0x00000002)
11 #define FLASH WRProt Pages4to5
                                         ((uint32 t) 0x00000004)
12 #define FLASH WRProt Pages6to7
                                         ((uint32 t)0x00000008)
13 /*..部分省略*/
14 /*! < 特殊位,最后一位,页 62 至 511 */
15 #define FLASH WRProt Pages62to511
                                         ((uint32 t)0x80000000)
16 /*保护所有页*/
17 #define FLASH WRProt AllPages
                                         ((uint32 t) 0xFFFFFFFF)
21 * @brief 对指定的页设置写保护
     @param FLASH Pages: 指定要设置写保护的页.
       可输入参数:
        STM32 大容量产品: FLASH_WRProt_PagesOto1 至 FLASH_WRProt_Pages60to61
24 *
         或 FLASH WRProt Pages62to255 和 FLASH WRProt AllPages
25 *
27 *
    @retval FLASH Status:
28 *
          可能的返回值: FLASH ERROR PG, FLASH ERROR WRP,
29
        FLASH COMPLETE or FLASH TIMEOUT.
30 */
```

```
31 FLASH Status FLASH EnableWriteProtection(uint32 t FLASH Pages)
32 {
       uint16 t WRPO Data = 0xFFFFF, WRP1 Data = 0xFFFFF,
                WRP2 Data = 0xFFFF, WRP3 Data = 0xFFFF;
34
       FLASH Status status = FLASH COMPLETE;
36
37
       /* 检查参数 */
38
      assert param(IS FLASH WRPROT PAGE(FLASH Pages));
      /*根据输入计算要设置的值*/
       FLASH Pages = (uint32 t) (~FLASH Pages);
41
       WRP0_Data = (uint16_t)(FLASH_Pages & WRP0_Mask);
42
       WRP1 Data = (uint16 t) ((FLASH Pages & WRP1 Mask) >> 8);
43
       WRP2 Data = (uint16 t) ((FLASH Pages & WRP2 Mask) >> 16);
       WRP3 Data = (uint16 t) ((FLASH Pages & WRP3 Mask) >> 24);
44
45
46
       /* 等待上一次操作完毕 */
47
       status = FLASH WaitForLastOperation(ProgramTimeout);
48
49
       if (status == FLASH COMPLETE) {
           /* 对选项字节进行解锁 */
51
           FLASH->OPTKEYR = FLASH KEY1;
           FLASH->OPTKEYR = FLASH KEY2;
53
           FLASH->CR |= CR OPTPG Set; //准备写入选项字节
           if (WRPO Data != 0xFF) {
               OB->WRP0 = WRP0 Data;
               /* 等待上一次操作完毕 */
               status = FLASH WaitForLastOperation(ProgramTimeout);
59
60
           if ((status == FLASH COMPLETE) && (WRP1 Data != 0xFF)) {
61
               OB->WRP1 = WRP1 Data;
62
               status = FLASH WaitForLastOperation(ProgramTimeout);
63
64
           if ((status == FLASH COMPLETE) && (WRP2 Data != 0xFF)) {
65
               OB->WRP2 = WRP2 Data;
               status = FLASH WaitForLastOperation(ProgramTimeout);
66
67
           if ((status == FLASH COMPLETE)&& (WRP3 Data != 0xFF)) {
               OB->WRP3 = WRP3 Data;
               status = FLASH_WaitForLastOperation(ProgramTimeout);
           if (status != FLASH TIMEOUT) {
               /* 若写入完成, 对选项字节重新上锁 */
              FLASH->CR &= CR OPTPG Reset;
       /* 返回设置结果 */
       return status;
```



#### 2.设置写保护及解除

该函数的输入参数可选FLASH\_WRProt\_Pages0to1至

FLASH\_WRProt\_Pages62to511等宏,该参数用于指定要对哪些页进行写保护。

从该宏的定义方式可了解到,它用一个32位的数值表示WRP0/1/2/3,而宏名中的页码使用数据位1来在WRP0/1/2/3中对应的位作掩码指示。如控制页0至页1的宏FLASH\_WRProt\_Pages0to1,它由WRP0最低位控制,所以其宏值为0x0000001(bit0为1);类似地,控制页2至页3的宏

FLASH\_WRProt\_Pages2to3,由WRP0的bit1控制,所以其宏值为0x00000002 (bit1为1)。



#### 2.设置写保护及解除

理解了输入参数宏的结构后,即可分析函数中的具体代码。其中最核心要理解的是对输入参数的运算,输入参数FLASH\_Pages自身会进行取反操作,从而用于指示要保护页的宏对应的数据位会被置0,而在选项字节WRP中,被写0的数据位对应的页会被保护。FLASH\_Pages取反后的值被分解成WRP0/1/2/3\_Data四个部分,所以在后面的代码中,可以直接把WRP0/1/2/3\_Data变量的值写入到选项字节中。关于这部分运算,您可以亲自代入几个宏进行运算,加深理解。



#### 2.设置写保护及解除

得到数据后,函数开始对FLASH\_OPTKEYR寄存器写入解锁码,然后操作FLASH\_CR寄存器的OPTPG位准备写入,写入的时候它直接往指向选项字节的结构体OB赋值,如OB->WRP0 = WRP0\_Data,注意在这部分写入的时候,根据前面的运算,可知WRP0\_Data中只包含了WRP0的内容,而nWRP0的值为0,这个nWRP0的值最终会由芯片自动产生。代码后面的WRP1/2/3操作类似。

仔细研究了这个库函数后,可知它内部并没有对FLASH\_CR的访问作解锁操作,所以在调用本函数前,需要先调用FLASH\_Unlock解锁。另外,库文件中并没有直接的函数用于解除保护,但实际上解除保护也可以使用这个函数来处理,例如使用输入参数0来调用函数FLASH\_EnableWriteProtection(0),根据代码的处理,它最终会向WRP0/1/2/3选项字节全写入1,从而达到整片FLASH解除写保护的目的。



#### 2.设置读保护及解除

类似地,库文件中提供了函数FLASH\_ReadOutProtection 来设置FLASH

的读保护及解除:

```
3 #define RDP Key
                                 ((uint16 t)0x00A5)
    * @brief 使能或关闭读保护
    * @note 若芯片本身有对选项字节进行其它操作,
             请先读出然后再重新写入, 因为本函数会擦除所有选项字节的内容
10
    * @param Newstate: 使能(ENABLE)或关闭(DISABLE)
11
    * @retval FLASH Status: 可能的返回值: FLASH ERROR PG,
             FLASH ERROR WRP, FLASH COMPLETE or FLASH TIMEOUT.
14
15 FLASH Status FLASH ReadOutProtection (FunctionalState NewState)
17
      FLASH Status status = FLASH COMPLETE;
18
      /* 检查参数 */
      assert param(IS FUNCTIONAL STATE(NewState));
19
      status = FLASH WaitForLastOperation(EraseTimeout);
20
      if (status == FLASH COMPLETE) {
21
          /* 写入选项字节解锁码 */
23
          FLASH->OPTKEYR = FLASH KEY1;
          FLASH->OPTKEYR = FLASH KEY2;
          FLASH->CR |= CR OPTER Set; //擦除选项字节
          FLASH->CR |= CR STRT Set; //开始擦除
27
          /* 等待上一次操作完毕 */
28
          status = FLASH WaitForLastOperation(EraseTimeout);
```

```
29
          if (status == FLASH_COMPLETE) {
30
              /* 若擦除操作完成, 复位 OPTER 位 */
31
              FLASH->CR &= CR OPTER Reset;
              /* 准备写入选项字节 */
32
33
              FLASH->CR |= CR OPTPG Set;
              if (NewState != DISABLE) {
35
                  OB->RDP = 0x00; //写入非 0xA5 值, 进行读保护
36
                  OB->RDP = RDP Key; //写入 0xA5, 解除读保护
              /* 等待上一次操作完毕 */
40
              status = FLASH WaitForLastOperation(EraseTimeout);
41
              if (status != FLASH TIMEOUT) {
                  /* 若操作完毕, 复位 OPTPG 位 */
                  FLASH->CR &= CR OPTPG Reset;
44
45
          } else {
              if (status != FLASH TIMEOUT) {
                  /* 复位 OPTER 位 */
                  FLASH->CR &= CR OPTER Reset;
50
51
52
53
      /* 返回设置结果 */
54
      return status;
55 }
56
```



#### 2.设置读保护及解除

由于读保护都是针对整个芯片的,所以读保护的配置函数相对简单,它通过输入参数ENABLE或DISABL参数来进行保护或解除。它的内部处理与前面介绍的修改选项字节过程完全一致,当要进行读保护时,往选项字节结构体OB->RDP写入0x00(实际上写入非0xA5的值均可达到目的),而要解除读保护时,则写入0xA5。要注意的是,本函数同样有对FLASH\_CR寄存器的访问,但并没有进行解锁操作,所以调用本函数前,同样需要先使用FLASH\_Unlock函数解锁。

# 零死角玩转STM32





论坛: www.firebbs.cn

淘宝: firestm32.taobao.com



扫描进入淘宝店铺