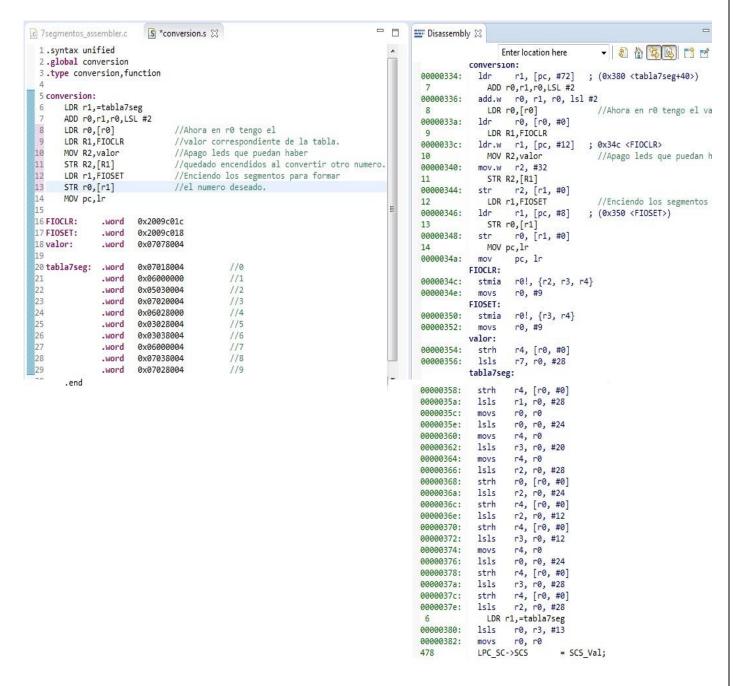
## **Tarea clase 12/10/16**

## **Alumno:**

## DNI:

**Consigna:** Redactar un programa que convierta un numero decimal del 0 al 9 de manera tal que dicho numero sea representado mediante un display de 7 segmentos. Dicha conversión se debe realizar mediante una rutina en assembler.



En la imagen anterior se presentó la rutina de assembler desarrollada para la tarea solicitada. A continuación se adjunta otra imagen con la rutina en C correspondiente:

```
© 7segmentos_assembler.c ⋈ 🕟 conversion.s
                                                                                            3⊕ Name
                : 7segmentos_assembler.c.
                                                                                                                           ▼ | ② 🏠 🗐 🗂 🗹
                                                                                                     Enter location here
 10
                                                                                                       main:
 11 #ifdef USE CMSIS
                                                                                             00000301:
                                                                                                         push
                                                                                                                 {r7, lr}
 12 #include "LPC17xx.h"
                                                                                             00000303:
                                                                                                         sub
                                                                                                                 sp, #8
 13 #endif
                                                                                             00000305:
                                                                                                         add
                                                                                                                 r7, sp, #0
 14 #include <cr_section_macros.h>
                                                                                                                           /* ACunidad
                                                                                             19
                                                                                                           int numero=3;
 15
                                                                                            ♦ 00000306: movs r3, #3
 16 extern void conversion(int);
                                                                                             00000308:
                                                                                                         str
                                                                                                                 r3, [r7, #4]
 17⊖ int main(void)
                                                                                                           LPC GPIO0->FIODIR |=(1<<21)|(1<<2)|(1<<2
 18
                                                                                                                r2, [pc, #52] ; (0x340 <main+64>
r3, [pc, #48] ; (0x340 <main+64>
                                                                                             0000030a:
                                                                                                         ldr
19
         int numero=3; /* ACunidad a b
                                                                                             0000030c:
                                                                                                         ldr
 20
        LPC_GPIO0->FIODIR |=(1<<21)|(1<<2)|(1<<26)|(1<<25);
                                                                                             0000030e:
                                                                                                         ldr
                                                                                                                 r3, [r3, #0]
 21
                                                                                                         orr.w r3, r3, #102760448
                                                                                             00000310:
                                                                                                                                         ; 0x620000
        LPC_GPIOO \rightarrow FIODIR = (1 << 24) | (1 << 16) | (1 << 17) | (1 << 18); // Salidas Display
                                                                                             00000314:
                                                                                                         orr.w r3, r3, #4
        LPC_GPIO0->FIOCLR |=(1<<21);//Activo el enable del 7segmentos
                                                                                             00000318:
                                                                                                         str
                                                                                                                 r3, [r2, #0]
 24
        while(1)
                                                                                                           LPC GPIO0->FIODIR |=(1<<24)|(1<<16)|(1<<
 25
                                                                                                                 r2, [pc, #36] ; (0x340 <main+64>
r3, [pc, #32] ; (0x340 <main+64>
                                                                                             0000031a:
                                                                                                        1dr
            conversion(numero); //Llamo a la funcion de assembler
                                                                                             0000031c:
                                                                                                         1dr
 27
                                //que se encargara de la conversion a 7segmentos.
                                                                                             0000031e:
                                                                                                        1dr
                                                                                                                 r3, [r3, #0]
 28
        return 0 :
                                                                                             00000320:
                                                                                                         orr.w r3, r3, #17170432
                                                                                                                                         ; 0x106000
29 }
                                                                                             00000324:
                                                                                                         orr.w r3, r3, #98304 ; 0x18000
 30
                                                                                             00000328:
                                                                                                         str
                                                                                                                 r3, [r2, #0]
                                                                                                           LPC_GPI00->FIOCLR |=(1<<21);//Activo el
                                                                                             0000032a:
                                                                                                        ldr
                                                                                                                 r2, [pc, #20] ; (0x340 <main+64>
                                                                                             0000032c:
                                                                                                         ldr
                                                                                                                 r3, [pc, #16]
                                                                                                                                ; (0x340 <main+64>
                                                                                             0000032e:
                                                                                                        ldr r3, [r3, #28]
                                                                                             00000330:
                                                                                                         orr.w r3, r3, #2097152
                                                                                                                                         ; 0x200000
                                                                                             00000334: str r3, [r2, #28]
                                                                                                               conversion(numero); //Llamo a la fun
                                                                                             26
                                                                                                                r0, [r7, #4]
                                                                                             00000336:
                                                                                                        ldr
                                                                                             00000338:
                                                                                                        bl
                                                                                                                 0x344 <conversion>
                                                                                             27
                                                                                                                                   //que se encarga
                                                                                             0000033c:
                                                                                                                 0x336 <main+54>
                                                                                                         b.n
                                                                                             0000033e:
                                                                                                         nop
                                                                                             00000340:
                                                                                                         stmia
                                                                                                                 r0!, {}
                                                                                             00000342:
                                                                                                         movs
                                                                                                                 r0, #9
```

Y por último se adjunta una fotografía del programa presentado siendo corrido en una LPC 1769/CD, el número a transformar en este caso fue el "3":

