



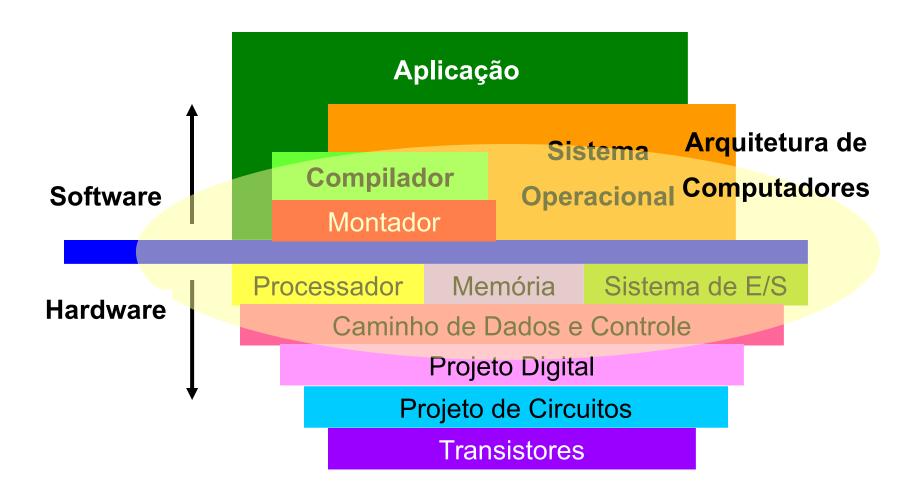
Organização de Computadores

Luciano L. Caimi

lcaimi@uffs.edu.br



Motivação



Arquitetura Multinível

- Sem divisão lógica
 - Difícil compreensão
 - Sem estruturação
- Com divisão lógica
 - Facilidade para compreender
 - Nível inferior da suporte ao nível superior
 - Nível acima oferece recurso não suportado pelo nível abaixo







- Temos uma máquina real
- Demais níveis configuram-se máquinas virtuais:
 - Através de Interpretação ou Tradução solicitam serviços a níveis inferiores
 - podem ser implementados por software ou hardware





```
Swap (int v[], int k)
  int temp;
  temp = v[k];
  v[k] = v[k+1];
  v[k+1] = temp;
  Compilador
```

Níveis de Programação

Linguagem Assembly

```
Swap: muli $2,$5,4

add $2,$4,$2

lw $15,0($2)

lw $16,4($2)

sw $16,0($2)

sw $15,4($2)

jr $31
```

Linguagem de Máquina

UFFS – Universidade Federal da Fronteira Sul - Organização de Computadores – 2019/01

Montador



Linguagem de 4a. Geração

Portabilidade Facilidade

Linguagem de Alto Nível

Valocidade de Projeto

Linguagem Assembly (Baixo Nível)

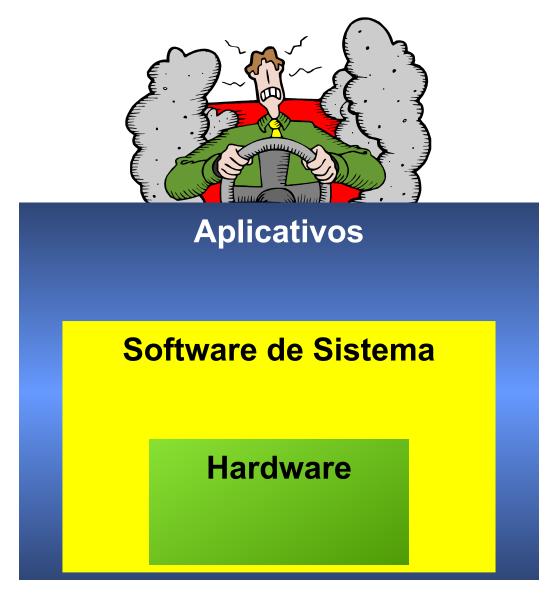
Desempenno

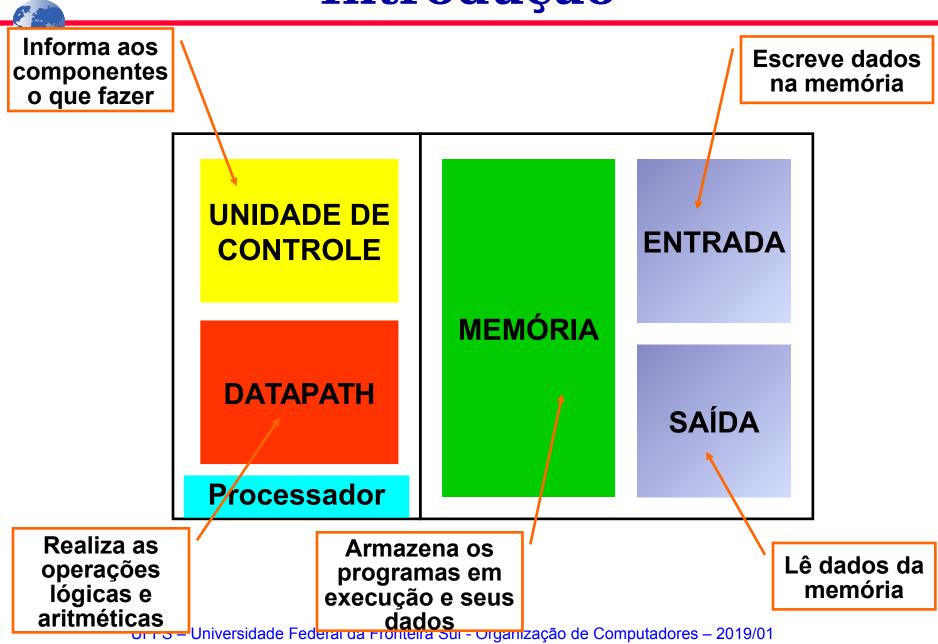
Flexibilidade

eb oteu2 viejorq

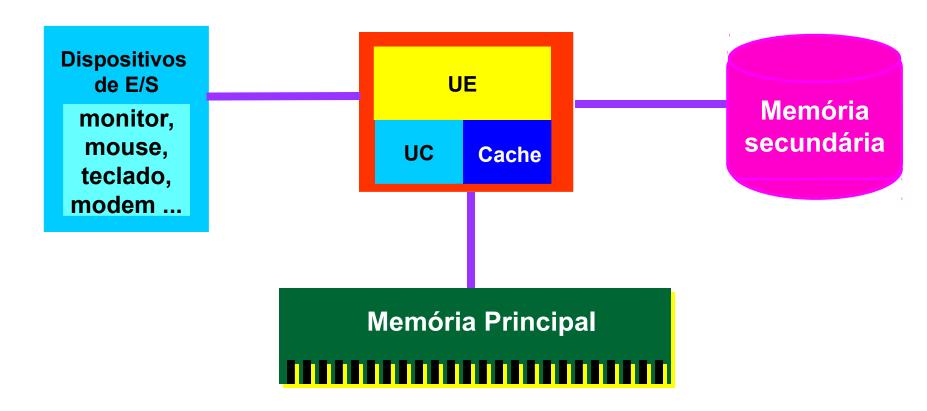
Linguagem de Máquina











- 4 unidades funcionais
- aritmética binária





Entrada

- Dispositivos através dos quais os dados são gravados na memória do sistema
- Ex.: Mouse, Teclado, Scanners, Câmeras

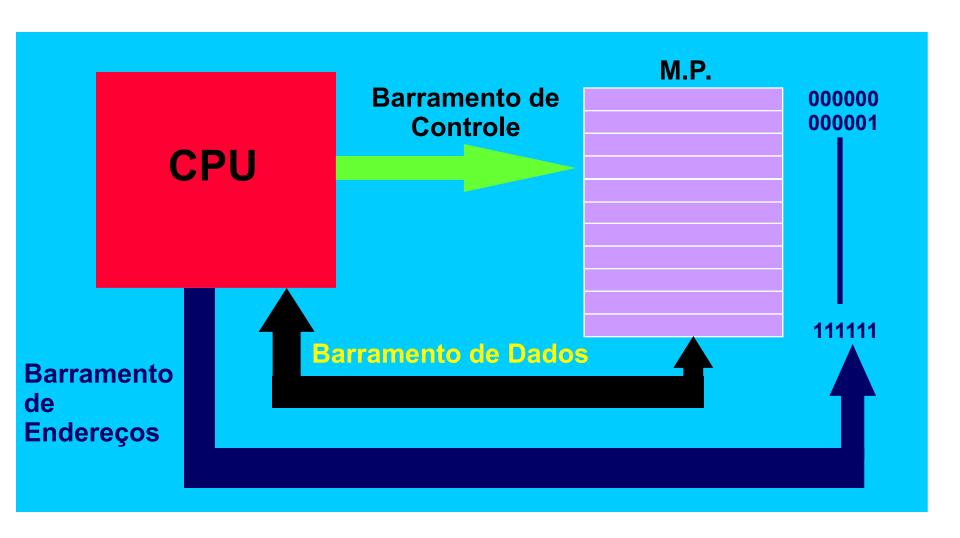
Saída

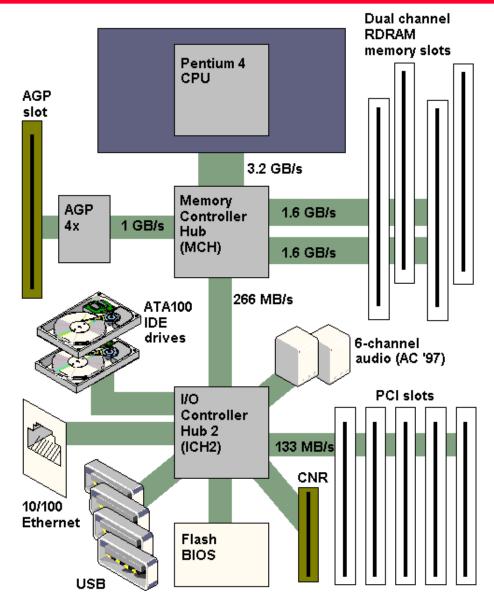
- Estes dispositivos lêem dados da memória apresentando ao usuário
- Ex.: Monitor, Impressora, Placa de Som

Armazenamento

- Possibilitam a persistência dos dados e instruções (programas) utilizados pelo sistema de computação
- Ex.: HD, Discos flexíveis, CD, Blue-Ray, SSDs

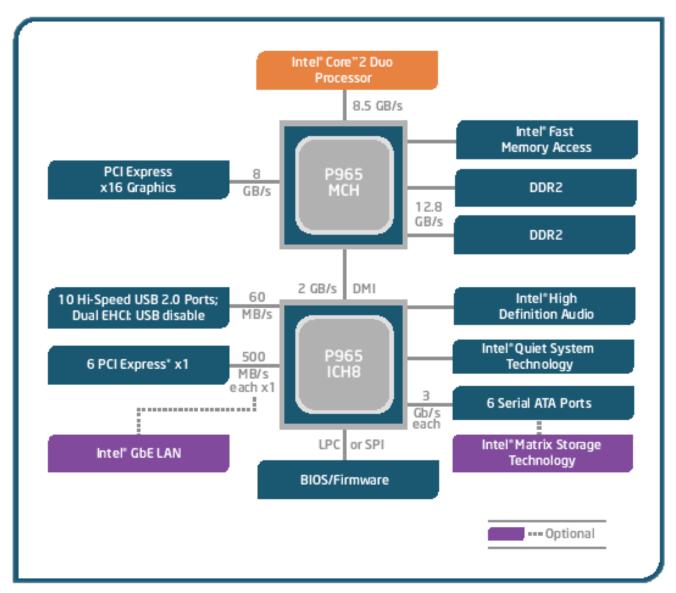






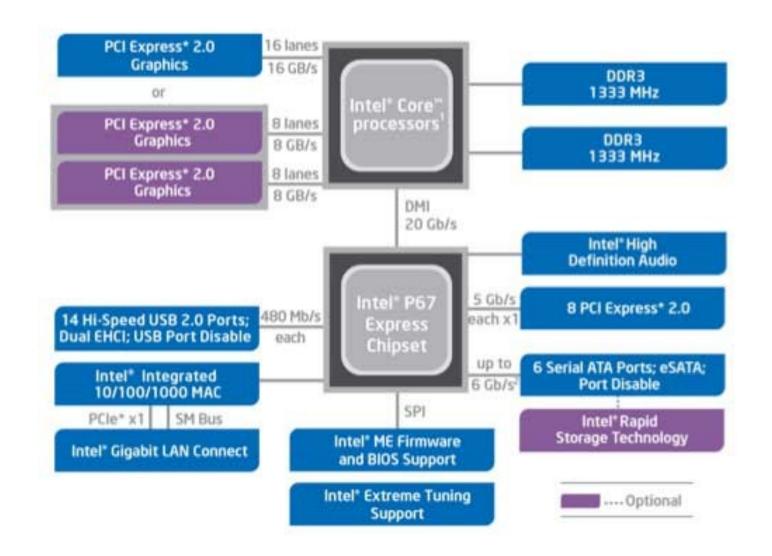
UFFS – Universidade Federal da Fronteira Sul - Organização de Computadores – 2019/01





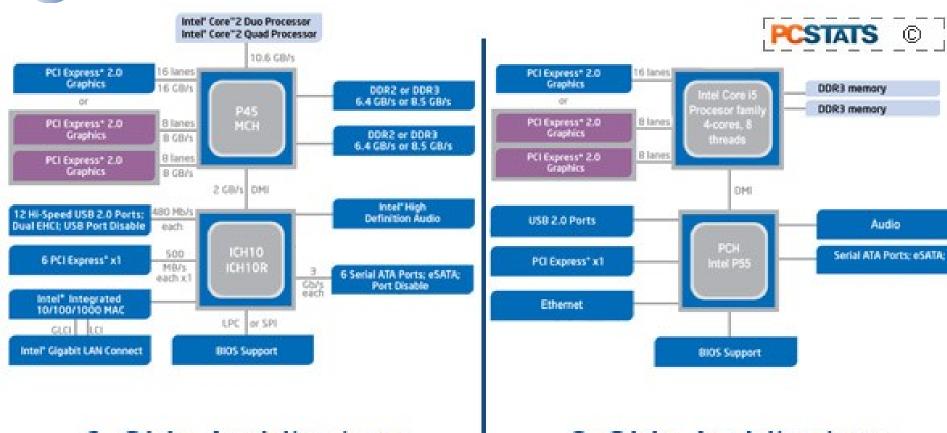
UFFS – Universidade Federal da Fronteira Sul - Organização de Computadores – 2019/01







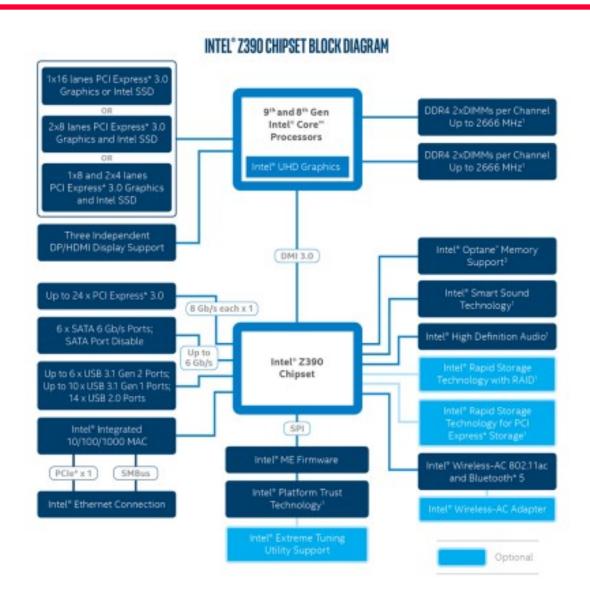




3-Chip Architecture (old)

2-Chip Architecture (new)

Audio





Executando instruções:

Pedro some para mim 5 mais 17

representação binária:

2 = 10

5 = 101

17 = 10001

2 = 00000010 5 = 00000101 17 = 00010001

Codificação:

Somar --- 100

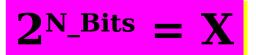
Subtrair --- 101

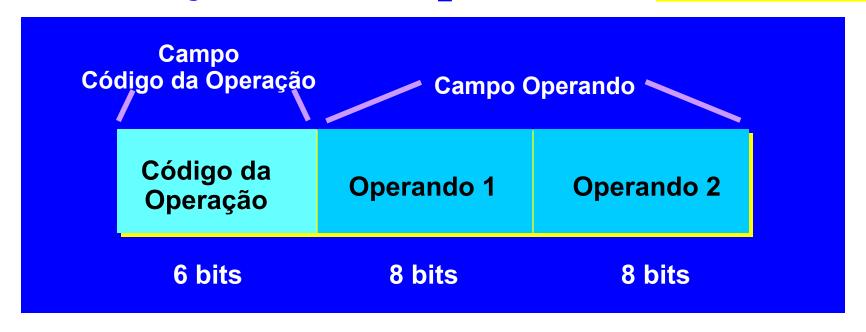
Dividir ---111

Desvie se zero --- 110



Instrução de máquina:





000100000010100010001

- 1. Processador busca instrução na memória
 - 2. A instrução é decodificada (determina qual é a instrução e o que precisa para executar)
 - 3. Os dados da instrução são carregados (podem vir da memória, de um registrador ou mesmo da instrução)
 - 4. A instrução é executada
 - 5. O resultado da instrução é armazenado (na memória ou num registrador)

