

Revision History Documentazione

Documento	Cambiamenti	Data
Statement of work	Prima stesura	14/10/2021
Statement of work	Correzione errori	24/10/2021
RAD	Prima stesura	24/10/2021
RAD	Inserimento Scenari	31/10/2021
RAD	Inserimento schemi	31/10/2021
RAD	Correzione Use Case	23/11/2021
RAD	Inserimento Modello Oggetti	23/11/2021
RAD	Inserimento Modello Dinamico	24/11/2021
RAD	Inserimento Mock Up	26/11/2021
RAD	Aggiunta Modulo Fia	27/11/2021
RAD	Revisione documento	30/11/2021
RAD	Correzione errori	10/01/2022
SDD	Prima stesura	01/12/2021
SDD	Aggiunta design goals	09/12/2021
SDD	Architettura sistema	09/12/2021
SDD	Mapping hardware software	09/12/2021
SDD	Decomposizione sottosistemi	10/12/2021
SDD	Gestione dati persistenti	11/12/2021
SDD	Controllo accessi	12/12/2021
SDD	Condizioni Limite	12/12/2021
SDD	Servizi dei sottosistemi	12/12/2021
SDD	Revisione documento	13/12/2021
SDD	Correzione errori	10/01/2022
ODD	Prima stesura	19/12/2021
ODD	Aggiunta design goals	19/12/2021
ODD	Aggiunta Packages	22/12/2021
ODD	Aggiunta design pattern	27/12/2021
ODD	Aggiunta Interfacce classi	27/12/2021
ODD	Revisione documento	28/12/2021
ODD	Correzione errori	10/01/2022
TP	Prima stesura	04/12/2021
TP	Revisione documento	05/12/2021
TP	Correzione errori	12/01/2022
TCS	Prima stesura	03/12/2021



Autore

Tutti

Muriel Rossi

Tutti

Muriel Rossi

Tutti

Emmanuele Virginio Coppola

M. Rossi / E. Coppola

Antonio Scotellaro / Alessandro Marigliano

Tutti

A. Marigliano / M. Rossi / E. Coppola

Emmanuele Virginio Coppola

Emmanuele Virginio Coppola

Tutti

Muriel Rossi

A. Marigliano / E. Coppola

Antonio Scotellaro

Muriel Rossi

A. Scotellaro / A. Marigliano

A. Marigliano / E. Coppola

Antonio Scotellaro

Muriel Rossi

Emmanuele Virginio Coppola

Emmanuele Virginio Coppola

Tutti

M. Rossi / A. Scotellaro

Muriel Rossi

A. Marigliano / E. Coppola

Antonio Scotellaro

Tutti

Emmanuele Virginio Coppola

A. Marigliano / E. Coppola

Tutti

A. Marigliano / E. Coppola

A. Marigliano / E. Coppola

