# Arquitectura de Computadores – Cl0120 – Primer Parcial Emmanuel Zúñiga Chaves – B98729

B) (10 pts.) Considere la siguiente secuencia de instrucciones de alto nivel:

a = b + c

b = a + c

d = a - b

Utilizando la técnica de **propagación por copia** para transformar esta secuencia hasta el punto en que ningún operando es un valor calculado. Anote las líneas en las que la transformación ha reducido el trabajo computacional y los casos en que aumentó.

### Solución:

Procedimiento	Resumen
1.  a = b + c	No hay transformación, por lo tanto, no hay
	cambio en el trabajo computacional.
2.  b = a + c	De la línea 1 sabemos que $a = b + c$ ,
$\rightarrow b = (b+c)+c$	entonces se sustituye. Note que la expresión
	resultante en esta <b>línea 2</b> aumenta en
	agregándose una suma, por lo tanto, <b>la</b>
	transformación ha aumentado el trabajo
	computacional.
3.  d = a - b	A partir de las transformaciones aplicadas en
$\rightarrow d = (b+c) - ((b+c)+c)$	las líneas 1 y 2 se realiza la sustitución. Note
$\rightarrow d = -c$	que en este caso en la <b>línea 3</b> la
	transformación reduce la operación a una
	única expresión, por lo tanto, se reduce el
	trabajo computacional.

Arquitectura de Computadores – Cl0120 – Primer Parcial Emmanuel Zúñiga Chaves – B98729

**C)** (20 pts.) Calcule el CPI efectivo para una implantación de una CPU RISC-V empleando la siguiente tabla y los programas indicados en la columna de equipo, por ejemplo, el equipo 4 utiliza un promedio de los datos de los programas *libquantum* y *mcf*.

#### Solución:

Calculando los promedios para el equipo 8, para las frecuencias de astar y gcc:

$$Loads = \frac{26 + 17}{2} = 21.5\%$$

$$Stores = \frac{6 + 23}{2} = 14.5\%$$

$$Branches = \frac{18 + 20}{2} = 19\%$$

$$Jumps = \frac{2 + 4}{2} = 3\%$$

$$ALU \ Operations = \frac{45 + 34}{2} = 39.5$$

$$Otras = \frac{3 + 2}{2} = 2.5\%$$

$$Total = 100\%$$

Entonces el CPI corresponde a:

$$CPI = \sum_{i=1}^{n} CPI_{i} \cdot \left(\frac{IC_{i}}{Instruction\ count}\right)$$

Se supone que el 60% de los Branch son tomados, entonces:

$$\rightarrow$$
 taken branch = 0.6 · 19 = 11.4%

$$\rightarrow$$
 untaken branch =  $0.4 \cdot 19 = 7.6\%$ 

$$CPI = (5 \cdot 21.5\%) + (3 \cdot 14.5\%) + (5 \cdot 11.4\%) + (3 \cdot 7.6\%) + (3 \cdot 3\%) + (1 \cdot 39.5\%) + (3 \cdot 2.5\%) = (3 \cdot 21.5\%) + (3 \cdot 14.5\%) +$$

$$CPI = 2.868$$

## Arquitectura de Computadores – Cl0120 – Primer Parcial Emmanuel Zúñiga Chaves – B98729

## D) (10 pts.) Utilice el siguiente fragmento de código:

Loop: load	x1, 0(x2)	; load x1 from address x2 + 0
addi	x1, x1, 1	; x1++
sd	x1, 0, (x2)	; store x1 at address x2 + 0
addi	x2, x2, 4	; x2 = x2 + 4
sub	x4, x3, x2	; x4 = x3 - x2
bnez	x4, Loop	; branch to Loop if x4 != 0

Muestre la tabla de tiempos de la secuencia de instrucciones para un pipeline RISC de 5 etapas, similar a la figura C-8; no disponemos de hardware adicional para realizar "forwarding" ni "bypassing", pero suponga que la lectura y escritura de los registros ocurre en el mismo ciclo y el valor es adelantado <u>entre</u> registros como se muestra en la figura C-5.

## Solución:

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21
load	IF	ID	EX	MEM	WB																
addi		IF	Stall	Stall	ID	EX	MEM	WB													
sd					IF	Stall	Stall	ID	MEM	WB											
addi sd addi sub bnez load								IF	ID	EX	MEM	WB									
sub									IF	Stall	Stall	ID	EX	MEM	WB						
bnez												IF	Stall	Stall	ID	EX	MEM	WB			
load																	IF	ID	EX	MEM	WB