

**NOM DU DOSSIER**

**Sous titre**

Date

Service

**RAPPORT DE TP**

**Oriane BERRY, Clémence LEMEILLEUR**

**Promo 56, Année 2022/2023 – 5SDBD-B1**

*« TP Apprentissage Non Supervisé »*

S1 2023

Encadrant : M.Siala

**RAPPORT DE TP**

Oriane Berry, Clémence LEMEILLEUR

Promo 56, Année 2022/2023 – 5SDBD-B1

*“TP Apprentissage Non Supervisé*”

S1 2023

Encadrant: M.SIALA

Table des matières

[I- La 1](#_Toc115790959)

[Table des annexes 2](#_Toc115790960)

# La

***Conclusion :***

Tout au long de ce projet, nous avons réussi à répondre aux problèmes posés en codant au fur et à mesure le Lex, le Yacc.

Nous avons réussi à gérer l’approche des différentes problématiques de ces étapes et ainsi réaliser un compilateur et vérifier son fonctionnement grâce à l’interpréteur. Nous pouvons donc désormais comprendre ce qu’il se passe derrière gcc par exemple et les problématiques qui ont été rencontrées lors de sa mise en place.

La conception d’un microprocesseur de type RISC avec pipeline nous a également permis d’expérimenter et de mieux comprendre les notions d’architectures matérielles et d’automate et langage abordés en cours.

Cela nous permet donc de nous mettre une fois de plus dans le rôle de l’ingénieur qui est d’utiliser ses connaissances et de les appliquer à des cas réels.

# Table des annexes

1. Annexe 1 : Lien GitHubA

**Annexe 1 :** Lien GitHub : <https://github.com/Piazo/ProjetSystemeInfo> (la branche « yo » est la plus à jour)

