

¿Cuál es el concepto de palabra que maneja Intel? Dd significa double word. Cada palabra tiene 4 bytes, 32 bits. Así como específicas dd, podes poner db (data byte). Ahí siempre pones cuanta memoria reservas para el campo. Los que tienen dos puntos son etiquetas.

Caso de estudio: Intel

Isa: registros

Hay varios tipos de registros. El registro A se utiliza para instrucciones aritméticos y lógicas. El registro B es el base y se suele utilizar para direccionamiento de operandos. El registro C se utiliza para aritmética o como contador. El D se suele utilizar cuando necesitas una dupla de registros, porque con uno no alcanza.

Para los registros generales, cada registro tiene 16 bits y se subdivide en dos subregistros. Cada subregistro tiene 8 bits. Podes acceder al registro general como a los subregistros.

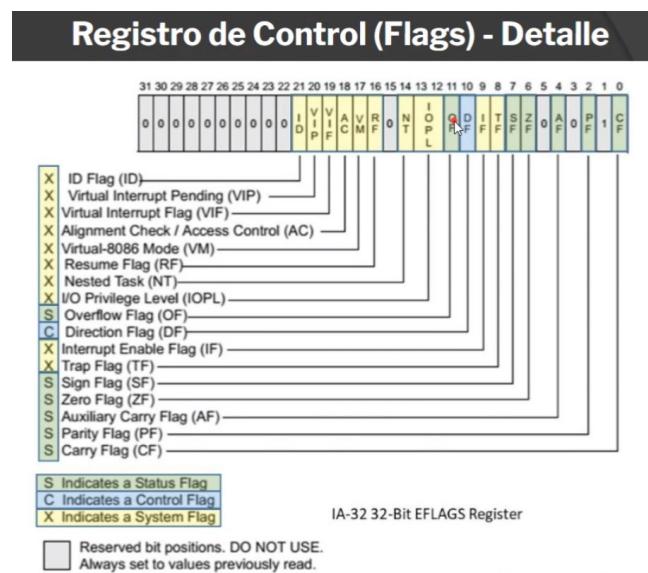
Pueden estar extendidos a 32 bits, pero aun se puede acceder a los de 16. También podes tener más generales, con registros de 64 bits. Se puede trabajar con cualquiera de ellos.

Cuando se va al registro general, se pueden subdividir en mitades, cuartos y octavos (32, 16 y 8 bits).

Después tenés los registros índices, que se suelen usar para operaciones de manejos de cadenas, para apuntar al operando “origen”. Vos tenés partes bajas y altas, las más bajas son las más chicas. También podes acceder al destino.

El registro de la memoria Stack (pila) tenés las direcciones ordenadas mayor a menor, teniendo la menor en el tope. Tenes un puntero a la base de la pila y al tope. A mayor tope, menor es la dirección.

El registro de instrucción y control contiene la dirección de la próxima instrucción a ejecutar. Los flags asociados a cada registro me indica el estado del mismo que me sirve para tomar decisiones según su valor. De todos los bits que tiene, encendes o apagas un registro según lo que haya pasado.



Direccionamiento

Se trata de que forma accedes a los datos a la hora de operar. Si está implicito, en el mismo código de operación se encuentra el dato. Por ejemplo si se usa CBW, se da por sentado que es el que está en el registro A.

Otro modo de operación es a partir de acceder a registros, donde uno explícita que registro será.

Cuando se usa un operando inmediato, este se aloja / se define en la misma instrucción.

Un operador directo es cuando a partir de corchetes y el nombre de una variable accedo a un valor,

- **Directo:** El dato está en memoria referenciado por el nombre de un campo

Ej. MOV RAX, [VARIABLE]

Uno indirecto:

- **Registro Indirecto:** El dato está en memoria apuntado por un registro base o índice.

Ej. MOV EAX, [EBX]

Relativo:

- **Registro Relativo:** El dato está en memoria apuntado por un registro base o índice más un desplazamiento.

Ej. MOV RAX, [RBX+4]

 MOV RAX, [VECTOR+RBX]

Siempre sumo un numero o variable

Base + indice:

- **Base + Índice:** El dato está en memoria apuntado por un registro base más un registro índice.

Ej. MOV [RBX+RTI], CL

Sumo dos registros.

- ◎ **Base Relativo + Índice:** El dato está en memoria apuntado por un registro base más un registro índice más un desplazamiento.
Ej. MOV RAX, [RBX+RDI+4]
MOV RAX, [VECTOR+RBX+RDI]

Memoria y tipos de dato

podes guardar ASCII, numero entero o decimal. La celda de memoria tiene 1 byte y la palabra en intel es de 2 bytes. Esto difiere de una infraestructura a otra. Podes tener dobles o cuadruples palabras.

Endianes

Es el método aplicado para almacenar datos mayores a un byte en una computadora respecto a la dirección que se le asigna a cada uno de ellos en la memoria.

Existen 2 métodos:

- **Big-Endian:** determina que el orden en la memoria coincide con el orden lógico del dato.
“el dato final en la mayor dirección”
Ej. IBM Mainframe
- **Little-Endian :** es a la inversa, el dato inicial para la lógica se coloca en la mayor dirección y el dato final en la menor.
“el dato final en la menor dirección”

Intel trabaja en Little-Endian.

Endiannes - Ejemplos

- ◎ **Caso 1:** Definición de un área de memoria con contenido inicial definido en formato carácter

```
msg      db      'HOLA'
```

48	4F	4C	41
1A1	1A2	1A3	1A4

Aquí la posición de memoria que toma cada carácter recibido es la que por intuición uno asume, o sea, la letra 'H' en la dirección menor

Endiannes - Ejemplos

- ◎ **Caso 2:** Definición de un área de memoria con contenido inicial definido en formato numérico

```
num      dw 4666 ; es 123A en he
```

3A	12
1A5	1A6

```
num2    dd 12345678h
```

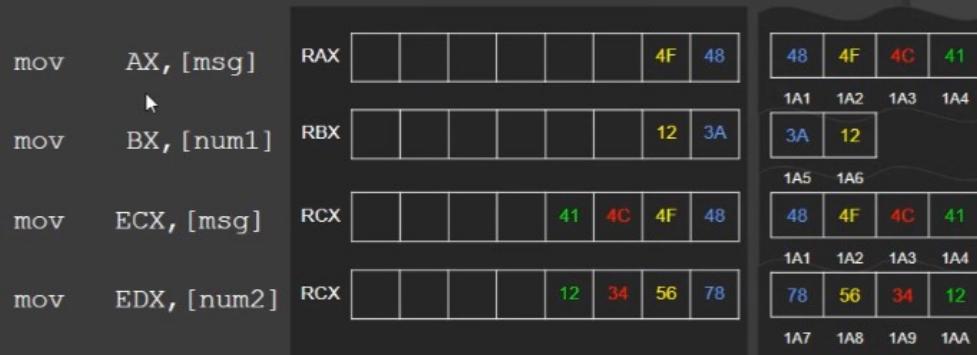
78	56	34	12
1A7	1A8	1A9	1AA

Aquí es donde se observa la ubicación de los bytes con el método Little-Endian, el byte menos significativo se ubica en la dirección de memoria menor que el byte más significativo

Cuando se le agrega la h, el número esta en base 16, por eso se guarda directamente como está escrito en el segundo ejemplo.

Endiannes - Ejemplos

- ④ **Caso 3:** Se ejecuta una copia de memoria a registro



La parte alta del registro contiene el byte de orden superior de memoria, y la parte baja del registro contiene el byte de orden inferior.

Moves según el tamaño del registro destino. Si vos tenés en la memoria little endian, se copia “al derecho en el registro.

Ensamblador NASM

Estos son temas asociados a la herramienta que ensambla, no a la arquitectura.

Directivas al ensamblador / Pseudo-instrucciones

Son instrucciones para que el ensamblador tome alguna acción durante el proceso de ensamblado. No se traducen a código máquina.

section	indica el comienzo de un segmento
global	indica que una etiqueta declarada en el programa es visible para un programa externo
extern	indica que una etiqueta usada en el programa pertenece a un programa externo (donde habrá sido declarada global)
db, dw, dd,dq, dt	sirven para definir áreas de memoria (variables) con contenido inicial
resb, resw, resid, resq, rest	sirven para definir áreas de memoria (variables) sin contenido inicial
times	repite una definición la cantidad de veces que se indica
%macro %endmacro	indican el inicio y final de un bloque para definir una macro
%include	permite incluir el contenido de un archivo

Esto sirve para decirle que es cada cosa al propio ensamblador y así sepa que hacer con eso.

Componentes minimos:

Estructura de un programa

```
global main

section .data
;variables con contenido inicial

section .bss ;block starting symbol
;variables sin contenido inicial

section .text
;instrucciones
main:
    |
    |
    ret
```

Definición y reserva de campos en memoria

- Con contenido inicial (en section .data)

db define byte (1 byte)
dw define word (2 bytes)
dd define double (4 bytes)
dq define quad (8 bytes)
dt define ten (10 bytes)

- Sin contenido inicial (en section .bss)

resb reserve byte (1 byte)
resw reserve word (2 bytes)
resd reserve double (4 bytes)
resq reserve quad (8 bytes)
rest reserve ten (10 bytes)

Definición y reserva de campos en memoria

○ Ejemplos (2/4)

Definicion	Bytes reservados	Contenido memoria
decimal1 db 11	1	0B
decimal2 dw -11	2	F5 FF
decimal3 dd 12345	4	39 30 00 00
decimal4 dq -1	8	FF FF FF FF FF FF FF FF
hexa1 db -0Bh	1	F5
hexa2 dw 0Ch	2	0C 00
hexa3 dd FFFFh	4	FF FF 00 00
hexa4 dq 96B43Fh	8	3F B4 96 00 00 00 00 00

En la memoria se guarda en base 16 y en little endian. Recordar que si tiene h, le estas pasando literalmente en base 16.

Definición y reserva de campos en memoria

○ Ejemplos (3/4)

Definicion	Bytes reservados	Contenido memoria
octal1 db 13o	1	0B
octal2 dw 71o	2	39 00
octal3 dd 10o	4	08 00 00 00
binario1 db 1011b	1	0B
binario2 dw 1011b	2	0B 00
binario3 dd -1000b	4	F8 FF FF FF
truncado db 2571 ;0A0Bh	1	0B
noTruncado dw 2571 ;0A0Bh	2	0B 0A

Definición y reserva de campos en memoria

○ Ejemplos (4/4)

Definicion		Bytes reservados	Contenido memoria
letra	db 'A'	1	41
letra2	dw 'A'	2	41 20
letra3	db 'a'	1	61
cadena	db 'hola'	4	68 6F 6C 61
cadena2	dw 'ola'	4	6F 6C 61 20
numero	db '12'	2	31 32
vector1	times 3 db 'A'	3	41 41 41
vector2	times 3 db 'A', 0	6	41 00 41 00 41 00
registro	times 0 db 'A'	0	n/a

Para las cadenas soles usar una medida de “db”.

Macros e inclusión de archivos

Macros

Son secuencias de instrucciones asignadas a un nombre que pueden usarse en cualquier parte del programa.

La sintaxis es:

```
%macro macro_name    number_of_params  
<macro body>  
%endmacro
```

Macros

Sin parámetros

```
1 %macro mPuts 0  
2     sub      rsp,8  
3     call     puts  
4     add      rsp,8  
5 %endmacro  
6 global main  
7 extern puts  
8  
9 section .data  
10    mensaje   db    "Hola mundo!",0  
11    mensaje2  db    "Chau!",0  
12  
13 section .text  
14 main:  
15     mov      rdi,mensaje  
16     mPuts  
17     mov      rdi,mensaje2  
18     mPuts  
19     ret
```

Con 1 parámetro

```
1 %macro mPuts 1  
2     mov      rdi,%1  
3     sub      rsp,8  
4     call     puts  
5     add      rsp,8  
6 %endmacro  
7 global main  
8 extern puts  
9  
10    section .data  
11    mensaje   db    "Hola mundo!",0  
12    mensaje2  db    "Chau!",0  
13  
14    section .text  
15    main:  
16    mPuts      mensaje  
17    mPuts      mensaje2  
18    ret
```

No funciona como las funciones porque en memoria ocupa como si estuviera copiado dos veces. El ensamblador lo que hace es escribirlo por mi.

Inclusión de archivos

The screenshot shows a terminal window with two tabs: 'misMacros.asm' and 'test-include.asm'. The 'misMacros.asm' tab contains the following assembly code:

```
1 %macro mPuts 1
2     mov rdi,%1
3     sub rsp,8
4     call puts
5     add rsp,8
6 %endmacro
7 extern puts
```

The 'test-include.asm' tab contains the following assembly code:

```
1 %include "misMacrosL.asm"
2 global main
3 section .data
4     mensaje db "Hola mundo!!",0
5
6 section .text
7 main:
8     mPuts mensaje
9     ret
```

Below the tabs, the terminal shows the command-line steps and the resulting output:

```
PS C:\Users\Darío\Documents\Orga\include> nasm test-include.asm -fwin64
PS C:\Users\Darío\Documents\Orga\include> gcc test-include.obj
PS C:\Users\Darío\Documents\Orga\include> ./a.exe
Hola mundo!!
PS C:\Users\Darío\Documents\Orga\include>
```

Trabajando en grupo, si todos usamos las mismas macros usamos esto.

Instrucciones

Instrucciones - Transferencia y Copia

MOV op1, op2

Copia el valor del 2do operando en el primer operando.

Combinaciones	Ejemplos en NASM
MOV <reg>,<reg>	MOV AH,BL MOV AX,BX MOV ECX, EAX MOV RDX,RCX
MOV <reg>,<mem>	MOV CH,[VARIABLE_8] (*) MOV CX, [VARIABLE_16] (*) MOV ECX, [VARIABLE_32] (*) MOV RDX, [VARIABLE_64] (*)
MOV <reg>,<inm>	MOV DL,7o MOV CX,2450h MOV EAX,0h MOV RDX,28h

MOV op1, op2

Combinaciones	Ejemplos en NASM
MOV <mem>,<reg>	MOV [VARIABLE_8],AH (*) MOV [VARIABLE_16],AX (*) MOV [VARIABLE_32],EAX (*) MOV [VARIABLE_64],RAX (*) MOV VARIABLE_64,RAX
MOV <long>,<mem>,<inm>	MOV byte[VARIABLE_8],2Ah MOV word[VARIABLE_16],777o MOV dword[VARIABLE_32],1234 MOV qword[VARIABLE_64],1234 MOV [VARIABLE_64],4321

Pulsa **Esc** para salir del modo de pantalla completa

Manejo de Parámetros

```
result funcName(p1, p2, p3, p4, p5, p6, p7, ..., pn)

Linux:    rax          rdi rsi rdx rcx r8  r9  stack...
Windows:   rax          rcx rdx r8  r9  stack...
```

los parametros se cargan antes en un call.

Ajustes para llamados a rutinas/funciones externas e internas

LINUX	WINDOWS
...	...
sub rsp,8 call rutina_externa add rsp,8	sub rsp,32 call rutina_externa add rsp,32
...	...
sub rsp,8 call rutina_interna add rsp,8	call rutina_interna

Salida por Pantalla

Función puts

Imprime un string hasta que encuentra un 0 (cero binario). Agrega el carácter de fin de línea a la salida

```
int puts(const char *str)
```

<pre>;LINUX global main extern puts section .data cadena db "Hola",0 section .text main: mov rdi,cadena sub rsp,8 call puts add rsp,8</pre>	<pre>;WINDOWS global main extern puts section .data cadena db "Hola",0 section .text main: mov rcx,cadena sub rsp,32 call puts add rsp,32</pre>
--	--

Ver como funciona cada registro

The screenshot shows a code editor window with the file name 'holamundo.asm'. The code is as follows:

```
1 global main
2 extern puts
3
4 section .data
5     mensaje db "Hola mundo",0
6
7 section .text
8 main:
9     mov rdi,mensaje
10    sub rsp,8
11    call puts
12    add rsp,8
13
14    ret
```

Instrucciones para ensamblar:

```
dario@dario-HP-EliteBook-8440p:~/Orga/intel/Linux
File Edit View Search Terminal Help
dario@dario-HP-EliteBook-8440p:~/Orga/Intel/Linux$ nasm holam.asm -f elf64
dario@dario-HP-EliteBook-8440p:~/Orga/Intel/Linux$ gcc holam.o -o hola.out -no-pie
dario@dario-HP-EliteBook-8440p:~/Orga/Intel/Linux$ ./hola.out
Hola mundo!
dario@dario-HP-EliteBook-8440p:~/Orga/Intel/Linux$
```

como lo puso el profe:

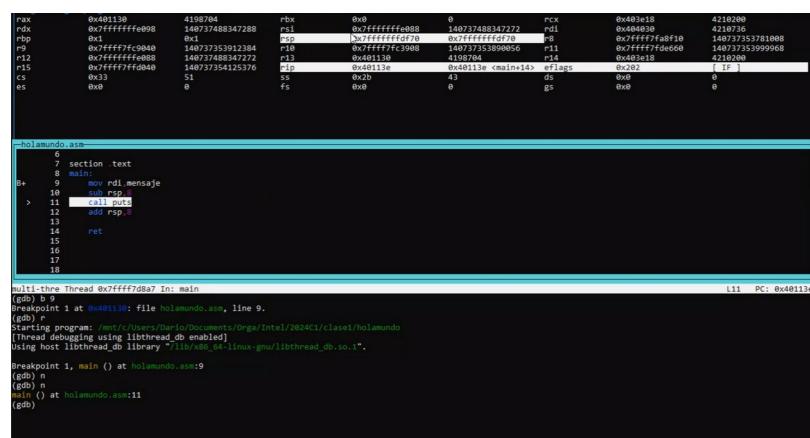
```
gl
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ nasm holamundo.asm -f elf64
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ ls
holamundo.asm holamundo.o
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ gcc holamundo.o -no-pie
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ ls
a.out holamundo.asm holamundo.o
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ gcc holamundo.o -no-pie -o holamundo
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ ls
a.out holamundo holamundo.o
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ ./holamundo
Hola mundo
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$
```

como uso debugger:

```
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ nasm holamundo.asm -f elf64 -g -F dwarf -l
holamundo.lst
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ ls
a.out holamundo holamundo.lst holamundo.o
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ gcc holamundo.o -no-pie -o holamundo
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ ./holamundo
Hola mundo
dario@DESKTOP-1KL5D7K:/mnt/c/Users/Dario/Documents/Orga/Intel/2024C1/clase1$ gdb holamundo
GNU gdb (Ubuntu 12.1-0ubuntu1~22.04) 12.1
Copyright (C) 2022 Free Software Foundation, Inc.
License GPLv3+: GNU GPL version 3 or later <http://gnu.org/licenses/gpl.html>
This is free software: you are free to change and redistribute it.
There is NO WARRANTY, to the extent permitted by law.
Type "show copying" and "show warranty" for details.
This GDB was configured as "x86_64-linux-gnu".
Type "show configuration" for configuration details.
For bug reporting instructions, please see:
<https://www.gnu.org/software/gdb/bugs/>.
Find the GDB manual and other documentation resources online at:
 <http://www.gnu.org/software/gdb/documentation/>.

For help, type "help".
Type "apropos word" to search for commands related to "word"...
Reading symbols from holamundo...
(gdb)
```

interface:



The screenshot shows the GDB debugger interface. At the top, assembly code for a function named 'main' is displayed, starting with a section .text and a call instruction to main. Below the assembly code, the register dump shows the state of various CPU registers: rax, rdx, rcx, rsi, rdi, rbp, r8, r9, r10, r11, r12, r13, r14, r15, r16, r17, r18, r19, r20, r21, r22, r23, r24, r25, r26, r27, r28, r29, r30, r31, r32, r33, r34, r35, r36, r37, r38, r39, r40, r41, r42, r43, r44, r45, r46, r47, r48, r49, r50, r51, r52, r53, r54, r55, r56, r57, r58, r59, r60, r61, r62, r63, r64, r65, r66, r67, r68, r69, r70, r71, r72, r73, r74, r75, r76, r77, r78, r79, r80, r81, r82, r83, r84, r85, r86, r87, r88, r89, r90, r91, r92, r93, r94, r95, r96, r97, r98, r99, r100, r101, r102, r103, r104, r105, r106, r107, r108, r109, r110, r111, r112, r113, r114, r115, r116, r117, r118, r119, r120, r121, r122, r123, r124, r125, r126, r127, r128, r129, r130, r131, r132, r133, r134, r135, r136, r137, r138, r139, r140, r141, r142, r143, r144, r145, r146, r147, r148, r149, r150, r151, r152, r153, r154, r155, r156, r157, r158, r159, r160, r161, r162, r163, r164, r165, r166, r167, r168, r169, r170, r171, r172, r173, r174, r175, r176, r177, r178, r179, r180, r181, r182, r183, r184, r185, r186, r187, r188, r189, r190, r191, r192, r193, r194, r195, r196, r197, r198, r199, r200, r201, r202, r203, r204, r205, r206, r207, r208, r209, r210, r211, r212, r213, r214, r215, r216, r217, r218, r219, r220, r221, r222, r223, r224, r225, r226, r227, r228, r229, r230, r231, r232, r233, r234, r235, r236, r237, r238, r239, r240, r241, r242, r243, r244, r245, r246, r247, r248, r249, r250, r251, r252, r253, r254, r255, r256, r257, r258, r259, r260, r261, r262, r263, r264, r265, r266, r267, r268, r269, r270, r271, r272, r273, r274, r275, r276, r277, r278, r279, r280, r281, r282, r283, r284, r285, r286, r287, r288, r289, r290, r291, r292, r293, r294, r295, r296, r297, r298, r299, r290, r291, r292, r293, r294, r295, r296, r297, r298, r299, r300, r301, r302, r303, r304, r305, r306, r307, r308, r309, r310, r311, r312, r313, r314, r315, r316, r317, r318, r319, r320, r321, r322, r323, r324, r325, r326, r327, r328, r329, r330, r331, r332, r333, r334, r335, r336, r337, r338, r339, r340, r341, r342, r343, r344, r345, r346, r347, r348, r349, r350, r351, r352, r353, r354, r355, r356, r357, r358, r359, r360, r361, r362, r363, r364, r365, r366, r367, r368, r369, r370, r371, r372, r373, r374, r375, r376, r377, r378, r379, r380, r381, r382, r383, r384, r385, r386, r387, r388, r389, r390, r391, r392, r393, r394, r395, r396, r397, r398, r399, r390, r391, r392, r393, r394, r395, r396, r397, r398, r399, r400, r401, r402, r403, r404, r405, r406, r407, r408, r409, r4010, r4011, r4012, r4013, r4014, r4015, r4016, r4017, r4018, r4019, r4020, r4021, r4022, r4023, r4024, r4025, r4026, r4027, r4028, r4029, r4030, r4031, r4032, r4033, r4034, r4035, r4036, r4037, r4038, r4039, r4040, r4041, r4042, r4043, r4044, r4045, r4046, r4047, r4048, r4049, r4050, r4051, r4052, r4053, r4054, r4055, r4056, r4057, r4058, r4059, r4060, r4061, r4062, r4063, r4064, r4065, r4066, r4067, r4068, r4069, r4070, r4071, r4072, r4073, r4074, r4075, r4076, r4077, r4078, r4079, r4080, r4081, r4082, r4083, r4084, r4085, r4086, r4087, r4088, r4089, r4090, r4091, r4092, r4093, r4094, r4095, r4096, r4097, r4098, r4099, r40100, r40101, r40102, r40103, r40104, r40105, r40106, r40107, r40108, r40109, r40110, r40111, r40112, r40113, r40114, r40115, r40116, r40117, r40118, r40119, r40120, r40121, r40122, r40123, r40124, r40125, r40126, r40127, r40128, r40129, r40130, r40131, r40132, r40133, r40134, r40135, r40136, r40137, r40138, r40139, r40140, r40141, r40142, r40143, r40144, r40145, r40146, r40147, r40148, r40149, r40150, r40151, r40152, r40153, r40154, r40155, r40156, r40157, r40158, r40159, r40160, r40161, r40162, r40163, r40164, r40165, r40166, r40167, r40168, r40169, r40170, r40171, r40172, r40173, r40174, r40175, r40176, r40177, r40178, r40179, r40180, r40181, r40182, r40183, r40184, r40185, r40186, r40187, r40188, r40189, r40190, r40191, r40192, r40193, r40194, r40195, r40196, r40197, r40198, r40199, r40190, r40191, r40192, r40193, r40194, r40195, r40196, r40197, r40198, r40199, r40200, r40201, r40202, r40203, r40204, r40205, r40206, r40207, r40208, r40209, r40210, r40211, r40212, r40213, r40214, r40215, r40216, r40217, r40218, r40219, r40220, r40221, r40222, r40223, r40224, r40225, r40226, r40227, r40228, r40229, r40230, r40231, r40232, r40233, r40234, r40235, r40236, r40237, r40238, r40239, r40240, r40241, r40242, r40243, r40244, r40245, r40246, r40247, r40248, r40249, r40250, r40251, r40252, r40253, r40254, r40255, r40256, r40257, r40258, r40259, r40260, r40261, r40262, r40263, r40264, r40265, r40266, r40267, r40268, r40269, r40270, r40271, r40272, r40273, r40274, r40275, r40276, r40277, r40278, r40279, r40280, r40281, r40282, r40283, r40284, r40285, r40286, r40287, r40288, r40289, r40290, r40291, r40292, r40293, r40294, r40295, r40296, r40297, r40298, r40299, r40290, r40291, r40292, r40293, r40294, r40295, r40296, r40297, r40298, r40299, r40300, r40301, r40302, r40303, r40304, r40305, r40306, r40307, r40308, r40309, r40310, r40311, r40312, r40313, r40314, r40315, r40316, r40317, r40318, r40319, r40320, r40321, r40322, r40323, r40324, r40325, r40326, r40327, r40328, r40329, r40330, r40331, r40332, r40333, r40334, r40335, r40336, r40337, r40338, r40339, r40340, r40341, r40342, r40343, r40344, r40345, r40346, r40347, r40348, r40349, r40350, r40351, r40352, r40353, r40354, r40355, r40356, r40357, r40358, r40359, r40360, r40361, r40362, r40363, r40364, r40365, r40366, r40367, r40368, r40369, r40370, r40371, r40372, r40373, r40374, r40375, r40376, r40377, r40378, r40379, r40380, r40381, r40382, r40383, r40384, r40385, r40386, r40387, r40388, r40389, r40390, r40391, r40392, r40393, r40394, r40395, r40396, r40397, r40398, r40399, r40390, r40391, r40392, r40393, r40394, r40395, r40396, r40397, r40398, r40399, r40400, r40401, r40402, r40403, r40404, r40405, r40406, r40407, r40408, r40409, r40410, r40411, r40412, r40413, r40414, r40415, r40416, r40417, r40418, r40419, r40420, r40421, r40422, r40423, r40424, r40425, r40426, r40427, r40428, r40429, r40430, r40431, r40432, r40433, r40434, r40435, r40436, r40437, r40438, r40439, r40440, r40441, r40442, r40443, r40444, r40445, r40446, r40447, r40448, r40449, r40450, r40451, r40452, r40453, r40454, r40455, r40456, r40457, r40458, r40459, r40460, r40461, r40462, r40463, r40464, r40465, r40466, r40467, r40468, r40469, r40470, r40471, r40472, r40473, r40474, r40475, r40476, r40477, r40478, r40479, r40480, r40481, r40482, r40483, r40484, r40485, r40486, r40487, r40488, r40489, r40490, r40491, r40492, r40493, r40494, r40495, r40496, r40497, r40498, r40499, r40490, r40491, r40492, r40493, r40494, r40495, r40496, r40497, r40498, r40499, r40500, r40501, r40502, r40503, r40504, r40505, r40506, r40507, r40508, r40509, r40510, r40511, r40512, r40513, r40514, r40515, r40516, r40517, r40518, r40519, r40520, r40521, r40522, r40523, r40524, r40525, r40526, r40527, r40528, r40529, r40530, r40531, r40532, r40533, r40534, r40535, r40536, r40537, r40538, r40539, r40540, r40541, r40542, r40543, r40544, r40545, r40546, r40547, r40548, r40549, r40550, r40551, r40552, r40553, r40554, r40555, r40556, r40557, r40558, r40559, r40560, r40561, r40562, r40563, r40564, r40565, r40566, r40567, r40568, r40569, r40570, r40571, r40572, r40573, r40574, r40575, r40576, r40577, r40578, r40579, r40580, r40581, r40582, r40583, r40584, r40585, r40586, r40587, r40588, r40589, r40590, r40591, r40592, r40593, r40594, r40595, r40596, r40597, r40598, r40599, r40590, r40591, r40592, r40593, r40594, r40595, r40596, r40597, r40598, r40599, r40600, r40601, r40602, r40603, r40604, r40605, r40606, r40607, r40608, r40609, r40610, r40611, r40612, r40613, r40614, r40615, r40616, r40617, r40618, r40619, r40620, r40621, r40622, r40623, r40624, r40625, r40626, r40627, r40628, r40629, r40630, r40631, r40632, r40633, r40634, r40635, r40636, r40637, r40638, r40639, r40640, r40641, r40642, r40643, r40644, r40645, r40646, r40647, r40648, r40649, r40650, r40651, r40652, r40653, r40654, r40655, r40656, r40657, r40658, r40659, r40660, r40661, r40662, r40663, r40664, r40665, r40666, r40667, r40668, r40669, r40670, r40671, r40672, r40673, r40674, r40675, r40676, r40677, r40678, r40679, r40680, r40681, r40682, r40683, r40684, r40685, r40686, r40687, r40688, r40689, r40690, r40691, r40692, r40693, r40694, r40695, r40696, r40697, r40698, r40699, r40690, r40691, r40692, r40693, r40694, r40695, r40696, r40697, r40698, r40699, r40700, r40701, r40702, r40703, r40704, r40705, r40706, r40707, r40708, r40709, r40710, r40711, r40712, r40713, r40714, r40715, r40716, r40717, r40718, r40719, r40720, r40721, r40722, r40723, r40724, r40725, r40726, r40727, r40728, r40729, r40730, r40731, r40732, r40733, r40734, r40735, r40736, r40737, r40738, r40739, r40740, r40741, r40742, r40743, r40744, r40745, r40746, r40747, r40748, r40749, r40750, r40751, r40752, r40753, r40754, r40755, r40756, r40757, r40758, r40759, r40760, r40761, r40762, r40763, r40764, r40765, r40766, r40767, r40768, r40769, r40770, r40771, r40772, r40773, r40774, r40775, r40776, r40777, r40778, r40779, r40780, r40781, r40782, r40783, r40784, r40785, r40786, r40787, r40788, r40789, r40790, r40791, r40792, r40793, r40794, r40795, r40796, r40797, r40798, r40799, r40790, r40791, r40792, r40793, r40794, r40795, r40796, r40797, r40798, r40799, r40800, r40801, r40802, r40803, r40804, r40805, r40806, r40807, r40808, r40809, r40810, r40811, r40812, r40813, r40814, r40815, r40816, r40817, r40818, r40819, r40820, r40821, r40822, r40823, r40824, r40825, r40826, r40827, r40828, r40829, r40830, r40831, r40832, r40833, r40834, r40835, r40836, r40837, r40838, r40839, r40840, r40841, r40842, r40843, r40844, r40845, r40846, r40847, r40848, r40849, r40850, r40851, r40852, r40853, r40854, r40855, r40856, r40857, r40858, r40859, r40860, r40861, r40862, r40863, r40864, r40865, r40866, r40867, r40868, r40869, r40870, r40871, r40872, r40873, r40874, r40875, r40876, r40877, r40878, r40879, r40880, r40881, r40882, r40883, r40884, r40885, r40886, r40887, r40888, r40889, r40880, r40881, r40882, r40883, r40884, r40885, r40886, r40887, r40888, r40889, r40890, r40891, r40892, r40893, r40894, r40895, r40896, r40897, r40898, r40899, r40890, r40891, r40892, r40893, r40894, r40895, r40896, r40897, r40898, r40899, r40900, r40901, r40902, r40903, r40904, r40905, r40906, r40907, r40908, r40909, r40910, r40911, r40912, r40913, r40914, r40915, r40916, r40917, r40918, r40919, r40920, r40921, r40922, r40923, r40924, r40925, r40926, r40927, r40928, r40929, r40930, r40931, r40932, r40933, r40934, r40935, r40936, r40937, r40938, r40939, r40940, r40941, r40942, r40943, r40944, r40945, r40946, r40947, r40948, r40949, r40950, r40951, r40952, r40953, r40954, r40955, r40956, r40957, r40958, r40959, r40960, r40961, r40962, r40963, r40964, r40965, r40966, r40967, r40968, r40969, r40970, r40971, r40972, r40973, r40974, r40975, r40976, r40977, r40978, r40979, r40980, r40981, r40982, r40983, r40984, r40985, r40986, r40987, r40988, r40989, r40990, r40991, r40992, r40993, r40994, r40995, r40996, r40997, r40998, r40999, r40990, r40991, r40992, r40993, r40994, r40995, r40996, r40997, r40998, r40999, r41000, r41001, r41002, r41003, r41004, r41005, r41006, r41007, r41008, r41009, r41010, r41011, r41012, r41013, r41014, r41015, r41016, r41017, r41018, r41019, r41020, r41021, r41022, r41023, r41024, r41025, r41026, r41027, r41028, r41029, r41030, r41031, r41032, r41033, r41034, r41035, r41036, r41037, r41038, r41039, r41040, r41041, r41042, r

