

**Università degli Studi di Verona**

---

DIPARTIMENTO DI INFORMATICA

Corso di Laurea Magistrale in Ingegneria e Scienze Informatiche

TESI DI LAUREA MAGISTRALE

# **Generazione automatica di modelli SystemC RTL di hardware riconfigurabile dinamicamente**

Candidato:

**Enrico Giordano**

Matricola VR386687

Relatore:

**Prof. Graziano Pravadelli**