

Università degli Studi di Verona

DIPARTIMENTO DI INFORMATICA

Corso di Laurea Magistrale in Ingegneria e Scienze Informatiche

TESI DI LAUREA MAGISTRALE

Una metodologia di progettazione per hardware riconfigurabile

Candidato:

Enrico Giordano

Matricola VR386687

Relatore:

Prof. Graziano Pravadelli

Anno Accademico 2015-2016