GROUPE :.....

PRENOM :....

NOM :

Partiel 1 Electronique - Corrigé

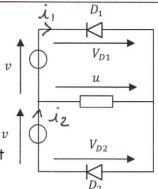
Les calculatrices et les documents ne sont pas autorisés. Le barème est donné à titre indicatif. Réponses exclusivement sur le sujet

Exercice 1. Redresseur à point milieu (5 points)

Soit le montage ci-contre :

Les 2 sources v sont absolument identiques et on prend $v(t) = V_M sin(\omega t)$ On utilise le modèle idéal pour les diodes.

a) Durant l'alternance positive ($0 \le t \le \frac{T}{2}$), quelle diode est conductrice?



Si v >0, alors i, >0 et i2>0. 6r, dans une disde, le courant me peut pas circuler de la cathode vers l'ausde. - D1 blopuie, De pranante

b) Quelle est alors l'expression de u?

La loi des mailles applipuie à la maille "du bas" donne: N+11-1502 = 0. 6r, on while de modèle àdial pour les diodes. = D ND, =0. bu a donc u=-v

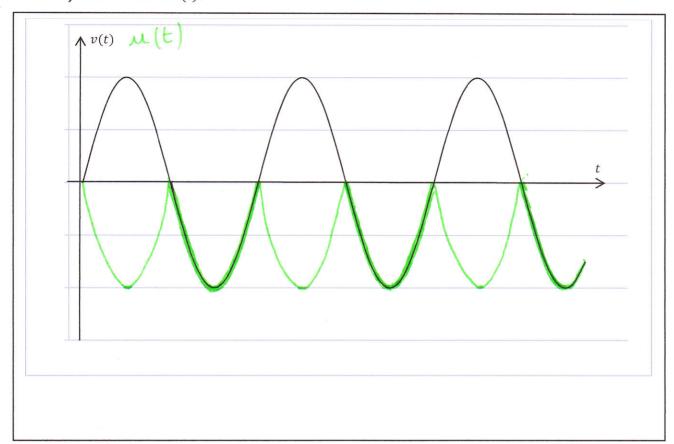
c) Durant l'alternance négative ($\frac{T}{2} \le t \le T$), quelle diode est conductrice ?

Si vs so, alors i, so et iz so. ou suivant le même raisonnement pue pour la puestion as, on obtient: De bloquie, De passante

d) Quelle est alors l'expression de u?

Même raisonnement que pour la puesion b) en applipment la loi des mailles à la maille "du hant" IN IN CE

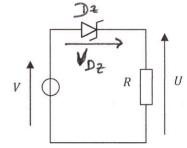
e) Tracer alors u(t).



Exercice 2. Diode Zéner (4 points)

On considère le schéma suivant.

Tracez la caractéristique de transfert c'est-à-dire U=f(V) en substituant la diode par leur modèle réel.



Vous préciserez les équations de chaque portion de caractéristique. On notera V_0 la tension de seuil en direct, r_D , la résistance interne de la diode en direct, V_Z , la tension de seuil Zéner et r_Z , la résistance interne de la diode en inverse.

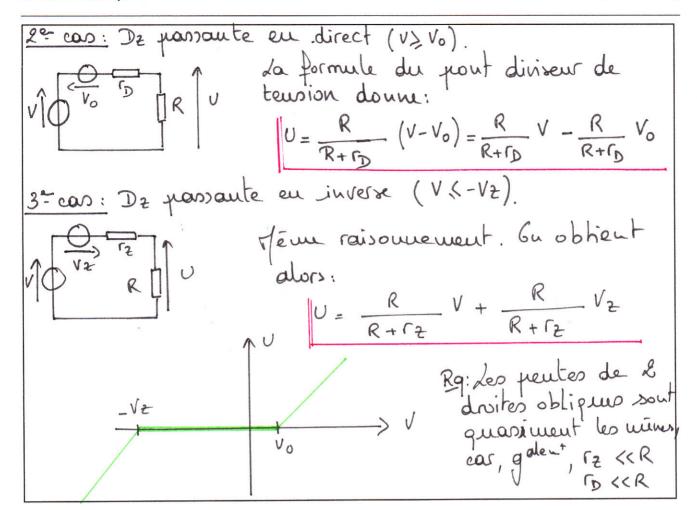
Jercan: De bloquée. On la remplace alors par une interrupteur ouvert. Il n'y a donc pass de courant dans le circuit en
$$U=0$$

De est bloquée soi $-V_0 < V_{De} < V_{e}$

Gr, si De est bloquée, alors $V_{De}=-V$ (Loi dus mailles)

De est bloquée soi $-V_0 < -V < V_e$

De est bloquée soi $-V_0 < -V < V_e$

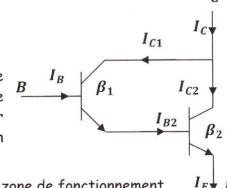


Exercice 3. Les Transistors Bipolaires (11 points)

A. Montage Darlington (2 points)

On considère le montage ci-contre.

 β_1 étant le coefficient de transfert du courant de base (aussi appelé Gain en courant) du transistor de gauche et β_2 celui du transistor de droite, déterminer le gain en courant β du transistor équivalent, en fonction de β_1 et β_2 .



On supposera les deux transistors polarisés dans leur zone de fonctionnement linéaire.

6u cherche
$$\beta$$
 tel que $T_c = \beta T_B$.

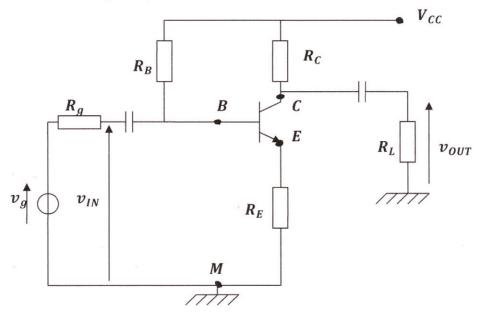
6u soit pue $T_{c_1} = \beta_1 T_B$
 $T_{c_2} = \beta_2 T_{B_2}$
 $T_{B_2} = T_{c_1} + T_B = (\beta_1 + 1) T_B$.

La loi des nœuds donne $T_c = T_{c_1} + T_{c_2}$

$$= \sum_{i=1}^{n} \sum_{j=1}^{n} \sum_{j=1}^{n} \sum_{j=1}^{n} \sum_{i=1}^{n} \sum_{j=1}^{n} \sum_{i=1}^{n} \sum_{j=1}^{n} \sum_{j=1}^{n} \sum_{j=1}^{n} \sum_{i=1}^{n} \sum_{j=1}^{n} \sum_{i=1}^{n} \sum_{j=1}^{n} \sum_{i=1}^{n} \sum_{j=1}^{n} \sum_{i=1}^{n} \sum_{j=1}^{n} \sum_{j=1}^{n} \sum_{j=1}^{n} \sum_{i=1}^{n} \sum_{j=1}^{n} \sum_$$

B. Montage Amplificateur à Emetteur Commun (9 points)

Considérons le montage amplificateur suivant :



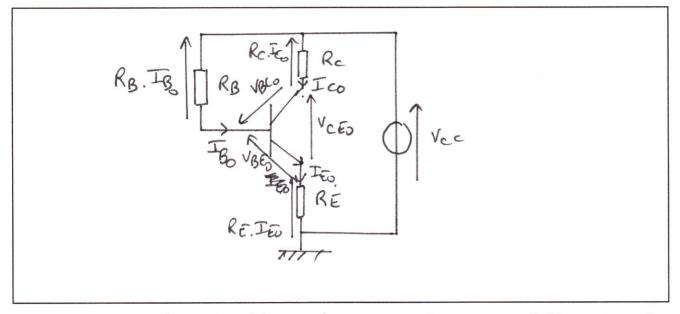
- Les condensateurs sont considérés comme des condensateurs de liaison ou de découplage.
- v_q est un signal variable pouvant être considéré comme petit.
- ullet v_{IN} est la tension sinusoïdale à l'entrée de l'amplificateur
- v_{OUT} est la tension sinusoïdale de sortie de l'amplificateur.
- $R_B = 14K\Omega, R_C = 50 \Omega, R_E = 70 \Omega, R_L = 10K\Omega, V_{CC} = 15V$
- Caractéristiques du transistor : $\beta=200, V_{BE}=0.7V$ quand la jonction Base-Emetteur est polarisée en direct et $V_{CESat}=0.2V$

Question 1 Polarisation du transistor (7 points)

a. A quoi est équivalent un condensateur en régime continu ?

à un interrupteur ouvert.

b. Etablir le schéma équivalent en continu (schéma de polarisation).



c. Comment doit-être polarisé le transistor pour que le montage précédent soit un bon amplificateur ? Pourquoi ? Comment sont alors polarisées les jonctions Base-Emetteur et Base-Collecteur ?

Pour être un bou amplificateur, un transistor doit être prolangé dans sa zone linéaire pour me pas modifier la forme du signal et ainsi, me pas avoir de distorsion de l'information. Les jonction BE est alors passante et la jonction BC, bloquée.

d. En admettant que le transistor est polarisé correctement pour que le montage précédent soit un bon amplificateur, déterminer le point de polarisation du montage (c'est-à-dire les courants I_{B0} , I_{C0} et I_{E0} , ainsi que les tensions V_{BE0} , V_{BC0} et V_{CE0}). Donner d'abord les expressions littérales avant d'effectuer les applications numériques. On pourra considérer, pour les calculs uniquement, que $\beta+1\approx\beta$.

Loi dus mailles ('grande maille"):
$$V_{CC} = R_B \cdot \overline{L}_{Bo} + V_{BE} + R_E \overline{L}_{Eo}$$
.

Gr, $\overline{L}_{Eo} = \overline{L}_{Bo} + \overline{L}_{Co}$ et $\overline{L}_{Co} = \beta \overline{L}_{Bo}$ (Yode Normal).

=D $V_{CC} = R_B \overline{L}_{Bo} + V_{BE} + R_E \cdot (\beta + 1) \overline{L}_{Bo}$.

=D $\overline{L}_{Bo} = \frac{V_{CC} - V_{BE}}{R_B + (\beta + 1)R_E}$; $\overline{L}_{Co} = \beta \cdot \overline{L}_{Bo}$; $\overline{L}_{Eo} = (\beta + 1)\overline{L}_{Bo}$

$$T_{G_0} = 0.5 \text{ mA}$$
 $V_{GE_0} = 0.7 \text{ V}$
 $T_{C_0} = 0.1 \text{ A}$ $V_{CE_0} = 2.7 \text{ V}$ $(> V_{CE_{SAT}})$
 $T_{E_0} = 0.1 \text{ A}$ $V_{GC_0} = -2 \text{ V}$

Question 2 Etude des petits signaux (2 points)

Etablir le schéma équivalent en Alternatif (Régime petits signaux).

