```
1
    <!DOCTYPE HTML>
2
3
    <html>
4
        <head>
            <!-- Cucchi Francesco 4BI architettura.html -->
5
6
            <title>Architettura</title>
7
            <link rel="stylesheet" type="text/css" href="..\..\CSS\style.css">
8
        </head>
9
10
        <body>
11
            <nav class="flexbox">
12
                <a href="..\..\index.html"> HOME </a>
13
                <a href="storia.html">STORIA</a>
14
                <a href="novita.html">NOVIT&Agrave;</a>
15
                <span>ARCHITETTURA
16
                <a href="registri.html"> REGISTRI </a>
17
            </nav>
18
            <h1>ARCHITETTURA</h1>
19
            <div id="archit">
20
                <img src="../../IMGs/architettura.jpg" usemap="#arc">
21
            </div>
22
            <map name="arc">
                <area shape="rect" coords="805,75,1050,110" alt="CU" href="#CU">
23
                <area shape="rect" coords="720,125,890,195" alt="PC" href="#PC">
24
25
                <area shape="rect" coords="720,215,1272,280" alt="IR" href="#IR">
                <area shape="rect" coords="970,215,1140,280" alt="PSW" href="#PSW">
26
2.7
                <area shape="rect" coords="405,180,590,245" alt="MAR" href="#MAR">
28
                <area shape="rect" coords="405,290,590,355" alt="MDR" href="#MDR">
29
                <area shape="poly" coords=</pre>
                "785,410,865,410,880,465,1010,465,1025,410,1105,410,1065,565,825,565" alt=
                "ALU" href="#ALU">
30
                <area shape="rect" coords="165,35,365,115" alt="BUScon" href="#BUScon">
31
                <area shape="rect" coords="165,170,365,230" alt="BUSin" href="#BUSin">
32
                <area shape="rect" coords="165,280,365,340" alt="BUSda" href="#BUSda">
33
                <area shape="rect" coords="645,400,770,565" alt="reg" href="registri.html">
34
            </map>
            3.5
36
                CU: La Control Unit è il cervello del processore. È
                responsabile di interpretare le istruzioni, di gestire
37
                i dati, di controllare i registri e di sincronizzare le operazioni.
38
            39
40
                Il Program Counter (PC), o Contatore di Istruzioni, è un registro
                all'interno del processore che
41
                tiene traccia dell'indirizzo della prossima istruzione da eseguire.
42
            43
            44
                L'Instruction Register (IR), o Registro Istruzioni, è un registro
                all'interno del processore che
45
                contiene l'istruzione corrente che sta per essere eseguita.
46
            47
48
                Il Registro dei Flag (o Flag Register) è un registro all'interno del
                processore che contiene
                informazioni sullo stato di un'operazione appena eseguita.
49
            50
51
            52
                Il Memory Address Register (MAR), o Registro Indirizzo Memoria, è un
                piccolo registro all'interno
5.3
                del processore che contiene l'indirizzo di memoria della locazione che il
                processore sta per leggere o scrivere.
54
            55
56
                Il Memory Data Register (MDR), o Registro Dati Memoria, è un altro
                piccolo registro all'interno del processore
57
                che contiene i dati che devono essere scritti in memoria o che sono stati
```

letti dalla memoria.

```
58
           59
           60
               L'ALU, o Arithmetic Logic Unit, è il cuore pulsante del processore.
               Si occupa di operazioni aritmetiche,
61
               logiche, confronti e determinare il risultato delle operazioni
62
           63
           64
               I bus di controllo permettono al processore di selezionare il dispositivo
               con cui comunicare, permettono di
65
               inviare comandi ai dispositivi e di sincronizzare le operazioni fra i vari
               componenti
66
           67
           68
               I bus degli indirizzi trasportano gli indirizzi dei dati dalla memoria al
               processore
69
           70
           71
               I bus dei dati trasportano gli i dati dalla memoria al processore
72
73
       </body>
74
    </html>
```