

فاز سوم

در این مرحله شما باید پردازنده خود را با یکی از زبان های توصیف سخت افزار پیاده سازی کنید

در پایان این فاز یک برنامه مانند جمله n فیبوناچی به شما داده میشود که بایستی انرا با زبان اسمبلی خود بنویسید با اسمبلر خود به کد ماشین تبدیل کنید و روی پردازنده اجرا کنید.

- از repository زیر به عنوان الهام گیرنده استفاده کنید

<https://github.com/Alchus/verilog>

- در صورت اجرای فاز اول در logisim میتوانید کد زبان ماشین را روی پردازنده شبیه سازی شده اجرا نمایید در غیر این صورت بایستی روی سخت افزار توصیف شده اجرا کنید

- ضریب پیاده سازی پایپلاین ۱.۱ و پیاده سازی عادی ۰.۷ می باشد