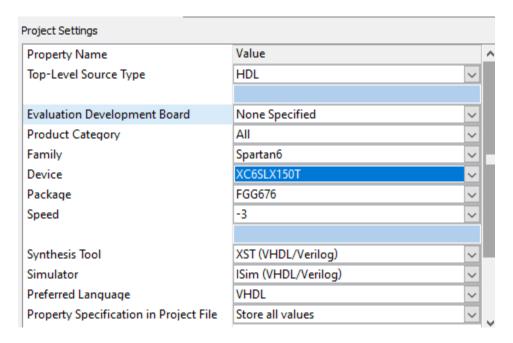
نام و نام خانوادگی: عرفان راستی

شماره ي دانشجويي: 9823034

در این پروژه قصد داریم کد VHDL در سطح رفتاری را ران کنیم. برای این کار ابتدا باید تراشه ای مناسب با سایز و تعداد گیت ها اختیار کنیم. تراشه ی انتخاب شده:



برنامه ی مورد نظر به صورت طبقاتی از بلوک PROCESS نوشته شده است.

اتصالات داده شده متناسب با عكس مطرح شده در كلاس مي باشد.

خروجي RTL Shematic و RTL Shematic به صورت زير مي باشند:

