

شماره ی دانشجویی: 9823034






















Top View

**ALTERA**

MAX7000S

EPM7128SLC84-15

جدول اتصالات پایه ها نیز اینگونه است:

	Node Name	Direction	Location	I/O Bank	VREF Group	Reserved	Group
1	 CLK	Input	PIN_50				
2	 Deg[8]	Input	PIN_33				Deg[8..0]
3	 Deg[7]	Input	PIN_34				Deg[8..0]
4	 Deg[6]	Input	PIN_35				Deg[8..0]
5	 Deg[5]	Input	PIN_36				Deg[8..0]
6	 Deg[4]	Input	PIN_37				Deg[8..0]
7	 Deg[3]	Input	PIN_39				Deg[8..0]
8	 Deg[2]	Input	PIN_40				Deg[8..0]
9	 Deg[1]	Input	PIN_41				Deg[8..0]
10	 Deg[0]	Input	PIN_44				Deg[8..0]
11	 LED	Output	PIN_58				
12	 Output1	Output	PIN_57				
13	 Output2	Output	PIN_56				
14	 Output3	Output	PIN_55				
15	 Output4	Output	PIN_54				
16	 RES	Input	PIN_52				
17	 TCK	Input					
18	 TDI	Input					
19	 TDO	Output					
20	 TMS	Input					
21	 Trigger	Input	PIN_51				

پایه های TCK, TDI, TDO, TMS مرتبط با بخش test مدار می باشند و در بخش compile به مدار اضافه می شوند. به همین دلیل اختصاص پین به آن ها نادرست است و باعث ایجاد error می شود.

وظیفه ی این 4 پین به صورت زیر می باشد:

TCK: test clock

TDI: test data in

TDO: test data out

TRST: test reset

به تست انجام شده JTAG testing نیز گفته می شود.