

Universidade Federal do Maranhão

Engenharia da Computação
Prof. Dr. Luis Henrique Neves Rodrigues
Curso de Arquitetura de Computadores

Alunos:

Anderson Rodrigo Diniz Oliveira
Erick Irlan do Rosário Abreu
Gabriel Felipe Carvalho Silva

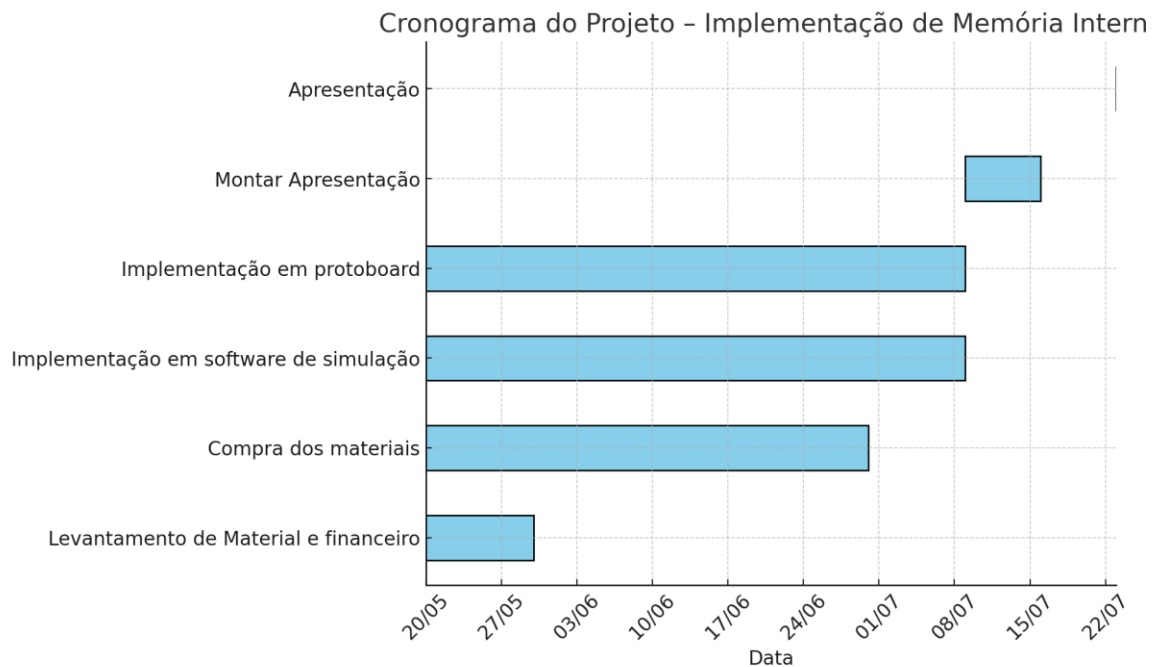
Cronograma do Projeto

A execução do projeto de implementação de uma memória interna foi dividida em etapas distribuídas ao longo do período de maio a julho de 2025. O planejamento foi feito de forma a distribuir responsabilidades entre os membros do grupo, garantindo uma abordagem colaborativa e eficiente. A tabela a seguir apresenta as etapas definidas, com seus respectivos responsáveis, datas previstas de início e término, além do status atual.

Etapas do Projeto	Responsável	Data de Início	Data de Término	Duração (dias)	Status
Levantamento de Material e financeiro	Gabriel	20/05/2025	30/05/2025	10	Concluído
Compra dos materiais	Gabriel e Anderson	20/05/2025	30/06/2025	41	Em andamento
Implementação em software de simulação	Erick e Anderson	20/05/2025	09/07/2025	50	Em andamento
Implementação em protoboard	Gabriel e Erick	20/05/2025	09/07/2025	50	Em andamento
Montar Apresentação	Em grupo	09/07/2025	16/07/2025	7	Pendente
Apresentação	Em grupo	23/07/2025	23/07/2025	0	Pendente

O gráfico a seguir ilustra a evolução temporal das etapas do projeto, permitindo a visualização das datas de início e término de cada fase, e ajudando no acompanhamento do progresso.

Figura 1 – Evolução do Projeto (datas de início e término por etapa).



Fonte: Autores (2025).

Abaixo segue uma tabela com o resumo das etapas do projeto, incluindo uma breve descrição de cada fase, os responsáveis envolvidos e o status atual de execução:

Tabela 1 – Etapas relativas aos cronogramas

Etapa	Descrição	Responsável	Status
Levantamento de Material e Financeiro	Identificação dos componentes necessários e levantamento orçamentário.	Gabriel	Concluído
Compra dos Materiais	Aquisição e verificação dos componentes para montagem.	Gabriel e Anderson	Em andamento
Implementação em Software de Simulação	Modelagem lógica da memória para testes e validações.	Erick e Anderson	Em andamento

Implementação em Protoboard	Montagem física da memória com base na simulação.	Gabriel e Erick	Em andamento
Montagem da Apresentação	Elaboração de slides explicativos e organização das informações.	Em Grupo	Pendente
Apresentação Final	Exposição oral e demonstração do projeto.	Em Grupo	Pendente