



Universidad de las fuerzas armadas ESPE  
Departamento de eléctrica y electrónica  
Laboratorio de introducción a circuitos  
**Hoja de datos técnicos**

<b>Carrera:</b> Electrónica y automatización	<b>Nivel:</b> Segundo	<b>Paralelo:</b> A
<b>Nombres:</b> Jefferson Chicaiza, Erick Izurieta		
<b>Tema:</b> Teorema de superposición		
<b>Fecha de realización:</b> 17/01/2021		<b>Recepción:</b> 19/01/2021
<b>Ingeniero:</b> Darwin Alulema		

## DATOS TÉCNICOS

Voltaje total (VA)	Voltaje(VA)V2=0	Voltaje(VA)V1=0
Medido	Medido	Medido
952mV	7.48V	-6.53V

Corriente total (Ix)	Corriente(Ix)V2=0	Corriente(Ix)V1=0
Medido	Medido	Medido
24.4mA	-9.12mA	33.5mA