



CENTRO PAULA SOUZA



Faculdade de Tecnologia de Rio Preto

PROVA#2: Meio Somador

Aluno: Erick Junior Batista Garcia – **RA:** 1210482412004

Turma: Tarde

Disciplina: Laboratório de Hardware

Curso: Tecnologia em Análise e Desenvolvimento de Sistemas

Professor: Me José A. A. Viana

São José do Rio Preto, 08 de 06 de 2024.

Sumário

1. Tabela Verdade..... 2

2. Expressões Lógicas..... 2

3. Circuito Lógico..... 2

4. Listas de Materiais..... 2

5. Montagem final..... 3

1. Tabela Verdade

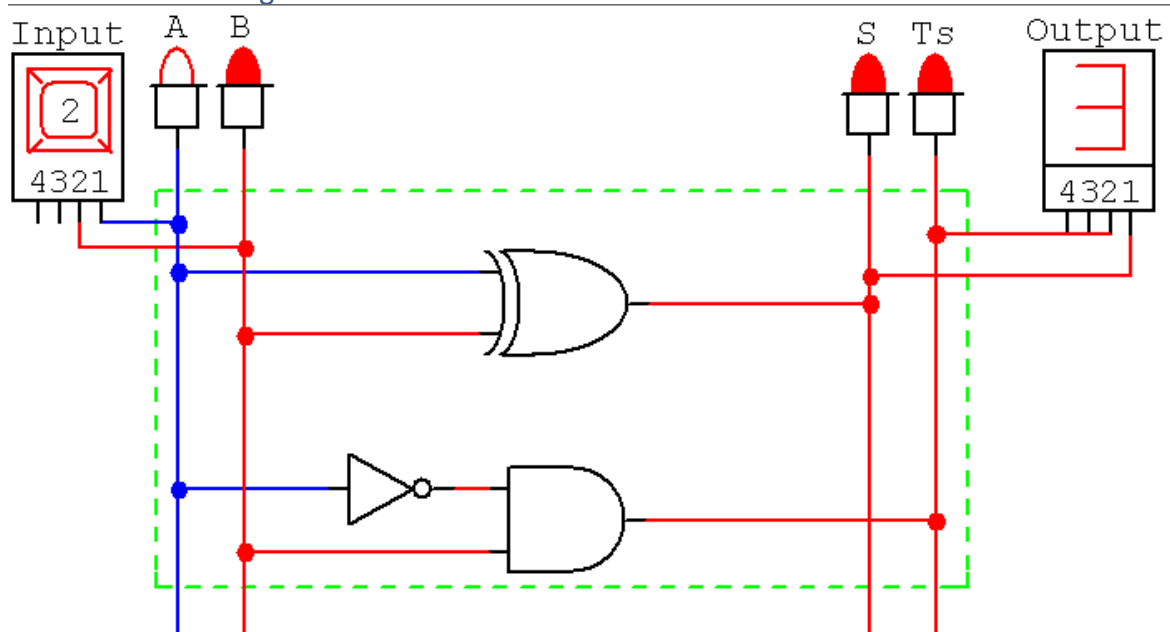
A	B	S	Ts
0	0	0	0
0	1	1	1
1	0	1	0
1	1	0	0

2. Expressões Lógicas

$$S = A \text{ Xor } B$$

$$Ts = \bar{A} \cdot B$$

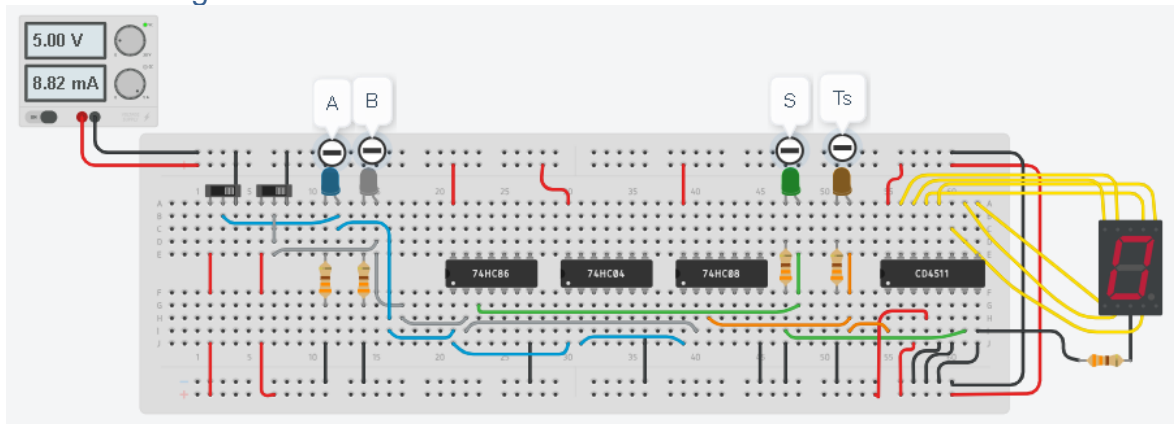
3. Circuito Lógico



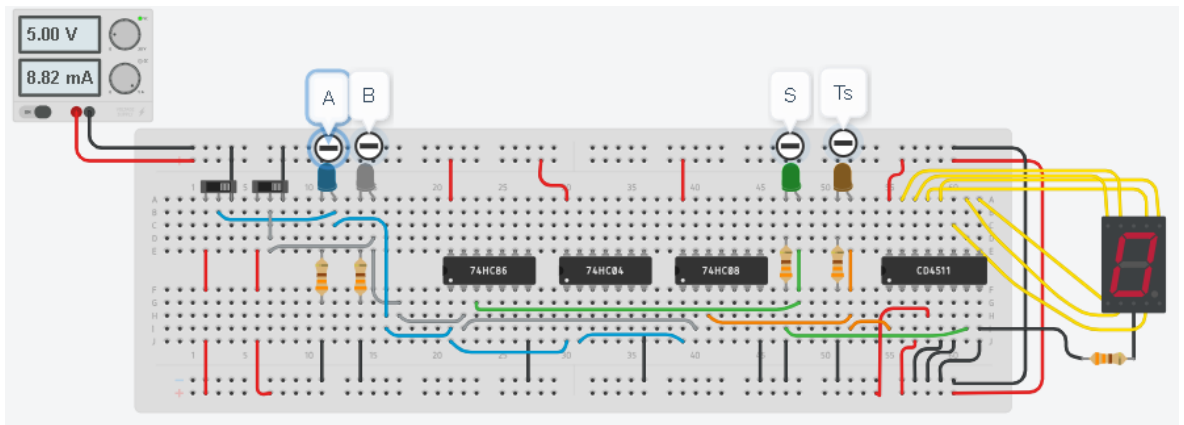
4. Listas de Materiais

- Protoboard;
- 1 CI 74HC08 (Hex Inverters);
- 1 CI 74HC04 (Quad And 2in);
- 1 CI 74HC86 (Quad Xor 2in);
- 1 CI CD4511 (Decodificador de sete segmentos);
- 4 LED (comum);
- 5 Resistor (330 Ω);
- 2 Interruptores (3 pinos);
- 1 Fonte 5V;
- Fios para Conexões;

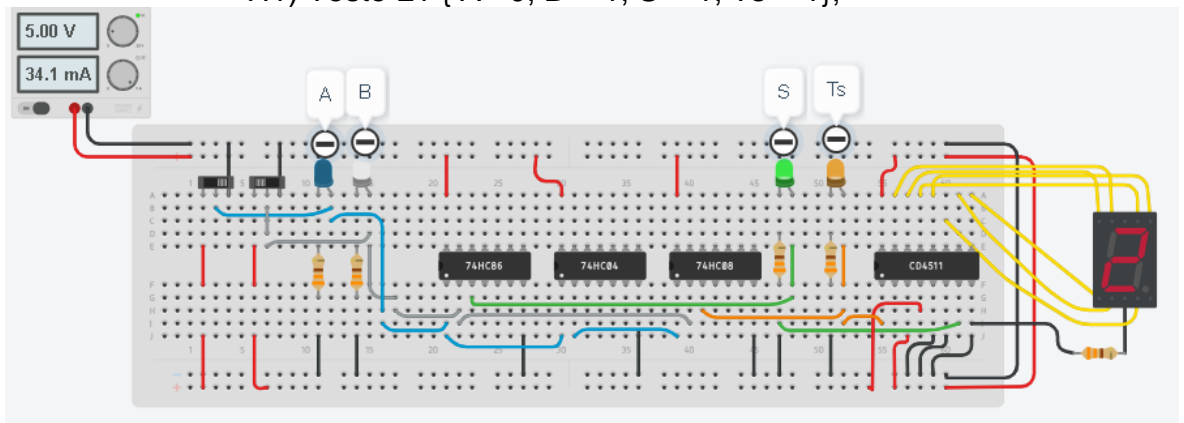
5. Montagem final



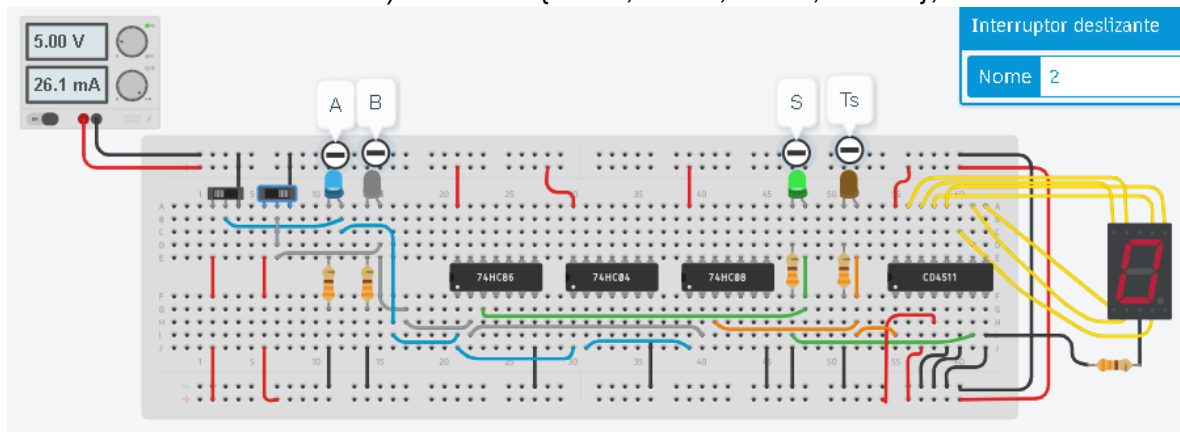
H0) Teste L0 { A = 0, B = 0, S = 0, Ts = 0};



H1) Teste L1 { A = 0, B = 1, S = 1, Ts = 1};



H2) Teste L2 { A= 1, B = 0, S = 1, Ts = 0};



H3) Teste L3 { A= 1, B = 1, S = 0, Ts = 0};

