

Diseño de un filtro analógico de tipo microstrip en un PCB de FR4 usango Keysight ADS

1st Erick-Andrés Obregón-Fonseca

Maestría en Electrónica
Tecnológico de Costa Rica
Cartago, Costa Rica
erickof@ieee.org

2nd Given Name Surname

Maestría en Electrónica
Tecnológico de Costa Rica
City, Country
email address or ORCID

Abstract—

*Index Terms—*component, formatting, style, styling, insert

I. INTRODUCCIÓN

II. TEORÍA

III. METODOLOGÍA

IV. RESULTADOS

V. DISCUSIÓN

VI. CONCLUSIONES

REFERENCES