

# Simulación de modelos

Erick Hernandez Navarrete

23 de agosto de 2020

# Índice general

<b>1. Decidibilidad en los modelos</b>	<b>II</b>
1.1. Introducción . . . . .	II
1.2. Decidibilidad en el modelo de maquinas de Turing . . . . .	II
1.2.1. Elementos del modelo . . . . .	II
1.2.2. Decidibilidad . . . . .	III
1.3. Decidibilidad en el modelo de computo distribuido <b>LOCAL</b> . . . . .	VI
1.3.1. Presentación del modelo de computo distribuido . . . . .	VI
1.3.2. Decidibilidad . . . . .	X
<b>2. Simulación de modelos Maquina de Turing y LOCAL</b>	<b>XI</b>
2.1. Noción de simulación en modelos . . . . .	XI
2.2. Diseño del algoritmo . . . . .	XII
2.3. Descripción del algoritmo . . . . .	XIII
2.4. Demostración del procedimiento <i>Simula_Algo_TM</i> . . . . .	XIII
2.4.1. Complejidad del algoritmo . . . . .	XIV

# Capítulo 1

## Decidibilidad en los modelos

### 1.1. Introducción

En este documento expondremos las nociones de decidibilidad en el mundo de máquinas de Turing y en el mundo distribuido, así como formalizaremos la noción de simulación de modelos computacionales, demostrando que el modelo  $A$  de la máquina de Turing es equivalente en poder al modelo distribuido  $B$ , en particular al modelo **LOCA**.

### 1.2. Decidibilidad en el modelo de máquinas de Turing

#### 1.2.1. Cadenas y lenguajes

Vamos a definir los bloques constructores de ciencias de la computación, a saber las cadenas y caracteres, para nuestro propósito vamos a definir lo siguiente:

**Definition 1.** Decimos que un alfabeto es cualquier conjunto  $X$  tal que  $X \neq \emptyset$

Una vez tenemos definido nuestro concepto de alfabeto, vamos a decir que los elementos del lenguaje son los símbolos del alfabeto. Podemos usar la convención de usar letras mayúsculas para los alfabetos y letras minúsculas para los símbolos. En virtud de ello, podemos dar algunos ejemplos de alfabetos:

- $\Theta_1 = \{0, 1, 2, 3, 4, 5, 6, 7, 8, 9\}$
- $\Theta_2 = \{a, b, c, d, e, f, g, h, i, j, k, l\}$
- $\Omega = 0, 1, x, y, z, t$

Ahora vamos a definir la noción de una cadena sobre un alfabeto, que para los fines de nuestro estudio son los bloques constructores del mismo, y es al mismo tiempo en el modelo de máquinas de Turing las entradas de instancias de este modelo, lo que nos dará la noción de cómputo en este sentido.

**Definition 2.** Una **cadena** sobre un alfabeto  $\Sigma$  es una secuencia finita de símbolos del alfabeto, al menos escrito cada símbolo uno sobre otro y sin separación por comas

Una vez que tenemos la noción de cadena sobre un alfabeto, demos dar unos cuantos ejemplos:

- Si  $\Sigma_1 = \{a, b\}$ , entonces la cadena *abbaba* es una cadena sobre  $\Sigma_1$
- Si  $\Sigma_2 = \{2, 3, 5\}$ , entonces la cadena 32225 es una cadena sobre  $\Sigma_2$

Entonces una vez que tenemos definido este concepto podemos definir atributos a las cadenas definidas sobre un alfabeto  $\Sigma$ ,

**Definition 3.** Sea  $w$  una cadena sobre un alfabeto  $\Sigma$ , decimos dicha cadena tiene **longitud**, y denotaremos como  $|w|$ , y diremos que es el número de símbolos que contiene.

Entonces con base a esa definición, llamamos vacía a la cadena tal que su longitud es cero, la distinguimos como  $\epsilon$ .

Podemos escribir a una cadena  $w = w_1, \dots, w_n$ , sobre un alfabeto  $\Sigma$  si cada  $w_i \in \Sigma$ ; A continuación definiremos ciertas operaciones o atributos asociados a estas estructuras de datos.

**Definition 4.** Sea una cadena  $w$ , asociamos a la cadena  $w$  la cadena reversa denotada como  $w^R$  y con la notación, si  $w = w_1, \dots, w_n$ , entonces  $w^R = w_n, \dots, w_1$ .

También tenemos la noción de sub-cadena:

**Definition 5.** Sean  $z, w$  cadenas, diremos que  $z$  es una sub-cadena de  $w$  si aparece de manera consecutiva dentro de  $w$ .

Ejemplos de subcadenas son:

- *abc* es una sub-cadena de la cadena *abcdedfg*
- *cdcd* es una subcadena de la cadena *cdasdcadccdc*

También vamos a definir una operación entre dos cadenas, la cual es la concatenación, entonces vamos a definirla formalmente:

**Definition 6.** Sean  $w_1$  y  $w_2$  dos cadenas finitas, esto es:

$\exists n, \exists m$  tal que  $|w_1| = n$  y  $|w_2| = m$  entonces la cadena  $r = w_1w_2$ , es el resultado de agregar la cadena  $w_2$  al final de la cadena  $w_1$ .

En notación es:  $\text{concat}(w_1, w_2) = w_1w_2$

Entonces con esta definición de operación podemos hacer lo que en matemáticas hacer potencia con esta operación, formalmente lo podemos decir:

**Definition 7.** Sea  $x$  una cadena sobre un alfabeto  $\Sigma$ , entonces concatenar dicha cadena  $m$  veces, con  $m \in \mathbb{N}$  se escribirá así:

$x \dots x = x^m$

Finalmente usaremos en términos del "universo" de las cadenas para algún alfabeto, que lo formaremos de la siguiente manera:

**Definition 8.** Sea un alfabeto  $\Sigma$ , decimos que un lenguaje es un conjunto de cadenas sobre el alfabeto  $\Sigma$ , i.e

$$L = \{w : w \text{ es una cadena sobre } \Sigma\} \quad (1.1)$$

Es una vez que ya tenemos la definición de lenguaje, nos moveremos a presentar el modelo de máquina de Turing, ya que en este contexto los problemas serán resueltos en términos de lenguaje, con la noción anteriormente anunciada.

### 1.2.2. Elementos del modelo

Presentaremos la definición del modelo formal de computo, a saber el modelo de máquina de Turing, para ello daremos primero una presentación intuitiva del modelo. El modelo de máquina de Turing es a grandes rasgos un modelo poderoso, lo cual quiere decir que tenemos la posibilidad de resolver una cantidad de problemas, pero con ciertas limitantes. Este modelo fue propuesto por primera vez en 1936 por el matemático **Alan Turing** similares a otros modelos de computo que no presentaremos en esta tesis, como son solo por decir: autómatas finitos. El modelo de máquina de Turing usa una cinta infinita como su memoria ilimitada, además esta tiene un cabezal, que es la que permite leer y escribir símbolos además de moverse a lo largo de la cinta. Inicialmente la cinta contiene únicamente como entrada a la cadena, lo demás es blanco. Si la máquina necesita almacenar información, esta tendrá que ser escrita en la cinta. Para leer la información que ha sido escrita en la cinta esta tendrá que mover su cabezal sobre ella. La máquina continuará computando hasta que tenga una salida, y esto quiere decir que tendrá una sucesión de pasos como los que fueron descritos anteriormente, hasta que demos una definición formal de la palabra "computo". Las palabras "aceptación" y "rechazo" son obtenidas una vez que se ha entrado en los estados "de aceptación" y "rechazo", por otro lado si no es en alguno de los estados mencionados anteriormente, la máquina continuará para siempre, i.e. está nunca terminará de hacer su computo. Esta es la presentación intuitiva de este modelo, en la que sigue de definir de manera formal los elementos del modelo.

**Definition 9.** Una máquina de Turing es una 7-tupla,  $(Q, \Sigma, \Lambda, \delta, q_0, q_{\text{accept}}, q_{\text{reject}})$  donde  $Q, \Sigma, \Lambda$  son conjuntos finitos.

1.  $Q$  es el conjunto de estados,
2.  $\Sigma$  es el alfabeto de entrada que no contiene el símbolo blanco  $\sqcup$
3.  $\Lambda$  es el alfabeto de la cinta, donde  $\sqcup \in \Lambda$  y además  $\Sigma \subseteq \Lambda$
4.  $\delta : Q \times \Lambda \rightarrow Q \times \Lambda \times \{L, R, S\}$  es la función de transición
5.  $q_0$  es el estado de iniciación
6.  $q_{\text{accept}}$  es el estado de **aceptación**
7.  $q_{\text{reject}}$  es el estado de rechazo, donde  $q_{\text{accept}} \neq q_{\text{reject}}$ ,

Aquí los símbolos  $L, R, S$  son el imperativo para el movimiento del cabezal **Left**, **Right** y **Stay**

Una vez que tenemos la definición presentamos como es el cómputo: inicialmente tendrá como entrada una cadena  $w = w_1 \dots w_n$  en  $\Sigma$ , en a lo más  $n$  cuadros a la izquierda y el resto de la cinta esta en blanco. quiere decir que están rellenos con símbolos blanco, y la manera de identificar el final de la entrada  $w$  es marcado por el primer símbolo en blanco en la cinta, ya que el alfabeto  $\Sigma$  no contiene dicho símbolo. Entonces una vez que inicia la máquina  $M$  con la entrada  $w$ , el cómputo estará gobernado por la función  $\delta$ . Algo que podemos observar es que si en algún momento del cómputo el cabezal intenta moverse a la izquierda del lado izquierdo extremo este quedará en el mismo lugar, aunque la función de transición indique un movimiento del cabezal  $M$ . Entonces el cómputo continuará hasta que entre en el estado de  $q_{accept}$  ó  $q_{reject}$ , si no sucede lo anterior  $M$  continuará para siempre. Una vez presentado el modelo y una visión intuitiva del cómputo en el mismo, nos adentramos a la noción de **decidible** que es la noción a la que queremos converger en este modelo para hacer la conexión con el modelo de cómputo distribuido.

decidibles

### 1.2.3. Decidibilidad

Presentaremos la noción de **configuración** que es lo que nos permitirá formalizar el movimiento del cabezal de la máquina, que esto en esencia será la formalización del cómputo en este modelo. La manera en que  $M$  hace el cómputo, de manera intuitiva podemos decir que ocurren ciertos eventos, a saber:

- Cambio en el estado actual.
- Cambio en el contenido de la cinta.
- Cambio en la localidad del cabezal.

Estos eventos los formalizamos definiendo la noción de configuración. Los elementos serán en esencia tomarse el estado actual, digamos  $q_a$ , el contenido actual de la cinta: digamos con  $u, v$  cadenas para el alfabeto  $\Sigma$  la localidad actual de la cinta, que sea el primer símbolo de la cadena  $v$ .

Esto lo podemos pensar en la triada

$$C = (u, q, v) \quad (1.2)$$

Con  $u, v$  cadenas y  $q$  es el estado actual, y la posición actual es el primer símbolo de la cadena  $v$ , en este sentido podemos escribir de la siguiente manera esta noción:

$$uqv \quad (1.3)$$

Para enfatizar que en ese momento del cómputo, el cabezal está en la localidad del primer símbolo de la cadena  $v$ , colocamos a el estado actual  $q$  entre la cadena  $u$  y  $v$ ; esto da una "semántica" a la notación de la noción de configuración. Entonces esta noción es la que nos va a dar el paso de formalizar el cómputo, por lo cual de manera intuitiva vamos a tener una secuencia de configuraciones, ligamos:

$$C_0 \dots C_n, n \in \mathbb{N} \quad (1.4)$$

Pero este proceso se definirá entre dos estados a priori  $C_i, C_j$ ; entonces esta noción me permitirá definir lo siguiente:

**Definition 10.** Vamos a decir que la configuración  $C_j$  le sigue a  $C_k$  si: Tomamos  $u, v$  cadenas de  $\Gamma$ , y tomamos  $a, b \in \Sigma$ . entonces decimos que: si pasa  $\delta(q_k, b) = (q_j, c, L)$ , entonces  $uacq_jv$  le sigue de  $uakbv$

La anterior noción se esta definiendo con la función  $\delta$ , que es la que esta formalizando esta noción. No mencionamos anteriormente, queremos definir secuencias de configuraciones, entonces vamos a tener una configuración inicial:

**Definition 11.** Sea  $M$  una máquina de Turing,  $w$  una cadena, vamos a decir que la configuración inicial es con base a la escritura anterior, vamos a definir a  $C_0$  a  $q_0w$

Que el significado de la notación de la configuración inicial es que esta en el estado  $q_0$  y el cabezal esta en el primera localidad de lado izquierdo de la cinta. Ahora vamos a hablar de la configuraciones que intuitivamente son las candidatas para que sean las configuraciones finales si es que la máquina termina en algun momento de este proceso; pero por el momento llamamos a esas configuraciones:

$$q_{accept}, q_{reject} \quad (1.5)$$

A estas configuraciones les vamos a nombrar configuraciones de paro, ya que estan definidas en terminos del estado en el que entran; que son los estado de paro y de aceptación respectivamente. Entonces podemos decir formalmente que una máquina de Turing se detiene o entra en los estados  $q_{accept}, q_{reject}$  y con base a esto podemos hacer una generalización de la función delta tomando un conjunto de estados en el que no esta los estado de detención

Una vez aclarado esto, tenemos los elementos para definir que: dada una máquina  $M$  acepta a una cadena arbitraria  $w$ .

**Definition 12.** Sea una cadena  $w$  y una máquina de Turing  $M$ , entonces decimos que  $M$  acepta a la cadena  $w$  si:

1.  $C_1$  es la configuración inicial con entrada  $w$
2. cada  $C_{i+1}$  le sigue de  $C_i$
3. existe un  $k \in \mathbb{N}$  tal que  $C_k$  es una configuración de aceptación.

Esta es la formalizacion de que una máquina de Turing **acepte** a una cadena  $w$ , entonces, lo que podemos observar es que los problemas que se plantean se es describiendo en terminos del lenguaje, en el sentido formal de lenguaje, que son los conjuntos de cadenas formadas sobre un alfabeto dado  $\Sigma$

Entonces en sentido, dada una máquina de Turing  $M$ , podemos tener la colección de todas las cadenas que son aceptadas por  $M$ , que con base a la definición de lenguaje en el mundo de máquinas de Turing esto es el conjunto de cadenas con el atributo de que son aceptadas por  $M$ , sobre un alfabeto  $\Sigma$ .

En estos términos, lo vamos a formalizar de la siguiente manera:

**Definition 13.** Sea  $M$  una máquina de Turing, al conjunto de cadenas  $w$  que son aceptadas por  $M$  sobre el alfabeto  $\Sigma$ , lo vamos a llamar el lenguaje que **reconoce**  $M$ .  
Lo vamos a denotar como  $L(M)$ .

Ahora con estas nociones, tendremos la siguiente noción:

Sea  $L$  un lenguaje sobre un alfabeto  $\Sigma$ , vamos a definir en términos de la existencia de una máquina de Turing que lo hace reconocible.  
Esto lo formalizamos de la siguiente manera:

**Definition 14.** Sea  $L$  un lenguaje, decimos que es Turing-reconocible si: existe una máquina de Turing que lo hace Turing-reconocible.

**Remark.** Cuando iniciamos una máquina de Turing con entrada  $w$ , pueden pasar tres "eventos":

- acepta,
- rechaza,
- nunca se detiene.

En este caso, tomaremos solamente máquinas de Turing que se detienen para todas sus entradas, por lo tanto en términos formales; dichas máquinas siempre se detendrán en algún momento de la ejecución de  $M$ , para  $\forall w$  entrada. Formalizaremos lo anterior con una definición.

**Definition 15.** Sea  $M$  máquina de Turing tal que  $\forall w$  entrada, esta se detiene en algún momento de la ejecución, entonces decimos que dicha máquina de Turing tiene el atributo de ser **decidible**. Donde  $w$  es una cadena sobre el alfabeto  $\Sigma$ . Es decir, siempre entrán en su estado de **aceptación** o en su estado de **rechazo**, en algún momento de la ejecución.

Y por el lado de la noción del lenguaje definimos lo siguiente:

**Definition 16.** Decimos que un lenguaje es **decidible** si existe una máquina de Turing que lo **decide**. i.e que la máquina tiene el atributo de ser decidible.

Una vez que tenemos el concepto de máquina de Turing, daremos un ejemplo de un lenguaje que es decidible, i.e expondremos una máquina de Turing **decidible**.

**Example 1.** Tomamos el siguiente lenguaje:

$$A = \{0^{2^n} : n \geq 0\} \quad (1.6)$$

Es el lenguaje que consta de cadenas de 0's tal que su longitud es una potencia de 2.

Entonces afirmamos que  $M_2$  es un lenguaje decidible. Entonces podemos hacer las instrucciones (alto nivel) para  $M_2$  como sigue:

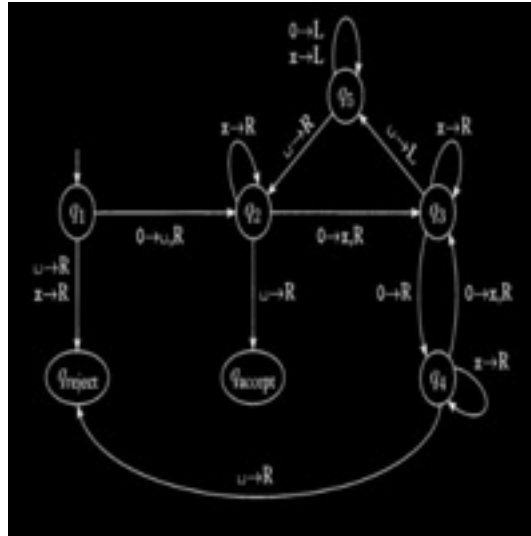


1. recorrer de izquierda a derecha a través de la cinta, tachando uno de cada dos ceros.
2. Si en la etapa 1, la cinta contenía un solo 0, entonces **acepta**.
3. Si en la etapa 1, la cinta contenía mas de un 0 y además contenía un numero impar, mayor a 1, **rechaza**.
4. Regresa el cabezal al lado izquierdo al final de la cinta.
5. Ve a la etapa 1.

Una vez que tenemos la descripción de la máquina de Turing a un alto nivel, podemos hacer un puente a un bajo nivel, que es formalmente describir la máquina con sus elementos que la definen para una entrada  $w$ , el cual nuestro puente será en describir la función  $\delta$  vía un diagrama de estados. En la etapa 1 de  $M_2$ , corta el número de ceros a la mitad. Mientras la máquina barre través de la cinta en la etapa 1, lleva la cuenta de 0's vistos si es par o impar.

Si el número es impar mayor a 1, entonces el número original de 0's en la entrada no puede ser una potencia de 2. Entonces la máquina **rechaza** en esa instancia. Como sea, si el número de 0's visto es 1, entonces el número original tiené que ser una potencia de 2, entonces en ese caso la máquina **acepta**. Sea  $M_2 = (Q, \Sigma, \Lambda, \delta, q_1, q_{accept}, q_{reject})$ :

1.  $Q = \{q_1, q_2, \dots, q_5, q_{accept}, q_{reject}\}$ ,
2.  $\Sigma = \{0\}$  and
3.  $\Lambda = \{0, x, \sqcup\}$ .
4. Describiremos a  $\delta$  con un diagrama de estado.
5. Los estados de inicio, aceptación y rechazo son  $q_1, q_{accept}, q_{reject}$  respectivamente.



En este diagrama, la etiqueta  $0 \rightarrow \sqcup, R$  que apareció en la transición del estado  $q_1$  al estado  $q_2$ , tiene la semántica de la definición de la función  $\delta$ , que en otras palabras se describe como si:

en el estado  $q_1$  con el cabezal leyendo 0, la máquina va al estado  $q_2$ , escribe  $\sqcup$  y mueve el cabezal a la derecha.

Lo cual en términos formales significa que:  $\delta(q_1, 0) = (q_2, \sqcup, R)$ . Otra escritura que usaremos para hacer la notación en este ejemplo mas compacta, es denotar:  $0 \leftarrow R$ , que la semántica es que se hace la transición del estado  $q_3$  al estado  $q_4$ , que es la etiqueta que se aprecia en el diagrama de estados, y ademas significa que la máquina se mueve a la derecha en el momento en el que lee un 0 en el estado  $q_3$ , pero que no altera la cinta(hace una operación escritura), entonces  $\delta(q_3, 0) = (q_4, 0, R)$  en términos del mapeo que se esta generando.

Esta máquina inicia escribiendo un simbolo blanco sobre el último 0 de lado izquierdo. En particular esto sirve para delimitar el final de la cinta con el simbolo blanco  $\sqcup$ , en esta particular máquina de Turing.

Ahora vamos a hacer una ejecución de esta maquina,  $M_2$  con la entrada  $w = 0000$ , en el cual escribiremos la función transición  $\delta$  con la semántica de las configuraciones.

La siguiente secuencia es la ejecución de  $M_2$  con la entrada en particular  $w = 0000$ , Se lee hacia abajo de las columnas de izquierda a derecha.

$q_1 0000$	$\sqcup q_5 x 0 x \sqcup$	$\sqcup x q_5 x x \sqcup$
$\sqcup q_2 000$	$q_5 \sqcup x 0 x \sqcup$	$\sqcup q_5 x x x \sqcup$
$\sqcup x q_3 00$	$\sqcup q_2 x 0 x \sqcup$	$q_5 \sqcup x x x \sqcup$
$\sqcup x 0 q_4 0$	$\sqcup x q_2 0 x \sqcup$	$\sqcup q_2 x x x \sqcup$
$\sqcup x 0 x q_3 \sqcup$	$\sqcup x x q_3 x \sqcup$	$\sqcup x q_2 x x \sqcup$
$\sqcup x 0 q_5 x \sqcup$	$\sqcup x x x q_3 \sqcup$	$\sqcup x x q_2 x \sqcup$
$\sqcup x q_5 0 x \sqcup$	$\sqcup x x q_5 x \sqcup$	$\sqcup x x x q_2 \sqcup$
		$\sqcup x x x \sqcup q_{accept}$

### 1.3. Decidibilidad en el modelo de computo distribuido LOCAL

Ahora lo que haremos es definir el modelo de computo distribuido de manera formal, y tomar un modelo en particular en la que enfocaremos nuestro estudio, para posteriormente estudiar la noción de decidibilidad en dicho modelo.

En este modelo presentaremos las partes que lo conforman, todo ello de manera formal para ello haremos uso de elementos de computo teorico, a priori esto se podra ver como una gráfica donde cada nodo se puede representar como una máquina de estados.

#### 1.3.1. Presentación del modelo de computo distribuido

##### Presentación del protocolo de comunicación

Este modelo tendrá una capa de abstracción de comunicación, asi como su respectiva capa de computación de la siguiente manera.

### Capa de comunicación

El modelo de comunicación consiste en una red de comunicación 1-1 que será descrita en términos formales por una gráfica conexa, no dirigida  $G = (V, E)$ , donde los vertices  $V = \{v_1, \dots, v_n\}$ , operando entre ellos. Inicialmente, consideraremos identificadores unicos asignados a los procesos de la gráfica  $G$ . Más concretamente consideraremos a estos identificadores de un conjunto ordenado de enteros: de la siguiente manera:

$$S = \{s_1, \dots, s_n\} \text{ donde : } s_i < s_{i+1} \forall i \geq 1 \quad (1.7)$$

Entonces con esta notación, una ID-asignación es un mapeo:  $ID : V \rightarrow S$ , entonces nos referiremos a su identificador como:  $ID(v)$ .

Entonces la comunicación se llevara acabo de la siguiente manera:

Cada vertice tendra asociado el numero de puertos, como el  $deg_G(v)$ , entonces en este sentido, el conjunto de aristas adyacentes al vertice contiene exactamente  $deg_G(v)$ , donde cada arista esta conectado en un puerto de  $v$ .

Podemos denotar que a cada arista  $(u, v)$  le corresponde la pareja  $((u, i), (v, j))$ , donde  $1 \leq i \leq deg_G(u)$  y  $1 \leq j \leq deg_G(v)$ , con semántica:

**un canal de comunicación conectadose en el puerto  $i$  de  $u$  con el puerto  $j$  de  $v$ .**

El vertice  $u$  envía(ejecuta la operación  $send()$ ) un mensaje a sus vecinos  $v$ , cargando el mensaje en un puerto apropiado, digamos  $i$ . Este mensaje es recibido( $deliver()$ ) por  $v$ , a través del puerto  $j$ .

### Capa de Computación

Una vez que tenemos la capa de comunicación, presentaremos la capa formal del modelo de computo.

El modelo estara gobernado por un algoritmo  $\Pi$ , que estará compuesto de protocolos  $\Pi_1, \dots, \Pi_n$ , donde cada  $\Pi_i$  residirá en su correspondiente  $v_i$ .

**Remark.** *Hasta ahora hemos hablado a secas de los vertices, pero podemos darle una semántica de computo en términos de **procesos**, el cual significa que es una entidad de computo, y entonces a cada  $v_i$  lo nombraremos como el proceso  $p_i$ .*

*Con esta convención podemos decir que cada protocolo(algoritmo local)  $\Pi_i$  residirá en su respectivo proceso:  $p_i$ .*

**Remark.** *Podemos observar que podemos modelar a cada  $\Pi_i$  como una maquina de estado para  $\forall i$  con su correspondiente conjunto de estados estado  $Q_i$  conteniendo en particular a su estado inicial  $q_{0i}$ , así como sus estados de aceptación y rechazo:  $q_{accept}, q_{reject} \in Q_i$ , respectivamente tal que en cualquier momento dado el proceso  $p_i$  esta en el estado  $q_i$  de  $Q_i$ . Mas aún, podemos pensar en cada  $\Pi_i$  como en una máquina de Turing, equipada con operaciones de envío y recepción de **mensajes**.*

Por otro lado en la capa de comunicación, tendremos el siguiente esquema:

**Definition 17.** *Vámos a definir un mensaje  $MSG$  como la información local que sera enviada del proceso  $v$  al proceso  $u$ , por medio del canal  $((v, i), (u, j))$ , donde el proceso  $v$  tiene el atributo de la operacion  $send(MSG)$ , y el vertice  $v$  hace una operación  $deliver(MSG)$ , para que finalmente el*

proceso  $v$ , haga una operación  $\text{compute}()$ .

Podemos decir que el tamaño de la información del mensaje  $MSG$ , es  $O(\log n)$  bits.

En cualquier momento dado y en cualquier canal de comunicación  $e_i = (u, v)$  está en algun estado  $\bar{q}_i$  del conjunto de estados  $\bar{Q}_i$  el estado  $\bar{q}_i$  esta compuesto de dos componentes denotadas de la siguiente manera:  $\bar{q}_{u \leftarrow v}$  y  $\bar{q}_{v \leftarrow u}$  una por cada direccion del canal de comunicación. Vamos a denotar como  $M$  a la colección de todos los posibles mensajes que se pueden enviar de un proceso a otro en toda ejecucion del algoritmo, cada uno de los dos componentes  $\bar{q}_{u \leftarrow v}$  es un elemento de  $M \cup \lambda$ ,  $\bar{q}_{u \leftarrow v} = MSG \in M$  significa que ahora el mensaje  $MSG$  esta en transicion de  $u$  a  $v$ , y denotaremos que  $\bar{q}_{u \leftarrow v} = \lambda$  para representar una semantica de que el canal actual esta vacio en esa dirección. En el inicio del computo, todos los procesos estan en el estado inicial  $q_{0,i} \forall i$  y todos los canales de comunicación estan vacios. Es decir que sintacticamente:  $\bar{q}_{i,0} = \langle \lambda, \lambda \rangle$

### Ejecución de un algoritmo en este modelo

La ejecución del algoritmo en este ambiente consistira de **Eventos**, ocurriendo en diversos lugares de la red y afectando a los procesos involucrados. Diremos que un **paso computacional** es una operación como máquina de Turing del proceso  $p$ . Los eventos puede ser del tipo:

- Computacional: Representando un paso en un procesador
- Comunicación: Representando la entrega o la recepción de un mensaje.

Donde cada evento de comunicación tiene una semántica de:

$SEND(i, j, MSG)$  o  $DELIVER(i, j, MSG)$  para algún mensaje  $MSG$ . Entonces a manera de repertorio de eventos tenemos:

1. Evento  $COMPUTE(i)$ : El proceso  $v_i$  ejecuta una operación interna, basado en su estado local, y posiblemente cambie su estado local.
2. Evento  $SEND(i, j, MSG)$ : El proceso  $v_i$  envia de salida un mensaje  $MSG$  en algún canal de comunicación link  $e_i$  con destino al proceso  $v_j$
3. Evento  $DELIVER(i, j, MSG)$ : El mensaje  $MSG$  originado de un proceso  $v_i$  que es enviado por el canal de comunicación  $e_i$  es entregado en la entrada del destino  $v_j$

Entonces la computación en un sistema distribuido lo podemos pensar de la siguiente manera:

Como una secuencia de configuraciones, capturando el estado actual de los procesos y los canales de comunicación.

Cada evento cambia de estado para algun procesador  $v_i$ , y posiblemente también para un canal de comunicación y eso cambiara la configuracion del sistema. En términos formales lo podemos pensar de la siguiente manera:

**Definition 18.** Una **configuración** es una tupla  $(q_1, \dots, q_n, \bar{q}_1, \dots, \bar{q}_m)$ , donde  $q_i, \bar{q}_j$  es el estado del procesador  $p_i$  y del canal de comunicación  $e_j$  respectivamente y la configuración inicial es:

$$q_{0,1}, \dots, q_{0,n}, \bar{q}_{0,1}, \dots, \bar{q}_{0,m} \quad (1.8)$$

**Remark.** Como estamos pensando de manera intuitiva a cada uno de los procesos como una máquina de Turing, entonces una vez que uno de los procesos entra en alguno de los estados:  $q_{\text{accept}}, q_{\text{reject}}$ , el proceso ya no cambia de estado, pero sus operaciones de envío y recepción de mensajes siguen activos, i.e quedan activos las operaciones de  $\text{send}(), \text{receive}()$ .

Entonces modelaremos la computación del algoritmo como una (posible) infinita secuencia de configuraciones alternadamente con eventos.

**Definition 19.** La ejecución de un algoritmo  $\Pi$  en una grafica con cierta topología  $G$ , con una entrada inicial  $I$  en los procesos es denotado como  $\kappa_{\Pi(G,I)}$ . Formalmente, una **ejecución** es una secuencia de la forma:

$$\kappa = (C_0, \rho_1, C_1, \rho_2, C_2, \dots) \quad (1.9)$$

donde cada  $C_k$  es una configuración y cada  $\rho_j$  es un evento, y en particular  $C_0$  denota la configuración inicial.

Podemos imponer ciertas restricciones en las ejecuciones del algoritmo, pero por el momento podemos definir formalmente el concepto en terminos de ejecuciones para algun algoritmo  $\Pi$ . Entonces lo anterior nos permite definir lo siguiente:

**Definition 20.** Diremos que un **modelo** es un subconjunto de esas posibles ejecuciones

Con la definición anterior, nos basaremos en un modelo en particular con una propiedad en particular, a saber el que tiene una estructura de rondas.

**Definition 21.** Diremos que un **modelo** tiene el atributo de **rondas**: Si las ejecuciones tienen estructura de **rondas**, es decir:

1. Cada proceso  $p$  ejecuta **send** a todos sus vecinos, **deliver** de todos sus vecinos y finalmente **compute**,
2. Cada proceso ejecuta su  $r$ -ésima ronda si todos los procesos ejecutaron su  $r - 1$  ronda.

La definición anterior nos permitira definir el siguiente modelo:

**Definition 22.** Llamaremos **LOCAL** al modelo que tenga el atributo de **rondas**

Y podemos observar que el punto 2 de la definición de rondas, es la que da el carácter de sincronía en la ejecución.

## Ejemplos

### 1.3.2. Decidibilidad

Una vez que tenemos los elementos del modelo distribuido, podemos introducir la noción de **decidibilidad**, en este modelo de computo formal.

**Definition 23.** Sea  $w$  una cadena, podemos escribir a la cadena como  $w_0, \dots, w_n$ , la cual sera la entrada al algoritmo  $\Pi(w)$ , donde de manera distribuida, tendremos como inicialización, que cada proceso  $p$  tendra como entrada un caracter de la cadena  $w$ , digamos  $p_j(w_k)$ .

Sea  $\kappa_{\Pi(w,G)}$  una ejecución del algoritmo  $\Pi$  con entrada  $w$  en la grafica  $G$ , entonces diremos que la entrada  $w$  es aceptada, si existe una configuración en la ejecución  $\kappa_{\Pi(w,G)}$ , digamos  $C_k$  tal que existe un estado  $q_a$  en  $C_k$ , de su correspondiente proceso  $p_a$ , tal que  $q_a = q_{accept}$ .

Es decir, que el estado en esa configuracion es exactamente el estado  $q_{accept}$ .

En simbolos:

$$\forall \kappa_{\Pi(w,G)}, \exists C_K \mid \exists p_a \mid q_{a,k} = q_{accept}. \quad (1.10)$$

Lo anterior, nos permitira definir lo siguiente:

**Definition 24.** Al conjunto de cadenas que acepta un algoritmo distribuido  $\Pi$  es el lenguaje de  $\Pi$ , o el lenguaje que decide  $\Pi$ , y lo denotaremos como  $L(\Pi)$ .

## Capítulo 2

# Simulación de modelos Maquina de Turing y LOCAL

### 2.1. Noción de simulación en modelos

Una vez que tenemos estos dos modelos de computo formal, a nivel logico podemos decir que:

**Definition 25.** *Decimos que un modelo de computo formal  $T$  simula a un modelo de computo formal  $S$  si:*

$$\forall x \in L(S) \text{ entonces } x \in L(T) \quad (2.1)$$

*Mas aún decimos que son modelos equivalentes (computacionalmente) si:*

$$\forall x \in L(T) \iff x \in L(S) \quad (2.2)$$

Entonces enunciaremos nuestro teorema de la siguiente manera:

**Theorem 1.** *Sea  $TM$  una maquina de Turing, entonces existe un  $\Pi$  algoritmo distribuido que simula a  $TM$ , con la semántica de **simulación**, con base a la definición anterior.*

Una vez que tenemos enunciado este teorema, nos adentraremos al diseño del algoritmo distribuido, digamos  $\Pi$ , tal que para toda ejecucion  $\Theta_{\Pi(w,G)}$  con ambiente el modelo **LOCAL**, con la entrada  $w$ , para una grafica  $G$  con una cierta topología, es tal que **acepta**.

## 2.2. Diseño del algoritmo

**Remark.** Trivialmente, podemos pensar que al darle la entrada la cadena que es aceptada por una máquina de Turing  $TM$ , es consumida tal que cada proceso la tiene enteramente como entrada, i.e  $\Pi(w)$  entonces de manera local se da que  $p_j(w)$ ,  $\forall v_j$ , entonces este proceso en particular es tal que en algún momento de la ejecución (para alguna ejecución  $\Theta_{\Pi(w,G)}$ ), exista una configuración  $C_k$ , y en esta exista un estado  $q_{r,k}$ , tal que  $q_{r,k} = q_{accept}$ , pues su respectivo proceso  $p_r$  es una máquina de Turing, por lo tanto de manera global,  $w \in L(\Pi)$ , pero podemos observar que la forma de la entrada en el algoritmo  $\Pi$  es de manera no distribuida, pues de manera intuitiva todos los procesos saben toda la información.

Entonces no es verdaderamente un diseño de un algoritmo distribuido, por lo tanto procederemos a diseñar de manera distribuida el siguiente algoritmo:

Daremos la distribución de la información a manera de contricante de la siguiente manera:

Sea  $w \in L(TM)$ , para una máquina de Turing  $TM$  arbitraria, entonces decimos que una rebanada de la cadena  $w[i]$  o con notación de índice  $w_i$  tiene localidad  $i$ .

Esta semántica nos va a permitir definir lo siguiente:

**Definition 26.** Sea  $p_k$  un proceso de una gráfica  $G$ , con cierta topología, entonces diremos que tendrá una familia  $f_k$  de posibles entradas, formada por caracteres  $w_t$ , con  $t$  localidad para un algoritmo distribuido  $\Pi$ , con ambientación en modelo **LOCAL**

Esto nos da la noción del control externo de las entradas, que por el momento esto nos esta generando una cierta familiaridad del papel a un alto nivel de la visión del contrincante, como podremos observar esta es la contraparte del algoritmo que esta gobernando computacionalmente (o por la capa de computo) del algoritmo. Entonces nos propondremos el siguiente diseño del algoritmo que nos dará a priori la solución del problema que estamos atacando.

---

### Algorithm 1 *Simula\_Algo\_TM(w)*

---

```

for all round  $\leftarrow$  1 do
   $v_j(w_i)$  {Código para  $v_j$ }
  read( $w_i$ )
  while true do
    call  $\delta(q_j, w_i)$ 
     $(q_r, w_r, P) \leftarrow \delta(q_j, w_i)$ 
  end while
  if  $q_r == q_{accept}$  then
    return  $q_r$ 
  end if
else
   $MSG \leftarrow \langle q_r, w_r \rangle$ 
  send( $MSG$ ) to  $Neighbours(j)$  {vecinos de  $j$ }
end for

```

---



## 2.3. Descripción del algoritmo

Observando el pseudocódigo del algoritmo, podemos observar que vamos a hacer la iteración por rondas, *round*, en virtud del ambiente **local**, entonces hacemos el código para cada proceso  $v_k$ , luego hacemos la lectura de la entrada  $w_i$ , que es la que es por la inicialización o después de una operación *deliver*(*MSG*), luego hacemos una iteración, en la cual haremos llamadas de  $\delta()$ , y actualizaremos la salida de dicho llamado, para repetir este proceso hasta que la localidad de la cadena de salida  $w_r$ , sea de localidad no asignada a la familia de caracteres de la cadena, asignada a el proceso actual, el cual es asignado por el lado del contrincante, que es el agente externo del sistema distribuido. Finalmente tomamos la decisión de regresar el estado de  $q_{accept}$ , si el estado  $q_r == q_{accept}$ ; en otro caso hacemos una operación *send*(*MSG*) a los vecinos del proceso actual  $v_k$ . Lo que sigue, es demostrar que este algoritmo es correcto, lo cual se enunciará en el siguiente teorema.

## 2.4. Demostración del procedimiento *Simula\_Algo\_TM*

**Theorem 2.** *El algoritmo *Simula\_Algo\_TM* es correcto.*

*Demostración.* Sea  $r$  una ronda de la ejecución del algoritmo  $\Pi = \text{Simula\_Algo\_TM}$ , al inicio de esa ronda se estará iniciando un evento del tipo *COMPUTE*( $k$ ), de nuestro repertorio de eventos para el proceso  $v_k$ , por la naturaleza de la distribución de la información llegará un momento de la iteración en la que se de una estructura de dato  $msg \leftarrow \langle q_r, w_r, P \rangle$ , arrojada por el llamado iterativo de  $\delta$ , ya que la localidad de  $w_r$  no está asignada a  $v_k$ , sin pérdida de generalidad. Entonces, siguiendo el código, observamos que tenemos una lógica para la estructura de dato: si  $q_r == q_{accept}$ , entonces  $w \in L(\Pi)$ , y se acabaría la ejecución en dicha ronda. Si no, entonces hacemos la operación *Send*( $t, MSG$ ), donde sin pérdida de generalidad  $t$  representa el índice de uno de los vecinos del proceso  $v_k$ , por otro lado como  $w \in L(TM)$  entonces  $\exists v_l$  en la ronda  $r + 1$  tal que al final dicha ronda  $\exists q_l$  estado tal que  $q_l == q_{accept}$ .  
 $\therefore w \in L(\pi)$ , por lo tanto el algoritmo es correcto. □

Una vez que tenemos la corrección del algoritmo se desprende a manera de corolario la simulación de *TM* en *LOCAL*.

**Corollary 1.** *Sea *TM* una máquina de Turing, entonces:*

$$\forall w \in L(TM) \exists \Pi \text{ algoritmo con ambientación } LOCAL \text{ t.q. } w \in L(\Pi) \quad (2.3)$$

*Demostración.* Sean  $w \in L(TM)$  para una máquina de Turing y  $\Pi = \text{Simula\_Algo\_TM}$ ,  $\Pi(w)$  como dicho algoritmo es correcto por el teorema 2, entonces ya tenemos un algoritmo en *LOCAL* que hace que  $w \in L(w) \forall w \in L(TM)$ , que semánticamente se reduce a que  $\Pi$  **simula** a *TM*, con *TM* una **máquina de Turing** abstracta. □

Entonces una vez que tenemos un algoritmo que es correcto a nivel semántico, la siguiente pregunta es la complejidad asociada a la ejecución de  $\Pi \leftarrow \text{Simula\_Algo\_TM}$  tanto espacial, de comunicación así como temporal.

#### **2.4.1. Complejidad del algoritmo**