

Sistema de monitoreo de temperatura

Especificaciones

V1.0 — Enero 2026

Erika Garcia

Diseño Digital II

Índice

Índice	2
1. Introducción	3
1.1. Alcance del diseño	3
1.2. Definiciones y acrónimos	3
2. Especificaciones del Sistema	3
2.1. Parámetros de Operación	3
2.1.1. Rango de Temperatura y Escalado	3
2.1.2. Resolución y Precisión	4
2.2. Lógica de Control	4
2.2.1. Estados del Sistema	4
2.2.2. Condiciones de Transición	4
2.2.3. Lógica de persistencia	5
2.2.4. Lógica de alerta automática	5
3. Arquitectura general	5
3.1. Microarquitectura	5
3.2. Flujo de Datos y Control	6
3.3. Jerarquía de diseño	6
3.4. Puertos del sistema	6
3.5. Entorno de Verificación	6
3.6. Descripción de Módulos	7
3.6.1. Módulo: comparador_temp	7
3.6.2. Módulo: persistencia_ctr	8
3.6.3. Módulo: estado_temp (FSM)	9
4. Entorno de verificación	11
4.1. Requisitos funcionales	11
4.2. Estrategia de verificación	11
4.2.1. Estados verificable	11
4.3. Testbench	12
4.3.1. Generación de Estímulos	12
4.4. Plan de Pruebas	13
4.5. SystemVerilog Assertions (SVA)	13

4.6. Cobertura Funcional	13
4.6.1. Cover Properties	14
4.6.2. Coverpoints	14
4.6.3. Coberturas	14
5. Análisis y resultados	16
5.1. Métricas obtenidas	16
6. Conclusiones	16
7. Apéndices	17

Índice de figuras

1. Microarquitectura del sistema de monitoreo de temperatura	5
2. Cobertura del sistema	16

Índice de cuadros

1. Rangos operativos del sistema	4
2. Estados de operación del sistema	4
3. Jerarquía y función de los módulos del sistema	6
4. Puertos del sistema	6
5. Parámetros del módulo comparador_temp	7
6. Puertos del módulo	7
7. Puertos del módulo	8
8. Puertos del módulo	9
9. Jerarquía de clases para generación de estímulos	12
10. Plan de pruebas implementado	13
11. Aserciones SystemVerilog implementadas en el módulo fv_monitoreo	13
12. Propiedades de cobertura funcional	14
13. Coverpoints definidos para cobertura funcional	14

1. Introducción

Este documento presenta las especificaciones de un sistema digital de monitoreo de temperatura con arquitectura jerárquica de FSM, implementado en SystemVerilog para aplicaciones de control térmico en invernaderos y sistemas embebidos. El propósito es:

- Proporcionar los requisitos del sistema.
- Describir la arquitectura implementada (procesamiento, temporización, control).
- Especificar los estados de la máquina de estados finitos (FSM) y condiciones de transición.
- Documentar el mecanismo de contador de persistencia para filtrado de transitorios.
- Proporcionar la estructura de RTL y metodología de verificación.

1.1. Alcance del diseño

El diseño abarca desde la recepción de datos de temperatura escalados de 11 bits signado hasta el control de actuadores (calefactor y ventilador) mediante una lógica de persistencia configurable y una máquina de estados finitos (FSM).

1.2. Definiciones y acrónimos

- **FSM**: Máquina de Estados Finitos (Finite State Machine).
- **RTL**: Nivel de Transferencia de Registros (Register Transfer Level).
- **SVA**: Aserciones de SystemVerilog (SystemVerilog Assertions).
- **Persistencia (N)**: Número de ciclos consecutivos requeridos para validar un cambio de estado crítico.
- **T_escalada**: Valor de temperatura multiplicado por 10 ($T \times 10$) para procesamiento de enteros.
- **DUT**: Device Under Test - Dispositivo bajo prueba.

2. Especificaciones del Sistema

2.1. Parámetros de Operación

2.1.1. Rango de Temperatura y Escalado

El sistema opera en el rango típico de sensores comerciales de temperatura de propósito general (-40.0°C a 85.0°C), con una resolución de 0.1°C, utilizando escalado $\times 10$ para convertir a valores enteros (-400 a 850).

Los umbrales implementados en el diseño están específicamente enfocados para monitoreo ambiental en invernaderos, donde temperaturas inferiores a 18.0°C o superiores a 25.9°C pueden afectar el crecimiento vegetal.

$$\text{Valor procesado} = \text{Temperatura } (\text{°C}) \times 10$$

Condición	Rango Real (°C)	Rango Escalado
BAJO	$T < 18,0$	$T < 180$
NORMAL	$18,0 \leq T \leq 25,9$	$180 \leq T \leq 259$
ALTO	$T > 25,9$	$T > 259$

Cuadro 1: Rangos operativos del sistema

2.1.2. Resolución y Precisión

- **Resolución:** 0.1°C
- **Representación:** 11 bits con signo en complemento a 2
- **Ancho de entrada:** 11 bits (rango -1024 a 1023)
- **Rango de interés:** -400 a 850

2.2. Lógica de Control

2.2.1. Estados del Sistema

Estado	Código	Calefactor	Ventilador	Alerta
NORMAL	00	0	0	0
BAJA	01	0	0	0
ALTO	10	0	0	0
ALERTA	11	1 si $T < 180$	1 si $T > 259$	1

Cuadro 2: Estados de operación del sistema

2.2.2. Condiciones de Transición

- **NORMAL a BAJA:** Cuando temperatura < 180 (18.0°C)
- **NORMAL a ALTO:** Cuando temperatura > 259 (25.9°C)
- **BAJA a NORMAL:** Cuando temperatura retorna a $[180, 259]$
- **ALTO a NORMAL:** Cuando temperatura retorna a $[180, 259]$
- **BAJO a ALERTA:** per_bajo activo (5 ciclos de frío)
- **ALTO a ALERTA:** per_alto activo (5 ciclos de calor)
- **BAJO a ALTO:** Cambio directo $T > 259$
- **ALTO a BAJO :** Cambio directo $T < 180$
- **ALERTA a NORMAL:** Cuando temperatura retorna a rango normal
- **ALERTA a BAJO:** $T < 180$ sin persistencia
- **ALERTA a ALTO:** $T > 259$ sin persistencia

2.2.3. Lógica de persistencia

- **Propósito:** Filtrar transitorios breves del sensor
 - **Valor por defecto:** $N = 5$ ciclos de reloj
 - **Contador:** Se implementa dos contadores independientes, con el objetivo de separar la persistencia en temperatura baja y alta. Incrementa mientras la temperatura está fuera de rango normal
 - **Reset :** Cuando temperatura vuelve a rango normal

2.2.4. Lógica de alerta automática

Características:

- la alerta se activa cuando la condición de temperatura baja o alto mantiene persistencia durante N ciclos de reloj consecutivos, descartando eventos transitorios aislados.
 - la alerta se desactiva automáticamente al volver a la temperatura normal o si la temperatura sale del rango crítico o pierde persistencia, la FSM transiciona de **ALERTA** a los estados **BAJO** o **ALTO** según corresponda, apagando los actuadores pero manteniendo el monitoreo preventivo.
 - La activación selectiva de actuadores: El **calefactor** se habilita exclusivamente tras la validación de persistencia de frío ($T < 180$), mientras que el **ventilador** opera únicamente tras la validación de persistencia de calor ($T > 259$).

3. Arquitectura general

3.1. Microarquitectura

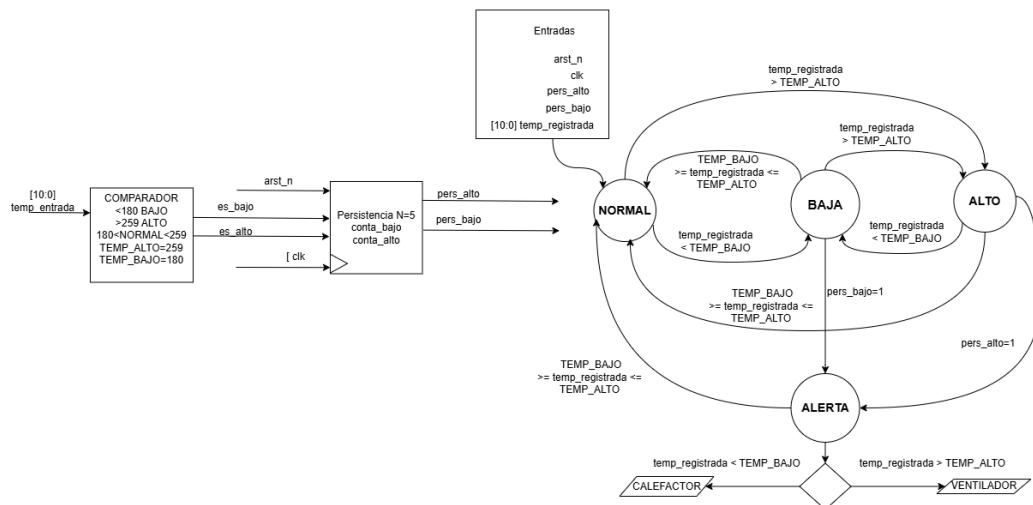


Figura 1: Microarquitectura del sistema de monitoreo de temperatura

3.2. Flujo de Datos y Control

La temperatura ingresa al **comparador_temp**, el cual genera los flags inmediatos **es_bajo** y **es_alto**. Estos alimentan al bloque **persistencia_ctrl**, que genera señales de validación (**per_bajo**, **per_alto**) solo si los flags se mantienen estables por N ciclos. Finalmente, la FSM **estado_temp** procesa la temperatura registrada y las señales de persistencia para determinar el estado actual y activar las señales para los actuadores.

3.3. Jerarquía de diseño

El proyecto se divide en arquitectura RTL y el entorno de verificación. El sistema se organiza:

Nivel	Módulo	Función
Raíz	monitoreo_top	Integración
Nivel 1	estado_temp	Control (FSM).
Nivel 2	persistencia_ctrl	Temporización y persistencia
Nivel 3	comparador_temp	Procesamiento de datos

Cuadro 3: Jerarquía y función de los módulos del sistema

3.4. Puertos del sistema

Puerto	Dirección	Ancho	Descripción
clk	Entrada	1 bit	Reloj del sistema (Único, síncrono al flanco de subida)
rst_n	Entrada	1 bit	Reset asíncrono activo en bajo
temp_entrada	Entrada	11 bits	Temperatura escalada del sensor ($T \times 10$)
alerta	Salida	1 bit	Indicador de condición de alerta
calefactor	Salida	1 bit	Activación del sistema de calefacción
ventilador	Salida	1 bit	Activación del sistema de ventilación
estado_actual	Salida	2 bits	Estado actual de la FSM
cont_bajo	Salida	3 bits	Contador de persistencia de frío (0-5)
cont_alto	Salida	3 bits	Contador de persistencia de calor (0-5)
per_bajo	Salida	1 bit	Señal de persistencia de frío alcanzada
per_alto	Salida	1 bit	Señal de persistencia de calor alcanzada

Cuadro 4: Puertos del sistema

3.5. Entorno de Verificación

Compuesto por módulos dedicados a la validación y cobertura del diseño:

- **monitoreo_pkg.sv**: Package que contiene las definiciones de clases para generación de estímulos y parámetros de configuración, asegurando la consistencia de datos.
- **interface_monitoreo.sv**: Encapsula las señales del DUT, facilitando la conexión con el testbench y permitiendo el monitoreo de señales internas.
- **monitoreo_tb.sv**: Testbench principal que implementa múltiples casos de prueba, incluyendo pruebas de persistencia, transiciones, límites y valores extremos.
- **fv_monitoreo.sv**: Módulo de verificación formal que contiene SVA para validar propiedades críticas del sistema como exclusión mutua, persistencia y seguridad de actuadores.

- **cov_monitoreo.sv**: Implementa covergroups para medir la cobertura funcional, incluyendo estados de la FSM, transiciones, rangos de temperatura y valores de contadores.

3.6. Descripción de Módulos

3.6.1. Módulo: comparador_temp

Se encarga de determinar si la temperatura de entrada se encuentra por debajo del umbral de frío o por encima del umbral de calor. Implementa lógica combinacional.

Parámetros

Parámetro	Valor	Descripción
TEMP_BAJO	180	Límite superior para condición de frío (18.0°C).
TEMP_ALTO	259	Límite inferior para condición de calor (25.9°C).

Cuadro 5: Parámetros del módulo comparador_temp

Puertos

Señal	Tipo	Dirección	Ancho	Descripción
temp_entrada	logic signed	Entrada	11	Temperatura escalada ($T \times 10$).
es_bajo	logic	Salida	1	Activa cuando temp_entrada < TEMP_BAJO.
es_alto	logic	Salida	1	Activa cuando temp_entrada > TEMP_ALTO.

Cuadro 6: Puertos del módulo

Implementación en SystemVerilog:

```

1 module comparador_temp(
2     input logic signed [10:0] temp_entrada,           // temperatura de entrada del sensor
3     output logic es_bajo,                            // temp < 180 (para contador frío)
4     output logic es_alto                           // temp > 259 (para contador calor)
5 );
6
7     // Parámetros de rango ya escalado
8     parameter TEMP_BAJO = 180;          // 18 C se fija la temperatura como límite máximo
9         para frío
10    parameter TEMP_ALTO = 259;          // 25.9 C se fija la temperatura como límite máximo
11        para alto
12
13    // Comparación de la temperatura
14    assign es_bajo = (temp_entrada < TEMP_BAJO); // devuelve si la temperatura
15        registrada está en el rango bajo
16    assign es_alto = (temp_entrada > TEMP_ALTO); // devuelve si la temperatura
17        registrada está en el rango alto
18
19 endmodule

```

Listing 1: Modulo comparador

3.6.2. Módulo: persistencia_ctr

El módulo `persistencia_ctr` actúa como un filtro para eliminar la sensibilidad del sistema ante ruidos eléctricos o fluctuaciones térmicas transitorias del sensor. Su arquitectura se fundamenta en el uso de dos contadores síncronos independientes, `cont_bajo` y `cont_alto`, ambos de 3 bits, controlados por un parámetro configurable $N = 5$. El funcionamiento del módulo se rige por el flanco de subida del reloj (`clk`) y un reset asíncrono (`rst_n`) que garantiza un estado inicial nulo. Mientras la señal `es_bajo` se mantenga activa, el contador respectivo incrementa su valor secuencialmente hasta alcanzar el límite N . Si `es_bajo` se desactiva (la temperatura sale de la zona de frío), el contador se resetea inmediatamente a cero. El comportamiento del contador de calor es similar al anterior.

Cuando cualquiera de ellos alcanza este valor N , se activa la señal de persistencia correspondiente (`per_bajo` o `per_alto`). Estas señales se generan de forma combinacional, lo que permite que la FSM reaccione en el mismo ciclo en que se cumple la condición de persistencia.

Puertos

Señal	Tipo	Dirección	Ancho	Descripción
<code>clk</code>	logic	Entrada	1	Reloj del sistema.
<code>rst_n</code>	logic	Entrada	1	Reset asíncrono activo en bajo.
<code>es_bajo</code>	logic	Entrada	1	Indicador de condición de frío.
<code>es_alto</code>	logic	Entrada	1	Indicador de condición de calor.
<code>cont_bajo</code>	logic	salida	3	Contador de ciclos en condición de frío (0–5).
<code>cont_alto</code>	logic	salida	3	Contador de ciclos en condición de calor (0–5).
<code>per_bajo</code>	logic	salida	1	Señal de persistencia de frío.
<code>per_alto</code>	logic	salida	1	Señal de persistencia de calor.

Cuadro 7: Puertos del módulo

Implementación en SystemVerilog:

```

1 module persistencia_ctr #(parameter N = 5)(
2     input logic clk,                                // reloj del sistema
3     input logic rst_n,                               // reset asíncrono
4     input logic es_bajo,                            // temp < 180
5     input logic es_alto,                            // temp > 259
6     output logic [2:0] cont_bajo,                  // contador para la temperatura registrada en
                                                 // bajo
7     output logic [2:0] cont_alto,                  // contador para la temperatura registrada en
                                                 // alto
8     output logic per_bajo,                         // Persistencia de frío
9     output logic per_alto                          // Persistencia de calor
10 );
11
12     always_ff (posedge clk, negedge rst_n) begin
13         if (!rst_n) begin                           // reset del sistema
14             cont_bajo <= 3'd0;
15             cont_alto <= 3'd0;
16         end else begin
17             if (es_bajo) begin                      // si la persistencia está en alto
18                 if (cont_bajo < N)
19                     cont_bajo <= cont_bajo + 1; // se incrementa el el contador para
                                                 // temperatura baja
20             end else begin
21                 cont_bajo <= 3'd0;
22             end
23
24         if (es_alto) begin

```

```

25         if (cont_alto < N)
26             cont_alto <= cont_alto + 1; // se incrementa el el contador para
27             temperatura alta
28         end else begin
29             cont_alto <= 3'd0;
30         end
31     end
32
33     assign per_bajo= (cont_bajo >= N-1) && es_bajo; // logica combinacional para
34     asignar la condicion de persistencia en bajo
35     assign per_alto= (cont_alto >= N-1) && es_alto;// logica combinacional para
36     asignar la condicion de persistencia alto
37
38 endmodule

```

Listing 2: Modulo de persistencia

3.6.3. Módulo: estado_temp (FSM)

El módulo `estado_temp` constituye la unidad de control central del sistema, implementando una Máquina de Estados Finitos (FSM) de tipo Moore-Mealy que gestiona la lógica de alerta y la activación de actuadores. La FSM está definida con cuatro estados operativos: NORMAL (00), BAJO (01), ALTO (10) y ALERTA (11). El diseño utiliza un enfoque síncrono para las transiciones de estado, regido por el flanco de subida de `clk`, y cuenta con un reset asíncrono (`arst_n`) que fuerza el retorno inmediato al estado NORMAL, garantizando un punto de partida seguro. La FSM permite transiciones directas entre BAJO y ALTO, si la temperatura cruza los umbrales antes de completar el ciclo de persistencia, de modo que, si en estado ALERTA se pierde la persistencia pero la temperatura sigue fuera de rango, el sistema retroceda a los estados intermedios (BAJO o ALTO) para re-evaluar la condición.

La lógica de salida de los actuadores se implementa de forma combinacional para asegurar una respuesta inmediata.

Puertos

Señal	Tipo	Dirección	Ancho	Descripción
<code>clk</code>	logic	Entrada	1	Reloj del sistema.
<code>arst_n</code>	logic	Entrada	1	Reset asíncrono activo en bajo.
<code>temp registrado</code>	logic signed	Entrada	11	Temperatura de entrada.
<code>per_bajo</code>	logic	Entrada	1	Señal de persistencia de frío.
<code>per_alto</code>	logic	Entrada	1	Señal de persistencia de calor.
<code>alerta</code>	logic	Salida	1	Indicador de condición de alerta.
<code>calefactor</code>	logic	Salida	1	Activación del calefactor.
<code>ventilador</code>	logic	Salida	1	Activación del ventilador.
<code>estado_actual</code>	logic	Salida	2	Codificación del estado actual de la FSM.

Cuadro 8: Puertos del módulo

Implementación en SystemVerilog:

```

1  always_ff (posedge clk, negedge arst_n) begin
2      if (!rst_n) begin
3          estado      <= NORMAL;    // Para iniciar en la maquina de estado
4      end else begin
5          case (estado)

```

```

6      NORMAL: begin
7          if (temp_registrado < TEMP_BAJO) estado <= BAJO;
8          else if (temp_registrado > TEMP_ALTO) estado <= ALTO;
9      end
10     BAJO: begin
11         if (per_bajo) begin
12             estado <= ALERTA;
13         end else if (temp_registrado >= TEMP_BAJO && temp_registrado <=
14             TEMP_ALTO) begin
15             estado <= NORMAL;
16         end else if (temp_registrado > TEMP_ALTO) begin
17             estado <= ALTO;
18         end
19     end
20     ALTO: begin
21         if (per_alto)begin
22             estado <= ALERTA;
23
24         end else if (temp_registrado >= TEMP_BAJO && temp_registrado <=
25             TEMP_ALTO) begin
26             estado <= NORMAL;
27         end else if (temp_registrado < TEMP_BAJO) begin
28             estado <= BAJO;
29         end
30     end
31     ALERTA: begin
32         if (temp_registrado >= TEMP_BAJO && temp_registrado <= TEMP_ALTO)
33             begin // retorno a estado normal
34             estado <= NORMAL;
35         end else if (temp_registrado < TEMP_BAJO && !per_bajo) begin
36             estado <= BAJO;
37         end else if (temp_registrado > TEMP_ALTO && !per_alto) begin
38             estado <= ALTO;
39         end
40     end
41     endcase
42
43     end
44 end

```

Listing 3: Modulo de FSM

4. Entorno de verificación

El entorno de verificación está diseñado como una arquitectura modular que separa la generación de estímulos, la observación de señales y la validación del comportamiento del DUT.

1. Package OOP (`monitoreo_pkg.sv`): Generación de estímulos mediante clases.
2. interface (`interface_monitoreo.sv`): Encapsulación de señales.
3. Testbench (`monitoreo_tb.sv`): Coordina la ejecución de escenarios.
4. El módulo de aserciones (`fv_monitoreo.sv`) Verificación formal SVA.
5. El módulo de cobertura (`cov_monitoreo.sv`) Medición de cobertura funcional.

4.1. Requisitos funcionales

■ Detección de umbrales

El sistema debe identificar condiciones de temperatura baja cuando $T < 18,0^{\circ}\text{C}$ y alta cuando $T > 25,9^{\circ}\text{C}$, con resolución de 0.1°C (representación escalada $\times 10$).

■ Validación por persistencia

El sistema debe ignorar fluctuaciones térmicas cuya duración sea menor a $N = 5$ ciclos de reloj consecutivos.

■ Exclusión mutua de actuadores

El sistema no debe activar simultáneamente las salidas calefactor y ventilador bajo ninguna condición de operación.

■ Recuperación automática

El sistema debe desactivar inmediatamente los actuadores cuando la temperatura regrese al rango normal [180, 259] (18.0°C a 25.9°C).

■ Reset prioritario

La activación de `rst_n` debe forzar el estado NORMAL y desactivar todos los actuadores en menos de un ciclo de reloj.

■ Filtrado de ruido

Eventos de temperatura fuera de rango cuya duración sea menor a N ciclos no debe provocar la transición al estado ALERTA.

4.2. Estrategia de verificación

4.2.1. Estados verificable

1. NORMAL \rightarrow BAJO ($T < 180$)
2. NORMAL \rightarrow ALTO ($T > 259$)
3. BAJO \rightarrow NORMAL (T vuelve a [180,259])
4. ALTO \rightarrow NORMAL (T vuelve a [180,259])
5. BAJO \rightarrow ALERTA ($\text{contador} \geq N$)

6. ALTO → ALERTA (contador $\geq N$)
7. ALERTA (por Frío) → ALTO (Ocurre cuando $T > 259$. Se pierde la persistencia de frío y el sistema transiciona para evaluar la nueva condición de calor.)
8. ALERTA (por calor) → BAJO (Ocurre cuando $T < 180$. Se pierde la persistencia de calor y el sistema transiciona para evaluar la nueva condición de frío.)
9. ALERTA → NORMAL (T vuelve a rango normal)
10. BAJO → ALTO (cambio directo $T > 259$)
11. ALTO → BAJO (cambio directo $T < 180$)

4.3. Testbench

Basado en clases con randomización restringida (temp_bajo, temp_normal, temp_alto, temp_fuera_rango).

Parámetros globales

- TEMP_BAJO = 180: Límite para condición de frío (18.0°C).
- TEMP_ALTO = 259: Límite para condición de calor (25.9°C).
- MIN_SENSOR = -400: Valor mínimo del sensor (-40.0°C).
- MAX_SENSOR = 850: Valor máximo del sensor (85.0°C).

4.3.1. Generación de Estímulos

Se implementa una jerarquía de clases orientadas a objetos para modelar el comportamiento del sensor de temperatura y generar escenarios representativos de operación.

Clase	Restricción (Constraint)	Propósito
temp_base	valor inside [MIN_SENSOR:MAX_SENSOR]	Clase base que garantiza que los valores generados se encuentren dentro del rango físico válido del sensor.
temp_bajo	valor <180	Generación de escenarios de temperatura baja para validar detección de frío.
temp_normal	valor inside [180:259]	Generación de condiciones de operación estable dentro del rango nominal.
temp_alto	valor >259	Generación de escenarios de temperatura alta para validar detección de calor.
temp_persistente	valor inside [prev-2 : prev+2]	Simulación de estabilidad térmica (baja variación) para verificar la lógica de persistencia.
temp_fuera_rango	valor inside [-1024:-401], [851:1023]	Generación de condiciones fuera de rango para pruebas de robustez del bus de 11 bits.

Cuadro 9: Jerarquía de clases para generación de estímulos

4.4. Plan de Pruebas

Caso	Nombre	Descripción	Estímulos	Resultado
1	T_NORMAL_B	Normal básico	4 valores normales	Verificado
2	T_BAJO_INM	Frío inmediato	4 valores bajos	Verificado
3	T_ALTO_INM	Calor inmediato	4 valores altos	Verificado
4	T_BAJO_PERS	Frío persistente	5 ciclos < 180	Verificado
5	T_ALTO_PERS	Calor persistente	5 ciclos > 259	Verificado
6	T_RECUPERACION	Recuperación BAJO→NORMAL	5 frío + 5 normal	Verificado
7	T_BAJO_ALTO	Transición BAJO→ALTO	5 frío + calor	Verificado
8	T_ALTO_BAJO	Transición ALTO→BAJO	5 calor + frío	Verificado
9	T_TRANS_ALTO	Transitorio calor	3 calor + normal	Verificado
10	T_TRANS_BAJO	Transitorio frío	3 frío + normal	Verificado
11	T_LIM_BAJO	Límite 179→180	179, 180	Verificado
12	T_LIM_ALTO	Límite 259→260	259, 260	Verificado
13	LIMITE_INFERIOR	Valores extremos negativos	-1024 a -401	Verificado
14	LIMITE_SUPERIOR	Valores extremos positivos	851 a 1023	Verificado
15	RESET_SISTEMA	Reset en diferentes estados	Reset en NORMAL y ALERTA	Verificado

Cuadro 10: Plan de pruebas implementado

4.5. SystemVerilog Assertions (SVA)

Implementadas en fv_monitoreo.sv

Tabla de Aserciones SVA

#	Nombre	Descripción
1	alerta_en_reset	Durante reset, la alerta debe estar desactivada
2	ventilador_en_reset	Durante reset, el ventilador debe estar apagado
3	calefactor_en_reset	Durante reset, el calefactor debe estar apagado
4	persistencia_frio	5 ciclos de frío, al siguiente ciclo se activan alerta y calefactor
5	persistencia_calor	5 ciclos de calor, al siguiente ciclo se activan alerta y ventilador
6	estabilidad_normal	En rango normal, la alerta debe ser 0 en el próximo ciclo
7	recuperacion_normal	En estado NORMAL, la alerta debe ser 0
8	exclusion	Calefactor y ventilador nunca se activan simultáneamente
9	salida_alerta	Si la alerta está activa mientras la temperatura del ciclo anterior estaba dentro del rango normal, entonces la alerta debe desactivarse en el siguiente ciclo
10	seguridad_calefactor	Calefactor solo con alerta y temperatura baja
11	seguridad_ventilador	Ventilador solo con alerta y temperatura alta
12	transicion_frio_normal	Transición de frío a normal debe llevar a estado NORMAL
13	transicion_frio_calor	Transición directa de frío a calor puede llevar a ALTO o ALERTA

Cuadro 11: Aserciones SystemVerilog implementadas en el módulo fv_monitoreo

4.6. Cobertura Funcional

La cobertura funcional se implementa mediante el módulo cov_monitoreo.sv, que utiliza covergroups de SystemVerilog para medir qué porcentaje de los escenarios de interés han sido ejercitados durante la simulación.

4.6.1. Cover Properties

#	Nombre	Descripción
1	exclusion_mutua_visto	Verifica que la condición prohibida (activación simultánea de ambos actuadores) sea observable para validar el chequeo de seguridad.
2	alerta_activada	Mide el número de veces que la señal de alerta fue activada durante la simulación.
3	cont_bajo_cinco_alcanzado	Registra las ocasiones en las que el contador de frío alcanzó el valor máximo de persistencia (5 ciclos).
4	cont_alto_cinco_alcanzado	Registra las ocasiones en las que el contador de calor alcanzó el valor máximo de persistencia (5 ciclos).
5	estado_alerta_alcanzado	Mide cuántas veces la FSM entró en el estado ALERTA.

Cuadro 12: Propiedades de cobertura funcional

```

1 'COV(mon, exclusion_mutua_visto, 1'b1 |->, !(ventilador && calefactor))
2 'COV(mon, alerta_activada, 1'b1 |->, (alerta == 1))
3 'COV(mon, cont_bajo_cinco_alcanzado, 1'b1 |->, (cont_bajo == 5))
4 'COV(mon, cont_alto_cinco_alcanzado, 1'b1 |->, (cont_alto == 5))
5 'COV(mon, estado_alerta_alcanzado, 1'b1 |->, (estado_actual == 2'b11))

```

Listing 4: cover properties

4.6.2. Coverpoints

#	Coverpoint	Señal	Descripción
1	cp_temp	temp_entrada	Cobertura de los rangos de temperatura para verificar estimulación de todo el dominio de operación.
2	cp_estado	estado_actual	Cobertura de los estados de la FSM para asegurar que todos los estados sean alcanzados.
3	cp_contador_bajo	cont_bajo	Cobertura del valor del contador de persistencia de frío.
4	cp_contador_alto	cont_alto	Cobertura del valor del contador de persistencia de calor.
5	cp_actuadores	{calefactor, ventilador}	Cobertura de las combinaciones válidas de activación de actuadores.
6	cp_fsm_trans	estado_actual	Cobertura de transiciones entre estados de la FSM.

Cuadro 13: Coverpoints definidos para cobertura funcional

4.6.3. Coberturas

Se han implementado las siguientes coberturas:

```

1 cp_temp: coverpoint temp_entrada {
2     bins min_sensor      = { MIN_SENSOR };
3     bins rango_bajo       = { [MIN_SENSOR+1 : TEMP_BAJO-2] };
4     bins limite_bajo      = { TEMP_BAJO - 1 };
5     bins limite_normal_inf = { TEMP_BAJO };

```

```

6   bins rango_normal    = { [TEMP_BAJO+1 : TEMP_ALTO-1] };
7   bins limite_normal_sup = { TEMP_ALTO };
8   bins limite_alto      = { TEMP_ALTO + 1 };
9   bins rango_alto       = { [TEMP_ALTO+2 : MAX_SENSOR-1] };
10  bins max_sensor      = { MAX_SENSOR };
11 }

```

Listing 5: Cobertura de rangos de temperatura

```

1 cp_estado: coverpoint estado_actual {
2     bins NORMAL = {2'b00};
3     bins BAJO = {2'b01};
4     bins ALTO = {2'b10};
5     bins ALERTA = {2'b11};
6     illegal_bins otros = default;
7 }

```

Listing 6: Cobertura de Estados de la FSM

```

1 cp_actuadores: coverpoint {calefactor, ventilador} {
2     bins ambos_off = {2'b00};
3     bins solo_calefactor = {2'b10};
4     bins solo_ventilador = {2'b01};
5     illegal_bins ambos_on = {2'b11};
6 }

```

Listing 7: Cobertura de Actuadores

```

1 cp_fsm_trans: coverpoint estado_actual {
2     bins normal_a_bajo = (2'b00 => 2'b01);
3     bins normal_a_alto = (2'b00 => 2'b10);
4     bins bajo_a_normal = (2'b01 => 2'b00);
5     bins alto_a_normal = (2'b10 => 2'b00);
6     bins bajo_a_alerta = (2'b01 => 2'b11);
7     bins alto_a_alerta = (2'b10 => 2'b11);
8     bins recu_auto = (2'b11 => 2'b00);
9     bins transitorio_bajo = (2'b00 => 2'b01 => 2'b00);
10    bins transitorio_alto = (2'b00 => 2'b10 => 2'b00);
11 }

```

Listing 8: Cobertura de Estados intermedios de la FSM

5. Análisis y resultados

5.1. Métricas obtenidas

- **Overall Average Grade:** 88.92 %.
- **Cobertura de Código:** 89.91 %.
- **Cobertura Funcional (Covergroups):** 89.36 %.
- **Assertion Status Grade:** 84.62 %.

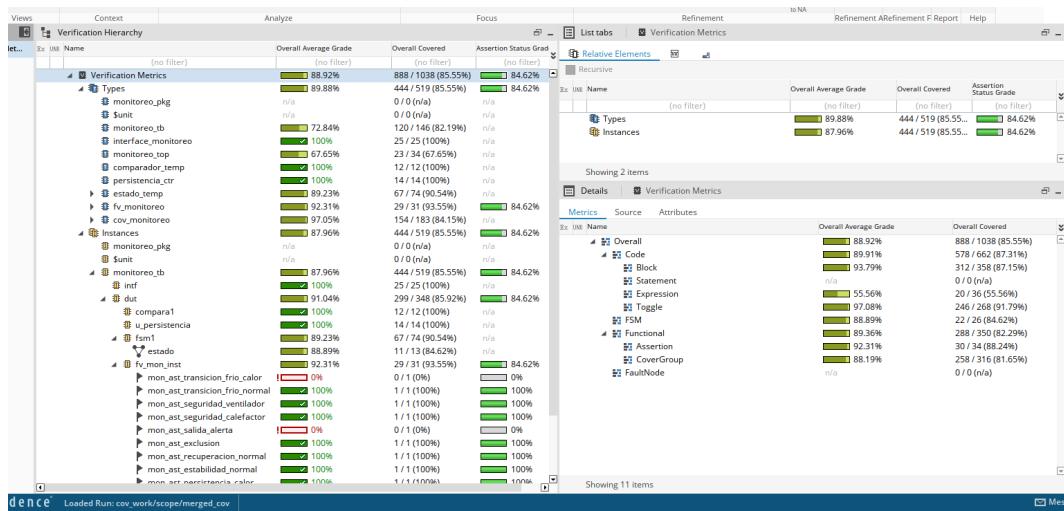


Figura 2: Cobertura del sistema

Tras la ejecución del plan de verificación y el análisis de las métricas de cobertura, se extraen las siguientes observaciones:

Tras completar el ciclo de verificación, se determinó que el 100 % de las aserciones de seguridad operativa fueron validadas sin presentar violaciones lógicas. No obstante, las propiedades `transicion_frio_a_calor` y `salida_alerta` se reportaron como 'no cubiertas'. Este escenario no indica un fallo en el diseño RTL, sino una limitación en la generación de estímulos aleatorios, los cuales no produjeron los gradientes de temperatura extremos ni los tiempos de estabilización necesarios para activar dichas métricas. La falta de cobertura en estas aserciones específicas se identifica como una oportunidad de mejora para el testbench.

6. Conclusiones

Se implementó exitosamente un diseño modular con separación clara de responsabilidades (procesamiento, temporización y control), facilitando la verificación.

Se implementó un conjunto de 13 aserciones que aseguran la integridad del sistema. El cumplimiento de aserciones críticas como la exclusión mutua garantiza que el hardware físico nunca se vea sometido a operaciones de activación simultánea de los actuadores, eliminando riesgos de seguridad. Aunque se identificaron brechas de cobertura en escenarios de transiciones específicas y en rangos de temperatura particulares, esto permitió diagnosticar la necesidad de incluir pruebas dirigidas en el plan de verificación.

Para futuras iteraciones o versiones avanzadas del sistema de monitoreo, se proponen sustituir las señales de encendido/apagado (on/off) por modulación por ancho de pulso (PWM). Esto permitiría, por ejemplo, que el ventilador gire más rápido a medida que la temperatura se aleja del rango normal, optimizando el control térmico y reduciendo el consumo energético.

7. Apéndices

Apéndice A: RTL

```

1  `timescale 1ns / 1ps
2
3  module comparador_temp(
4      input logic signed [10:0] temp_entrada,           // temperatura de entrada del sensor
5      output logic es_bajo,                            // temp < 180 (para contador frío)
6      output logic es_alto                           // temp > 259 (para contador calor)
7  );
8
9      // Parámetros de rango ya escalado
10     parameter TEMP_BAJO = 180;        // 18°C se fija la temperatura como límite mínimo
11         para frío
12     parameter TEMP_ALTO = 259;       // 25.9°C se fija la temperatura como límite máximo
13         para alto
14
15     // Comparación de la temperatura
16     assign es_bajo = (temp_entrada < TEMP_BAJO); // devuelve si la temperatura
17         registrada está en el rango bajo
18     assign es_alto = (temp_entrada > TEMP_ALTO); // devuelve si la temperatura
19         registrada está en el rango alto
20
21 endmodule

```

Listing 9: comparador_temp

```

1  `timescale 1ns / 1ps
2
3  module persistencia_ctrl #(parameter N = 5)(
4      input logic clk,                      // reloj del sistema
5      input logic arst_n,                   // reset asincrónico
6      input logic es_bajo,                 // temp < 180
7      input logic es_alto,                 // temp > 259
8      output logic [2:0] cont_bajo,        // Contador para temperatura baja
9      output logic [2:0] cont_alto,        // Contador para temperatura alta
10     output logic per_bajo,              // Persistencia de frío
11     output logic per_alto               // Persistencia de calor
12 );
13
14     always_ff (posedge clk, negedge arst_n) begin
15         if (!rst_n) begin
16             // Reset sincrónico: ambos contadores se inicializan a cero
17             cont_bajo <= 3'd0;
18             cont_alto <= 3'd0;
19         end else begin
20             if (es_bajo) begin
21                 if (cont_bajo < N)
22                     cont_bajo <= cont_bajo + 1;
23                 // Si ya alcanzó N, mantiene el valor (no incrementa más)
24             end else begin
25                 // Si la condición deja de cumplirse, resetea el contador
26                 cont_bajo <= 3'd0;
27             end

```

```

28         // Contador de calor: incrementa mientras es_alto est  activo
29         if (es_alto) begin
30             if (cont_alto< N)
31                 cont_alto <= cont_alto + 1;
32                 // Si ya alcanz  N, mantiene el valor
33             end else begin
34                 // Si la condici  n deja de cumplirse, resetea el contador
35                 cont_alto <= 3'd0;
36             end
37         end
38     end
39     // L gica combinacional: generaci  n de seales de persistencia
40     // La se al solo estar activa cuando AMBAS condiciones sean verdaderas.
41     assign per_bajo= (cont_bajo >= N-1) && es_bajo;
42     assign per_alto= (cont_alto >= N-1) && es_alto;
43
44 endmodule

```

Listing 10: Modulo persistencia_ctr

```

1  `timescale 1ns / 1ps
2
3 module estado_temp(
4     input logic clk,                                // reloj del sistema
5     input logic arst_n,                             // reset asincrono
6     input logic signed [10:0] temp_registrado, // temperatura
7     input logic per_bajo,                           // Persistencia de fr o (del contador
8         )
9     input logic per_alto,                           // Persistencia de calor (del contador
10    )
11    output logic alerta,                          // se alizaci  n de alerta
12    output logic calefactor, // Se al para calefactor
13    output logic ventilador, // Se al para ventilador
14    output logic [1:0] estado_actual           // estado FSM: NORMAL,FRI0, ALTO,
15        ALERTA
16 );
17
18     // Par metros de temperatura escalada
19     parameter TEMP_BAJO = 180; //la temperatura como limite maximo para frio
20     parameter TEMP_ALTO = 259; //la temperatura como limite maximo para alto
21
22     // Codificaci  n binaria de 2 bits para 4 estados
23     // NORMAL: 00 - Temperatura en rango ptimo
24     // BAJO: 01 - Temperatura inferior a TEMP_BAJO (pre-alerta)
25     // ALTO: 10 - Temperatura superior a TEMP_ALTO (pre-alerta)
26     // ALERTA: 11 - Condici  n persistente alcanzada
27     typedef enum logic [1:0] {NORMAL=2'b00, BAJO=2'b01, ALTO=2'b10, ALERTA=2'b11}
28         estado_t;
29     estado_t estado; // Estado actual de la FSM
30     // La FSM se actualiza en cada flanco positivo de reloj
31     // Reset asncrono: fuerza el estado a NORMAL inmediatamente
32     always_ff (posedge clk, negedge arst_n) begin
33         if (!rst_n) begin
34             estado <= NORMAL; // Reset: sistema comienza en estado NORMAL
35         end else begin
36             // Transiciones seg n estado actual
37             case (estado)
38                 NORMAL: begin
39                     if (temp_registrado < TEMP_BAJO) estado <= BAJO; // Detecci  n
40                         de fr o
41                     else if (temp_registrado > TEMP_ALTO) estado <= ALTO;// Detecci  n de calor
42                         // Si temperatura normal, permanece en NORMAL
43                 end
44                 BAJO: begin // Estado BAJO: pre-alerta de fr o
45             end
46         end
47     end
48
49 endmodule

```

```

40          if (per_bajo) begin    // Persistencia alcanzada: transici n a
41              ALERTA
42          estado <= ALERTA;
43      end else if (temp_registrado >= TEMP_BAJO && temp_registrado <=
44          TEMP_ALTO) begin
45          // Recuperaci n: temperatura vuelve a normal
46          estado <= NORMAL;
47      end else if (temp_registrado > TEMP_ALTO) begin
48          // Cambio directo de fr o a calor
49          estado <= ALTO;
50      end
51          // Si sigue en fr o sin persistencia, permanece en BAJO
52  end
53      ALTO: begin    // Estado ALTO: pre-alerta de calor
54          if (per_alto)begin
55              // Persistencia alcanzada: transici n a ALERTA
56              estado <= ALERTA;
57
58          end else if (temp_registrado >= TEMP_BAJO && temp_registrado <=
59              TEMP_ALTO) begin
60              // Recuperaci n: temperatura vuelve a normal
61              estado <= NORMAL;
62          end else if (temp_registrado < TEMP_BAJO) begin
63              // Cambio directo de calor a fr o
64              estado <= BAJO;
65          end
66          // Si sigue en calor sin persistencia, permanece en ALTO
67  end
68      ALERTA: begin // Estado ALERTA: condici n cr tica
69          if (temp_registrado >= TEMP_BAJO && temp_registrado <= TEMP_ALTO)
70              begin
71                  // Recuperaci n: temperatura vuelve a normal
72                  estado <= NORMAL;
73              end else if (temp_registrado < TEMP_BAJO && !per_bajo) begin
74                  // La temperatura sigue baja pero perdi persistencia
75                  estado <= BAJO;
76              end else if (temp_registrado > TEMP_ALTO && !per_alto) begin
77                  // La temperatura sigue alta pero perdi persistencia
78                  estado <= ALTO;
79              end
80          // Si sigue con persistencia, permanece en ALERTA
81  end
82      default: begin    // estado por defecto
83          estado <= NORMAL;
84      end
85  endcase
86
87      end
88
89  // L gica de salida (combinacional)
90  // Las salidas se generan combinacionalmente para respuesta inmediata
91  // Los actuadores SOLO se activan en estado ALERTA
92  always_comb begin
93      // Valores por defecto (actuadores apagados)
94      calefactor = 1'b0;
95      ventilador = 1'b0;
96      // En estado ALERTA, activa actuador seg n temperatura
97      case (estado)
98          ALERTA: begin
99              if (temp_registrado < TEMP_BAJO)
100                  calefactor = 1'b1;    // Persistencia de fr o
101
102              else if (temp_registrado > TEMP_ALTO)
103                  ventilador = 1'b1;    // Persistencia de calor

```

```

101      end
102      default: begin // En cualquier otro estado, actuadores apagados
103          calefactor = 1'b0;
104          ventilador = 1'b0;
105      end
106  endcase
107 end
108 assign alerta = (estado == ALERTA); // alerta activa solo en estado ALERTA
109 assign estado_actual = estado;      // verificacion del estado actual
110
111 endmodule

```

Listing 11: Modulo estado_temp

```

1 `timescale 1ns / 1ps
2
3 module monitoreo_top(
4     input logic clk,                                // Reloj del sistema
5     input logic arst_n,                            // Reset asincrono (activo en bajo)
6     input logic signed [10:0] temp_entrada,        // Temperatura del sensor
7     output logic alerta,                           // Indica falla
8     output logic calefactor,                      // Se al para activar el calefactor
9     output logic ventilador,                     // Se al para activar el ventilador
10    output logic [1:0] estado_actual,           // Estado del monitoreo
11    output logic [2:0] cont_bajo,                 // Contador para temperatura baja
12    output logic [2:0] cont_alto                // Contador para temperatura alta
13
14 );
15
16     logic es_bajo_int, es_alto_int;             // Indicadores internos
17     logic per_bajo_int, per_alto_int;          //
18
19     // Se instancia los modulos
20 // Compara la temperatura registrada contra los limites
21 comparador_temp comparati (
22     .temp_entrada      (temp_entrada),
23     .es_bajo            (es_bajo_int),
24     .es_alto            (es_alto_int)
25 );
26
27
28
29 persistencia_ctrl #(.N(5)) u.persistencia (
30     .clk              (clk),
31     .arst_n           (arst_n),
32     .es_bajo          (es_bajo_int),
33     .es_alto          (es_alto_int),
34     .cont_bajo         (cont_bajo),
35     .cont_alto         (cont_alto),
36     .per_bajo          (per_bajo_int),
37     .per_alto          (per_alto_int)
38 );
39
40
41 // Decide el estado y activa los actuadores si persiste mas 5 ciclos de reloj el
42 // rango de temperatura
43 estado_temp fsm1 (
44     .clk              (clk),
45     .arst_n           (arst_n),
46     .temp_registrado (temp_entrada),
47     .per_bajo          (per_bajo_int),
48     .per_alto          (per_alto_int),
49     .alerta            (alerta),
50     .calefactor        (calefactor),
51     .ventilador        (ventilador),
52
53 endmodule

```

```

51     .estado_actual      (estado_actual)
52   );
53
54 endmodule

```

Listing 12: Modulo monitoreo_{top}

Apéndice B: Verificación

```

1 // fv/fv_monitoreo.sv
2
3 module fv_monitoreo (
4     // Agregar todas las señales a vigilar
5     input logic clk,
6     input logic arst_n,
7     input logic signed [10:0] temp_entrada,
8         (-400 a 850)                                // Reloj del sistema
9     input logic alerta,                            // Reset asincrono activo en bajo
10    input logic ventilador,                      // Temperatura escalada del sensor
11    input logic calefactor,                      // Indicador de condición de alerta
12    input logic ventilacion,                     // Activación del sistema de
13    input logic [1:0] estado_actual,            // Activación del sistema de
14        (0-5) para debug                         // Estado actual de la FSM para debug
15    input logic [2:0] cont_bajo,                // Contador de persistencia de frío
16        (0-5) para debug                         // Contador de persistencia de frío
17    input logic [2:0] cont_alto,                // Contador de persistencia de calor
18        (0-5) para debug
19
20
21
22
23
24
25
26
27
28
29
30
31
32
33
34
35
36
37
38
39
40
41
42
43
44

```

// Verificación Reset
`AST(mon, alerta_en_reset, (!arst_n) |->, (alerta == 0))
`AST(mon, ventilador_en_reset, (!arst_n) |->, (ventilador == 0))
`AST(mon, calefactor_en_reset, (!arst_n) |->, (calefactor == 0))

// Persistencia en frío
`AST(mon, persistencia_frio, ((temp_entrada < 11'sd180)[*6]) |->, (alerta == 1 && calefactor == 1))

// Persistencia en calor
`AST(mon, persistencia_calor, ((temp_entrada > 11'sd259)[*6]) |->, (alerta == 1 && ventilador == 1))

// Estabilidad en normal
`AST(mon, estabilidad_normal, (temp_entrada >= 11'sd180 && temp_entrada <= 11'sd259) |->, (alerta == 0))

// Recuperación a normal
`AST(mon, recuperacion_normal, (estado_actual == 2'b00) |->, (alerta == 0))

// 4. Exclusión Mutua
`AST(mon, exclusion, 1'b1 |->, (!(calefactor && ventilador)))

//
`AST(mon, salida_alerta, (alerta == 1 && \$past(temp_entrada) >= 11'sd180 && \$past(temp_entrada) <= 11'sd259) |->, (alerta == 0))

// El calefactor no debe encenderse si la temperatura no es baja
`AST(mon, seguridad_calefactor, (calefactor == 1) |->, (alerta == 1 && temp_entrada < 11'sd180))

```

45 // El ventilador no debe encenderse si la temperatura no es alta
46
47 `AST(mon, seguridad_ventilador,(ventilador == 1) |->, (alerta == 1 &&
48 temp_entrada >11'sd259))
49
50 // Para transiciones en los limites para temperaturas bajas
51
52 `AST(mon, transicion_frio_normal , ($past(temp_entrada) < 11'sd180 && temp_entrada
53     inside {[11'sd180:11'sd259]}) |=>, (estado_actual == 2'b00))
54
55 //`AST(mon, transicion_frio_calor , ($past(temp_entrada) < 11'sd180 && temp_entrada
56     > 11'sd259) |=>, (estado_actual == 2'b10))
57 `AST(mon, transicion_frio_calor , ($past(temp_entrada) < 180 && temp_entrada > 259)
58     |=>, (estado_actual == 2'b10 || estado_actual == 2'b11))
59
59 endmodule
58
59 // Conexion de las señales de fv_monitoreo con las señales internas de
60 // monitoreo_top
60 bind monitoreo_top fv_monitoreo fv_mon_inst (.*);

```

Listing 13: modulo fv_monitoreo

```

1 // cov_monitoreo.sv
2
3 //`include "propertyDefines.svh"
4 import monitoreo_pkg::*;
5 module cov_monitoreo (
6     input logic clk,                                // Reloj del sistema
7     input logic arst_n,                             // Reset asincrono activo en bajo
8     input logic signed [10:0] temp_entrada,          // Temperatura escalada del sensor (-400
850)
9     input logic [1:0] estado_actual,                // Estado actual de la FSM para debug
10    input logic [2:0] cont_bajo,                     // Contador de persistencia de frío
(0-5) para debug
11    input logic [2:0] cont_alto,                     // Contador de persistencia de calor
(0-5) para debug
12    input logic alerta,                            // Indicador de condición de alerta
13    input logic ventilador,                        // Activación del sistema de
ventilación
14    input logic calefactor,                         // Activación del sistema de
calefacción
15 );
16
17 // =====
18 // 1. COVERGROUP PRINCIPAL
19 // =====
20 covergroup cg_monitoreo (posedge clk);
21     option.per_instance = 1;
22     option.name = "Cobertura_Funcional_Monitoreo";
23     option.comment = "Cobertura completa del sistema de temperatura";
24
25 // -----
26 // Cobertura de Rangos de Temperatura
27 // -----
28 cp_temp: coverpoint temp_entrada {
29     bins min_sensor      = { MIN_SENSOR };           // -400 Valor mínimo
30     bins rango_bajo       = { [MIN_SENSOR+1 : TEMP_BAJO-2] }; // -399:178 Frío
(no crítico)
31     bins limite_bajo      = { TEMP_BAJO - 1 };        // 179 Frontera frío/
normal
32     bins limite_normal_inf = { TEMP_BAJO };           // 180 Frontera
normal
33     bins rango_normal     = { [TEMP_BAJO+1 : TEMP_ALTO-1] }; // 181:259
Normal (estable)

```

```

34         bins limite_normal_sup = { TEMP_ALTO };                      // 259 Frontera
35             normal
36         bins limite_alto      = { TEMP_ALTO + 1 };                  // 260 Frontera normal/
37             calor
38         bins rango_alto       = { [TEMP_ALTO+2 : MAX_SENSOR-1] }; //261:849 Calor
39             (no cr tico)
40         bins max_sensor       = { MAX_SENSOR };                     // 800 Valor m ximo
41     }
42
43 // -----
44 // Cobertura de Estados de la FSM
45 // -----
46 cp_estado: coverpoint estado_actual {
47     bins NORMAL = {2'b00};
48     bins BAJO   = {2'b01};
49     bins ALTO   = {2'b10};
50     bins ALERTA = {2'b11};
51     illegal_bins otros = default;
52 }
53
54 // -----
55 // Cobertura del Contador de Persistencia
56 // -----
57 cp_contador_bajo: coverpoint cont_bajo {
58     bins cero    = {0};
59     bins uno     = {1};
60     bins dos     = {2};
61     bins tres    = {3};
62     bins cuatro  = {4};
63     bins cinco   = {5};
64     bins otros   = {[6:7]};
65 }
66 cp_contador_alto: coverpoint cont_alto {
67     bins cero    = {0};
68     bins uno     = {1};
69     bins dos     = {2};
70     bins tres    = {3};
71     bins cuatro  = {4};
72     bins cinco   = {5};
73     bins otros   = {[6:7]};
74 }
75
76 // -----
77 // Cobertura de Actuadores
78 // -----
79 cp_actuadores: coverpoint {calefactor, ventilador} {
80     bins ambos_off = {2'b00};
81     bins solo_calefactor = {2'b10};
82     bins solo_ventilador = {2'b01};
83     illegal_bins ambos_on = {2'b11}; // Error
84 }
85
86 // -----
87 // Cobertura de transiciones de la FSM
88 // -----
89 cp_fsm_trans: coverpoint estado_actual {
90     // Transiciones normales
91     bins normal_a_bajo   = (2'b00 => 2'b01); // NORMAL a BAJO
92     bins normal_a_alto   = (2'b00 => 2'b10); // NORMAL a ALTO
93     bins bajo_a_normal   = (2'b01 => 2'b00); // BAJO a NORMAL
94     bins alto_a_normal   = (2'b10 => 2'b00); // ALTO a NORMAL
95
96     // Transiciones a ALERTA (casos cr ticos)
97     bins bajo_a_alerta   = (2'b01 => 2'b11); // BAJO a ALERTA (persistencia
98             fr o)
99 }
```

```

95         bins alto_a_alerta    = (2'b10 => 2'b11); // ALTO a ALERTA (persistencia
96             calor)
97
98         // Recuperacion automatica
99         bins recu_auto        = (2'b11 => 2'b00); // ALERTA a NORMAL
100
101         // Transitorios
102         bins transitorio_bajo = (2'b00 => 2'b01 => 2'b00); // Ruido de frío
103         bins transitorio_alto = (2'b00 => 2'b10 => 2'b00); // Ruido de calor
104     }
105
106     // -----
107     // COMBINACIONES
108     // -----
109
110     // 1. Estado vs Temperatura
111     estado_x_temp: cross cp_estado, cp_temp {
112         // Ignoramos combinaciones imposibles
113         ignore_bins estado_alerta_con_normal =
114             binsof(cp_estado.ALERTA) && binsof(cp_temp.rango_normal);
115     }
116
117     estado_x_cont_bajo: cross cp_estado, cp_contador_bajo;
118     estado_x_cont_alto: cross cp_estado, cp_contador_alto;
119
120     cont_x_temp_bajo: cross cp_contador_bajo, cp_temp;
121     cont_x_temp_alto: cross cp_contador_alto, cp_temp;
122
123 endgroup
124
125 // =====
126 // 2. INSTANCIACION
127 // =====
128 cg_monitoreo cg_inst = new();
129
130 // =====
131 // 3. COVER PROPERTIES
132 // =====
133 // Exclusión mutua -
134 'COV(mon, exclusion_mutua_visto, 1'b1 |->, (!ventilador && calefactor)))
135
136 // Alerta activada
137 'COV(mon, alerta_activada, 1'b1 |->, (alerta == 1))
138
139 // Contador lleg a 5
140 'COV(mon, cont_bajo_cinco_alcanzado, 1'b1 |->, (cont_bajo == 5))
141 'COV(mon, cont_alto_cinco_alcanzado, 1'b1 |->, (cont_alto == 5))
142
143 // Estado ALERTA alcanzado
144 'COV(mon, estado_alerta_alcanzado, 1'b1 |->, (estado_actual == 2'b11))
145
146 // =====
147 // 4. REPORTE FINAL
148 // =====
149 final begin
150     $display("\n== REPORTE DE COBERTURA FUNCIONAL ==");
151     $display("Cobertura de estados: %.1f%%", cg_inst.cp_estado.get_coverage());
152     $display("Cobertura de temperatura: %.1f%%", cg_inst.cp_temp.get_coverage());
153     $display("Cobertura de contador bajo: %.1f%%", cg_inst.cp_contador_bajo.
154         get_coverage());
155     $display("Cobertura de contador alto: %.1f%%", cg_inst.cp_contador_alto.
156         get_coverage());
157     $display("Cobertura de actuadores: %.1f%%", cg_inst.cp_actuadores.
158         get_coverage());

```

```

156     $display("Cobertura de transiciones: %.1f%%", cg_inst.cp_fsm_trans.
157             get_coverage());
158     $display("Cobertura total: %.1f%%", cg_inst.get_coverage());
159     $display("=====\\n");
160   end
161 endmodule
162
163
164 bind monitoreo_top cov_monitoreo cov_mon_inst (*.);

```

Listing 14: cov_monitoreo.sv

```

1 interface interface_monitoreo(input logic clk, input logic arst_n);
2   logic signed [10:0] temp_entrada; // Temperatura de entrada al DUT (11 bits con
3   // signo)
4   logic alerta; // Indicador de alerta (del DUT)
5   logic calefactor; // Se al de control de calefacci n (del DUT)
6   logic ventilador; // Se al de control de ventilaci n (del DUT)
7   logic [1:0] estado_actual; // Estado actual de la FSM (del DUT) para
8   // debug
9   logic [2:0] cont_alto; // Contador de persistencia de fr o (del DUT)
10  // para debug
11  logic [2:0] cont_bajo; // Contador de persistencia de calor (del DUT)
12  // para debug
13  //
14  task automatic enviar_temperatura(input logic signed [10:0] valor);
15    (negedge clk); // Sincronizar con flanco de
16    // bajada
17    temp_entrada = valor; // Asigna valor a la señal
18    $display("[INTERFACE] Enviando T = %0d", valor);
19    (posedge clk); // Esperar al siguiente flanco
20    // de subida
21  endtask
22  //
23  task automatic reporte_estado(); //Muestra en consola el estado completo
24    del sistema,
25    $display("[INTERFACE] %t | cont_bajo:%0d | cont_alto:%0d | Alerta: %b | Vent
26      : %b | Cal: %b | Estado: %b",
27      $time, cont_bajo, cont_alto, alerta, ventilador, calefactor,
28      estado_actual);
29  endtask
30
31 endinterface

```

Listing 15: interface_monitoreo

```

1 package monitoreo_pkg;
2   // Parmetros de límites de alerta
3   parameter TEMP_BAJO = 180; // 18.0 C - Umbral para condición de frío
4   parameter TEMP_ALTO = 259; // 25.9 C - Umbral para condición de calor
5
6   // Límites de operación del sensor
7   parameter MIN_SENSOR = -400; // -40.0 C - Mínimo del sensor
8   parameter MAX_SENSOR = 850; // 85.0 C - Máximo del sensor
9
10  // --- Clase padre
11  class temp_base;
12    rand logic signed [10:0] valor;
13
14    // Restricción: valores dentro del rango físico del sensor
15    constraint c_fisico { valor inside {[MIN_SENSOR: MAX_SENSOR]}; }

```

```

16 // Constructor: inicializa valor a 0
17 function new();
18     this.valor = 0;
19 endfunction
20
21 // Visualizacion de dato en consola
22 virtual function void reportar();
23     $display("[monitoreo_pkg] Temperatura Generada: %0d.%0d C", valor/10, (
24         valor < 0) ? -(valor%10) : (valor%10));
25 endfunction
26 endclass
27
28 // --- Clases Hijas
29
30 class temp_bajo extends temp_base;
31     // Restricc n: valores estrictamente menores a TEMP_BAJO
32     constraint c_rango { valor < TEMP_BAJO; }
33
34     virtual function void reportar();
35         $display("[ESTADO: FRIO] registrando temperatura baja: %0d.%0d C", valor
36             /10, (valor < 0) ? -(valor%10) : (valor%10));
37     endfunction
38
39 endclass
40
41 class temp_normal extends temp_base;
42     // Restricc n: valores dentro del rango normal
43     constraint c_rango { valor inside {[TEMP_BAJO : TEMP_ALTO]}; }
44
45     virtual function void reportar();
46         $display("[ESTADO: NORMAL] registrando temperatura estable: %0d.%0d C",
47             valor/10, (valor < 0) ? -(valor%10) : (valor%10));
48     endfunction
49
50 endclass
51
52 class temp_alto extends temp_base;
53     // Restricc n: valores estrictamente mayores a TEMP_ALTO
54     constraint c_rango { valor > TEMP_ALTO; }
55
56     virtual function void reportar();
57         $display("[ESTADO: ALTO] registrando temperatura alta: %0d.%0d C", valor
58             /10, (valor < 0) ? -(valor%10) : (valor%10));
59     endfunction
60
61 endclass
62
63 //Simula oscilaciones de temperatura alrededor de un valor inicial
64 class temp_persistente extends temp_base;
65     // Guarda el valor anterior
66     logic signed [10:0] ultimo_valor;
67     // Margen de oscilaci n (por defecto 2 )
68     int delta = 2;
69     // Restricc n: el nuevo valor debe estar cerca del anterior
70     constraint c_cercania { valor inside {[ultimo_valor - delta : ultimo_valor +
71         delta]}; }
72
73     function new(logic signed [10:0] inicio = 250);
74         super.new();
75         this.ultimo_valor = inicio;
76         this.valor = inicio;
77     endfunction
78
79     function void post_randomize();
80         this.ultimo_valor = this.valor;
81     endfunction

```

```

76     virtual function void reportar();
77         $display("[ESTADO: PERSISTENTE] registrando temperatura persistente: %0d
78             .%0d C", valor/10, valor%10);
79     endfunction
80 endclass
81 // Restriccion: valores fuera del rango del sensor
82 class temp_fuera_rango extends temp_base;
83     constraint c_fisico { valor inside {[ -1024 : -401], [851 : 1023]};}
84
85     function new();
86         super.new();
87     endfunction
88
89
90     virtual function void reportar();
91         $display("[SENSADO EXTREMO] Valor fuera de rango detectado: %0d", valor);
92     endfunction
93 endclass
94
95 endpackage : monitoreo_pkg

```

Listing 16: monitoreo_pkg

```

1  //`define T_NORMAL_B
2  //`define T_BAJO_INM
3  //`define T_ALTO_INM
4  //`define T_NORMAL_PERS
5  //`define T_BAJO_PERS
6  //`define T_ALTO_PERS
7  //`define T_TRANS_ALTO
8  //`define T_TRANS_BAJO
9  //`define T_LIM_BAJO
10 //`define T_LIM_ALTO
11 //`define T_RECV_AUTO
12 //`define T_BAJO_ALTO
13 //`define T_ALTO_BAJO
14 `define RESET_SISTEMA
15 //`define LIMITE_INFERIOR
16 //`define LIMITE_SUPERIOR
17
18
19 `timescale 1ns / 1ps
20 import monitoreo_pkg::*;
21
22 module monitoreo_tb();
23     bit clk;           //reloj del sistema
24     bit arst_n;        // reset asincrono activo en bajo
25
26     // Instancia de la interfaz
27     interface_monitoreo intf(clk, arst_n);
28
29     // Instancia del dut
30     monitoreo_top dut (
31         .clk(intf.clk),
32         .arst_n(intf.arst_n),
33         .temp_entrada(intf.temp_entrada),
34         .alerta(intf.alerta),
35         .calefactor(intf.calefactor),
36         .ventilador(intf.ventilador),
37         .estado_actual(intf.estado_actual),
38         .cont_alto (intf.cont_alto),
39         .cont_bajo (intf.cont_bajo)
40     );
41     // Inicializacion de reloj

```

```

42     initial clk = 0;
43     always #5ns clk = ~clk; // Periodo 10ns (100 MHz)
44
45     initial begin
46         arst_n = 0;           // Reset activo desde tiempo 0
47         intf.temp_entrada = 220;
48         #20ns;             // Espera 2 ciclos completos
49         arst_n = 1;          // Libera reset
50         $display("
51             ======");
52         $display("[TB] Reset liberado en tiempo %0t", $time);
53     end
54
55     // instanciar objetos de la clase
56     temp_bajo          t_frio;
57     temp_alto           t_calor;
58     temp_normal         t_normal;
59     temp_persistente   t_pers;
60     temp_fuera_rango   t_limite;
61
62     initial begin
63         wait(arst_n == 1'b1);
64         (posedge clk);
65
66         // inicializacion
67         t_frio = new();
68         t_calor = new();
69         t_normal = new();
70         t_pers = new(150);
71         t_limite = new();
72
73         $display("--- Iniciando simulacion ---");
74
75         `ifdef RESET_SISTEMA
76             repeat(10)begin
77                 ejecutar_reset();
78             end
79         `endif
80
81         `ifdef LIMITE_INFERIOR
82             repeat(10000)begin
83                 test_limite_inferior ();
84             end
85         `endif
86
87         `ifdef LIMITE_SUPERIOR
88             repeat(10000)begin
89                 test_limite_superior ();
90             end
91         `endif
92
93     //.....Casos operacion basica.....
94         `ifdef T_NORMAL_B
95             repeat(10000)begin
96                 test_normal();
97             end
98         `endif
99         `ifdef T_BAJO_INM
100            repeat(10000)begin
101                test_bajo ();
102            end
103        `endif
104        `ifdef T_ALTO_INM

```

```

105         repeat(1000) begin
106             test_alto ();
107             end
108         'endif
109 //..... Casos operacion persistente
110         .....
111         'ifdef T_NORMAL_PERS
112             repeat(10000) begin
113                 test.persistencia_normal();
114             end
115         'endif
116         'ifdef T_BAJO_PERS
117             repeat(10000) begin
118                 test.persistencia_bajo();
119             end
120         'endif
121
122         'ifdef T_ALTO_PERS
123             repeat(10000) begin
124                 test.persistencia_alto();
125             end
126         'endif
127
128 //..... Casos recuperacion
129         .....
130         'ifdef T_RECU_AUTO
131             repeat(10000) begin
132                 test.recuperacion_bajo ();
133             end
134         'endif
135         'ifdef T_BAJO_ALTO
136             repeat(10000) begin
137                 test.bajo_alto ();
138             end
139         'endif
140         'ifdef T_ALTO_BAJO
141             repeat(5) begin
142                 test.alto_bajo ();
143             end
144         'endif
145
146 //..... Casos transitorios
147         .....
148         'ifdef T_TRANS_ALTO
149             repeat(10000) begin
150                 test.transitorio_alto();
151             end
152         'endif
153         'ifdef T_TRANS_BAJO
154             repeat(10000) begin
155                 test.transitorio_bajo();
156             end
157         'endif
158 //..... Casos de limites.....
159         'ifdef T_LIM_BAJO
160             repeat(1) begin
161                 test.limite_bajo();
162             end
163         'endif
164
165         'ifdef T_LIM_ALTO
166             repeat(1) begin

```

```

167         test_limite_alto();
168     end
169   `endif
170
171   repeat(5) (posedge clk);
172
173   $display("--- Simulaci n terminada ---");
174   $finish;
175 end
176
177 // casos de prueba
178 //=====
179
180
181 //..... Tarea de Reset .....
182 task ejecutar_reset();
183
184   if(!t_frio.randomize()) $fatal("No se pudo generar valor");
185   t_pers = new(t_frio.valor);
186   repeat(5) begin
187     void'(t_pers.randomize() with { valor < 180; });
188     intf.enviar_temperatura(t_pers.valor);
189     intf.reporte_estado();
190   end
191   (posedge clk);
192   intf.reporte_estado();
193
194   arst_n = 0;           // Activar reset
195   repeat(2) (posedge clk); // Mantener 2 ciclos
196   arst_n = 1;           // Liberar reset
197   (posedge clk);        // Esperar 1 ciclo para estabilizar
198   intf.reporte_estado();
199
200
201   /*$display("\n[TEST CASE] T_RESET - Verificando reset en diferentes estados")
202   ;
203   if(!t_frio.randomize()) $fatal("No se pudo generar valor");
204   t_frio.reportar();
205   intf.enviar_temperatura(t_frio.valor); // Usa Task de Interfaz
206   intf.reporte_estado();
207   // Reset en estado NORMAL
208   $display("[TB] Reset en estado NORMAL");
209   arst_n = 0;
210   (posedge clk);
211   arst_n = 1;
212   (posedge clk);
213   intf.reporte_estado();
214
215
216   // Verificar aserciones de reset
217   if (intf.alerta != 0) $error("[TB] alerta_en_reset no se cumpli ");
218   if (intf.calefactor != 0) $error("[TB] calefactor_en_reset no se cumpli ");
219   if (intf.ventilador != 0) $error("[TB] ventilador_en_reset no se cumpli ");
220   //Forzando en alerta en temperatura baja
221   test.persistencia_bajo();
222   (posedge clk);
223
224   if (intf.estado_actual != 2'b11) begin
225     $error("[TB] No se alcanz ALERTA para reset");
226     return;
227   end
228
229   // Reset durante ALERTA
230   $display("[TB] .....Reset durante ALERTA
231   .....");

```

```

230     arst_n = 0;
231     (posedge clk);
232     (posedge clk);
233     arst_n = 1;
234     (posedge clk);
235     intf.reporte_estado();
236     //Forzando en alerta en temperatura alta
237     test.persistencia_alto();
238     (posedge clk);
239
240     if (intf.estado_actual != 2'b11) begin
241         $error("[TB] No se alcanz ALERTA para reset");
242         return;
243     end
244     // Reset durante ALERTA
245     $display("[TB] .....Reset durante ALERTA
246             .....");
246     arst_n = 0;
247     (posedge clk);
248     (posedge clk);
249     arst_n = 1;
250     (posedge clk);
251     intf.reporte_estado();
252     // Verificar nuevamente
253     if (intf.alerta != 0) $error("[TB] alerta_en_reset (en ALERTA) no se cumpli
254             ");
254     if (intf.calefactor != 0) $error("[TB] calefactor_en_reset (en ALERTA) no se
255             cumpli ");
255     if (intf.ventilador != 0) $error("[TB] ventilador_en_reset (en ALERTA) no se
256             cumpli */";
256
257     endtask
258 //.....Casos operacion basica.....
259     task test_normal ();
260         $display("[TEST CASE] T_NORMAL_B");
261         repeat(4) begin
262             if(!t_normal.randomize()) $fatal("No se pudo generar valor ");
263             t_normal.reportar();
264             intf.enviar_temperatura(t_normal.valor); // Usa Task de Interfaz
265             intf.reporte_estado();
266             $display("--- Dato ingresado al DUT exitosamente ---");
267         end
268     endtask
269
270     task test_bajo ();
271         $display("[TEST CASE] T_BAJO_INM");
272         repeat(4) begin
273             if(!t_frio.randomize()) $fatal("No se pudo generar valor");
274             t_frio.reportar();
275             intf.enviar_temperatura(t_frio.valor); // Usa Task de Interfaz
276             intf.reporte_estado();
277             $display("--- Dato ingresado al DUT exitosamente ---");
278         end
279     endtask
280
281     task test_alto ();
282         $display("[TEST CASE] T_ALTO_INM");
283         repeat(4) begin
284             if(!t_calor.randomize()) $fatal("No se pudo generar valor ");
285             t_calor.reportar();
286             intf.enviar_temperatura(t_calor.valor); // Usa Task de Interfaz
287             intf.reporte_estado();
288             $display("--- Dato ingresado al DUT exitosamente ---");
289         end
290     endtask

```

```

291 //..... Casos operacion persistente
292
293     task test_persistencia_normal();
294         $display("\n[TEST CASE] T_NORMAL_PERS - Verificando alerta tras 6 ciclos...");
295         ;
296         if(!t_normal.randomize()) $fatal("No se pudo generar valor de frio inicial");
297         t_pers = new(t_normal.valor); // Forzamos inicio en zona rango normal
298         repeat(6) begin
299             if(!t_pers.randomize() with { valor inside {[180 : 259]}; }) $fatal("");
300             t_pers.reportar();
301             intf.enviar_temperatura(t_pers.valor);
302             intf.reporte_estado();
303         end
304     endtask
305
306     task test_persistencia_bajo();
307         $display("\n[TEST CASE] T_BAJO_PERS - Verificando alerta tras 6 ciclos...");
308         if(!t_frio.randomize()) $fatal("No se pudo generar valor de frio inicial");
309         t_pers = new(t_frio.valor); // Forzamos inicio en zona de fr o
310         repeat(10) begin
311             if(!t_pers.randomize() with { valor < 180; }) $fatal("No se pudo generar
312                 valor ");
313             t_pers.reportar();
314             intf.enviar_temperatura(t_pers.valor);
315             intf.reporte_estado();
316         end
317     endtask
318
319     task test_persistencia_alto();
320         $display("\n[TEST CASE] T_ALTO_PERS - Verificando alerta tras 6 ciclos...");
321         if(!t_calor.randomize()) $fatal("No se pudo generar valor de calor inicial");
322
323         t_pers = new(t_calor.valor); // Forzamos inicio en zona de calor
324         repeat(6) begin
325             if(!t_pers.randomize() with { valor > 259; }) $fatal("No se pudo generar
326                 valor ");
327             t_pers.reportar();
328             intf.enviar_temperatura(t_pers.valor);
329             intf.reporte_estado();
330         end
331     endtask
332
333 //..... Casos recuperacion
334
335     task test_recuperacion_bajo ();
336         $display("\n[TEST CASE] T_RECUPERACION - Forzando Alerta y luego
337             Recuperaci n BAJO a NORMAL");
338         // 1. Forzando persistencia
339         if(!t_frio.randomize()) $fatal("No se pudo generar valor de frio inicial
340             ");
341         t_pers = new(t_frio.valor); // Forzamos inicio en zona de fr o
342         $display("\n[TB] Temperatura %d", t_pers.valor);
343         repeat(5) begin
344             void'(t_pers.randomize() with { valor < 180; });
345             intf.enviar_temperatura(t_pers.valor);
346             intf.reporte_estado();
347         end
348         (posedge clk);
349
350         intf.reporte_estado();
351         if (intf.estado_actual !== 2'b11) begin
352             $error("[FAIL] No se alcanz ALERTA");
353             intf.reporte_estado();
354             return;
355         end
356     end
357
358

```

```

349     // 2. probando la recuperacion a normal
350     $display("[TB] Enviando temperatura normal para recuperar..."); 
351     if(!t_normal.randomize()) $fatal("No se pudo generar valor de normal
352         inicial");
353     repeat(5) begin
354         intf.enviar_temperatura(t_normal.valor);
355         intf.reporte_estado();
356     end
357     (posedge clk);
358     // procesando el cambio
359     intf.reporte_estado();
360     if (intf.alerta == 0 && intf.estado_actual == 2'b00) begin
361         $display("[TB] El sistema se normaliz correctamente.");
362     end else begin
363         $display("[TB] El sistema NO se recuper . Estado: %b, Alerta: %b",
364             intf.estado_actual, intf.alerta);
365     end
366 endtask
367
368 task test_bajo_alto ();
369     $display("\n[TEST CASE] T BAJO A ALTO - Forzando Alerta y luego
370         Recuperaci n BAJO a ALTO");
371     // 1. Forzando persistencia
372     if(!t_frio.randomize()) $fatal("No se pudo generar valor de frio inicial
373         ");
374     t_pers = new(t_frio.valor); // Forzamos inicio en zona de fr o
375     $display("\n[TB] Temperatura %0d", t_pers.valor);
376     repeat(5) begin
377         void'(t_pers.randomize() with { valor < 180; });
378         intf.enviar_temperatura(t_pers.valor);
379         intf.reporte_estado();
380     end
381     (posedge clk);
382
383     intf.reporte_estado();
384     if (intf.estado_actual !== 2'b11) begin
385         $error("[FAIL] No se alcanz ALERTA");
386         intf.reporte_estado();
387         return;
388     end
389
390     // 2. probando la recuperacion a alto
391     $display("[TB] Enviando temperatura alta ...");
392     if(!t_calor.randomize()) $fatal("No se pudo generar valor alto inicial");
393     repeat(2)begin
394         intf.enviar_temperatura(t_calor.valor);
395         // procesando el cambio
396         intf.reporte_estado();
397     end
398     (posedge clk);
399
400 endtask
401
402 task test_alto_bajo ();
403     $display("\n[TEST CASE] T ALTO A BAJO - Forzando Alerta y luego
404         Recuperaci n ALTO a BAJO");
405     // 1. Forzando persistencia
406     if(!t_calor.randomize()) $fatal("No se pudo generar valor de calor
407         inicial");
408     t_pers = new(t_calor.valor); // Forzamos inicio en zona de calor
409     $display("\n[TB] Temperatura %0d", t_pers.valor);
410     repeat(5) begin
411         void'(t_pers.randomize() with { valor > 259; });
412         intf.enviar_temperatura(t_pers.valor);

```

```

409         intf.reporte_estado();
410     end
411     (posedge clk);
412
413     intf.reporte_estado();
414     if (intf.estado_actual !== 2'b11) begin
415         $error("[FAIL] No se alcanz ALERTA");
416         intf.reporte_estado();
417         return;
418     end
419
420     // 2. probando la recuperacion a bajo
421     $display("[TB] Enviando temperatura a ...");
422     if(!t_frio.randomize()) $fatal("No se pudo generar valor alto inicial");
423     intf.enviar_temperatura(t_frio.valor);
424     (posedge clk);
425     // procesando el cambio
426     intf.reporte_estado();
427
428 endtask
429 //.....Casos transitorio.....
430 task test_transitorio_alto();
431     $display("\n[TEST CASE] T_TRANS_ALTO - Calor transitorio (< N ciclos)");
432     // 1. Forzando persistencia
433     if(!t_calor.randomize()) $fatal("No se pudo generar valor de frio inicial");
434     t_pers = new(t_calor.valor); // Forzamos inicio en zona de fr o
435     repeat(3) begin
436         void'(t_pers.randomize());
437         intf.enviar_temperatura(t_pers.valor);
438         intf.reporte_estado();
439     end
440     (posedge clk);
441     // 2. Volvemos a temperatura NORMAL antes de que se cumpla la persistencia
442     $display("[TB] Enviando temperatura normal para recuperar...");
443     if(!t_normal.randomize()) $fatal("No se pudo generar valor de frio inicial");
444     intf.enviar_temperatura(t_normal.valor);
445     (posedge clk);
446
447     // 3. Verificacion final
448     intf.reporte_estado();
449     if (intf.alerta == 0 && intf.estado_actual == 2'b00) begin
450         $display("[TB] El transitorio fue ignorado correctamente. Alerta: 0");
451     end else begin
452         $error("[TB] La alerta se disparo el estado no volvi a NORMAL!");
453     end
454 endtask
455
456 task test_transitorio_bajo();
457     $display("\n[TEST CASE] T_TRANS_BAJO - Fr o transitorio (< N ciclos)");
458     if(!t_frio.randomize()) $fatal("Randomize failed");
459     t_pers = new(t_frio.valor);
460     repeat(3) begin
461         void'(t_pers.randomize());
462         intf.enviar_temperatura(t_pers.valor);
463         intf.reporte_estado();
464     end
465     (posedge clk);
466
467     $display("[TB] Volviendo a temperatura normal...");
468     if(!t_normal.randomize()) $fatal("No se pudo generar valor ");
469     intf.enviar_temperatura(t_normal.valor);
470     (posedge clk);
471
472     intf.reporte_estado();
473     if (intf.alerta == 0 && intf.estado_actual == 2'b00)

```

```

474         $display("[TB] Transitorio ignorado correctamente");
475     else
476         $error("[TB] Transitorio activo alerta");
477 endtask
478
479
480 //.....Casos limite.....
481 task test_límite_bajo();
482     $display("\n Temperatura de un ciclo anterior: %0d",intf.temp_entrada);
483     $display("\n[TEST CASE] T_LIM_BAJO - Límite exacto (179 a 180)");
484     intf.enviar_temperatura(179);
485     repeat(1) (posedge clk);
486     intf.reporte_estado();
487     intf.enviar_temperatura(180);
488     repeat(1) (posedge clk);
489     intf.reporte_estado();
490
491     if (intf.estado_actual == 2'b00)
492         $display("[TB] Transición 179 180 correcta");
493     else
494         $error("[TB] Estado después de 180 = %b", intf.estado_actual);
495 endtask
496
497
498 task test_límite_alto();
499     $display("\n Temperatura de un ciclo anterior: %0d",intf.temp_entrada);
500     $display("\n[TEST CASE] T_LIM_ALTO - Límite exacto (259 a 260)");
501     intf.enviar_temperatura(259);
502     repeat(1) (posedge clk);
503     intf.reporte_estado();
504     intf.enviar_temperatura(260);
505     repeat(1) (posedge clk);
506     intf.reporte_estado();
507
508     if (intf.estado_actual == 2'b10)
509         $display("[TB] Transición 259 260 correcta");
510     else
511         $error("[TB] Estado después de 260 = %b", intf.estado_actual);
512 endtask
513
514
515 //.....Casos límite.....
516
517 task test_límite_inferior ();
518     $display("[TEST CASE] T_LIMITE_INFERIOR");
519
520     if(!t_límite.randomize() with { valor inside {[ -1024 : -401]}; }) $fatal("No
521         se pudo generar valor ");
522
523     t_límite.reportar();
524     intf.enviar_temperatura(t_límite.valor);
525     intf.reporte_estado();
526     $display("--- Dato ingresado al DUT exitosamente ---");
527
528 endtask
529 task test_límite_superior ();
530     $display("[TEST CASE] T_LIMITE_SUPERIOR");
531
532     if(!t_límite.randomize() with { valor inside {[ 851 : 1023]}; }) $fatal("No se
533         pudo generar valor ");
534
535     t_límite.reportar();
536     intf.enviar_temperatura(t_límite.valor);
537     intf.reporte_estado();
538     $display("--- Dato ingresado al DUT exitosamente ---");

```

```
537     endtask
538 //=====
540
541     initial begin
542         $shm_open("shm_db");
543         $shm_probe("ASMTR");
544     end
545
546 endmodule
```

Listing 17: monitoreo_tb