

0:

```
%pgocount = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 2), align 8
%1 = add i64 %pgocount, 1
store i64 %1, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 2), align 8
%2 = alloca i32, align 4
%3 = alloca [10 x i32], align 16
%4 = alloca [10 x i32], align 16
%5 = alloca i32, align 4
%6 = alloca i32, align 4
store i32 0, ptr %2, align 4
call void @llvm.memcpy.p0.p0.i64(ptr align 16 %3, ptr align 16
... @__const.main.A, i64 40, i1 false)
call void @llvm.memset.p0.i64(ptr align 16 %4, i8 0, i64 40, i1 false)
store i32 0, ptr %6, align 4
store i32 0, ptr %5, align 4
br label %7
```

7:

```
%8 = load i32, ptr %5, align 4
%9 = icmp slt i32 %8, 10
br i1 %9, label %10, label %50, !prof !36
```

T

F

10:

```
%11 = load i32, ptr %6, align 4
%12 = sext i32 %11 to i64
%13 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %12
%14 = load i32, ptr %13, align 4
%15 = mul nsw i32 %14, 23
%16 = load i32, ptr %5, align 4
%17 = add nsw i32 %15, %16
%18 = load i32, ptr %5, align 4
%19 = sext i32 %18 to i64
%20 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %19
store i32 %17, ptr %20, align 4
%21 = load i32, ptr %5, align 4
%22 = sext i32 %21 to i64
%23 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %22
%24 = load i32, ptr %23, align 4
%25 = load i32, ptr %6, align 4
%26 = sext i32 %25 to i64
%27 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %26
%28 = load i32, ptr %27, align 4
%29 = add nsw i32 %24, %28
%30 = add nsw i32 %29, 7
%31 = load i32, ptr %5, align 4
%32 = sext i32 %31 to i64
%33 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %32
store i32 %30, ptr %33, align 4
%34 = load i32, ptr %5, align 4
%35 = srem i32 %34, 8
%36 = icmp eq i32 %35, 0
br i1 %36, label %37, label %40, !prof !37
```

T

F

37:

```
%pgocount1 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 1), align 8
%38 = add i64 %pgocount1, 1
store i64 %38, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 1), align 8
%39 = load i32, ptr %5, align 4
store i32 %39, ptr %6, align 4
br label %40
```

40:

```
%41 = load i32, ptr %5, align 4
%42 = sext i32 %41 to i64
%43 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %42
%44 = load i32, ptr %43, align 4
%45 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %44)
br label %46
```

46:

```
%pgocount2 = load i64, ptr @__profc_main, align 8
%47 = add i64 %pgocount2, 1
store i64 %47, ptr @__profc_main, align 8
%48 = load i32, ptr %5, align 4
%49 = add nsw i32 %48, 1
store i32 %49, ptr %5, align 4
br label %7, !llvm.loop !38
```

50:

```
ret i32 0
```

CFG for 'main' function