## Escuela Colombiana de Ingeniería Julio Garavito Arquitectura Computacional y Sistemas Operativos

Proyecto 4d Nombre del archivo fuente: pro4e.zip Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, que realice la disyunción (bit a bit) de dos números de 16 bits.

## Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

## Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
<ul><li>a: 16 bits. Primer operando</li><li>b: 16 bits. Segundo operando</li></ul>	c: 16 bits. La disyunción de las entradas a y b