Escuela Colombiana de Ingeniería Julio Garavito Arquitectura Computacional y Sistemas Operativos

Proyecto 4a Nombre del archivo fuente: pro4a.zip Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, que realice la suma de dos números de 16 bits.

Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
a: 16 bits. Primer operandob: 16 bits. Segundo operando	s: 16 bits. La suma de las entradas a y b c: 1 bit. El carry de la suma