

Laboratorio 4f

Nombre del archivo fuente: `pro4f.zip`

Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, que implemente la memoria de la máquina **RAM**.

Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
in: 16 bits. Entrada a la memoria a: 4 bits. Dirección en la memoria a utilizar w: Bit que indica si se escribe en la memoria o no	out: 16 bits. Salida de la memoria