Escuela Colombiana de Ingeniería Julio Garavito Arquitectura Computacional y Sistemas Operativos

Proyecto 4b
Nombre del archivo fuente: pro4b.zip
Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, que realice el complemento a 2 de un número de 16 bits.

Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito paso las pruebas o no

Entradas del circuito:	Salidas del circuito:
a: 16 bits. Operando	b : 16 bits. Complemento a 2 de la entrada