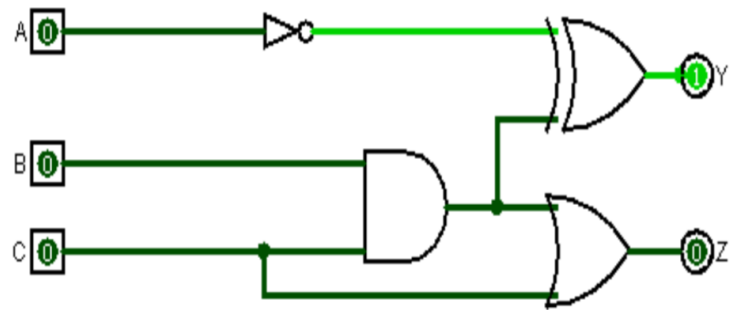


Laboratorio 6b

Nombre del archivo fuente: lab6b.hdl

Tiempo limite: 1

Implementar el circuito dado en el simulador de hardware.



Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
A	Y
B	Z
C	

1. El circuito **DEBE** llamarse *lab6b*
2. Colocar como comentario, al comienzo, la función booleana que esta implementando