

Laboratorio 6e

Nombre del archivo fuente: lab6e.hdl

Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, que dada una palabra de 5 bits determine si existen unos consecutivos.

Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
A4. Quinto bit A3. Cuarto bit A2. Tercer bit A1. Segundo bit A0. Primer bit	S: 1 bit. 1, si existen 1's consecutivos en la entrada. 0, de lo contrario

1. El circuito **DEBE** llamarse *lab6e*
2. Colocar como comentario, al comienzo, la función booleana que esta implementando