

Laboratorio 6c

Nombre del archivo fuente: lab6c.hdl

Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, que dada una palabra de 3 bits determine si exactamente dos (2) de las entradas son iguales.

Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
Z. Tercer bit Y. Segundo bit X. Primer bit	S: 1 bit. 1, si exactamente dos (2) de las entradas son iguales. 0, de lo contrario

1. El circuito **DEBE** llamarse *lab6c*
2. Colocar como comentario, al comienzo, la función booleana que esta implementando