

Laboratorio 6d

Nombre del archivo fuente: lab6d.hdl

Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, correspondiente a la función booleana
 $S = (A + B + C)(A + B' + C)(A' + B + C)(A' + B' + C)$

Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
A B C	S

1. El circuito **DEBE** llamarse *lab6d*
2. Colocar como comentario, al comienzo, la función booleana que esta implementando