

Laboratorio 6a

Nombre del archivo fuente: lab6a.hdl

Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, que dada una palabra de 4 bits determine si la palabra contiene el mismo numero de 1's que de 0's.

Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
a3. Cuarto bit a2. Tercer bit a1. Segundo bit a0. Primer bit	i: 1 bit. 1, si la cantidad de 1's es igual a la cantidad de 0's. 0, de lo contrario

1. El circuito **DEBE** llamarse *lab6a*
2. Colocar como comentario, al comienzo, la función booleana que esta implementando