

Laboratorio 6f

Nombre del archivo fuente: lab6f.hdl

Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, correspondiente a un registro de 4 bits.

Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
A3. Cuarto bit A2. Tercer bit A1. Segundo bit A0. Primer bit	O3. Cuarto bit O2. Tercer bit O1. Segundo bit O0. Primer bit

1. El circuito **DEBE** llamarse *lab6f*
2. Colocar como comentario, al comienzo, la función booleana que esta implementando