

# MICL: TD08: Fonctions

ABS – BEJ – DBO – HAL – NVS – SRE – YVO \*

Année académique 2021 – 2022

Dans ce TD, le cœur de l'approche procédurale, à savoir la définition de fonctions munies éventuellement de paramètres et retournant pour certaines une valeur, est étudié.

Dans les TD précédents, diverses mnémoniques de rupture du flot séquentiel d'exécution des instructions d'un programme ont été introduites, telles jmp¹, jz² ou syscall³. Les deux premières mnémoniques données en exemple correspondent à des instructions de saut, la troisième permet d'invoquer une routine d'interruption. Une des particularités de l'instruction syscall, en mode protégé, est de réaliser le passage en ring 0⁴ de sorte à permettre l'exécution de bouts de code système.

La matière de ce dernier TD est l'étude des instructions permettant l'invocation (et le retour) de routines *utilisateur*, c'est-à-dire sans changement de privilège d'exécution. Par opposition aux appels système on pourrait parler d'appels utilisateur. En d'autres termes, nous allons voir comment invoquer une routine <sup>5</sup> dans un code écrit en langage d'assemblage et, dans le code de celle-ci, comment s'arranger pour revenir au code qui l'a appelée. Les techniques de transmission de données vers ou depuis une fonction sont également étudiées.

La découpe d'un problème en fonctions permet l'étalement de son code source <sup>6</sup> sur plusieurs fichiers source. Chaque fichier est assemblé <sup>7</sup> séparément. L'éditeur de lien <sup>8</sup> (*linker*)

 $<sup>^*\</sup>mathrm{Et}$ aussi, lors des années passées : DHA – DWI – EGR – ELV – FPL – JDS – MBA – MCD – MHI – MWA.

<sup>1.</sup> https://github.com/HJLebbink/asm-dude/wiki/jmp (consulté le 9 avril 2020).

<sup>2.</sup> https://github.com/HJLebbink/asm-dude/wiki/jcc (consulté le 9 avril 2020).

<sup>3.</sup> https://github.com/HJLebbink/asm-dude/wiki/syscall (consulté le 9 avril 2020).

<sup>4.</sup> https://manybutfinite.com/post/cpu-rings-privilege-and-protection/ (consulté le 9 avril 2020).

<sup>5.</sup> https://fr.wikipedia.org/wiki/Routine\_(informatique) (consulté le 9 avril 2020).

<sup>6.</sup> https://fr.wikipedia.org/wiki/Code\_source (consulté le 9 avril 2020).

<sup>7.</sup> https://fr.wikipedia.org/wiki/Programme\_assembleur (consulté le 9 avril 2020).

<sup>8.</sup> https://fr.wikipedia.org/wiki/%C3%89dition\_de\_liens (consulté le 9 avril 2020).

fait le lien entre appel de fonction et fonction compilée. Cela permet, par exemple, de produire des bibliothèques de fonctions <sup>9</sup> réutilisables dans divers programmes.

# 1. Fonction sans paramètre ni retour

Commençons avec le cas de figure le plus simple, celui d'une fonction sans argument ni valeur de retour.

### 1.1. Langage C

Pour clarifier le propos, voyons à quoi cela correspond en langage C 10 11 :

```
// 01_f_noarg_noret_c.c
   // gcc -o 01_f_noarg_noret_c 01_f_noarg_noret_c.c
   #include <unistd.h>
   void show_message(void);
   int main(void)
10
       show_message();
11
       _exit(0); // http://man7.org/linux/man-pages/man2/_exit.2.html
12
   }
13
14
   void show_message(void)
16
       write(STDOUT_FILENO,
17
             "Salut tou te s !\n",
18
             sizeof("Salut tou·te·s !\n") - 1);
19
       // http://man7.org/linux/man-pages/man2/write.2.html
20
       // http://man7.org/linux/man-pages/man3/stdout.3.html
21
       // https://en.cppreference.com/w/c/language/sizeof
23
```

Dans ce programme, la fonction show\_message() affiche la chaîne de caractères :

Salut tou·te·s !

<sup>9.</sup> https://fr.wikipedia.org/wiki/Biblioth%C3%A8que\_logicielle (consulté le 9 avril 2020).

<sup>10.</sup> http://www.open-std.org/jtc1/sc22/wg14/ (consulté le 9 avril 2020).

<sup>11.</sup> Certes, l'étude du langage C n'apparaît pas dans le bloc 1 du cursus de l'ESI, mais nous avons déjà rencontré ce langage dans le TD consacré aux appels systèmes puis dans celui dédié à la pile et aux variables locales, et la syntaxe de Java s'en inspire grandement.

suivie d'un passage à la ligne. Cette fonction n'a aucun argument et ne retourne aucune valeur.

Pour générer l'exécutable correspondant, utilisez la commande :

```
$ gcc -o 01_f_noarg_noret_c 01_f_noarg_noret_c.c
```

Cela invoque le compilateur C puis l'éditeur de liens.

### 1.2. Langage d'assemblage

Un équivalent en assembleur est donné par le source <sup>12</sup> suivant :

```
; 01_f_noarg_noret_asm.asm
2
   ; nasm -f elf64 -F dwarf 01_f_noarg_noret_asm.asm
   ; ld -o 01_f_noarg_noret_asm 01_f_noarg_noret_asm.o
   global _start
   section .rodata
                        DΒ
                            `Salut tou·te·s !\n`, 0
9
       message
       message_length DQ message_length - message - 1
10
11
   section .text
12
   _start:
13
       call
              show_message
14
15
               rax, 60
       mov
16
               rdi, 0
       mov
17
       syscall
18
19
20
   ; fonction d'affichage sur la sortie standard
21
     de la chaîne de caractères "Salut tou·te·s !\n"
   ; argument : aucun
24
     retour : aucun
25
26
   show_message:
27
       mov
               rax, 1
28
               rdi, 1
       mov
               rsi, message
       mov
```

<sup>12.</sup> Pour une version de ce code avec les évolutions des registres rip et rsp ainsi que celle de l'état de la pile, allez en annexe A.1 (p. 24).

```
mov rdx, [message_length]
syscall
ret
```

La fonction show\_message du code assembleur est *invoquée* à l'aide de la mnémonique call <sup>13</sup>. Celle-ci attend un argument : le nom de la fonction dont l'exécution est demandée, représenté, grâce à l'assembleur nasm, par un *label* (étiquette).

La fin de la fonction show\_message y est indiquée par la mnémonique ret <sup>14</sup>, là où une accolade fermante (}) est utilisée dans le source en langage C de la section 1.1. Idéalement, cette instruction modifie le pointeur d'instruction rip de sorte à retourner l'exécution du programme à la première instruction qui suit directement la dernière instruction call exécutée. Ici, cela correspond à l'instruction mov rax, 60.

#### 1.2.1. call **et** ret

Comment le retour de la fonction se produit-il au bon endroit?

L'instruction ret modifie le contenu de rip en y copiant le contenu du quad word (8 octets) qui se trouve au sommet de la pile et qu'elle dépile. La pile <sup>15</sup> est donc utilisée par ret pour récupérer l'adresse de retour.

L'instruction call quant à elle, outre le branchement vers la procédure qu'elle a en argument, sauvegarde l'adresse de retour sur la pile. Cela se fait en empilant le contenu de rip lors de l'exécution du call, c'est-à-dire l'adresse de l'instruction juste à la suite de l'appel de fonction.

#### 1.2.2. Remarques supplémentaires

**Variables globales** Remarquez que les variables message et message\_length sont accessibles dans les deux fonctions, main et show\_message. C'est la raison pour laquelle on les qualifie de variable globales.

**Pile** Signalons-le immédiatement : évidemment, rien n'empêche d'utiliser la pile dans une procédure appelée. Il faut alors bien veiller à ce qu'au moment du **ret**, l'adresse de retour soit bien au sommet de la pile. Sinon, après l'exécution de ce **ret**, le programme continue en se branchant au péril d'une erreur.

D'autre part, comme les variables locales vivent également généralement sur la pile, il peut être possible de modifier de manière malveillante l'adresse de retour d'une fonction par le biais d'un accès abusif à une variable locale. On parle alors d'un dépassement de tampon de pile  $^{16}$ .

```
13. https://github.com/HJLebbink/asm-dude/wiki/call (consulté le 9 avril 2020).
```

<sup>14.</sup> https://github.com/HJLebbink/asm-dude/wiki/ret (consulté le 9 avril 2020).

<sup>15.</sup> https://en.wikipedia.org/wiki/Call\_stack (consulté le 9 avril 2020).

<sup>16.</sup> https://fr.wikipedia.org/wiki/D%C3%A9passement\_de\_tampon#D.C3.A9tails\_techniques\_sur\_architecture\_x86\_.28Intel.29 (consulté le 9 avril 2020).

**Appels système** Les appels systèmes consistent, comme les fonctions utilisateur, en l'exécution d'une routine tierce. L'instruction syscall, contrairement à l'instruction call, n'utilise pas la pile, mais le registre rcx pour sauvegarder l'adresse de retour. Cela a été détaillé dans le TD05.

Ce qui n'a pas été signalé dans ce TD, c'est que l'instruction réciproque de syscall, comme ret l'est à call, est l'instruction sysret <sup>17</sup>.

Par ailleurs, notez que dans les architectures 16 et 32 bits d'Intel, précédant l'actuelle architecture 64 bits, les appels système étaient réalisés avec la pile comme emplacement de sauvegarde de l'adresse de retour. On utilisait alors le couple d'instructions int <sup>18</sup> / iret <sup>19</sup> pour invoquer / revenir d'un appel système, et plus particulièrement int 0x80 <sup>20</sup> sous GNU / Linux. Attention, ces conventions d'appels sont obsolètes en 64 bits.

Correspondance exacte C / assembleur Il est possible de connaître la forme exacte que prend en langage d'assemblage le code initial en langage C de la section 1.1.

Une première manière <sup>21</sup> d'y parvenir est de demander au compilateur gcc de compiler le code sans l'assembler et de fournir le résultat dans le dialecte intel:

```
$ gcc -S -masm=intel 01_f_noarg_noret_c.c
```

Le résultat de cette commande est le fichier 01\_f\_noarg\_noret\_c.s.

Un second moyen <sup>22</sup>, qui permet éventuellement de s'affranchir de l'utilisation du compilateur gcc, consiste en l'utilisation du programme objdump <sup>23</sup>. Cela donne quelque chose comme :

```
$ gcc -c -g 01_f_noarg_noret_c.c
$ objdump -d -M intel -S 01_f_noarg_noret_c.o
```

Le résultat s'affiche sur la console.

Enfin, grâce au compilateur Compiler Explorer <sup>24</sup>, il est possible de réaliser cette correspondance en ligne <sup>25</sup>, avec d'autres langages que le langage C comme source possible et un large choix d'architectures cibles via divers compilateurs.

<sup>17.</sup> https://github.com/HJLebbink/asm-dude/wiki/sysret (consulté le 9 avril 2020).

<sup>18.</sup> https://www.felixcloutier.com/x86/intn:into:int3:int1 (consulté le 9 avril 2020).

<sup>19.</sup> https://www.felixcloutier.com/x86/iret:iretd (consulté le 9 avril 2020).

<sup>20.</sup> https://www.tutorialspoint.com/assembly\_programming/assembly\_system\_calls.htm (consulté le 9 avril 2020).

<sup>21.</sup> https://stackoverflow.com/a/5638826 (consulté le 9 avril 2020).

<sup>22.</sup> https://stackoverflow.com/a/1289907 (consulté le 9 avril 2020).

<sup>23.</sup> https://sourceware.org/binutils/docs-2.32/binutils/objdump.html#objdump (consulté le 9 avril 2020).

<sup>24.</sup> https://github.com/mattgodbolt/compiler-explorer (consulté le 9 avril 2020).

<sup>25.</sup> https://godbolt.org/ (consulté le 9 avril 2020).

# 2. Fonction avec paramètres mais sans retour

#### 2.1. Paramètres

Dès qu'on aborde la problématique des fonctions avec paramètres, une série de questions se posent. Par exemple : Comment transmettre les arguments ? ou Dans quel ordre transmettre les arguments ? Il n'y a pas de réponse unique à ces questions, mais différentes conventions d'appel de fonction <sup>26</sup> peuvent être adoptées.

Nous nous intéressons ici à certaines d'entre elles. Ce sont celles qui concernent le système d'exploitation GNU / Linux dans sa version 64 bits. Elles sont consignées dans un document intitulé System V Application Binary Interface, AMD64 Architecture Processor Supplement (With LP64 and ILP32 Programming Models) <sup>27</sup>. Dans la suite de ce TD, on utilise l'abréviation « ELF x86-64 psABI » pour faire référence à ce document. Ses sources sont disponibles dans un dépôt GitHub <sup>28</sup>.

Deux canaux s'offrent pour la transmission des arguments : les registres et la pile.

**Appels système** Nous avons déjà vu que les registres seuls sont utilisés par les appels systèmes <sup>29</sup>.

**GNU / Linux 32 bits** Sous GNU / Linux en 32 bits, la pile est (presque) exclusivement utilisée pour passer les arguments de fonctions utilisateur <sup>30</sup>.

L'utilisation de la pile présente comme avantages, entre autres, de ne pas limiter le nombre de paramètres de la fonction et de permettre les appels récursifs <sup>31</sup>. Notez cependant que recourir à la pile présente également des inconvénients. L'exécution est plus lente, puisque la pile est en mémoire centrale. De plus, certaines menaces guettent, tels le dépassement de pile <sup>32</sup>, si trop d'appels récursifs sont réalisés, et le *stack buffer overflow* <sup>33</sup>, évoqué dans la section 1.2.2.

**GNU / Linux 64 bits** Dans la version 64 bits de GNU / Linux, les registres et la pile sont utilisés pour la transmission d'arguments aux fonctions utilisateur. Les conventions relatives au passage d'arguments de fonctions sont assez complexes  $^{34}$ .

<sup>26.</sup> https://en.wikipedia.org/wiki/X86\_calling\_conventions#List\_of\_x86\_calling\_conventions (consulté le 9 avril 2020).

<sup>27.</sup> https://github.com/hjl-tools/x86-psABI/wiki/x86-64-psABI-1.0.pdf (consulté le 9 avril 2020).

<sup>28.</sup> https://github.com/hjl-tools/x86-psABI (consulté le 9 avril 2020).

<sup>29.</sup> Ceci est renseigné dans l'appendice A.2.1 du ELF x86-64 psABI.

<sup>30.</sup> On le trouve décrit dans la section 2.2.3 du System V Application Binary Interface, Intel386 Architecture Processor Supplement, Version 1.1 (https://github.com/hjl-tools/x86-psABI/wiki/intel386-psABI-1.1.pdf, consulté le 9 avril 2020)).

<sup>31.</sup> https://fr.wikipedia.org/wiki/Algorithme\_r%C3%A9cursif (consulté le 9 avril 2020).

<sup>32.</sup> https://fr.wikipedia.org/wiki/D%C3%A9passement\_de\_pile (consulté le 9 avril 2020).

<sup>33.</sup> https://en.wikipedia.org/wiki/Stack\_buffer\_overflow (consulté le 9 avril 2020).

<sup>34.</sup> On en trouve la description complète dans la section 3.2.3 du ELF x86-64 psABI.

	Appel système	Fonction utilisateur
Mnémonique d'appel	syscall	call
Identifiant de l'appelé	numéro: mov rax, num	étiquette : call label
Stockage adresse retour	rcx	pile
Mnémonique de retour	sysret	ret
Stockage valeur retour	rax	entiers / adresses : rax, rdx
Arguments	rdi, rsi, rdx, r10,	entiers / adresses : rdi, rsi,
(dans l'ordre)	r8, r9	rdx, rcx, r8, r9 puis la pile
Registres de l'appelant (sauvegardés <sup>a</sup> par l'appelé)	rbp, rsp, rbx, rdx, rsi, rdi, r8, r9, r10, r12, r13, r14, r15	rbp, rsp <sup>b</sup> , rbx, r12, r13, r14, r15
Registres de l'appelé (sauvegardés <sup>a</sup> par l'appelant)	rax, rcx, r11	rax, rcx, rdx, rsi, rdi, r8, r9, r10, r11
Prologue (sauvegarde / création contextes de pile, création variables locales)	$hors\ sujet$	push rbp mov rbp, rsp sub rsp, imm ou enter imm, 0
Épilogue (destruction variables locales, restauration contexte de pile)	$hors\ sujet$	mov rsp, rbp pop rbp ou leave

Table 1 – Appels systèmes et fonctions utilisateurs sous GNU / Linux 64 bits (voir ELF x86-64 psABI <sup>c</sup>).

Dans la suite de ce TD, on se limite à des arguments entiers (ou adresse) en nombre inférieur ou égal à six. Dans ce cas, seuls les registres sont employés. Du premier au sixième paramètre <sup>35</sup>, les registres rdi, rsi, rdx, rcx, r8 et r9, dans cet ordre, sont utilisés.

On retrouve cette information dans la Table 1 qui compare les conventions d'appels système et celles des appels de fonctions utilisateurs en GNU / Linux 64 bits.

On y remarque, par exemple, que les registres utilisés pour fournir les arguments d'un appel système ou d'une fonction utilisateur ne sont pas exactement les mêmes. Pour les appels système, le 4<sup>e</sup> argument est fourni via r10 tandis que pour les fonctions utilisateur on utilise rcx.

a. Si nécessaire.

b. En fait  ${\tt rsp}$  ne doit pas être sauvegardé par l'appelant car le mécanisme  ${\tt call}$  /  ${\tt ret}$  assure la conservation de sa valeur.

 $c.\ https://github.com/hjl-tools/x86-psABI/wiki/x86-64-psABI-1.0.pdf$  (consulté le 9 avril 2020).

<sup>35.</sup> En langage C (ou en Java), le premier paramètre d'une fonction (ou d'une méthode) est celui qui est le plus proche du nom de cette fonction (ou de cette méthode).

### 2.2. Registres conservés ou non

Parmi les conventions d'appels de fonctions du ELF x86-64 ps ABI figurent également deux listes de registres : ceux qui appartiennent au code appel ant et ceux qui appartiennent au code appelé  $^{36}$ .

Un registre appartenant au code appelant est un registre dont le contenu doit être préservé par la fonction appelée. Si celle-ci utilise un de ces registres, elle doit le remettre en fin d'exécution dans l'état dans lequel elle l'a trouvé en début d'exécution. Ces registres sont : rbp, rbx, r12, r13, r14 et r15.

Un registre appartenant au code appelé est un registre qui ne doit pas être préservé par la fonction appelée. Il s'agit des dix registres : rsp, rax, rcx, rdx, rdi, rsi, r8, r9, r10 et r11. On remarque que les registres qui servent à la transmission des paramètres de fonction appartiennent à la fonction appelée.

On retrouve cette information dans la Table 1.

### 2.3. Langage C

Nous nous limitons provisoirement à une fonction à un seul argument :

```
// 02_f_arg_noret_c.c
   // gcc -o 02_f_arg_noret_c 02_f_arg_noret_c.c
   #include <unistd.h>
5
6
   void show(const char * message);
   // variables globales :
   // https://fr.wikipedia.org/wiki/Variable_globale
10
   const char * msg_0 = "La vie moderne\n";
11
   const char * msg_1 = "Une qualification olympique\n";
12
13
   int main(void)
14
   {
15
       show(msg_0);
16
17
       show(msg_1);
18
19
       _exit(0);
20
   }
21
22
   void show(const char * message)
23
   {
24
```

<sup>36.</sup> Ces listes sont fournies à la section 3.2.1 du ELF x86-64 psABI.

```
// séquence d'échappement en octal :
25
       // voir 1er paragraphe de la section « Notes » de :
26
       // https://en.cppreference.com/w/cpp/language/escape
27
       while (*message != '\0')
       {
29
           write(STDOUT_FILENO, message, 1);
30
           ++message;
31
           // arithmétique des pointeurs :
32
           // http://casteyde.christian.free.fr/cpp/cours/online/x1865.html
       }
34
   }
```

La fonction show() affiche sur la console une chaîne de caractères zéro-terminée. Son argument est l'adresse du premier caractère de cette chaîne.

### 2.4. Langage d'assemblage

Un code  $^{37}$  en langage d'assemblage produisant un résultat équivalent est :

```
; 02_f_arg_noret_asm.asm
2
   ; nasm -f elf64 -F dwarf 02_f_arg_noret_asm.asm
   ; ld -o 02_f_arg_noret_asm 02_f_arg_noret_asm.o
   global _start
   section .rodata
       msg_0
                DΒ
                         `La vie moderne\n`, 0
9
                         `Une qualification olympique\n`, 0
       msg_1
                DΒ
10
11
   section .text
12
   _start:
13
       mov
                rdi, msg_0
14
       call
                show
15
16
                rdi, msg_1
       mov
17
       call
                show
19
       mov
                rax, 60
20
                rdi, 0
       mov
21
       syscall
22
```

<sup>37.</sup> Pour une version de ce code avec les évolutions des registres rip et rsp ainsi que celle de l'état de la pile, allez en annexe A.2 (p. 26).

```
24
   ; fonction d'affichage sur la sortie standard
25
   ; d'une chaîne de caractères constante zéro-terminée
   ; fournie en paramètre
28
   ; argument 1 : adresse du premier caractère de la chaîne à afficher
29
   ; retour : aucun
30
31
   show:
32
                            ; sauvegarde du contexte de pile de l'appelant
       push
               rbp
33
                            ; création du contexte de pile de l'appelé
       mov
               rbp, rsp
       ; rem. : les 2 lignes ci-dessus sont ici inutiles car l'appelé
35
                 (c.-à-d. la fonction show) ne crée pas de variable locale
36
                 et donc n'a pas besoin d'un contexte de pile propre
37
38
               rsi, rdi
                            ; 1er argument call -> 2e argument syscall
       mov
               rdi, 1
                            ; STDOUT_FILENO
       mov
                            ; 1 byte à écrire
       mov
               rdx, 1
41
42
    .while:
43
               byte [rsi], 0 ; fin de chaîne ?
       cmp
44
       jz
                .end
45
                            ; write
       mov
               rax, 1
       syscall
       inc
               rsi
                            ; passage au caractère suivant
48
                .while
       jmp
49
50
    .end:
51
52
                            ; destruction des variables locales
       mov
               rsp, rbp
       ; rem. : la ligne qui précède n'est pas nécessaire car show
                 n'a pas créé de variable locale
55
56
                            ; restauration du contexte de pile de l'appelant
       pop
57
       ; rem. : la ligne qui précède est indispensable car show s'est
58
                 créé un contexte de pile propre
59
60
       ret
```

**Paramètre** L'appel de la fonction show, par le biais de call, est précédé par la copie dans le registre rdi de son argument, à savoir l'adresse du premier caractère de la chaîne de caractères à afficher. C'est conforme à la convention de transmission de paramètres à une fonction utilisateur décrite dans la TABLE 1.

Contexte de pile (stack frame) Au sein d'une fonction, l'accès à ses variables locales (et à ses arguments transmis par la pile), se fait via le registre rbp plutôt que rsp. Le contenu de ce dernier registre ne cesse en effet de varier au gré, entre autres, des call, push ou pop. Il est plus simple de figer l'accès à la pile en fixant une fois pour toute le point d'accès vers la pile en tout début du code de la fonction. Cela s'appelle la création du contexte de pile <sup>38</sup> de la fonction appelée : l'instruction mov rbp, rsp fait ainsi bel et bien pointer rbp sur la base <sup>39</sup> de la pile au sein de la fonction. Ainsi le registre rbp joue le rôle de pointeur de contexte de pile (stack frame pointer) et chaque fonction accède à une portion — un contexte — de pile qui lui est propre.

La création du contexte de pile ne peut cependant pas être la toute première opération <sup>40</sup> réalisée par la fonction. Conformément à l'information présente dans la TABLE 1, le registre rbp appartient au code appelant. Comme la création du contexte de pile du code appelé modifie le contenu de ce registre, le code appelé doit préalablement sauvegarder sa valeur et être en mesure de la restaurer en fin d'exécution. Cela explique la présence de l'instruction push rbp comme toute première dans la fonction show ainsi que celle de l'instruction pop rbp juste avant le retour au code appelant (ret).

Notez qu'ici précisément, il n'est pas réellement nécessaire de sauvegarder ou créer un contexte de pile car **show** ne reçoit pas d'argument via la pile et ne crée aucune variable locale.

### 2.4.1. Remarques supplémentaires

Variables locales L'antépénultième <sup>41</sup> instruction de la fonction show est l'instruction mov rsp, rbp. Elle sert à détruire les variables locales créées sur la pile. Cela a été détaillé dans le TD précédent.

Notez qu'ici précisément ce n'est pas réellement nécessaire car aucune variable locale n'est créée dans show.

**Prologue et épilogue de fonction utilisateur** Dans la section 3.2, on voit qu'il existe des instructions dédiées facilitant la gestion des *stack frames* et des variables locales. C'est déjà signalé dans la TABLE 1.

Étiquette locale Les étiquettes qui commencent par un point (.) sont considérées par nasm comme locales 42. À la différence des étiquettes globales, c'est-à-dire de celles qui ne commencent pas par un point, il est possible de définir plusieurs étiquettes locales de même nom dans un source donné. Chaque étiquette locale est associée à la dernière

<sup>38.</sup> https://en.wikibooks.org/wiki/X86\_Disassembly/Functions\_and\_Stack\_Frames (consulté le 9 avril 2020).

<sup>39.</sup> D'ailleurs rbp vaut pour register base pointer.

<sup>40.</sup> https://en.wikipedia.org/wiki/Function\_prologue#Prologue (consulté le 9 avril 2020).

<sup>41.</sup> http://www.cnrtl.fr/definition/ant%C3%A9p%C3%A9nulti%C3%A8me Antépénultième : Qui précède immédiatement l'avant-dernière (la pénultième) unité, dans une suite d'éléments qu'on peut dénombrer (consulté le 9 avril 2020).

<sup>42.</sup> https://www.nasm.us/doc/nasmdoc3.html#section-3.9 (consulté le 9 avril 2020).

étiquette globale définie, en remontant le code source. Ceci permet, dans des fonctions différentes d'un même code, associées donc à des étiquettes globales différentes, de définir des étiquettes locales de même nom, comme .end, par exemple.

Les étiquettes locales ont un *nom court*, c'est leur nom commençant par un point. Elles ont aussi un *nom long*, obtenu en concaténant leur étiquette globale avec leur nom court. Sous une étiquette globale, on accède à ses étiquettes locales par le biais de leurs noms courts. Pour accéder à une étiquette locale assujettie à une *autre label* global que le courant, on utilise le nom long de cette étiquette.

Le source ci-dessous donne des exemples de définitions et d'utilisations de labels locaux, à travers un horrible code spaghetti  $^{43}$ :

```
local_label.asm
2
   ; nasm -f elf64 -F dwarf local_label.asm
3
   ; ld -o local_label local_label.o
   global _start
6
   section .text
   _start:
9
10
   global1:
11
                                  ; 1re instruction exécutée
       jmp
                .end
12
13
        ; .ici ci-dessous associée à global1 :
14
            nom complet : global1.ici
15
    .ici:
16
                global3.end
                                  ; 3e instruction exécutée
       jmp
17
18
        ; .end ci-dessous associée à global1 :
19
            nom complet : global1.end
20
    .end:
21
                                  ; 2e instruction exécutée
                .ici
       jmp
22
23
   global2:
24
        ; .end ci-dessous associée à global2 :
25
            nom complet : qlobal2.end
       ;
26
    .end:
27
                rax, 60
                                  ; 6e instruction exécutée
       mov
28
                                  ; 7e instruction exécutée
                rdi, 0
       mov
29
                                  ; 8e instruction exécutée
       syscall
30
   global3:
```

43. https://fr.wikipedia.org/wiki/Programmation\_spaghetti (consulté le 13 avril 2020).

```
; .ici ci-dessous associée à global3 :
33
            nom complet : global3.ici
34
     .ici:
35
       jmp
                global2.end
                                  ; 5e instruction exécutée
36
37
        ; .end ci-dessous associée à qlobal3 :
38
            nom complet : qlobal3.end
39
     .end:
40
                                  ; 4e instruction exécutée
                .ici
       jmp
41
```

**Convention d'utilisation label global / label local** Dans ce TD, on utilise des étiquettes globales pour identifier des noms de fonctions et des étiquettes locales pour identifier des instructions au sein d'une fonction. On adopte la bonne pratique de ne jamais se brancher sur une étiquette locale d'une fonction à partir d'une autre fonction!

# 3. Fonction avec paramètres, retour et variables locales

#### 3.1. Retour

Pour ce qui concerne le retour de fonction, divers choix <sup>44</sup> s'offrent : retourner aucune, une ou plusieurs valeurs et ce par le biais d'un ou de registres ou via la pile.

Comme nous utilisons un GNU / Linux 64 bits, nous persistons à respecter les conventions du ELF x86-64 psABI. Elle limite le nombre de valeurs entières (ou adresse) retournées à maximum deux <sup>45</sup>. Les registres rax puis rdx sont utilisés. Cette information se retrouve dans la TABLE 1 (p. 7).

#### 3.2. Variables locales

Un TD a été consacré aux variables locales.

On y a vu que les registres pouvaient être utilisés pour les héberger, mais que si ceux-ci étaient insuffisants en nombre, par exemple si la variable locale est un tableau, la pile était mise à contribution.

En cas d'utilisation de la pile, les accès aux variables locales se font via rbp. Cela a été rappelé en fin de section 2.4 où la notion de contexte de pile est expliquée. Suite à la gestion des contextes de pile de l'appelant — push rbp — et de l'appelé — mov rbp, rsp —, les variables locales peuvent être créées. Cela peut se faire à l'aide de push ou, si on désire créer les variables locales en masse, en produisant un trou de hole\_size bytes sur la pile avec sub rsp, hole\_size.

Symétriquement, en fin d'exécution de l'appelé, il faut détruire les variables locales avec mov rsp, rbp et restaurer le contexte de pile de l'appelant — pop rbp.

<sup>44.</sup> https://en.wikipedia.org/wiki/Calling\_convention (consulté le 9 avril 2020).

<sup>45.</sup> Ceci est renseigné dans la section 3.2.3 du ELF x86-64 psABI.

**Prologue /** enter Le prologue <sup>46</sup> standard d'une fonction :

```
function_name:
   push rbp
   mov rbp, rsp
   sub rsp, hole_size ; hole_size est un entier
```

peut être remplacé par l'usage de l'instruction enter <sup>47</sup> en :

```
function_name:
    enter hole_size, 0 ; hole_size est un entier
```

### **Épilogue /** leave L'épilogue 48 standard d'une fonction :

```
function_name:
    ; ...
mov rsp, rbp
pop rbp

ret
```

peut être raccourci par l'usage de l'instruction leave <sup>49</sup> en :

```
function_name:
    ; ...
leave
ret
```

La Table 1 consacre des lignes aux prologue et épilogue des fonctions utilisateurs.

# 3.3. Langage d'assemblage

#### **3.3.1.** string\_asm.asm

Voici le fichier string\_asm.asm<sup>50</sup>:

```
; string_asm.asm;;
```

- 46. https://en.wikipedia.org/wiki/Function\_prologue#Prologue (consulté le 9 avril 2020).
- 47. https://github.com/HJLebbink/asm-dude/wiki/enter (consulté le 9 avril 2020).
- 48. https://en.wikipedia.org/wiki/Function\_prologue#Epilogue (consulté le 9 avril 2020).
- 49. https://github.com/HJLebbink/asm-dude/wiki/leave (consulté le 9 avril 2020).
- 50. Le lecteur intéressé par son équivalent en langage C le trouve en annexe B.1.

```
; nasm -f elf64 -F dwarf string_asm.asm
   global print_hex
   section .text
9
   ; print_hex : affiche en hexadecimal sur la console la valeur du
10
                  1er argument suivi d'un passage à la ligne si
11
                   le 2e argument vaut 1
12
13
   ; argument 1 : entier sur 8 bytes (64 bits, 8 * 2 quartets)
14
   ; argument 2 : affichage terminé par `\n` si vaut 1
15
16
   ; retour : void
17
18
   print_hex:
19
       ; push
                  rbp
       ; mov
                  rbp, rsp
21
22
                  rsp, 2 + 8 * 2 + 1 ; `0x?????????????\n`
       ; sub
23
24
                2 + 8 * 2 + 1, 0 ; `0x?????????????\n`
       enter
                byte [rbp - (2 + 8 * 2 + 1)], `0`
       mov
                byte [rbp - (2 + 8 * 2 + 1) + 1], `x`
       mov
28
                byte [rbp - 1], `\n`
       mov
29
30
       ; conversion
31
                             ; compteur : 0 \rightarrow 16 (car 8 * 2 quartets)
       mov
                r8, 0
       mov
                r9, rbp
       sub
                r9, 2
                             ; pointe sur la chaîne de caractères
34
                             ; résultat de la conversion binaire → texte
35
    .conversion:
36
               r8, 8 * 2
       cmp
37
               .newline
38
       jz
                al, 0xF
       mov
                             ; conserver le quartet de rang le plus petit
                al, dil
       and
                             ; 0 \rightarrow 9, a \rightarrow f?
                al, 10
       cmp
42
       ; conversion binaire → texte
43
                .digit10
       js
44
                al, `a` - 10
       add
45
                .memcopy
       jmp
```

```
.digit10:
47
       add
                al, `0`
48
      .memcopy:
49
                [r9], al
                              ; copie du caractère dans la chaîne
       mov
50
51
                rdi, 4
       shr
                              ; décalage de rdi de 4 bits à droite
52
                              ; de sorte à amener le quartet « suivant »
53
                              ; en position de rang le plus petit
54
55
       inc
                r8
                              ; compteur de boucle
       dec
                r9
                              ; pointeur dans la chaîne de caractères
57
        jmp
                .conversion
58
        ; rem. : ci-dessus on peut utiliser r8 et r9 car pas d'appel de
59
                  fonction dans la boucle => leurs valeurs ne seront
60
                  pas perdues
61
62
     .newline:
63
        ; newline ?
64
                rsi, 1
       cmp
65
                .print
       jz
66
                              ; forcer à 0 si pas 1
       mov
                rsi, 0
67
68
     .print:
        ; affichage
70
       mov
                rax, 1
71
                rdi, 1
       mov
72
       mov
                rdx, 2 + 8 * 2
73
                rdx, rsi
                                  ; 0 ou 1 (`\n`)
       add
74
                rsi, rbp
       mov
75
                rsi, 2 + 8 * 2 + 1 ; début de la chaîne
       sub
76
       syscall
77
78
        ; mov
                   rsp, rbp
79
                   rbp
        ; pop
80
81
       leave
82
83
       ret
```

Seule la fonction print\_hex y est définie. Celle-ci utilise une variable locale pour stocker une chaîne de caractères. Elle ne retourne rien. La description complète de son utilité est donnée dans le bloc de commentaires qui précède son code.

Dans son implémentation, on utilise l'instruction leave et un masque pour isoler les

quartets <sup>51</sup> (nibble) du premier argument. Chacun d'eux est converti en caractère en lui ajoutant la valeur du code ASCII du caractère '0' si sa valeur est comprise entre 0 et 9 ou la valeur du code ASCII du caractère 'a' dont on retire 10 s'il est supérieur ou égal à 10. Ce traitement est réalisé dans une structure de contrôle si / sinon. On passe d'un quartet au suivant en décalant le motif binaire du premier argument de 4 positions vers la droite. Pour cela, on utilise l'instruction shr <sup>52</sup> (shift right), qui n'a pas été vue dans les TD précédents. Les 16 quartets de l'argument sont traités les uns à la suite des autres dans une boucle pour où le registre r8 fait office de compteur.

**Directive** global La directive global <sup>53</sup> demande à l'assembleur nasm de rendre publique l'étiquette qui la suit. On a coutume de l'utiliser pour que le point d'entrée du programme, \_start, main, etc., soit accessible à l'éditeur de liens. Cela a été expliqué dès le premier TD. Ici, on demande d'en faire de même pour la fonction print\_hex pour rendre possible son utilisation depuis l'extérieur du fichier string\_asm.asm.

#### 3.3.2. number\_asm.asm

Voici le fichier number\_asm.asm 54:

```
number_asm.asm
   ; nasm -f elf64 -F dwarf number_asm.asm
3
   global multiply
   global multiply_print
   extern print_hex
9
   section .text
10
11
12
    multiply : retourne le produit des 2 arguments considérés non signés
13
    rem. : la mnémonique mul fait ce boulot !
15
16
    argument 1 : entier sur 4 bytes : seuls les 4 bytes de poids le
17
                  plus faible sont pris en compte
18
    argument 2 : entier sur 4 bytes : seuls les 4 bytes de poids le
19
                  plus faible sont pris en compte
```

<sup>51.</sup> https://fr.wikipedia.org/wiki/Nibble (consulté le 9 avril 2020).

<sup>52.</sup> https://github.com/HJLebbink/asm-dude/wiki/sal\_sar\_shl\_shr (consulté le 9 avril 2020).

<sup>53.</sup> https://www.nasm.us/doc/nasmdoc6.html#section-6.6 (consulté le 9 avril 2020).

<sup>54.</sup> Le lecteur intéressé par son équivalent en langage C le trouve en annexe B.2.

```
; retour : produit des arguments : argument 1 x argument 2
               sur 8 bytes
23
24
   multiply:
25
       enter
               0,0
                             ; gestion contextes de pile
26
                                             / pas de variable locale
27
28
       ; garder 4 bytes de poids faible
29
       mov
               rax, Oxfffffff
               rdi, rax
                                 ; car existe pas : and rdi, imm64
       and
       and
               rsi, rax
       ; calcul
34
       mov
               rax, 0
35
36
    .loop:
       dec
               rdi
       js
                .end
               rax, rsi
       add
40
               .loop
       jmp
41
42
       ; rem. : ce serait mieux de boucler min(rdi, rsi) fois
43
    .end:
45
       leave
46
47
       ret
48
49
50
     multiply_print : calcule le produit des 2 arguments + affiche
                        l'opération et le résultat
                        attention : opérandes sur 4 bytes
53
54
     argument 1 : entier sur 4 bytes : seuls les 4 bytes de poids le
55
                   plus faible sont pris en compte
56
     argument 2 : entier sur 4 bytes : seuls les 4 bytes de poids le
57
                   plus faible sont pris en compte
59
   ; retour : void
60
61
   multiply_print:
62
       enter
              6,0
63
64
               r12
       push
```

```
r13
        push
66
67
                 byte [rbp - 6],
        mov
                 byte [rbp - 5],
        mov
                 byte [rbp - 4],
        mov
70
71
                 byte [rbp - 3],
        mov
72
                 byte [rbp - 2], `=`
        mov
73
                 byte [rbp - 1], ` `
        mov
74
                 r10, Oxfffffff
        mov
        ; sauvegarde de rdi dans r12 (registre appartenant à appelant)
77
        ; car on va appeler des fonctions et on veut conserver la valeur
78
        ; si on utilisait r8 : risque de perdre sa valeur car appels de
79
        ; fonctions non conservant : il faudrait sauvegarder explicitement
80
        ; avant l'appel
        mov
                r12, rdi
82
        and
                 r12, r10
83
        ; sauvegarde de rsi dans r13 registre appartenant à appelant
84
        ; car on va appeler des fonctions et on veut conserver la valeur
85
                 r13, rsi
        mov
86
                r13, r10
        and
        mov
                 rdi, r12
        mov
                rsi, 0
90
                 print_hex
        call
91
92
                 rax, 1
        mov
93
                 rdi, 1
        mov
94
                 rsi, rbp
        mov
                 rsi, 6
        sub
        mov
                 rdx, 3
97
        syscall
98
99
                 rdi, r13
        mov
100
        mov
                 rsi, 0
101
        call
                 print_hex
102
103
        mov
                 rax, 1
104
                 rdi, 1
        mov
105
                 rsi, rbp
        mov
106
                 rsi, 3
        sub
107
                 rdx, 3
        mov
108
        syscall
```

```
110
                    rdi, r12
          mov
111
                    rsi, r13
          mov
112
                    multiply
          call
113
114
                    rdi, rax
          mov
115
                    rsi, 1
          mov
116
                    print_hex
          call
117
118
                    r13
          pop
119
                    r12
120
          pop
121
          leave
122
123
          ret
124
```

Deux fonctions y sont définies : multiply et multiply\_print. Elles sont toutes les deux rendues publiques.

**Fonction** multiply La fonction multiply calcule et retourne via le registre rax le produit des ses arguments. En ce sens, elle respecte les conventions du ELF x86-64 psABI. Remarquez cependant que le jeu d'instruction du processeur contient la mnémonique mul <sup>55</sup> qui réalise bien plus efficacement cette opération arithmétique!

Fonction multiply\_print La fonction multiply\_print calcule et affiche sur la sortie standard le produit de ses arguments. Les affichages des valeurs numériques sont réalisés par la fonction print\_hex du source string\_asm.asm (section 3.3.1).

La fonction multiply\_print sauvegarde ses arguments dans les registres r12 et r13. Comme il s'agit de registres appartenant au code appelant (voir TABLE 1, p. 7), les contenus de ces registres doivent être sauvegardés et restaurés en début et fin d'exécution de multiply\_print, mais pas avant d'invoquer print\_hex ni multiply.

**Directive** extern La directive extern <sup>56</sup> indique à l'assembleur nasm que l'étiquette qui la suit est définie à l'extérieur du source courant.

Comme déjà écrit, la fonction multiply\_print utilise la fonction print\_hex. Cette dernière n'est pas accessible à nasm lorsqu'il assemble le fichier number\_asm.asm car elle est implémentée dans un autre fichier source : le fichier string\_asm.asm. Pour que nasm n'émette pas d'erreur et dise que la symbole print\_hex lui est inconnu, on lui indique que celui-ci vient du monde extérieur : extern print\_hex.

Le lien entre le symbole print\_hex utilisé dans le fichier number\_asm.asm et son implémentation dans string\_asm.asm ne se fait pas entre les fichiers sources. C'est

<sup>55.</sup> https://github.com/HJLebbink/asm-dude/wiki/mul (consulté le 9 avril 2020).

<sup>56.</sup> https://www.nasm.us/doc/nasmdoc6.html#section-6.5 (consulté le 9 avril 2020).

l'éditeur de liens (linker) qui s'en charge lors du traitement des fichiers objets pour produire l'exécutable. C'est d'ailleurs la raison de son nom. Les commandes à utiliser sont données dans la section 4.

#### **3.3.3.** 03\_test\_asm.asm

Voici le fichier 03\_test\_asm.asm 57:

```
; 03_test_asm.asm
     nasm -f elf64 -F dwarf 03_test_asm.asm
3
     ld -o 03_test_asm 03_test_asm.o number_asm.o string_asm.o
   ; rem. : pour la génération du fichier :
                + number_asm.o : aller voir number_asm.asm
                + string_asm.o : aller voir string_asm.asm
   global _start
10
11
   extern multiply
12
   extern print_hex
13
   extern multiply_print
14
15
   section .text
16
   start:
17
                rdi, 0x2
       mov
                rsi, 0x1000
       mov
19
       call
                multiply
20
21
                rdi, rax
       mov
22
                rsi, 1
       mov
23
                print_hex
       call
24
                rdi, Oxfffffff
       mov
       mov
                rsi, 0x2
27
                multiply_print
       call
28
29
                rax, 60
       mov
30
                rdi, 0
       mov
31
       syscall
```

Ce fichier contient le point d'entrée d'un programme qui teste les fonctions multiply, print\_hex et multiply\_print dont on a parlé dans les sections 3.3.1 et 3.3.2.

<sup>57.</sup> Le lecteur intéressé par son équivalent en langage C le trouve en annexe B.3.

MICL: TD08: Fonctions

La production de l'exécutable correspondant est expliquée dans la section 4.

### 4. Production d'un exécutable

Pour obtenir un exécutable à partir d'un fichier source en langage d'assemblage, on a vu dans le TD01 qu'on commence par assembler le source puis que l'éditeur de lien produit l'exécutable.

C'est une bonne pratique de rassembler des fonctions de même genre de traitement dans un même fichier source. On peut ainsi avoir un fichier source avec des fonctions arithmétiques, un autre avec des fonctions de traitement de chaînes de caractères, etc. On doit alors utiliser des fonctions réparties dans plusieurs fichiers sources. Chaque fichier source est assemblé séparément. C'est ensuite l'éditeur de liens qui rassemble au sein de l'exécutable les morceaux éparpillés dans les fichiers objets.

Voici par exemple la chaîne de production <sup>58</sup> de l'exécutable 03\_test\_asm obtenu à partir des sources de la section 3.3 :

```
$ nasm -f elf64 string_asm.asm
$ nasm -f elf64 number_asm.asm
$ nasm -f elf64 03_test_asm.asm
$ ld -o 03_test_asm -e _start string_asm.o number_asm.o 03_test_asm.o
```

Voici les commandes à utiliser si on désire un exécutable avec informations de déboguage :

```
$ nasm -f elf64 -F dwarf string_asm.asm
$ nasm -f elf64 -F dwarf number_asm.asm
$ nasm -f elf64 -F dwarf 03_test_asm.asm
$ ld -o 03_test_asm -e _start string_asm.o number_asm.o 03_test_asm.o
```

Dans les deux cas, l'ordre des fichiers objets fournis au *linker* n'a pas d'importance.

**Erreurs** Comme il a été signalé dans le TD01, des erreurs peuvent se produire lors de l'assemblage, lors de l'édition des liens ou lors de l'exécution.

Pour ce qui concerne les erreurs de *linker*, en particulier quand plusieurs fichiers objet interviennent pour la production de l'exécutable, signalons :

- l'utilisation dans un fichier objet d'un symbole qui n'a été défini dans aucun des fichiers objet renseignés, c'est-à-dire l'oubli d'un fichier objet dans la liste de ceux renseignés à l'éditeur de liens;
- l'utilisation dans un fichier objet d'un symbole externe, mais qu'on a oublié de rendre global dans son source;
- l'utilisation dans un fichier objet d'un symbole externe, mais qu'on a oublié de qualifier d'extern là où on tente de l'utiliser;
- la définition multiple d'un même symbole global dans plusieurs fichiers objet.

<sup>58.</sup> L'indication du point d'entrée est facultative puisqu'il s'agit de \_start.

### 5. Exercices

Pour réaliser les exercices qui suivent, vous ne pouvez utiliser que les instructions étudiées au long des TD précédents ainsi que de celui-ci. Aucune des fonctions ne peut utiliser de variable globale, sauf éventuellement pour les chaînes de caractères.

Vous devez tester chacune de vos fonctions à partir d'une fonction principale, \_start ou main, écrite dans un fichier source différent de ceux où elles sont implémentées. N'oubliez donc pas d'utiliser les directives global et extern. Compilez chaque source séparément. Éditez les liens en spécifiant la liste des fichiers objets nécessaires à la production de l'exécutable désiré. Suivez, en l'adaptant, la chaîne de production d'un exécutable donnée en section 4.

- **Ex. 1** Écrivez une fonction, affStr, qui reçoit comme unique argument l'adresse du premier caractère d'une chaîne zéro-terminée, qui affiche cette chaîne sur la sortie standard et qui ne retourne rien. La chaîne ne peut être modifiée par affStr.
- **Ex. 2** Écrivez une fonction, **estPair**, qui reçoit comme unique argument un entier codé sur 8 octets et qui retourne 1 si l'entier est pair, 0 sinon.
- **Ex. 3** Écrivez une fonction, lgrStr, qui reçoit comme unique argument l'adresse du premier caractère d'une chaîne zéro-terminée et qui retourne la taille en octet de la chaîne, sans compter le zéro final. La chaîne ne peut être modifiée par lgrStr.
- **Ex. 4** Écrivez une fonction, swap, qui reçoit deux arguments : les *adresses* de deux variables (locales) de la fonction appelant. Chacune de ces deux variables fait 8 octets. La fonction permute le contenu des ces deux variables. Elle ne retourne rien.
- **Ex. 5** Écrivez une fonction, nbPair, qui reçoit deux arguments : deux entiers codés sur 8 octets. La fonction retourne 0 si aucune des valeurs n'est paire, 1 si une seule est paire, 2 si elles sont toutes les deux paires.

Aide: Utiliser la fonction estPair de l'Ex. 2 devrait vous faciliter le travail.

MICL: TD08: Fonctions

**Ex. 6** Écrivez une fonction, affBin, qui reçoit comme unique argument un entier codé sur 8 octets et qui affiche la valeur de cet entier en binaire. Elle ne retourne rien.

### Notions à retenir

Définition et invocation de fonctions avec ou sans paramètre, avec ou sans retour, avec ou sans variables locales; chaîne de production d'un exécutable.

### A. Codes assembleur fortement commentés

### A.1. Fonction sans paramètre ni retour

Voici le code de la section 1.2 (p. 3) enrichi de commentaires où les évolutions des registres rip et rsp ainsi que celle de l'état de la pile sont renseignées :

```
; 01_f_noarg_noret_asm_fc.asm
   ; nasm - f \ elf64 - F \ dwarf \ O1\_f\_noarg\_noret\_asm\_fc.asm
   ; ld -o 01_f_noarg_noret_asm_fc 01_f_noarg_noret_asm_fc.o
   global _start
   section .rodata
                         DB `Salut tou·te·s !\n`, 0
9
       message
       message_length DQ message_length - message - 1
10
11
   section .text
12
13
   ; point d'entrée
14
15
   _start:
16
17
        ; rip : 0x401000
18
        ; rsp : 0x7ffffffd3a0
19
20
        ; pile vide
21
                                petites adresses
```

```
23
       ; rsp ---> +----+ grandes adresses 0x7fffffffd3a0
       ; rem. : les contenus initiaux de rip et rsp peuvent varier
       call
               show_message
28
       ; rip : 0x401005
       ; rsp : 0x7ffffffd3a0
       ; pile vide
                              petites adresses
                          /
                   / 0x05 / 0x7ffffffd398
35
                    / 0x10 /
36
                   | 0x40 |
                    / Ox00 /
                    / Ox00 /
                    / Ox00 /
                    / 0x00 /
41
                    / 0x00 /
42
       ; rsp \longrightarrow +----+ grandes adresses 0x7fffffffd3a0
43
       ; rem. : les contenus initiaux de rip et rsp peuvent varier
       mov
              rax, 60
       mov
               rdi, 0
       syscall
48
49
50
   ; fonction d'affichage sur la sortie standard
   ; de la chaîne de caractères "Salut tou te s !\n"
   ; argument : aucun
54
   ; retour : aucun
55
56
   show_message:
57
       ; rip : 0x401011
       ; rsp : 0x7ffffffd3a0
       ; adresse de retour au sommet de la pile
63
                              petites adresses
       ; rsp ---> | 0x05 | 0x7ffffffd398
```

```
/ 0x10 /
67
                      | 0x40 |
                      / 0x00 /
                       / 0x00 /
71
                       / 0x00 /
                      / 0x00 /
72
                      I \quad Ox000 \quad I
73
                      +----+
                                  grandes adresses 0x7ffffffd3a0
74
        ; rem. : les contenus initiaux de rip et rsp peuvent varier
75
                 rax, 1
77
        mov
                 rdi, 1
        mov
78
        mov
                 rsi, message
79
                 rdx, [message_length]
        mov
80
        syscall
81
        ; rip : 0x40102f
83
        ; rsp : 0x7ffffffd3a0
84
85
          adresse de retour au sommet de la pile
86
87
                                  petites adresses
88
          rsp ---> | 0x05 | 0x7ffffffd398
                      / 0x10 /
91
                      | 0x40 |
92
                      / 0x00 /
93
                      1 \ 0x00 \ 1
94
                      I \quad Ox000 \quad I
95
                      / 0x00 /
                      I Ox00 I
                      +----+
                                 grandes adresses 0x7ffffffd3a0
98
        ; rem. : les contenus initiaux de rip et rsp peuvent varier
99
100
        ret
101
```

## A.2. Fonction avec paramètres mais sans retour

Voici le code de la section 2.4 (p. 9) enrichi de commentaires où les évolutions des registres rip et rsp ainsi que celle de l'état de la pile sont renseignées :

```
; O2_f_arg_noret_asm_fc.asm;;
i rasm -f elf64 -F dwarf O2_f_arg_noret_asm_fc.asm
```

```
; ld -o 02_f_arg_noret_asm_fc 02_f_arg_noret_asm_fc.o
   global _start
   section .rodata
                       `La vie moderne\n`, 0
       msg_0
               DB
9
                       `Une qualification olympique\n`, 0
       msg_1
10
11
   section .text
12
   _start:
       ; rip : 0x401000
       ; rsp : 0x7ffffffd3b0
16
17
       ; pile vide
                              petites adresses
       ; rsp ---> +----+ grandes adresses 0x7fffffffd3b0
       ; rem. : les contenus initiaux de rip et rsp peuvent varier
23
               rdi, msg_0
       mov
24
       call
               show
25
       ; rip : 0x40100f
       ; rsp : 0x7ffffffd3b0
       ; pile vide
30
                              petites adresses
                          /
                    / 0x00 / 0x7ffffffd3a0
                    / Ox00 /
                   / Ox00 /
                    / Ox00 /
36
                   1 \ 0x00 \ 1
37
                    I Ox00 I
                   / Ox00 /
                   / Ox00 /
                   / 0x0f / 0x7ffffffd3a8
                   | 0x10 |
                   | 0x40 |
43
                   / Ox00 /
44
                   / 0x00 /
                   / Ox00 /
                    / Ox00 /
```

```
/ 0x00 /
48
       ; rsp ---> +----+ grandes adresses 0x7fffffffd3b0
       ; rem. : les contenus initiaux de rip et rsp peuvent varier
       mov
               rdi, msg_1
       call
               show
53
54
       ; rip : 0x40101e
       ; rsp : 0x7ffffffd3b0
       ; pile vide
                              petites adresses
60
                    / 0x00 / 0x7ffffffd3a0
                    / 0x00 /
62
                    / 0x00 /
                    1 0x00 1
                    / Ox00 /
                    I \quad Ox00 \quad I
66
                    / 0x00 /
67
                    1 0x00 1
                    / 0x1e / 0x7fffffffd3a8
                    / Ox10 /
                    | 0x40 |
                    / 0x00 /
                    / 0x00 /
73
                    / 0x00 /
74
                    1 \ 0x00 \ 1
75
                    / Ox00 /
76
       ; rsp \longrightarrow +----+ grandes adresses 0x7ffffffd3b0
       ; rem. : les contenus initiaux de rip et rsp peuvent varier
               rax, 60
       mov
80
       mov
               rdi, 0
81
       syscall
   ; fonction d'affichage sur la sortie standard
   ; d'une chaîne de caractères constante zéro-terminée
   ; fournie en paramètre
87
88
   ; argument 1 : adresse du premier caractère de la chaîne à afficher
   ; retour : aucun
```

```
show:
92
        ; 1er appel de show
        ; rip : 0x40102a
        ; rsp : 0x7ffffffd3a8
97
98
        ; adresse de retour au sommet de la pile
100
                                petites adresses
101
102
          rsp ---> | OxOf | Ox7ffffffd3a8
103
                     / Ox10 /
104
                     | 0x40 |
105
                     / Ox00 /
106
                     / 0x00 /
107
                     / Ox00 /
108
                     / Ox00 /
109
                     / 0x00 /
110
                                grandes adresses 0x7ffffffd3b0
                     +----+
111
        ; rem. : les contenus initiaux de rip et rsp peuvent varier
112
113
        ; 2e appel de show
114
        ; rip : 0x40102a (identique 1er appel)
116
        ; rsp : 0x7fffffffd3a8 (identique 1er appel)
117
118
         adresse de retour au sommet de la pile (différent 1er appel)
119
120
                                petites adresses
                     / 0x00 / 0x7ffffffd3a0
123
                     / 0x00 /
124
                     I Ox00 I
125
                     / 0x00 /
126
                     / 0x00 /
127
                     / Ox00 /
                     / Ox00 /
                     / 0x00 /
130
        ; rsp --->
                    / 0x1e / 0x7fffffffd3a8
131
                     / 0x10 /
132
                     | 0x40 |
133
                     / Ox00 /
134
                     / Ox00 /
```

```
/ 0x00 /
136
                      / 0x00 /
137
                      1 0x00 1
138
                      +----+
                                 grandes adresses 0x7ffffffd3b0
139
        ; rem. : les contenus initiaux de rip et rsp peuvent varier
140
141
                 rbp
                               ; sauvegarde du contexte de pile de l'appelant
        push
142
                 rbp, rsp
                             ; création du contexte de pile de l'appelé
        mov
143
        ; rem. : les 2 lignes ci-dessus sont ici inutiles car l'appelé
144
                  (c.-à-d. la fonction show) ne crée pas de variable locale
                   et donc n'a pas besoin d'un contexte de pile propre
146
147
        ; 1er appel de show
148
149
        ; rip : 0x40102e
150
        ; rsp : 0x7ffffffd3a0
151
152
        ; sauvegarde de rbp au sommet de la pile
153
154
                                 petites adresses
155
156
          rsp --->
                     / 0x00 / 0x7fffffffd3a0
157
                      / 0x00 /
                      / 0x00 /
                      / 0x00 /
160
                      / 0x00 /
161
                      / 0x00 /
162
                      1 \ 0x00 \ 1
163
                      / 0x00 /
164
                      / 0x0f / 0x7ffffffd3a8
                      / 0x10 /
166
                      | 0x40 |
167
                      / 0x00 /
168
                      I \quad Ox00 \quad I
169
                      I \quad Ox00 \quad I
170
                      I \quad Ox000 \quad I
171
                      / 0x00 /
172
                      +----+
                                 grandes adresses 0x7ffffffd3b0
173
        ; rem. : les contenus initiaux de rip et rsp peuvent varier
174
175
        ; 2e appel de show
176
177
        ; rip : 0x40102e (identique 1er appel)
178
        ; rsp : 0x7fffffffd3a0 (identique 1er appel)
```

```
180
        ; sauvegarde de rbp au sommet de la pile (identique 1er appel)
181
182
                               petites adresses
183
184
         rsp ---> | 0x00 | 0x7fffffffd3a0
185
                     I Ox00 I
186
                     / 0x00 /
187
                     / 0x00 /
188
                     / 0x00 /
189
                     / 0x00 /
                     / 0x00 /
191
                     / 0x00 /
192
                     193
                     / Ox10 /
194
                     | 0x40 |
195
                     / Ox00 /
196
                     / Ox00 /
197
                     I Ox00 I
198
                     / 0x00 /
199
                     / 0x00 /
200
                     +----+
                               grandes adresses 0x7ffffffd3b0
201
        ; rem. : les contenus initiaux de rip et rsp peuvent varier
202
203
        mov
               r8, rdi
                             ; car rdi utilisé par syscall
204
205
        mov
                rdi, 1
                             ; STDOUT_FILENO
206
                rdx, 1
                             ; 1 byte à écrire
        mov
207
208
     .while:
209
                byte [r8], 0 ; fin de chaîne ?
        cmp
                .end
        jz
211
                            ; write
212
        mov
                rax, 1
                             ; adresse du byte à écrire
                rsi, r8
        mov
213
        syscall
214
               r8
                             ; passage au caractère suivant
        inc
215
                .while
        jmp
216
217
     .end:
218
219
            rsp, rbp ; destruction des variables locales
        mov
220
        ; rem. : la ligne qui précède n'est pas nécessaire car show
221
                n'a pas créé de variable locale
222
223
```

```
; restauration du contexte de pile de l'appelant
                rbp
        pop
224
        ; rem. : la ligne qui précède est indispensable car show s'est
225
                créé un contexte de pile propre
226
227
        ; 1er appel de show
228
229
        ; rip : 0x401054
230
        ; rsp : 0x7ffffffd3a8
231
232
        ; adresse de retour au sommet de la pile
                                petites adresses
235
236
                     / 0x00 / 0x7ffffffd3a0
237
                     / 0x00 /
238
                     / 0x00 /
239
                     / Ox00 /
                     / 0x00 /
241
                     I \quad Ox00 \quad I
242
                     / 0x00 /
243
                     / 0x00 /
244
          rsp --->
                    245
                     / Ox10 /
                     | 0x40 |
                     1 0x00 1
248
                     / 0x00 /
249
                     / 0x00 /
250
                     1 \ 0x00 \ 1
251
                     / 0x00 /
252
                     +----+
                                grandes adresses 0x7ffffffd3b0
        ; rem. : les contenus initiaux de rip et rsp peuvent varier
255
        ; 2e appel de show
256
257
         rip : 0x401054 (identique 1er appel)
258
        ; rsp : 0x7fffffffd3a8 (identique 1er appel)
259
260
         adresse de retour au sommet de la pile (différent 1er appel)
261
262
                                petites adresses
263
                             /
264
                     / 0x00 / 0x7ffffffd3a0
265
                     / Ox00 /
266
                     / Ox00 /
267
```

```
/ 0x00 /
268
                         I \quad 0x00 \quad I
269
                         / 0x00 /
270
                         / 0x00 /
271
                         / 0x00 /
272
                        / 0x1e / 0x7fffffffd3a8
273
                         / 0x10 /
274
                         | 0x40 |
275
                         / 0x00 /
276
                         I \quad Ox00 \quad I
                         / 0x00 /
                         / 0x00 /
279
                         / 0x00 /
280
                                      grandes adresses 0x7fffffffd3b0
281
         ; rem. : les contenus initiaux de rip et rsp peuvent varier
282
283
         ret
284
```

Comme la fonction show est invoquée deux fois, les commentaires indiquant l'état des registres rip et rsp et de la pile y apparaissent chaque fois en deux versions.

#### B. Codes C

### B.1. string\_c

Le fichier d'en-têtes et le fichier source qui suivent constituent les équivalents en langage C du source string\_asm.asm de la section 3.3.1 en page 14.

#### **B.1.1.** string\_c.h

```
/*!
    * \file string_c.h
    */
3
   #include <stdint.h>
4
5
   /*!
6
    * \brief Affichage hexadécimal.
    * Affiche en hexadecimal sur la console la valeur du 1er argument
    * suivi d'un passage à la ligne si le 2e argument vaut 1.
10
11
    * \param value l'entier à afficher.
12
    * \param newline s'il vaut 1, l'affichage se termine par un passage
```

#### **B.1.2.** string\_c.c

```
/*!
    * \file string_c.c
   #include <stdint.h>
   #include <unistd.h>
   void print_hex(uint64_t value, uint64_t newline)
9
       char hex_str [] = "0x????????????????n";
10
11
       // conversion
12
       char * hex_ptr = hex_str + (sizeof(hex_str) - 1) - 2;
13
       for (unsigned u = 0; u != 16; ++u, --hex_ptr)
14
15
            char tmp = 0xF;
16
            tmp &= value;
17
            if (tmp >= 10)
20
                tmp += 'a' - 10;
21
            }
22
            else
23
            {
24
                tmp += '0';
            }
            *hex_ptr = tmp;
28
29
            value >>= 4;
30
       }
31
       if (newline != 1)
       {
            newline = 0;
35
       }
36
37
```

```
write(STDOUT_FILENO, hex_str, (sizeof(hex_str) - 1) - 1 + newline);
return;
}
```

#### **B.1.3.** Commentaires

Le premier argument de la fonction print\_hex() est value.

#### B.2. number\_c

Le fichier d'en-têtes et le fichier source qui suivent constituent les équivalents en langage C du source number\_asm.asm de la section 3.3.2 en page 17.

#### B.2.1. number\_c.h

```
/*!
    * \file number_c.h
   #include <stdint.h>
5
    * \brief Retourne le produit des 2 arguments considérés non signés.
    * Rem. : l'opérateur * fait ce boulot !
10
      \param lhs seuls les 4 bytes de poids le plus faible sont pris
11
                  en compte.
12
      \param rhs seuls les 4 bytes de poids le plus faible sont pris
                  en compte.
14
15
    * \return le produit de lhs par rhs.
16
17
   uint64_t multiply(uint64_t lhs, uint64_t rhs);
18
19
    * \brief Calcule le produit des 2 arguments avec affichage de
21
              l'opération et du résultat.
22
23
    * Attention : opérandes sur 4 bytes.
24
25
    * \param lhs seuls les 4 bytes de poids le plus faible sont pris
                  en compte.
    * \param rhs seuls les 4 bytes de poids le plus faible sont pris
```

#### **B.2.2.** number\_c.c

```
/*!
    * \file number_c.h
    */
   #include <stdint.h>
   #include <unistd.h>
6
   #include "string_c.h"
   uint64_t multiply(uint64_t lhs, uint64_t rhs)
10
11
       // garder 4 bytes de poids faible
12
       lhs &= Oxffffffff;
13
       rhs &= Oxffffffff;
14
15
       // calcul
       uint64_t product = 0;
17
       while ((int64_t) --lhs >= 0)
18
19
           product += rhs;
20
21
       // rem. : ce serait mieux de boucler min(rdi, rsi) fois
       return product;
24
25
26
   void multiply_print(uint64_t lhs, uint64_t rhs)
27
   {
28
       char mul_str [] = " * ";
29
       char equ_str [] = " = ";
31
       // garder 4 bytes de poids faible
32
       lhs &= Oxffffffff;
33
       rhs &= Oxffffffff;
34
       print_hex(lhs, 0);
37
```

```
write(STDOUT_FILENO, mul_str, sizeof(mul_str) - 1);

print_hex(rhs, 0);

write(STDOUT_FILENO, equ_str, sizeof(equ_str) - 1);

print_hex(multiply(lhs, rhs), 1);

return;
}
```

### B.3. 03\_test\_c

Le fichier qui suit constitue l'équivalent en langage C du fichier 03\_test\_asm.asm de la section 3.3.3 en page 21.

#### **B.3.1.** 03\_test\_c.c

```
/*!
/* \file 03_test_c.c

/*/
/*include <unistd.h>

#include "number_c.h"

#include "string_c.h"

int main()

print_hex(multiply(0x2, 0x1000), 1);

multiply_print(0xffffffff, 0x2);

_exit(0);
}
```

#### **B.4.** Exécutable

Voici la commande pour produire l'exécutable 03\_test\_c obtenu à partir des sources des sections B.1, B.2 et B.3 :

```
$ gcc -o 03_test_c string_c.c number_c.c 03_test_c.c
Si on désire un exécutable avec des informations de déboguage :
$ gcc -g -o 03_test_c string_c.c number_c.c 03_test_c.c
```

MICL: TD08: Fonctions

### Références

- [1] Intel® 64 and IA-32 Architectures Software Developer's Manual, Combined Volumes: 1, 2A, 2B, 2C, 2D, 3A, 3B, 3C, 3D and 4, octobre 2017. https://software.intel.com/sites/default/files/managed/39/c5/325462-sdm-vol-1-2abcd-3abcd.pdf.
- [2] System V Application Binary Interface, AMD64 Architecture Processor Supplement (With LP64 and ILP32 Programming Models) Version 1.0, janvier 2018. https://github.com/hjl-tools/x86-psABI/wiki/X86-psABI.
- [3] Igor Zhirkov. Low-Level Programming. Apress, 2017. https://www.apress.com/gp/book/9781484224021.