Address	7	6	5	4	3	2	1	0	Name
\$400F.E608	-	-	GPIOF	GPIOE	GPIOD	GPIOC	GPIOB	GPIOA	SYSCTL_RCGCGPIO_R
\$400F.EA08	-	-	GPIOF	GPIOE	GPIOD	GPIOC	GPIOB	GPIOA	SYSCTL_PRGPIO_R
\$4000.43FC	DATA	DATA	DATA	DATA	DATA	DATA	DATA	DATA	GPIO_PORTA_DATA_R
\$4000.4400	DIR	DIR	DIR	DIR	DIR	DIR	DIR	DIR	GPIO_PORTA_DIR_R
\$4000.4420	SEL	SEL	SEL	SEL	SEL	SEL	SEL	SEL	GPIO_PORTA_AFSEL_R
\$4000.4510	PUE	PUE	PUE	PUE	PUE	PUE	PUE	PUE	GPIO_PORTA_PUR_R
\$4000.451C	DEN	DEN	DEN	DEN	DEN	DEN	DEN	DEN	GPIO_PORTA_DEN_R
\$4000.4524	1	1	1	1	1	1	1	1	GPIO_PORTA_CR_R
\$4000.4528	0	0	0	0	0	0	0	0	GPIO_PORTA_AMSEL_R
\$4000.53FC	DATA	DATA	DATA	DATA	DATA	DATA	DATA	DATA	GPIO_PORTB_DATA_R
\$4000.5400	DIR	DIR	DIR	DIR	DIR	DIR	DIR	DIR	GPIO_PORTB_DIR_R
\$4000.5420	SEL	SEL	SEL	SEL	SEL	SEL	SEL	SEL	GPIO_PORTB_AFSEL_R
\$4000.5510	PUE	PUE	PUE	PUE	PUE	PUE	PUE	PUE	GPIO_PORTB_PUR_R
\$4000.551C	DEN	DEN	DEN	DEN	DEN	DEN	DEN	DEN	GPIO_PORTB_DEN_R
\$4000.5524	1	1	1	1	1	1	1	1	GPIO_PORTB_CR_R
\$4000.5528	0	0	AMSEL	AMSEL	0	0	0	0	GPIO_PORTB_AMSEL_R
\$4000.63FC	DATA	DATA	DATA	DATA	JTAG	JTAG	JTAG	JTAG	GPIO_PORTC_DATA_R
\$4000.6400	DIR	DIR	DIR	DIR	JTAG	JTAG	JTAG	JTAG	GPIO_PORTC_DIR_R
\$4000.6420	SEL	SEL	SEL	SEL	JTAG	JTAG	JTAG	JTAG	GPIO_PORTC_AFSEL_R
\$4000.6510	PUE	PUE	PUE	PUE	JTAG	JTAG	JTAG	JTAG	GPIO_PORTC_PUR_R
\$4000.651C	DEN	DEN	DEN	DEN	JTAG	JTAG	JTAG	JTAG	GPIO_PORTC_DEN_R
\$4000.6524	1	1	1	1	JTAG	JTAG	JTAG	JTAG	GPIO_PORTC_CR_R

\$4000.6528	AMSEL	AMSEL	AMSEL	AMSEL	JTAG	JTAG	JTAG	JTAG	GPIO_PORTC_AMSEL_R		
\$4000.73FC	DATA	DATA	DATA	DATA	DATA	DATA	DATA	DATA	GPIO_PORTD_DATA_R		
\$4000.7400	DIR	DIR	DIR	DIR	DIR	DIR	DIR	DIR	GPIO_PORTD_DIR_R		
\$4000.7420	SEL	SEL	SEL	SEL	SEL	SEL	SEL	SEL	GPIO_PORTD_AFSEL_R		
\$4000.7510	PUE	PUE	PUE	PUE	PUE	PUE	PUE	PUE	GPIO_PORTD_PUR_R		
\$4000.751C	DEN	DEN	DEN	DEN	DEN	DEN	DEN	DEN	GPIO_PORTD_DEN_R		
\$4000.7524	CR	1	1	1	1	1	1	1	GPIO_PORTD_CR_R		
\$4000.7528	0	0	AMSEL	AMSEL	AMSEL	AMSEL	AMSEL	AMSEL	GPIO_PORTD_AMSEL_R		
\$4002.43FC	-	-	DATA	DATA	DATA	DATA	DATA	DATA	GPIO_PORTE_DATA_R		
\$4002.4400	-	-	DIR	DIR	DIR	DIR	DIR	DIR	GPIO_PORTE_DIR_R		
\$4002.4420	-	-	SEL	SEL	SEL	SEL	SEL	SEL	GPIO_PORTE_AFSEL_R		
\$4002.4510	-	-	PUE	PUE	PUE	PUE	PUE	PUE	GPIO_PORTE_PUR_R		
\$4002.451C	-	-	DEN	DEN	DEN	DEN	DEN	DEN	GPIO_PORTE_DEN_R		
\$4002.4524	-	-	1	1	1	1	1	1	GPIO_PORTE_CR_R		
\$4002.4528	-	-	AMSEL	AMSEL	AMSEL	AMSEL	AMSEL	AMSEL	GPIO_PORTE_AMSEL_R		
\$4002.53FC	-	-	-	DATA	DATA	DATA	DATA	DATA	GPIO_PORTF_DATA_R		
\$4002.5400	-	-	-	DIR	DIR	DIR	DIR	DIR	GPIO_PORTF_DIR_R		
\$4002.5420	-	-	-	SEL	SEL	SEL	SEL	SEL	GPIO_PORTF_AFSEL_R		
\$4002.5510	-	-	-	PUE	PUE	PUE	PUE	PUE	GPIO_PORTF_PUR_R		
\$4002.551C	-	-	-	DEN	DEN	DEN	DEN	DEN	GPIO_PORTF_DEN_R		
\$4002.5524	-	-	-	1	1	1	1	CR	GPIO_PORTF_CR_R		
\$4002.5528	-	-	-	0	0	0	0	0	GPIO_PORTF_AMSEL_R		
	31-28	27-24	23-20	19-16	15-12	11-8	7-4	3-0			
\$4000.452C	PMC7	PMC6	PMC5	PMC4	PMC3	PMC2	PMC1	PMC0	GPIO_PORTA_PCTL_R		
\$4000.552C	PMC7	PMC6	PMC5	PMC4	PMC3	PMC2	PMC1	PMC0	GPIO_PORTB_PCTL_R		
\$4000.652C	PMC7	PMC6	PMC5	PMC4	0x1	0x1	0x1	0x1	GPIO_PORTC_PCTL_R		
\$4000.752C	PMC7	PMC6	PMC5	PMC4	PMC3	PMC2	PMC1	PMC0	GPIO_PORTD_PCTL_R		
\$4002.452C			PMC5	PMC4	PMC3	PMC2	PMC1	PMC0	GPIO_PORTE_PCTL_R		
\$4002.552C				PMC4	PMC3	PMC2	PMC1	PMC0	GPIO_PORTF_PCTL_R		
\$4000.6520	LOCK (write 0x4C4F434B to unlock, other locks) (reads 1 if locked, 0 if unlocked) GPIO PORTC LOCK R										
\$4000.7520	LOCK (write 0x4C4F434B to unlock, other locks) (reads 1 if locked, 0 if unlocked) GPIO_PORTD_LOCK_R										
\$4002.5520	LOCK (w	rite 0x4C4	F434B to u	ınlock, othe	r locks) (re	eads 1 if loc	ked, 0 if u	nlocked)	GPIO_PORTF_LOCK_R		

10	D:	Analog Function													
Ю	Pin		1	2	3	4	5	6	7	8	9	14	15		
PA0	17	-	UORx	-	-	-	-	-	-	CAN1Rx	-	-	-		
PA1	18	-	UOTx	-	-	-	-	-	-	CAN1Tx	-	-	-		
PA2	19	-	-	SSI0Clk	-	-	-	-	-	-	-	-	-		
PA3	20	-	-	SSI0Fss	-	-	-	-	-	-	-	-	-		
PA4	21	-	-	SSIORx	-	-	-	-	-	-	-	-	-		
PA5	22	-	-	SSIOTx	-	-	-	-	-	-	-	-	-		
PA6	23	-	-	-	I2C1SCL	-	M1PWM2	-	-	-	-	-	-		
PA7	24	-	-	-	I2C1SDA	-	M1PWM3	-	-	-	-	-	-		
PB0	45	USBOID	U1Rx	-	-	-	-	-	T2CCP0	-	-	-	-		
PB1	46	USB0VBUS	U1Tx	-	-	-	-	-	T2CCP1	-	-	-	-		
PB2	47	-	-	-	I2COSCL	-	-	-	T3CCP0	-	-	-	-		
PB3	48	-	-	-	I2C0SDA	-	-	-	T3CCP1	-	-	-	-		
PB4	58	AIN10	-	SSI2Clk	-	M0PWM2	-	-	T1CCP0	CAN0Rx	-	-	-		
PB5	57	AIN11	-	SSI2Fss	-	M0PWM3	-	-	T1CCP1	CANOTX	-	-	-		
PB6	1	-	-	SSI2Rx	-	MOPWMO	-	-	TOCCP0	-	-	-	-		
PB7	4	-	-	SSI2Tx	-	M0PWM1	-	-	TOCCP1	-	-	-	-		
PC0	52	-	TCK SWCLK	-	-	-	-	-	T4CCP0	-	-	-	-		
PC1	51	-	TMS SWDIO	-	-	-	-	-	T4CCP1	-	-	-	-		
PC2	50	-	TDI	-	-	-	-	-	T5CCP0	-	-	-	-		
PC3	49	-	TDO SWO	-	-	-	-	-	T5CCP1	-	-	-	-		
PC4	16	C1-	U4Rx	UlRx	-	M0PWM6	-	IDX1	WT0CCP0	Ulrts	-	-	-		
PC5	15	C1+	U4Tx	U1Tx	-	MOPWM7	-	PhA1	WT0CCP1	U1CTS	-	-	-		
PC6	14	C0+	U3Rx	-	-	-	-	PhB1	WT1CCP0	USB0EPEN	-	-	-		
PC7	13	C0-	U3Tx	-	-	-	-	-	WT1CCP1	USB0PFLT	-	-	-		
PD0	61	AIN7	SSI3Clk	SSI1Clk	I2C3SCL	M0PWM6	M1PWM0	-	WT2CCP0	-	-	-	-		
PD1	62	AIN6	SSI3Fss	SSI1Fss	I2C3SDA	M0PWM7	M1PWM1	-	WT2CCP1	-	-	-	-		
PD2	63	AIN5	SSI3Rx	SSI1Rx	-	MOFAULTO	-	-	WT3CCP0	USB0EPEN	-	-	-		
PD3	64	AIN4	SSI3Tx	SSI1Tx	-	-	-	IDX0	WT3CCP1	USB0PFLT	-	-	-		
PD4	43	USBODM	U6Rx	-	-	-	-	-	WT4CCP0	-	-	-	-		
PD5	44	USB0DP	U6Tx	-	-	-	-	-	WT4CCP1	-	-	-	-		
PD6	53	-	U2Rx	-	-	MOFAULTO	-	PhA0	WT5CCP0	-	-	-	-		
PD7	10	-	U2Tx	-	-	-	-	PhB0	WT5CCP1	NMI	-	-	-		
PE0	9	AIN3	U7Rx	-	-	-	-	-	-	-	-	-	-		
PE1	8	AIN2	U7Tx	-	-	-	-	-	-	-	-	-	-		
PE2	7	AIN1	-	-	-	-	-	-	-	-	-	-	-		
PE3	6	AIN0	-	-	-	-	-	-	-	-	-	-	-		

Address	31-24	23-17	16	15-3	2	1	0	Name
\$E000E010	0	0	COUNT	0	CLK SRC	INTEN	ENABLE	NVIC ST CTRL R
\$E000E014	0			NVIC ST RELOAD R				
\$E000E018	0		24-bit CL	NVIC ST CURRENT R				

Table 4.10. SysTick registers.

	31– 12	11	10	9	8	7–0			Name
\$4000.C000		OE	BE	PE	FE	DATA	_		UART0_DR_R
	31–3		_	_	3	2	1	0	
\$4000.C004					OE	BE	PE	FE	UART0_RSR_R
	31– 8	7	6	5	4	3	2–0		
\$4000.C018		TXFE	RXFF	TXFF	RXFE	BUSY			UART0_FR_R
	31– 16	15–0							
\$4000.C024		DIVIN	T				UART0_IBRD_R		
	31–6				5-0				
\$4000.C028	,				DIVFR	AC	UART0_FBRD_R		
	31–	7	6-5	4	3	2	1	0	
	8								
\$4000.C02C	,	SPS	WPEN	FEN	STP2	EPS	PEN	BRK	UART0_LCRH_R
	31– 10	9	8	7	6–3	2	1	0	
\$4000.C030		RXE	TXE	LBE		SIRLP	SIREN	UARTEN	UART0_CTL_R



