| makeriie<br>Page 1 of 2                           | lun. 04 avril 2016 13:43:35 CEST        |
|---|---|
| ### COMPILATION<br># Le compilateur a utiliser    |   |
| # L'editeur de lien à utiliser                    |   |
| # Argument pour changer le nom de la sortie du c  | compilo                                 |
| # Linker la librairie tcl en fonction de l'utili  | 'utilisateur                            |
|   |   |
|   |   |
| # Arguments pour le stade d'édition des liens     |   |
| # Arguments pour le stade de compilation          |   |
| # Commande d'affichage<br>PRINT = @printf         |   |
| ### FICHIERS<br># Nom du fichier de sortie        |   |
| #Nom des fichers sources                          |   |
| Le dossier où metre l                             |   |
| # Le dossier où metre l'exec                      |   |
| ### CLEAN   |   |
| # La commande pour clean                          |   |
| # Les flags pour clean                            |   |
| # Les fichier à clean lors d'un clean             |   |
| ### TARGET POUR LANCER LE PROGRAME APRES LE MAKE  |   |
| ### AFFICHER DU GRAS :                            |   |
|   |   |
|   |   |
| ### VARIABLES ADDITIONELLES CREES AUTOMATIQUEMENT | T ( ( ) ( ) ( ) ( ) ( ) ( ) ( ) ( ) ( ) |
| ######################################            | ######################################  |
| # CIBLE ALL POUR TOUT BUILD                       |   |

lun. 04 avril 2016 13:43:35 CEST Makefile Page 2 of 2

# CIBLE OPTIONNELE POUR LANCER LE PROGRAMME APRES LE BUILD # CREER LES DOSSIERS MANQUANTS # # CREER LES FICHERS OBJETS ### CIBLES DE DEPENDANCES # EDITION DES LIENS : # PARTIE NETOYAGE 

- 2 -