

## Lista de TFG – II semestre 2019

Estudiante	Empresa	Proyecto	Contacto empresarial	Tutor
BADILLA SANCHEZ DAVID davbs94@gmail.com	Nairu	Sistema de medición del inventario de carbono de un bosque tropical utilizando técnicas de sensado remoto en un vehículo Aéreo tripulado con tecnología LiDAR	Oscar Montes omontes@nairu.ai	Luis Diego Noguera lnoguera@itcr.ac.cr
CALVO VARGAS ESTEBAN EDUARDO estebanedcv@gmail.com	Chair for Embedded Systems (CES), Karlsruhe Institut für Technologie (KIT), Alemania.	Generación de kernels aproximados en FPGA para algoritmos de aprendizaje por medio de OpenCL	Ing. Jorge Alberto Castro Godínez, M. Sc. jorge.castro-godinez@kit.edu	Luis Diego Noguera lnoguera@itcr.ac.cr
CAMPOS PORRAS JOSEP VLADIMIR jocampspor@gmail.com	Componentes Intel	Inteligencia artificial para la sincronización automática de los procesos de prueba	Georgina Gonzalez Hall georgina.e.gonzalez@intel.com	Pedro Gutierrez hey.pter@gmail.com
GOMEZ VARGAS DAVID EDUARDO daedgomez@gmail.com	Laboratorio de Computación en Percepción Social de la Universidad Tecnológica de Delft	Detección de personas en escenas aglomeradas con cámaras aéreas en el conjunto de datos MatchNMingle, a través de un modelo de inteligencia artificial.	Laura Cabrera Quirós cabreraquiros@tudelft.nl	Leonardo Araya leoam6@gmail.com
MELENDEZ ARRIETA JEISON ARMANDO Jey9608@hotmail.com	Aruba, HPE	Compilador SystemVerilog a Go	Luis Alberto García González luis.a.garcia@hpe.com	Ronald García rgarciaf071@gmail.com
MENDEZ MARTINEZ JAIRO jairomendezmartinez@gmail.com	Monitec	Sistema embebido para el display de datos recibidos de un centro de datos RGB 32x16	Carlos Cordero ccordero@monitec.com	Pedro Gutierrez hey.pter@gmail.com

## Lista de TFG – II semestre 2019

Estudiante	Empresa	Proyecto	Contacto empresarial	Tutor
PORRAS BARRANTES DENNIS GERARDO denporras07@gmail.com	Chair for Embedded Systems (CES), Karlsruhe Institut für Technologie (KIT), Alemania.	Modelo de procesador para plataforma de simulación de sistemas multi-muchos núcleos	Ing. Jorge Alberto Castro Godínez, M. Sc. jorge.castro-godinez@kit.edu	Luis Chavarría lachavarria@itcr.ac.cr
TREJOS JARA ISAAC JOSE ijtj03@gmail.com	Hewlett Packard Enterprise	Supportability tool for multicast protocols (IGMP, PIM)	Kattia Chaves kchavesr@hpe.com	Ronald García rgarciaf071@gmail.com
VARGAS DE KRUIJF SANTIAGO santiago.vdk@gmail.com	Componentes Intel	Modelado y verificación de microarquitectura para la plataforma Plataforma-X utilizando Wind River Simics 5	Diego Borrás diego.borras.porras@intel.com	Leonardo Araya leoam6@gmail.com