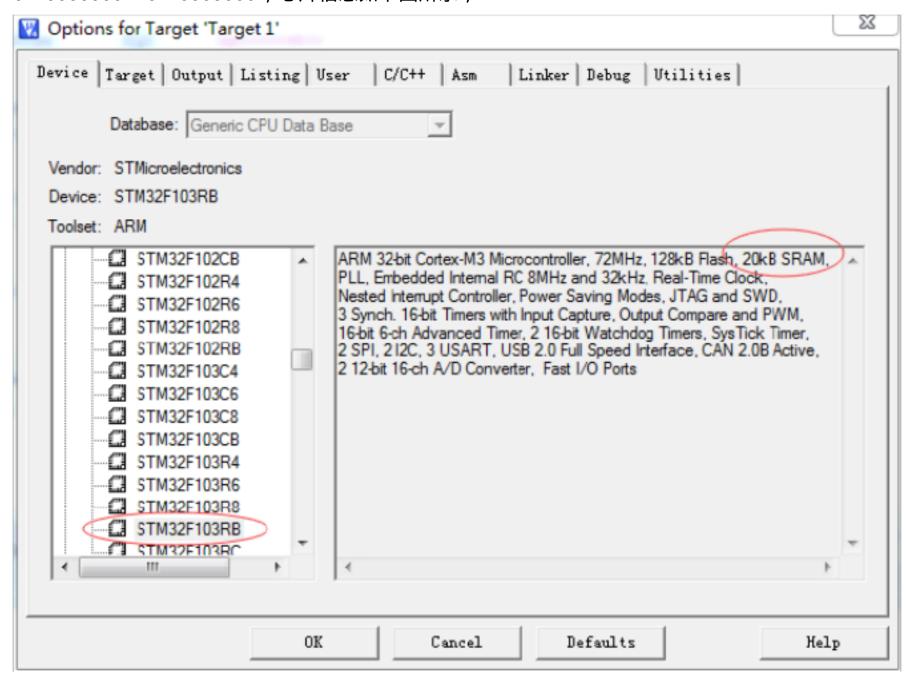
本设置针对 stm32f103rbt6 的设置,该芯片 RAM 大小为 20kB,故 RAM 区地址范围为 0x20000000—0x20005000,芯片信息如下图所示;



### 第一步:

```
RW_IRAM3 0x20004600 UNINIT 0x00000200 { ; HEAP ADDRESS startup_stm32f10x_md.o (HEAP) }
```

```
Programming_Use.sct
    ; *** Scatter-Loading Description File generated by uVision ***
 5 LR IROM1 0x080000000 0x0000200000 ; load region size region
    ER_IROM1_0x08000000 0x000020000 { ; load address = execution address
      *.o (RESET, +First)
      *(InRoot$$Sections)
      .ANY (+RO)
10
    RW IRAM1 0x20000000 0x00005000 { ; RW data
      .ANY (+RW +21)
13
14
    RW IRAM2 0x20004800 UNINIT 0x00000800 ; STACK ADDRESS
     startup_stm32f10x_md.o (STACK)
15
17
    RW IRAM3 9x20004600 UNINIT 0x00000200 { ; HEAP ADDRESS
18
     startup_stm32f10x_md.o (HEAP)
19
 20 }
 21
 22
```

RW\_IRAM2 0x20004800 UNINIT 0x00000800 // 设置栈起始地址为 0x20004800 , 栈大小为 0x00000800

RW\_IRAM3 0x20004600 UNINIT 0x00000200 // 设置堆起始地址为 0x20004600 , 堆大小为 0x00000200

#### 第二步:

在启动文件中设置堆栈大小;

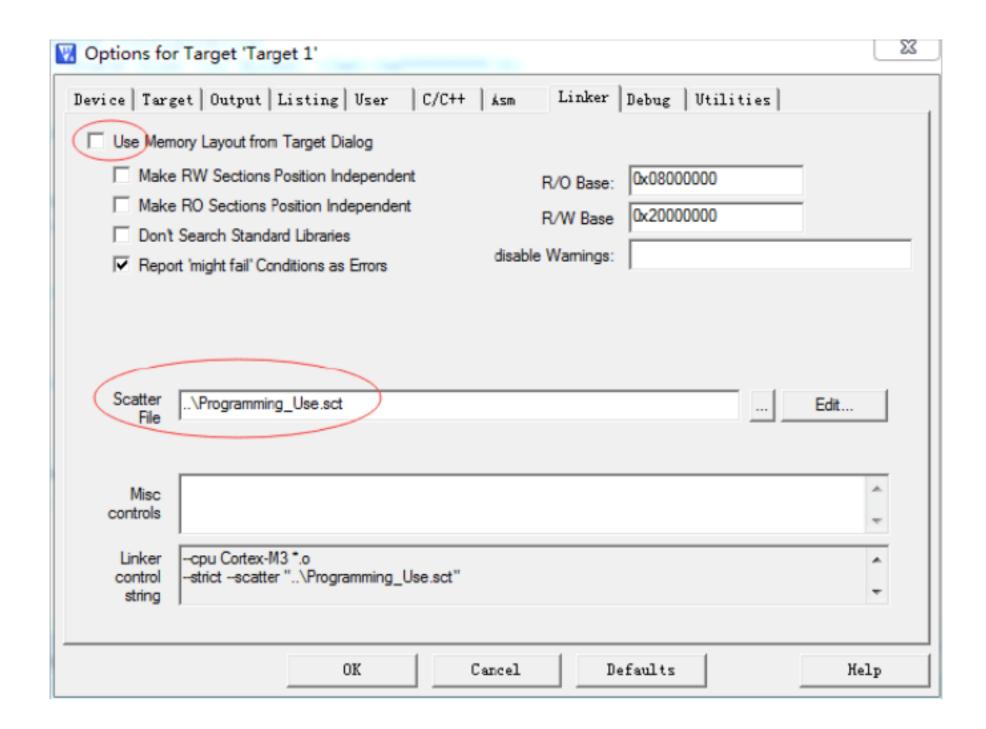
```
main.c startup_stm32f10x_md.s
29 ; <h> Stack Configuration
30 ; <o> Stack Size (in Bytes) <0x0-0xFFFFFFFF:8>
31 ; </h>
32
33 Stack_Size EQU
                         (0x00000800
34
                  AREA STACK, NOINIT, READWRITE, ALIGN=3
35
36 Stack Mem
                  SPACE Stack Size
37 __initial_sp
38
39
40 ; <h> Heap Configuration
41 ; <o> Heap Size (in Bytes) <0x0-0xFFFFFFFF:8>
42 ; </h>
43
44 Heap_Size EQU (0x00000200
45
                  AREA HEAP, NOINIT, READWRITE, ALIGN=3
46
47 __heap_base
                  SPACE Heap Size
48 Heap Mem
49
   __heap_limit
50
51
                  PRESERVE8
52
                  THUMB
53
```

此处设置的堆栈大小要与第一步一致, 否则将会以这次设置的大小为准, 第一步设置的堆栈 大小将失效;

# 第三步:

设置存储区分配地址方式;

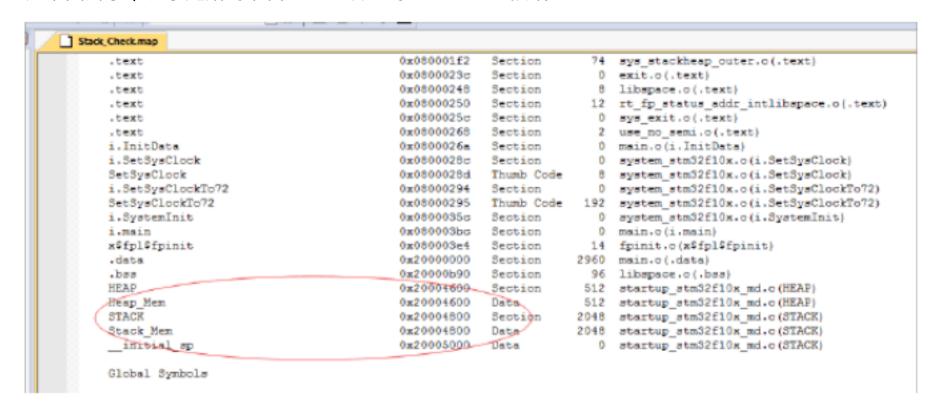
如下图所示设置, Scatter file 选择第一步设置好的 .sct 文件;



## 第四步:

查看生成的 .map 文件

如下图所示,表示起始的堆栈地址已设置到 RAM 顶端

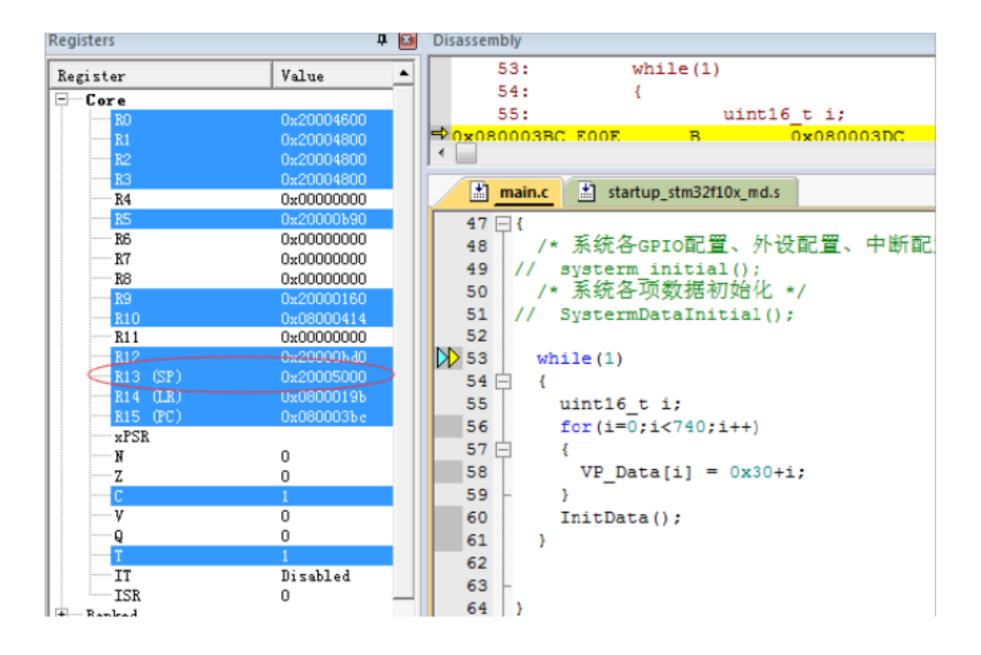


## 第五步:

#### 测试验证;

如下图所示,测试验证成功,开始时堆栈地址指向

RAM 的顶端,即 R13的值为 0x20005000



关注微信公众号:嵌入式 STM32 软硬件开发,来学习更多 STM32 开发的深入知识。