

DM9051NP 规格特性暨各家单片机实测一览表

		DM9051NP					
生产厂家		台湾联杰/Davicom					
芯片封装		32 管脚，QFN 封装 (IOT 物联网专用最小 SPI 接口的百兆以太网口芯片)					
TCP/IP 协议栈实现方式		完整封装的软协议栈实现					
PHY + MAC		10/100 兆自适应					
工作电压		3.3V					
时钟		25MHz					
应用例程库		官方库、芯片原厂可协助					
实测平台	单片机	STM 意法半导体		Nuvoton 新唐 (芯唐)		Renesas 瑞萨	
		STM32F103ZET6 (M3 核)	STM32F030C8T6 (M0 核)	M0516 (M0 核)	M451 (M4 核)	RL78G13	Synergy S3
	SPI 时钟速率	36Mhz	24 MHz	25MHz	24MHz	-	
	操作系统	uCOSII	裸跑	裸跑	裸跑	Non-OS	Thread X (RTOS)
	协议栈	LwIP	uIP	uIP	uIP	uIP	NetX
	实测网速	9.11Mbps	10.4Mbps	3.63Mbps	6.09Mbs	注 2.	
温度范围		工业级：-40 ~ +85 度					

注 1:对于 DM9051NP 协议栈的 Socket/函数部分,若有需要咨询,请参考我司官网:联络我们。

注 2:DM9051NP 是在 Renesas 集成开发环境(IDE)CubeSuite+/ Renesas Synergy™ software tool 开发完成,其开发环境暂无 Ethernet 网速测试工具,测试稳定性至少连续 7 天不断讯,客户使用情况良好。