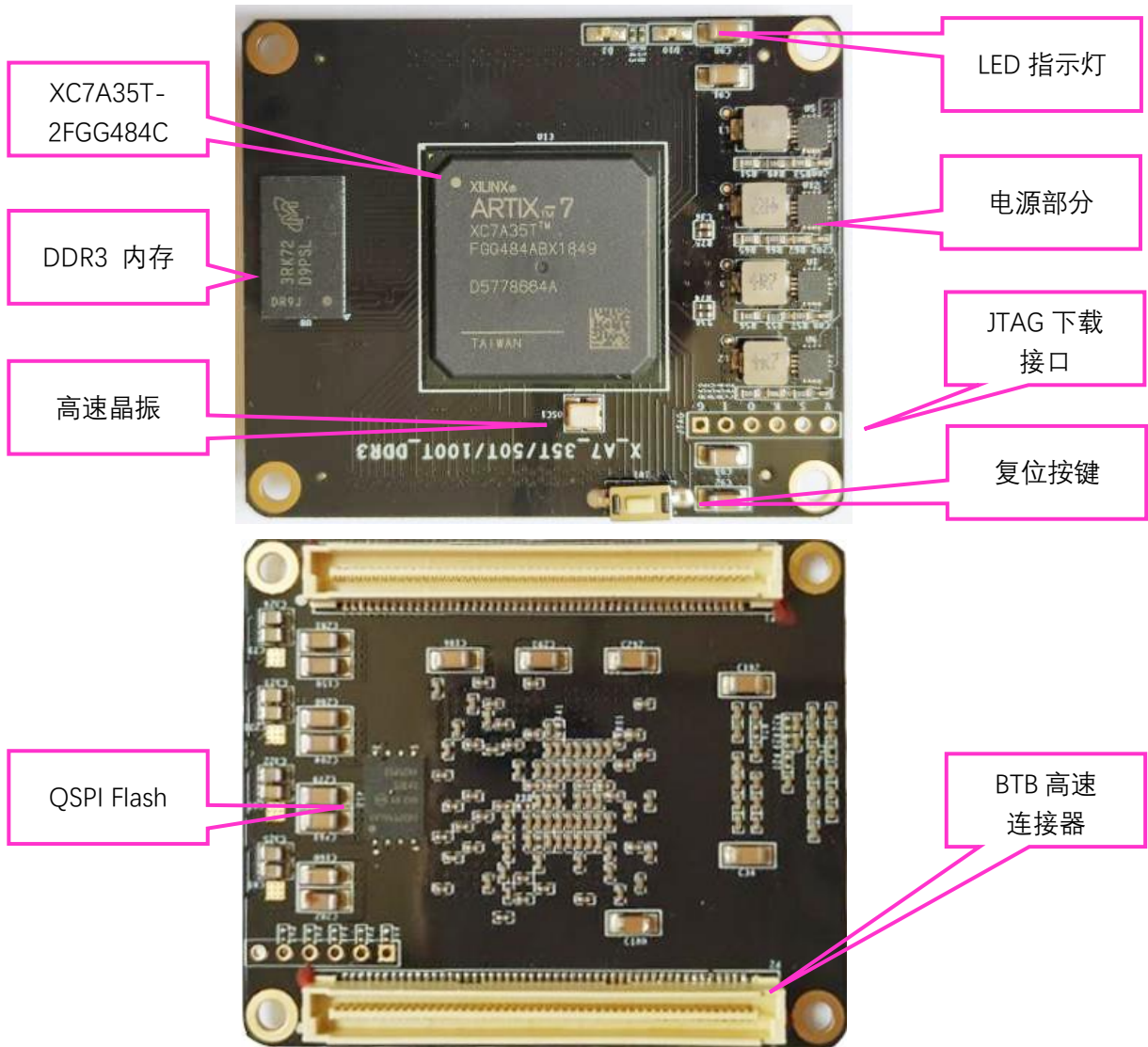


FPGA 核心板产品简介

核心板实物图



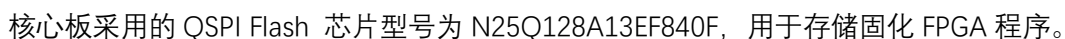
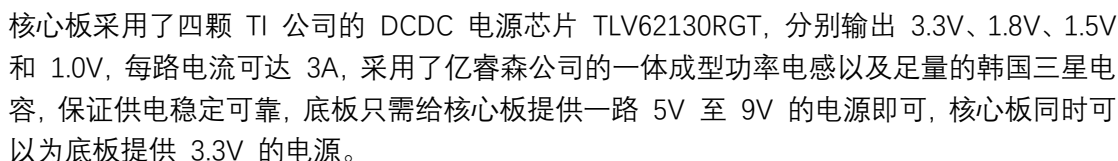
核心板说明

1、产品介绍

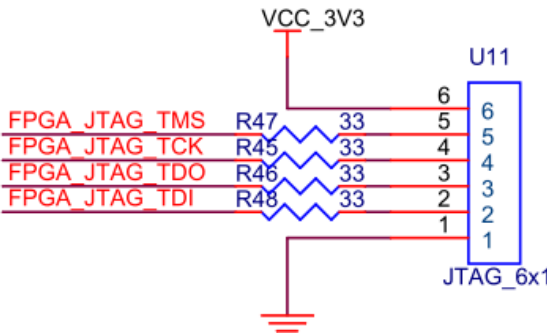
FPGA 核心板，采用 XILINX 公司 Artix-7 系列 FGG484 封装的 XC7A35 芯片作为主控制器；采用镁光公司的 MT41J128M16JT 型号的 DDR3 芯片作为内存；采用 N25Q128A13EF840F 型号的 QSPIFlash 芯片作为程序存储；板载进口的 EPSON 或者 SITIME 公司的有源晶振，时钟稳定可靠。

核心板带有 6pin 的下载接口，方便用户下载程序。板载 2 个 100P BTB 高速连接器用于与

采用 XILINX 公司 Artix-7 系列 FGG484 封装的 XC7A35T-2FGG484C 芯片作为主控制器。

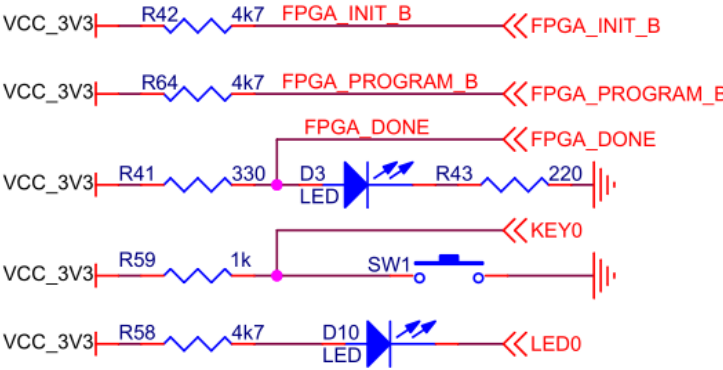


核心板提供了 1 个 6pin 的 JTAG 下载口，方便用户下载程序，信号从左到右依次是 GND、TDI、TDO、TCK、TMS、VCC。



(7) 复位按键和 LED 指示灯

核心板提供 1 个复位按键，默认是低电平复位；2 个 LED 灯，1 个用于指示程序下载成功，一个用户可以程序控制。



(8) 高速 BTB（板对板连接器）

核心板尺寸为 5cm*6cm，提供 144 个 IO，与底板通过 2 个 100PIN 引脚 0.8mm 间距镀金的板对板连接器连接。

