name	Register Value	units	Read command
FullCap	10	2000 mAhx100	dd a5 10 00 ff f0 77
CycleCap	11	1600 mAhx100	dd a5 11 00 ff ef 77
CellFullVoltage	12	4150 mV	dd a5 12 00 ff ee 77
CellEmptyVoltage	13	3000 mV	dd a5 13 00 ff ed 77
RateDsg	14	2 %/10	dd a5 14 00 ff ec 77
ProdDate	15	9456	dd a5 15 00 ff eb 77
?4	16	0	dd a5 16 00 ff ea 77
CycleCount	17	0	dd a5 17 00 ff e9 77
ChgOTPtrig	18	3381 K(C+273)x10+1	dd a5 18 00 ff e8 77
ChgOTPrel	19	3281 K(C+273)x10+1	dd a5 19 00 ff e7 77
ChgUTPtrig	1a	2581 K(C+273)x10+1	dd a5 1a 00 ff e6 77
ChgUTPrel	1b	2631 K(C+273)x10+1	dd a5 1b 00 ff e5 77
DsgOTPtrig	1c	3481 K(C+273)x10+1	dd a5 1c 00 ff e4 77
DsgOTPrel	1d	3381 K(C+273)x10+1	dd a5 1d 00 ff e3 77
DsgUTPtrig	1e	2581 K(C+273)x10+1	dd a5 1e 00 ff e2 77
DsgUTPrel	1f	2631 K(C+273)x10+1	dd a5 1f 00 ff e1 77
PackOVPtrig	20	6300 mVx10	dd a5 20 00 ff e0 77
PackOVPrel	21	6225 mVx10	dd a5 21 00 ff df 77
PackUVPtrig	22	4200 mVx10	dd a5 22 00 ff de 77
PackUVPrel	23	4500 mVx10	dd a5 23 00 ff dd 77
CellOVPtrig	24	4250 mV	dd a5 24 00 ff dc 77
CellOVPrel	25	4150 mV	dd a5 25 00 ff db 77
CellUVPtrig	26	2700 mV	dd a5 26 00 ff da 77
CellUVPrel	27	3000 mV	dd a5 27 00 ff d9 77
ChgOCP	28	4000 mAx10	dd a5 28 00 ff d8 77
DsgOCP	29	61536 mAx10	dd a5 29 00 ff d7 77
BalanceStartVoltage	2a	4000 mV	dd a5 2a 00 ff d6 77
BalanceVoltageDelta	2b	30 mV	dd a5 2b 00 ff d5 77
?8	2c	2	dd a5 2c 00 ff d4 77
BalanceEnable	2d	b'1110' Bit = ? Enabled	dd a5 2d 00 ff d3 77
NTCSensorEnable	2e	b'00000011' (3) Bit = NTC enabled	dd a5 2e 00 ff d2 77
CellCount	2f	15	dd a5 2f 00 ff d1 77
?12	30	0	dd a5 30 00 ff d0 77

?13	31	30	dd a5 31 00 ff cf 77
80%Cap	32	4000	mV dd a5 32 00 ff ce 77
60%Cap	33	3800	mV dd a5 33 00 ff cd 77
40%Cap	34	3600	mV dd a5 34 00 ff cc 77
20%Cap	35	3300	mV dd a5 35 00 ff cb 77
Hard CellOVP	36	4400	mV dd a5 36 00 ff ca 77
Hard CellUVP	37	2500	mV dd a5 37 00 ff c9 77
?14	38	40799	dd a5 38 00 ff c8 77
?15	39	24581	dd a5 39 00 ff c7 77
ChgUTPdel, ChgOTPdel	3a	2, 2	seconds dd a5 3a 00 ff c6 77
DsgUTPdel, DsgOTPdel	3b	2, 2	seconds dd a5 3b 00 ff c5 77
PackUVPdel, PackOVPdel	3c	2, 2	seconds dd a5 3c 00 ff c4 77
CellOVPdel, CellUVPdel	3d	1, 1	seconds dd a5 3d 00 ff c3 77
ChgOCPdel, ChgOCPrel	3e	5, 32	seconds dd a5 3e 00 ff c2 77
DsgOCPdel, DsgOCPrel	3f	5, 32	seconds dd a5 3f 00 ff c1 77
SN	a0	b'05535a4c4c54'	ASCII text dd a5 a0 00 ff 60 77
Model	a1	b'144c482d53503135533030312d503135532d333041'	ASCII text dd a5 a1 00 ff 5f 77
Barcode	a2	0	dd a5 a2 00 ff 5e 77

2d:	
LED Capacity indicator	b'00X00000'
LED enable	b'000X0000'
Balance only while charging	b'0000X000'
Balance enable	b'00000X00'
Load detect	b'00000X0'
Hardware switch	b'000000X'

Read Reply

dd 10 00 02 07 d0 ff 27 77 dd 11 00 02 06 40 ff b8 77 dd 12 00 02 10 36 ff b8 77 dd 13 00 02 0b b8 ff 3b 77 dd 14 00 02 00 02 ff fc 77 dd 15 00 02 24 f0 fe ea 77 dd 16 00 02 00 00 ff fe 77 dd 17 00 02 00 00 ff fe 77 dd 18 00 02 0d 35 ff bc 77 dd 19 00 02 0c d1 ff 21 77 dd 1a 00 02 0a 15 ff df 77 dd 1b 00 02 0a 47 ff ad 77 dd 1c 00 02 0d 99 ff 58 77 dd 1d 00 02 0d 35 ff bc 77 dd 1e 00 02 0a 15 ff df 77 dd 1f 00 02 0a 47 ff ad 77 dd 20 00 02 18 9c ff 4a 77 dd 21 00 02 18 51 ff 95 77 dd 22 00 02 10 68 ff 86 77 dd 23 00 02 11 94 ff 59 77 dd 24 00 02 10 9a ff 54 77 dd 25 00 02 10 36 ff b8 77 dd 26 00 02 0a 8c ff 68 77 dd 27 00 02 0b b8 ff 3b 77 dd 28 00 02 0f a0 ff 4f 77 dd 29 00 02 f0 60 fe ae 77 dd 2a 00 02 0f a0 ff 4f 77 dd 2b 00 02 00 1e ff e0 77 dd 2c 00 02 00 02 ff fc 77 dd 2d 00 02 00 0e ff f0 77 dd 2e 00 02 00 03 ff fb 77 dd 2f 00 02 00 0f ff ef 77 dd 30 00 02 00 00 ff fe 77

```
dd 31 00 02 00 1e ff e0 77
dd 32 00 02 0f a0 ff 4f 77
dd 33 00 02 0e d8 ff 18 77
dd 34 00 02 0e 10 ff e0 77
dd 35 00 02 0c e4 ff 0e 77
dd 36 00 02 11 30 ff bd 77
dd 37 00 02 09 c4 ff 31 77
dd 38 00 02 9f 5f ff 00 77
dd 39 00 02 60 05 ff 99 77
dd 3a 00 02 02 02 ff fa 77
dd 3b 00 02 02 02 ff fa 77
dd 3c 00 02 02 02 ff fa 77
dd 3d 00 02 01 01 ff fc 77
dd 3e 00 02 05 20 ff d9 77
dd 3f 00 02 05 20 ff d9 77
dd a0 00 06 05 53 5a 4c 4c 54 fe 5c 77
dd a1 00 15 14 4c 48 2d 53 50 31 35 53 30 30 31 2d 50 31 35 53 2d 33 30 41 fb 22 77
dd a2 00 01 00 ff ff 77
```

Write command

DD 5A 10 02 4E 20 FF 80 77 DD 5A 11 02 06 40 FF A7 77 DD 5A 12 02 0D AC FF 33 77 DD 5A 13 02 0A F0 FE F1 77 DD 5A 14 02 00 02 FF E8 77 DD 5A 15 02 24 58 FF 6D 77 DD 5A 16 02 00 00 FF E8 77 DD 5A 17 02 00 00 FF E7 77 DD 5A 18 02 0D 35 FF A4 77 DD 5A 19 02 0C D1 FF 08 77 DD 5A 1A 02 0A 15 FF C5 77 DD 5A 1B 02 0A 47 FF 92 77 DD 5A 1C 02 0D 99 FF 3C 77 DD 5A 1D 02 0D 35 FF 9F 77 DD 5A 1E 02 0A 15 FF C1 77 DD 5A 1F 02 0A 47 FF 8E 77 DD 5A 20 02 17 70 FF 57 77 DD 5A 21 02 16 80 FF 47 77 DD 5A 22 02 10 E0 FE EC 77 DD 5A 23 02 12 C0 FF 09 77 DD 5A 24 02 0E A6 FF 26 77 DD 5A 25 02 0E 10 FF BB 77 DD 5A 26 02 0A 8C FF 42 77 DD 5A 27 02 0B B8 FF 14 77 DD 5A 28 02 0F A0 FF 27 77 DD 5A 29 02 F0 60 FE 85 77 DD 5A 2A 02 0D 48 FF 7F 77 DD 5A 2B 02 00 1E FF B5 77 DD 5A 2C 02 00 08 FF CA 77 DD 5A 2D 02 00 0E FF C3 77 DD 5A 2E 02 00 0F FF C1 77 DD 5A 2F 02 00 0F FF C0 77 DD 5A 30 02 00 00 FF CE 77

```
DD 5A 31 02 00 1E FF AF 77
DD 5A 32 02 0C E4 FE DC 77
DD 5A 33 02 0C BC FF 03 77
DD 5A 34 02 0C A8 FF 16 77
DD 5A 35 02 0C 1C FF A1 77
DD 5A 36 02 0F 3C FF 7D 77
DD 5A 37 02 07 D0 FE F0 77
DD 5A 38 02 9F 5F FE C8 77
DD 5A 39 02 B0 05 FF 10 77
DD 5A 3A 02 05 05 FF BA 77
DD 5A 3B 02 05 05 FF B9 77
DD 5A 3C 02 05 05 FF B8 77
DD 5A 3D 02 01 01 FF BF 77
DD 5A 3E 02 05 20 FF 9B 77
DD 5A 3F 02 05 20 FF 9A 77
DD 5A A0 06 05 44 47 4A 42 44 FD FA 77
DD 5A A1 15 14 4C 48 2D 53 50 32 30 53 30 30 37 2D 4C 31 36 53 2D 33 30 41 FA 82 77
DD 5A A2 01 00 FF 5D 77
```