

Roteiro Lab

Universidade Federal de Uberlândia Faculdade de Computação Prof. Dr. João Henrique de Souza Pereira

Boas práticas no uso do Lab:

Cuidado elevado e atenção dobrada

Danificar componentes -2 ptos

Danificar equipamento -5 ptos

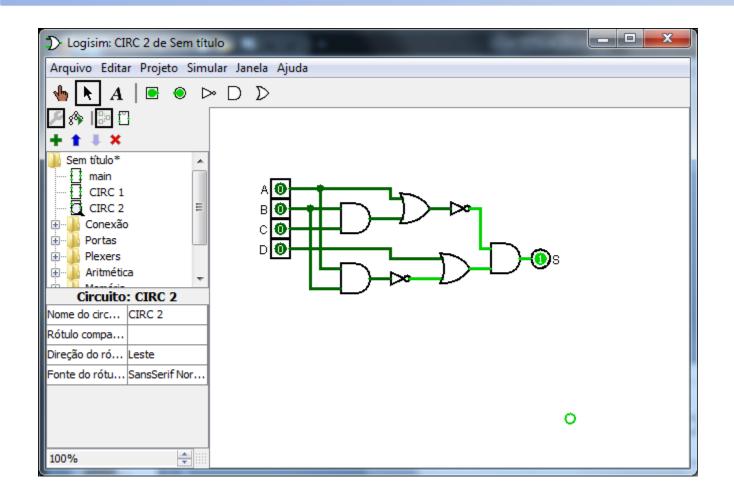
Obs.: Necessário repor equipamento ou componente danificado.

Ao encerrar as atividades: -1 pto por inadequação

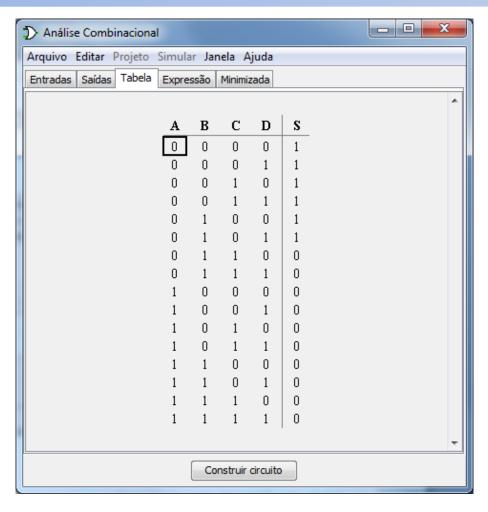
- Desligar todos equipamentos, inclusive o monitor
- Retornar todos itens no local correto
- Trancar todas gavetas
- Organizar teclado e mouse
- Organizar cadeiras

Prática 1 - Logisim

Construa o Circuito abaixo



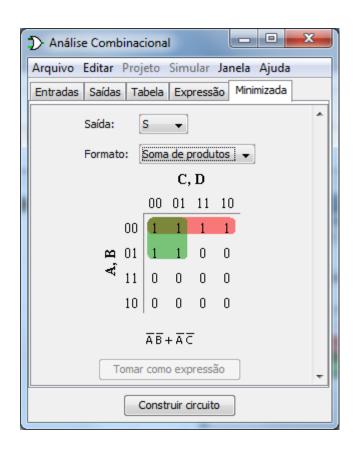
Confira a Tabela Verdade do Circuito

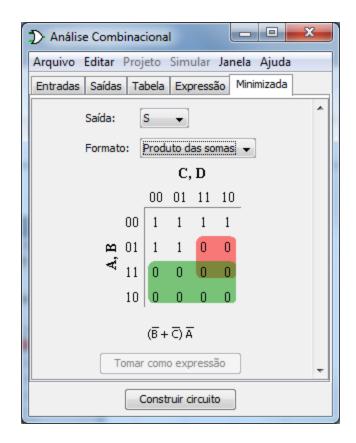


Simplifique Via Mapa-K



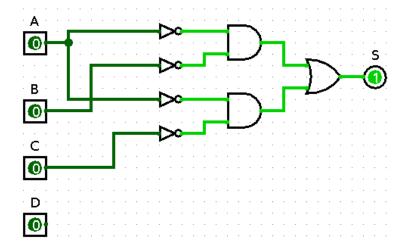
Simplifique Via Mapa-K



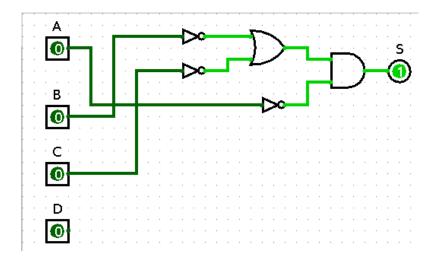


Gere o circuito simplificado

Soma de Produtos



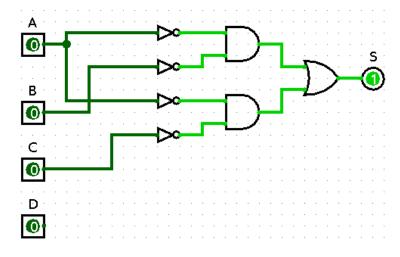
Produto de Somas

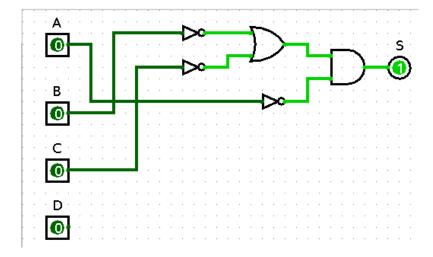


Prática 2 – Logisim (Universalidade de Portas)

Universalidade de Portas

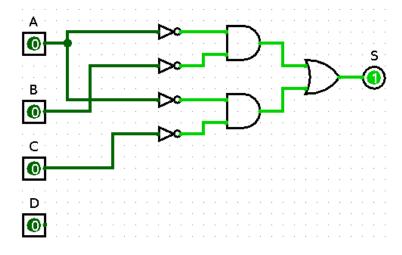
Construa os circuito da prática anterior (abaixo) apenas com portas NAND.

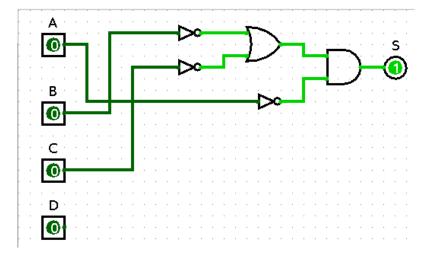




Universalidade de Portas

Construa os circuito da prática anterior (abaixo) apenas com portas NOR.





Boas práticas no uso do Lab:

Cuidado elevado e atenção dobrada

Danificar componentes -2 ptos

Danificar equipamento -5 ptos

Obs.: Necessário repor equipamento ou componente danificado.

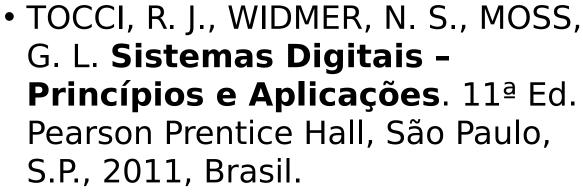
Ao encerrar as atividades: -1 pto por inadequação

- Desligar todos equipamentos, inclusive o monitor
- Retornar todos itens no local correto
- Trancar todas gavetas
- Organizar teclado e mouse
- Organizar cadeiras

Bibliografia Comentada













- CAPUANO, F. G., IDOETA, I. V.
 Elementos de Eletrônica Digital.
 40º Ed. Editora Érica.
- São Paulo. S.P. 2008. Brasil.