

Sistemas Digitais – 2018-02 João Henrique de Souza Pereira Segunda Avaliação Teórica – 50 pontos – 04/12/2018

MATRÍCULA:

	000000400000
1	OBSERVAÇÕES: RESPOSTAS A LÁPIS OU COM RASURAS NÃO TERÃO DIREITO À REVISÃO;
_	
2.	RESPOSTAS FORA DO CADERNO DE PROVA NÃO SERÃO CORRIGIDAS;
3.	AS FOLHAS DE QUESTÕES DEVERÃO SER ENTREGUES ASSINADAS AO FINAL DA PROVA;
4.	A DURAÇÃO DA PROVA É DE 100 MIN, COM PERMANÊNCIA MÍNIMA DE 40 MINUTOS;
5.	AS QUESTÕES PODEM SER RESPONDIDAS EM QUALQUER ORDEM;
6.	A INTERPRETAÇÃO FAZ PARTE DA PROVA. EM CASO DE DÚVIDAS, ESCOLHA A MELHOR OPÇÃO.
1)	Complemente a codificação ASCII abaixo com 1 bit de paridade ímpar: (12 pontos) A) _1011100 B) _1111111 C) _1001101 D) _1111010 E) _0010110 F) _1110100
2)	Explique, de forma detalhada, o funcionamento do circuito subtrator completo. (12 pontos)
3)	Faça e explique o circuito do Demux, com portas lógicas, para: (14 pontos) A) 2 entradas e 1 saída B) 6 entradas e 1 saída
4)	Detalhe o funcionamento de um conversor de serial para paralelo. (12 pontos)
Qı	nestão extra. Explique o funcionamento do circuito contador crescente e decrescente. (5 pontos extra)
Qı	nestão substituta da 3ª questão da avaliação de 16/10/18. (12 pontos) Obs.: Será considerada a maior nota, na questão, dentre as 2 avaliações.
	alize as operações abaixo, em binário. Mostre, de forma detalhada, toda a sequência de raciocínio dos culos, em binário. A solução com a conversão para decimal será considerada incorreta. A) 1011002 / 1002 B) 1101112 - 100012 C) 1011012 x 110102

Critérios de Correção da Avaliação:

NOME:

Questão 1: 2 ptos por paridade correta.

Questão 2 e 4: 2 ptos pelo circuito e 10 ptos pela explicação detalhada do funcionamento.

Questão 3: 4 ptos pelo circuito e 10 ptos pela explicação detalhada do funcionamento.

Questão extra: 1 pto pelo circuito e 4 ptos pela explicação detalhada do funcionamento.

Questão substituta 3ª questão: 4 ptos pelo resultado correto e 8 ptos pela sequência de raciocínio.