## Aufgabe 1.1:Technologien und Grundlagen (12,5 Punkte)

a) Gegeben sei folgende Wahrheitstabelle:

а	b	с	f(a,b,c)
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

Geben Sie f(a,b,c) in konjunktiver kanonischer Normalform (KKN) an.

ealisieren Sie $f(a,b,c)$ mithilfe eines 4:1 MUX-Bausteins, der Eingangsvariablen und beliebig vien Invertern.

b) Vereinfachen Sie g(a, b, c) algebraisch soweit wie möglich.

$$g(a,b,c) = \overline{a}\overline{b}\overline{c} + \overline{a}\overline{b}c + \overline{a}b\overline{c} + \overline{a}b\overline{c} + ab\overline{c}$$

c) Formen Sie h(a,b,c,d) so um, dass sich die Schaltfunktion ausschließlich aus NOR-Ausdrücken über jeweils zwei Termen zusammensetzt. Das Resultat darf keine Negationen in Form eines Negations-Strichs enthalten. Verwenden Sie für die finale Darstellung die Notation:  $(a \downarrow b)$ .

$$h(a,b,c,d) = (a+b)*(c \downarrow d)$$

Zeichnen Sie den Schaltplan der Schaltungsfunktion h(a,b,c,d) unter Verwendung von Schaltsymbolen neuer DIN-Norm bestehend aus NOR-Gattern mit zwei Eingängen.

Realisieren Sie $l(a,b,c)=a\downarrow(b*c)$ unter Verwendung der CMOS-Technologie (Grundschaltung und Komplementärschaltung). Verwenden Sie folgende Symbole für n-Kanal- und p-Kanal-CMOS-Transistoren
Ив¬

## Aufgabe 1.2: Steuerwerksentwurf

### (12,5 Punkte)

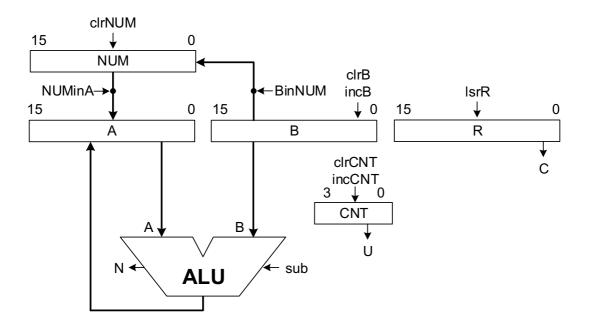


Abbildung 1: Operationswerk

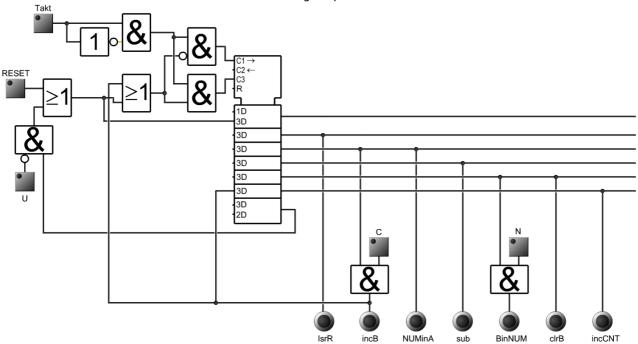


Abbildung 2: Steuerwerk

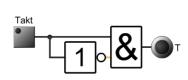


Abbildung 3: Teilschaltung 1

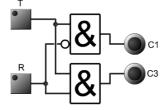


Abbildung 4: Teilschaltung 2

Matrikelnummer:	Studiengang:

Matrik	elnummer:	Studiengang:
4-Bit Rosind 16 Ist das einem eines conale clr und ino	egister <i>CNT</i> und einer 16-Bit ALU. Bit breit. Mithilfe des Steuersignal Ergebnis negativ, so setzt die ALU Überlauf des Registers <i>CNT</i> gesetz lurch <i>IsrR</i> hervorgerufenen Rechts $(X) \in \{CNT, B, NUM\}$ ) setzen den V	Idung 1 basiert auf den vier 16-Bit Registern $A$ , $B$ , $R$ und $NUM$ , dem Sowohl die Eingänge als auch der Ausgang der ALU und Register $B$ sub kann die Subtraktion $A = A - B$ auf der ALU ausgeführt werden. U das $N$ -Flag. Als weitere Kriterien stehen das $U$ -Flag, welches beist wird, und das $C$ -Flag, welches das aus dem Register $R$ im Rahmen ashifts herausgeshiftete Bit enthält, zur Verfügung. Die Steuersig-Vert des entsprechenden Registers auf 0 und die Steuersignale inc $B$ ondierenden Registerwerte. Das Steuersignal $NUMinA$ erlaubt das in Register $A$ wohingegen $BinNUM$ den Wert aus dem Register $B$ in
Abbild	ung 2 zeigt ein für das Operations	werk konzipiertes Steuerwerk, deren Analyse Kern dieser Aufgabe
a)	Um welche Art von Steuerwerk h	andelt es sich?
b)	Welche Funktionalität realisiert d	lie Teilschaltung aus Abbildung 3?
c)	Geben Sie die durch die in Abbild C1 und C3 an.	dung 4 gegebene Teilschaltung realisierten Schaltfunktionen für

d) Analysieren Sie nun das in Abbildung 2 gegebene Steuerwerk für das Operationswerk aus Abbildung 1, indem Sie die nachfolgend die Steuersignale ergänzen.

RT-Quellcode	Steuersignale
<pre>declare register CNT(3:0),A(15:0),B(15:0),</pre>	
R <- 252, CNT <- 0, A <- 0, U <- 0, B <- 0;	
LOOP:	
if then	
if then	
fi,	
CHECK:	
; if then	
fi; END:	

e) Geben Sie nun die zu den Steuersignalen korrespondierenden Registertransferoperationen an, indem Sie den RT-Code ergänzen. Das Setzen der einzelnen Flags müssen Sie nicht realisieren.

goto END;

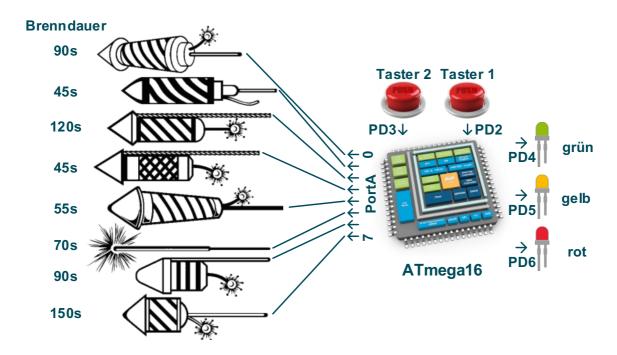
Matrikelnummer:	Studiengang:
-----------------	--------------

- f) Welche der nachfolgend genannten Berechnungen wird vom Steuerwerk auf dem Operationswerk durchgeführt?
  - o Berechnung der Hamming-Distanz von A und B
  - o Zählen der im Wert von R vorkommenden 1en.
  - o Zählen der im Wert von R vorkommenden 0en.
  - o Berechnung der Länge (Anzahl an Bits) des längsten zusammenhängenden Blocks an 1en in R.
  - o Berechnung der Länge (Anzahl an Bits) des längsten zusammenhängenden Blocks an 0en in R.
  - o Berechnung der Parität

g)	Wie oft wird die im Algorithmus vorkommende Schleife (Loop) je Durchlauf des Algorithmus abge-
	arbeitet?

		Dundsta
L <sub>A</sub> 1		Punkte

# Aufgabe 2: Assemblerprogrammierung (25 Punkte) Steuerung eines Feuerwerks



Ziel dieser Aufgabe ist die Implementierung einer vereinfachten Feuerwerksteuerung in Assembler für den aus der Übung bekannten Mikrokontroller ATmega16.

Das Feuerwerk besteht aus insgesamt 8 nacheinander zu zündenden Feuerwerksbatterien, deren Zündvorrichtungen jeweils mit einem Pin von PortA verbunden sind. Sobald an einem Pin ein High-Pegel angelegt wird, zündet die entsprechende Batterie. Solange das Feuerwerk noch nicht gezündet wurde oder wenn es abgebrannt ist, leuchtet die grüne LED, um zu verdeutlichen, dass sich dem Feuerwerk gefahrlos genähert werden kann. Aus Sicherheitsgründen müssen zum Start die beiden Taster an PinD2 und PinD3 in beliebiger Reihenfolge betätigt werden. Ist ein Taster betätigt worden, so erlischt die grüne LED und es leuchtet die gelbe LED. Wurde das Feuerwerk gestartet leuchtet für die gesamte Brenndauer nur die rote LED. Nach dem Start zündet der ATmega sequentiell die einzelnen Batterien beginnend bei der an PinA0 angeschlossenen bis hin zu der mit PinA7 verbundenen. Jede Batterie darf erst gezündet werden, wenn die vorherige vollständig abgebrannt ist.

#### Aufgaben:

Die Bearbeitung der Aufgabe erfolgt in mehreren Unteraufgaben. Nutzen Sie die einzeln vorgegebenen Bereiche und schreiben Sie aussagekräftigen Assembler Code beziehungsweise kommentieren Sie gegebenenfalls den Code sinnvoll.

	Matrikelnummer:	Studiengang:
a)	das Register R17 unter dem Namen Start, d	einzelnen Registernamensdefinitionen. Sorgen Sie dafür, dass das Register <b>R18</b> unter dem Namen <b>Time</b> und das Register <b>R19</b> werden können. Weitere von Ihnen eventuell genutzte Namer definiert werden.
b)	·	e, sodass nach einem <b>RESET</b> zum Label <b>INIT</b> , nach dem <b>External kternal Interrupt Request 1</b> zur <b>ISR_INT1</b> und nach einem <b>Ti</b> zur <b>ISR_TIMER1</b> gesprungen wird.
c)		er, die der obigen Abbildung entnommen werden kann. Legen ztmöglichen Eintrag der Interrupt-Vektor-Tabelle im ROM unter

d)	Konfigurieren Sie unter dem Label <b>INIT</b> die Ein- und Ausgabeports und initialisieren Sie den Stackpointer. Beachten Sie eventuelle Initialwerte für die Ausgänge. Initialisieren Sie das Register <b>Start</b> mit dem Wert 0.
e)	Konfigurieren Sie die externen Interrupts in der Art, dass <b>INTO</b> bei einer durch Taster 1 hervorgerufenen
	<b>fallenden Flanke</b> an PD2 und <b>INT1</b> bei einer durch den Taster 2 hervorgerufenen <b>steigenden Flanke</b> an PD3 ausgelöst wird.

lfe des <b>Timer/Counter</b> rrupt auslöst. Verwend len entsprechenden V	pare Match Interru	n <b>de</b> einen Comp I <b>ler</b> von <b>256</b> . E	nmal pro Seku Sie einen Presc	ihn so, dass er <b>ei</b>	onfigurieren Sie i e den <b>CTC-Mod</b> i	Ko Sie
ster <b>Start</b> beim Aufruf s- und die gelbe LED e						kr

Warum is	t es in diesem Fall notwen	dig, INT0 bezie	hungsweise INT	1 zu deaktiviere	n.	
	ntieren Sie die <b>ISR_TIMER</b> jedem Aufruf inkrementie		rvice Routine, w	velche den aktu	iellen Wert des	Regi

k)	Implementieren Sie nun die in einer Endlosschleife laufenden Grundfunktionalität unter dem Label <b>MAIN</b> . Warten Sie in einer Schleife darauf, dass beide Taster betätigt wurden ( <b>Start</b> = 2). Schalten Sie die gelbe LED aus und die rote LED ein. Starten Sie nun in einer Schleife nacheinander die einzelnen Batterien beginnend bei der an PinAO. Laden Sie die jeweilige Brenndauer aus dem <b>ROM</b> in das Register <b>Duration</b> , setzen Sie nach dem Zünden der jeweiligen Batterie das Register <b>Time</b> zurück auf den Wert 0 und warten Sie entsprechend, bis die Batterie abgebrannt ist, bevor Sie die nächste Zünden. Wurde das komplette Feuerwerk abgebrannt, wird die rote LED wieder aus- und die grüne LED angeschaltet. Anschließend soll in einer Endlosschleife verharrt werden.					

Matrikelnummer:	Studiengang:

$$\Sigma_{\mathrm{A2}} =$$
 \_\_\_\_\_ Punkte