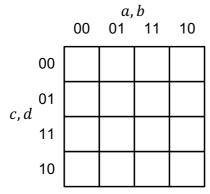
Aufgabe 1: Technologien und Grundlagen

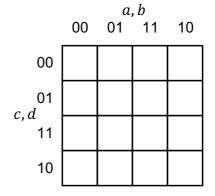
a) Gegeben sei folgende Wahrheitstabelle:

а	b	С	d	f(a,b,c,d)
0	0	0	0	0
0	0	0	1	0
0	0	1	0	1
0	0	1	1	1
0	1	0	0	1
0	1	0	1	0
0	1	1	0	1
0	1	1	1	1
1	0	0	0	1
1	0	0	1	1
1	0	1	0	0
1	0	1	1	1
1	1	0	0	1
1	1	0	1	1
1	1	1	0	0
1	1	1	1	1

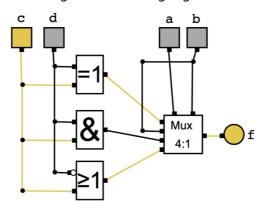
Geben Sie f(a, b, c, d) in **konjunktiver kanonischer Normalform (KKN)** an.

Geben Sie nun **alle disjunktiven Minimalformen (DMF)** von f(a,b,c,d) an. Verwenden Sie für die Minimierung ein KV-Diagramm (ein Diagramm als Ersatz). Markieren Sie jeden zusammengefassten Term im KV-Diagramm und geben Sie letztlich die Minimalformen explizit unter Verwendung der Notation mit geschweiften Klammern an. Wie viele Minimalformen hat die Funktion?





b) Geben Sie die durch die nachfolgende Schaltung realisierte Funktion an. Ihnen stehen als Verknüpfungen UND, ODER sowie die Negation zur Verfügung.

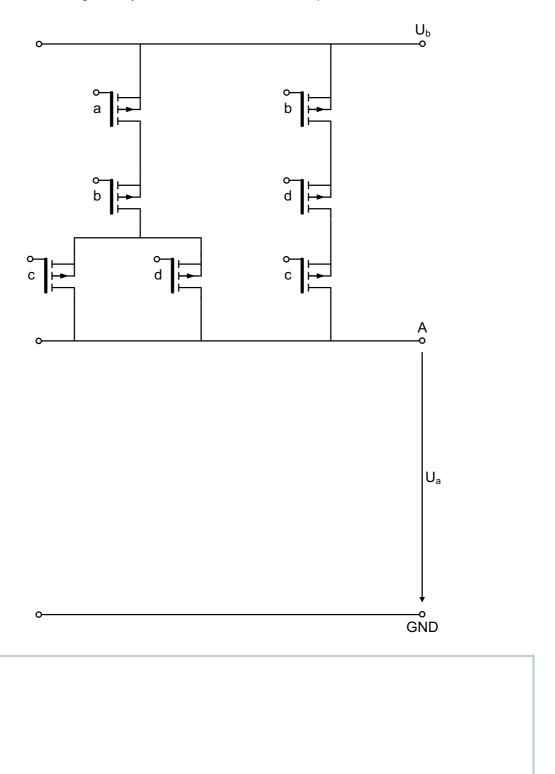


c) Formen Sie h(a,b,c) so um, dass sich die Schaltfunktion ausschließlich aus NAND-Ausdrücken über jeweils zwei Termen zusammensetzt. Das Resultat darf keine Negationen in Form eines Negations-Strichs enthalten. Verwenden Sie für die finale Darstellung die Notation: $(a \mid b)$.

$$h(a,b,c) = (a \mid c) + (a \downarrow b)$$

Zeichnen Sie den Schaltplan der Schaltungsfunktion h(a,b,c) unter Verwendung von Schaltsymbolen neuer DIN-Norm bestehend aus NAND-Gattern mit zwei Eingängen.

d) Vervollständigen Sie die nachfolgend gegebene (Komplementär-)Schaltung um die Grundschaltung und geben Sie die durch diese Schaltung am Ausgang A realisierte Funktion f(a,b,c,d) explizit an. Verwenden Sie folgende Symbole für n-Kanal-

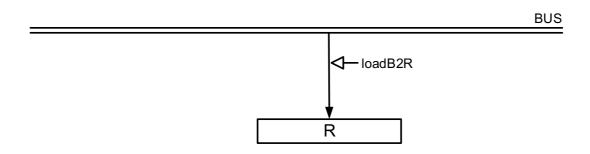


$$\Sigma_{\mathrm{A1}} =$$
 _____ Punkte

Matrikelnummer:	Studiengang	
-----------------	-------------	--

Aufgabe 2: Operations- und Steuerwerk

In dieser Aufgabe sollen ein Operations- und ein zugehöriges Steuerwerk in Form eine Zählersteuerung entworfen werden, um den Nachfolgenden durch einen lückenhaften Pseudocode und eine Abfolge von Steuersignalen gegeben Algorithmus zu realisieren.



a) Ergänzen Sie das obige Blockschaltbild des Operationswerks so, dass es die nachfolgend beschriebenen Komponenten und Funktionalitäten aufweist. Die dargestellten Komponenten erlauben es mit Hilfe des Steuersignals *loadB2R*, den auf dem *BUS* anliegenden Wert in das Register R zu laden. Sämtliche Register, der Bus sowie die Ein- und Ausgänge der ALU sind 16 Bit breit. Weiterhin soll das Operationswerk das Register CNT besitzen, dessen Wert über das Steuersignal clrCNT gelöscht und mit incCNT inkrementiert werden kann. Über die Steuersignale loadR2T und loadT2R soll es möglich sein, den Wert aus dem Register R in das Register TMP zu kopieren (loadR2T) und umgekehrt (loadT2R). Ferner ermöglicht das Steuersignal IsrTMP den logischen Rechtsshift des Inhalts vom Register TMP mit dem Nachziehen einer Eins. Das Register M verfüge über das Steuersignal clrM zum Löschen des Inhalts sowie das Steuersignal incM zum Inkrementieren des Registerwertes. Ferner erlaube das Signal serM das Setzen des Registerwertes auf 0xFFFF (65535). Für die Berechnung besitzt das Operationswerk eine ALU mit den zwei Eingängen A und B. Der Eingang A sei mit dem Register R, welches gleichzeitig das Ergebnisregister der ALU darstellt, verbunden, wohingegen das Register M als Eingangsregister B dient. Mit Hilfe des Steuersignals sub kann die ALU die Subtraktion A-B ausführen. Das Steuersignal and ermöglicht das Verunden der Eingangswerte A and B. Als Kriterium stellt die ALU das Z-Flag zur Verfügung, welches den Wert Eins annimmt, sobald das Ergebnis der letzten Operation Null war, anderenfalls hat es den Wert Null.

Hinweis: Das Setzen des Z-Flags muss im Rahmen dieser Aufgabe nicht betrachtet werden.

b) Ergänzen Sie den nachfolgend gegebenen Pseudocode unter Zuhilfenahme der zu den einzelnen Takten (Zeilen) korrespondierenden Steuersignale.

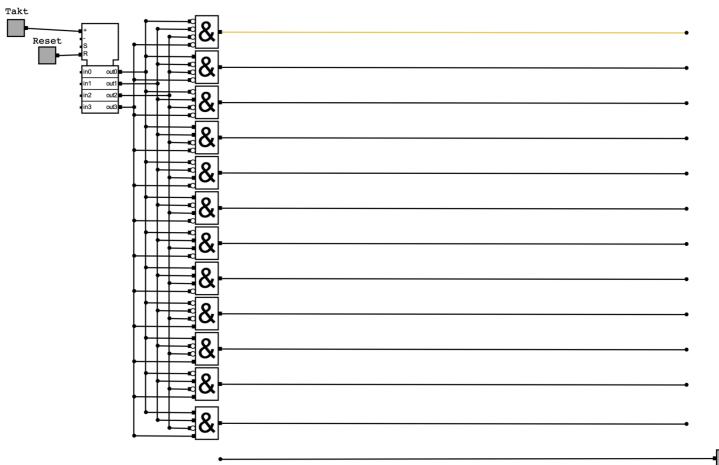
RT-Code	Takt	Steuersignale
<pre>declare bus BUS(15:0) declare register R(15:0), CNT(4:0),</pre>		
INIT:		
R <- BUS, CNT <- 0;	#Takt0	loadB2R, clrCNT
;	#Takt1	loadR2T
TEST:		
;	#Takt2	serM, loadT2R
_	#Takt3	sub, clrM
if $(Z = 1)$ then goto END	#IdKU3	Sub, CIIM
fi;	#Takt4	
<i>;</i>	#Takt5	<pre>loadT2R, incM;</pre>
;	#Takt6	and;
if $(Z = 0)$ then		
		lsrTMP
goto CHECK		
else		
		lsrTMP
goto TEST	#m = 1-+ 7	
fi;	#Takt7	
CHECK:		
;	#Takt8	loadT2R
;	#Takt9	and
if $(Z = 1)$ then		
	,	lsrTMP
		incCNT
goto TEST		
else goto TEST		
fi;	#Takt10	
END:		
goto END;	#Takt11	

Matrikelnummer:	Studiengang:

c) Welchen Wert enthält das Register TMP am Ende des Algorithmus?

d) Welche Berechnung führt dieser Algorithmus durch? Geben Sie die semantische Bedeutung in einem Satz an.

e) Entwerfen Sie ein Steuerwerk auf Basis eines Binärzählers, welches den Algorithmus auf dem Operationswerk realisiert, indem Sie den nachfolgenden Entwurf vervollständigen. Die Sprünge selbst müssen hier nicht realisiert werden.

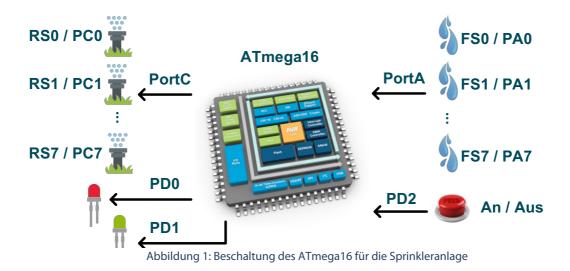




$$\Sigma_{\rm A2} =$$
 _____ Punkte

Aufgabe 3: Assemblerprogrammierung

Sprinkleranlage für den Garten



Ziel dieser Aufgabe ist die Implementierung einer Sprinkleranlage für den Garten in Assembler auf dem aus der Übung bekannten Mikrokontroller ATmega16. Dieser ist mit acht Feuchtigkeitssensoren, acht Sprinklern, zwei LEDs (rot – PD0 und grün – PD1) sowie einem Taster verschaltet, siehe Abbildung 1.

Das Verhalten der Anlage kann wie folgt skizziert werden. Ist die Anlage abgeschaltet, so leuchtet die rote LED. Durch das Betätigen des Tasters, kann die Anlage ein- bzw. abgeschaltet werden. Eine eingeschaltete Anlage wird durch eine dauerhaft leuchtende grüne LED angezeigt (die rote LED ist aus). Die Anlage prüft im eingeschalteten Zustand jede Minute die Feuchtigkeitssensoren sequentiell mit Hilfe eines Vergleichs mit den zu den Sensoren gehörenden Schwellenwerten. Werden diese unterschritten, wird der zu einem Sensoren korrespondierende Sprinkler für die angegebene Dauer eingeschaltet und anschließend wieder ausgeschaltet. Die Schwellenwerte und Dauern können individuell eingestellt werden (Ablegen im ROM) und erlauben das Halten unterschiedlicher Feuchtigkeit je nach Bepflanzung des Bereichs in dem der jeweilige Sprinkler steht.

Aufgaben:

Die Bearbeitung der Aufgabe erfolgt in mehreren Unteraufgaben. Nutzen Sie die einzeln vorgegebenen Bereiche und schreiben Sie aussagekräftigen Assembler Code beziehungsweise kommentieren Sie gegebenenfalls den Code sinnvoll. Die Teilaufgaben werden unabhängig voneinander bearbeitet und müssen nicht aneinanderkopierbar sein. Es kann unter anderem vorkommen, dass in einer Teilaufgabe Direktiven genutzt werden, die sich auf den RAM oder den ROM beziehen, was jeweils erkennbar sein muss.

a) Ergänzen Sie den nachfolgenden Assemblercode so, dass das Ablegen der Daten direkt im Anschluss an die Interrupt Vektor Tabelle erfolgt. Bei den Daten handelt es sich um die Schwellenwerte (SW) und Zeitdauern (ZD) der acht Sprinkler bzw. Feuchtigkeitssensoren beginnend bei Sprinkler und Sensor Null. Auf die Daten kann unter dem Label **ThresDura** zugegriffen werden.

1atrikelnumm	ner:		Studiengang:	
; Ablegen di	rekt nach der Interr	upt Vektor Tabelle		
ThresDura:	;SW ZD .db 124, 30 .db 100, 60 .db 200, 10 .db 30, 45 .db 90, 30 .db 180, 20 .db 150, 30 .db 70, 60			
In welchem	Speicher werden die Da	ten durch den vorherige	en Assemblercode abgelegt?	
dass das Re gister R18 Übergabep Namen für e wird in R19	gister R16 unter dem N unter dem Namen OnO arameter unter dem Nan einzelne Register müsse	amen Tmp , das Register ff angesprochen werde nen Counter genutzt we n hier ebenfalls definiert	isternamensdefinitionen. So r R17 unter dem Namen Tm en können. Ferner soll das Re erden. Weitere von Ihnen ever twerden. Der aktuelle Zustan torrespondiert zu Sprinkler 0	p2 und das F egister R25 ntuell genutz id der Sprink

c)	Initialisieren Sie die Interrupt-Vektor-Tabelle, sodass nach einem RESET zum Label INIT , nach dem External Interrupt Request 0 zur ISR_INT0 und nach einem Timer/Counter 1 Compare Match Interrupt zur ISR_TIMER1 gesprungen wird.
d)	Für die Messungen der Bewässerungsdauern werden acht Bytes im RAM ab Adresse \$60 benötigt, die unter dem Label TIMES zugreifbar sein sollen. Ferner ist jeweils ein Byte unter dem Namen SECONDS (zum Messen der verstrichenen Sekunden) und MINUTES (zum Messen der verstrichenen Minuten) zu reservieren.
	Unter welcher Adresse (explizit angeben) ist der Wert hinter dem Label MINUTES abgelegt?

e)	Konfigurieren Sie unter dem Label INIT die Ein- und Ausgabeports und initialisieren Sie den Stackpointer. Beachten Sie eventuelle Initialwerte für die Ausgänge. Sie dürfen nicht davon ausgehen, dass die Register standardmäßig mit dem Wert Null initialisiert sind. Initialisieren Sie das Register OnOff sowie die Werte im RAM unter den Labeln SECONDS und MINUTES mit dem Wert Null. Beachten Sie zudem, wodurch ein abgeschaltetes System von außen erkennbar ist.

Ma	atrikelnummer:	Studiengang:		
f)	Konfigurieren Sie den externen Interrup Taster hervorgerufenen steigenden Fla	pt INTO so, dass er bei einer durch den an PD2 angeschlossenen anke ausgelöst wird.		
g)	mal pro Sekunde einen Compare Matcl	Hilfe des Timer/Counter 1 . Konfigurieren Sie ihn so, dass er ein h Interrupt auslöst. Verwenden Sie den CTC-Modus und nutzen Sie den entsprechenden Vergleichswert. Aktivieren Sie den Intrupts global .		

h)	Implementieren Sie die Interrupt-Service-Routine ISR_TIMER1 die den unter dem Label SECONDS im RAM abgelegten Wert inkrementiert und aktualisiert, sobald das System eingeschaltet ist.

i)	Implementieren Sie die ISR_INTO Interrupt Service Routine, die überprüft, ob das System ein- (Wert von OnOff = 0xFF) oder ausgeschaltet (Wert von OnOff = 0) ist und entsprechend zwischen den Zuständen wechselt. Bedenken Sie, dass zusätzlich zum Ändern des Wertes von OnOff , die LEDs beschaltet werden müssen. Ferner muss ein Ausschalten des Systems zum Abschalten der Sprinkler führen.

Matrikelnummer:	Studiengang:
j) Die Initialisierung des A/D-Wandlers sei nachfolgen	d gegeben.
ldi Tmp, (1 << REFS0) (1 << ADLAR) out ADMUX, Tmp	
ldi Tmp, (1 << ADEN) (1 << ADPS1) out ADCSRA, Tmp	
Welche Referenzspannung und welchen Prescaler n der Speicherung des Ergebnisses sagen?	utzt der A/D-Wandler? Was können Sie über die Art
k) Nachfolgend ist das Unterprogramm READ_ADC t der in R25 (Counter) übergebene Kanal eingestellt	
READ_ADC: ; TODO Einstellen des Kanals	
sbi ADCSRA, ADSC READ_ADC_LOOP: sbic ADCSRA, ADSC rjmp ISR_ADC_LOOP	
in R25, ADCH ret	
Wird für die A/D-Wandlung ein Interrupt mit oder ol wort und benennen Sie gegebenenfalls die Method	

Ma	Natrikelnummer:	Studiengang:		
I)	 arbeitende Verhalten sei nachfolgend schrittwe In einer Schleife darauf warten, bis das sind Inkrementieren des unter dem Label Mes Wertes unter dem Label SECONDS Sequentielles Prüfen der Sprinkler in ei Ist der Sprinkler aktiv, muss übe oder nicht (TIMES des Sprinkler werden muss (Register Sprinkler werden muss (Register Sprinkler (READ_ADC mit entsprechen (ThresDura)). Wurde die Schwein (Register Sprinkler und PORT) 	System eingeschaltet wird und 60 Sekunden vergangen MINUTES im RAM abgelegten Wertes und Zurücksetzen ner Schleife erprüft werden, ob seine Bewässerungsdauer erreicht ist rs im RAM = MINUTES) und er gegebenenfalls deaktiviert		

Matrikelnummer:	Studiengang:

$$\Sigma_{\mathrm{A3}} =$$
 _____ Punkte