Оглавление

Глава 12. Диоды СВЧ дапазона	1
12.1 Варактор (варикап)	1
12.1.1 Структура и принцип действия	1
12.1.2 Основные параметры	3
12.2 Диод Шоттки	5
12.2.1 Общие сведения	5
12.2.2 Вольт-амперная характеристика диода Шоттки	7
12.2.3 Области применения диодов Шоттки	9
12.2.4 Частотные ограничения диода Шоттки	11
12.2.5 Сравнительный анализ функционирования диода Шоттки и диода н	a <i>p-</i>
п переходе	
12.2.6 Типы диодов Шоттки	14

Глава 12. Диоды СВЧ дапазона.

12.1 Варактор (варикап)

12.1.1 Структура и принцип действия

Варакторы — это варикапы СВЧ диапазона с емкостью C_J порядка десятых долей пикофарад. К варакторам относят параметрические, умножительные и настроечные диоды.

Основным параметром варакторов считают постоянную времени

$$\tau = r_{\rm n} \cdot C_{\rm fap}(U_0), \tag{12.1}$$

определяющую инерционные свойства диода и потери в нем, или предельную частоту (частоту отсечки)

$$f_{\rm T} = (2\omega\tau)^{-1} = \left[2\pi r_n \cdot C_{\rm 6ap}(U_0)\right]^{-1},$$
 (12.2)

измеряемые при заданном напряжении смещения U_0 .

В параметрических диодах на p-n переходах постоянную времени τ измеряют при U_0 (обратное напряжение на диоде) близком к $U_{\rm пр}$. Типичное значение τ параметрического диода 0,2...1 пс, что соответствует $f_{\rm T}$ - 750... 150 $\Gamma\Gamma$ ц.

Так как значение r_n возрастает с частотой в основном из-за скинэффекта, то для сравнения параметров различных типов диодов τ измеряют обычно на частоте 10 ГГц.

Слово варикап произошло от английского словосочетания vary(изменение) и сарасіtance(конденсатор.емкость) Таким образом.варикап—это полупроводниковый диод, в котором используется зависимость емкости от величины обратного напряжения и который предназначен для применения в качестве элемента с электрически управляемой емкостью.

Диод обладает барьерной и диффузионной емкостями. В качестве варикапов используют только диоды при обратном постоянном смещении, когда проявляется только барьерная емкость. Диффузионная емкость проявляется при прямом смещении диода, когда проводимость его велика и велики потери мощности из-за относительно больших активных токов через диод.

Зависимость напряжения емкости OT смещения различна изготовленных методом диффузии примесей или методом варикапов, эпитаксии. варикапах с резким электронно-дырочным переходом зависимость барьерной емкости от напряжения смещения получается более резкая. Связано это с тем, что глубина проникновения электрического поля или его приращения в материал зависит от удельного сопротивления этого материала. В сплавном варикапе слои базы, прилегающие к переходу, легированы равномерно, а в диффузионном – при удалении от перехода нескомпенсированных концентрация примесей увеличивается, T.e. уменьшается удельное сопротивление.

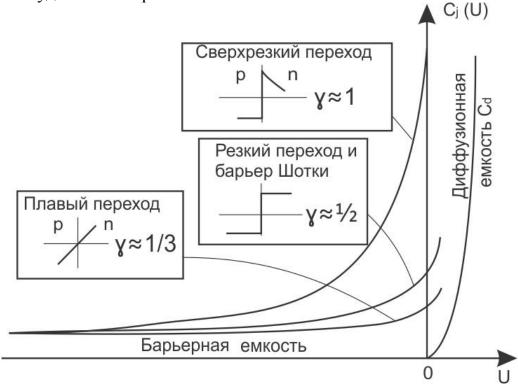


Рис. 12.1. Зависимость барьерной емкости $C_{\text{бар}}$ и диффузионной емкости $C_{\text{Д}}$ от смещения

Поэтому для получения еще более резкой зависимости емкости варикапа (и особенно настроечных диодов) от напряжения смещения необходимо создавать в базе варикапа аномальное распределение нескомпенсированных примесей (сверхрезкий переход рис. 12.1) с градиентом концентрации другого знака по сравнению со знаком градиента концентрации без-диффузионного диода (рис. 12.1, б).

Так же, как в других диодах, сопротивление базы варикапа должно быть по возможности меньшим. Одновременно для большего пробивного напряжения необходимо большое удельное сопротивление слоев базы, прилегающих к электронно-дырочному переходу. Таким образом, база варикапа должна состоять из двух слоев (рис. 12.1,а,б). Основная часть базы – подложка должна быть низкоомной. Тонкий слой базы, прилегающий к переходу, должен быть высокоомным.

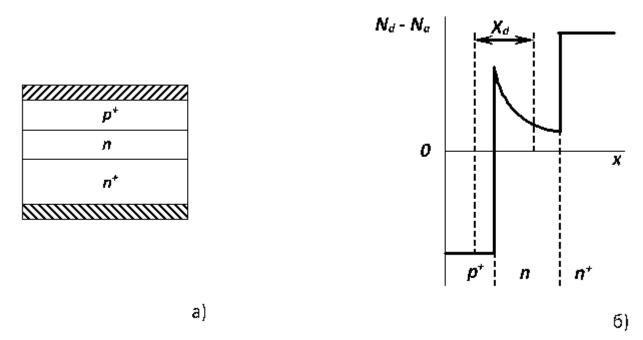


Рис. 12.2 - Структура варикапа (а) и распределение в ней нескомпенсированных примесей

12.1.2 Основные параметры

K основным параметрам варакторов (кроме частоты отсечки) относятся: добротность максимальное обратное напряжение и допустимая мощность СВЧ сигнала, Для настроечных диодов.,. которые применяются для настройки СВЧ колебательных контуров фильтров, усилителей, автогенераторов, а также плавных фазовращателей наряду с перечисленными параметрами, рассчитываемыми для всех варакторных диодов, очень важен такой параметр, как коэффициент перекрытия по емкости K_c . При

проведении расчетов необходимо учитывать конструктивную емкость между выводами C_{κ} .

$$K_c = C_{\pi} \max / C_{\pi} \min, \tag{12.3}$$

где C_{π} max = C_{κ} + $C_{\text{бар}}(U_{\text{обр.min}})$, C_{π} min = C_{κ} - $C_{\text{бар}}(U_{\text{обр.max}})$. Типичны значения параметров варакаторов $r_n \approx 1$ Ом, $C_{\kappa} \approx 0, 1 \dots 0, 2$ п Φ , $C_{\text{бар}} \approx 0, 1 \dots 1, 0$ п Φ .

Известно, [1], что

$$C_{\delta ap}\left(U\right) = \frac{C_{\delta ap}\left(0\right)}{\left(1 - \frac{U}{\phi_{k}}\right)^{n}} \tag{12.4}$$

где $n = \frac{1}{3}$ для плавного p-n перехода , $n - \frac{1}{2}$ для резкого p-n перехода и диода с барьером Шоттки (ДБШ) и n = 1 для сверхрезкогоp-n перехода.

Поэтому плавный переход обладает малым κ_c , резкие p-n переходы и ДБШ обеспечивают $\kappa_c \approx 2...4$ и наиболее высокие значения κ_c до 10...15 – имеют диоды со сверхрезкимp-n переходом, в n- базе которого концентрация донорной примеси уменьшается при удалении от границы перехода. Поэтому с ростом обратного напряжения одинаковым приращением объемного заряда будет соответствовать все большое расширение ОПЗ, что приводит к более быстрому уменьшению емкости, чем, например, в резком p-n переходе.

Но добротность настроечных диодов со сверхрезким*p-n* переходом меньше по отношению к другим в несколько раз из-за большого сопротивления широкой низколегированной базы. (Примерно порядка 300 для сверхрезкого*p-n* перехода по отношению к 500...800 для резкого *p-n* перехода.) Это необходимо учитывать при проектировании структуры настроечных диодов.

Следует отметить, что для изготовления диодов применяют GaAs, которые имеют в 1,5...2 раза большую добротность чем кремниевые из-за большой подвижности электронов, что приводит к малой величине сопротивления базы.

Добротность - величина обратная тангенсу угла диэлектрических потерь Следовательно, ее можно определить из эквивалентной схемы варактора, которая приведена на рис.12.3 и представляет собой физическую эквивалентную схему СВЧ диода при обратном смещении.

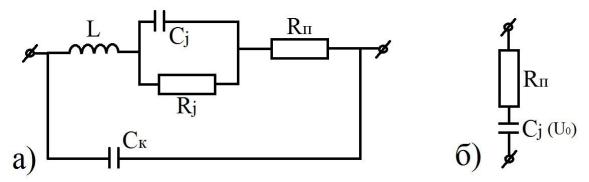


Рис. 12.3 Физическая эквивалентная схема варикапа а- полная; б – упрощенная последовательная

Здесь R_Π – активное сопротивление, состоящее из сопротивления базы и выводов; L – индуктивность выводов; C_K – конструктивная емкость.

В СВЧ диапазоне физическую эквивалентную схему для удобства расчета добротности можно упростить (рис. 12.3 ,б).

Величина добротности при заданной частоте f и напряжении обратного смещения U_0 можно рассчитать

$$Q = (2\pi f C_i(U_0)r_n)^{-1}.$$
 (12.5)

Как видно из (6.2) и (6.4) добротность варактора на частоте отсечки f_T равна 1, и на рабочей частоте ее можно оценить отношением частоты отсечки и рабочей

$$Q = f_T / f. ag{12.6}$$

Обычно варактор используют на частоте, при которых добротность больше 10.

12.2 Диод Шоттки

12.2.1 Общие сведения

Контакты металл – полупроводник получили наибольшее распространение на практике. Это связано с двумя их характерными особенностями.

- 1. В связи с тем, что металл и полупроводник обладают различными электрофизическими свойствами (ε, E_q, qX), контакт между ними, в отличие от p-n-перехода, может быть как выпрямляющим, так и невыпрямляющим омическим.
- 2. Проводимость в контактах металл полупроводник осуществляется носителями одного знака (монополярная проводимость). В результате предел применимости их по частоте выше, чем для p-n-переходов.

Выпрямляющие контакты используются для изготовления диодов (диоды Шоттки), способных выполнять различные функции в широком диапазоне частот, а с помощью невыпрямляющих контактов осуществляется подключение приборов на твердом теле к внешней электрической цепи.

Различные свойства указанных контактов зависят от соотношения между работами выхода из металла $q\phi_m$ и полупроводника $q\phi_s$..

На рис. 12.4 построена энергетическая диаграмма для выпрямляющего контакта металл – электронный полупроводник, когда работа выхода из полупроводника $q\phi_{\rm sn}$ меньше чем из метала $q\phi_{\rm m}$. После осуществления контакта между полупроводником плотного металлом интенсивный обмен электронами, при этом преимущественный поток будет направлен из полупроводника в металл. В результате поверхность металла будет заряжаться отрицательно, поверхность полупроводника a положительно и между металлом и полупроводником возникает контактная разность потенциалов для электронов ϕ_{kn} , которая стремится уравновесить встречные потоки электронов. За счет возникновения контактной разности потенциалов уровень Ферми в полупроводнике опустится и при плотном контакте совпадет с уровнем Ферми в металле.

Появление контактной разности потенциалов эквивалентно увеличению работы выхода из полупроводника в металл на величину $q\phi_{kn}$. Поэтому величина ϕ_{kn} , соответствующая равновесному состоянию, определяется как разность термодинамических работ выхода, т.е. $\phi_{kn} = (q\phi_m - q\phi_{sn})/q$. В рассматриваемом примере в поверхностном слое полупроводника шириной Xd образуется обедненный слой с повышенным сопротивлением, в котором мало электронов, а положительный заряд обусловлен наличием ионизированных атомов доноров. Малая концентрация электронов вблизи контакта характеризуется увеличением расстояния между уровнем Ферми E_F и дном зоны проводимости Ec(x). Поэтому в соответствии с этим правилом для обедненного контакта границы энергетических зон полупроводника на рисунке 3.21 изгибаются «вверх».

Искривление энергетических зон, так же как в p-n-переходе свидетельствует о наличии электрического поля вблизи поверхности полупроводника. Это поле не может повлиять на ширину запрещенной зоны Egи внешнюю работу выхода qX (сродство к электрону), поскольку даже при малой глубинепроникновения $Xd \sim 10^6$ см величина этого поля не превышает $\sim 10^6$ В/см. Поэтому после осуществления плотного контакта величины Egи Xd на энергетической диаграмме рис. 12.4 должны остаться неизменными.

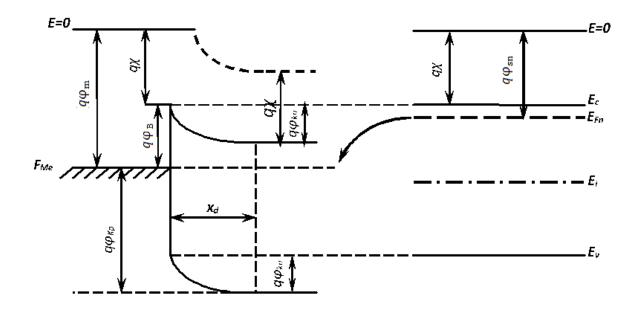


Рис. 12.4 - Энергетическая диаграмма контакта металл – проводник (барьер Шоттки)

По этой причине линия E=0, соответствующая энергии свободного электрона, должна быть заменена пунктирной кривой, как показано на рис. 12.4. Справедливость этого правила следует также из следующих соображений: в области контакта вектор электрической индукции не может претерпевать разрыва, в то время, как диэлектрическая проницаемость меняется скачком от $\mathcal{E}_{\rm m}$ до $\mathcal{E}_{\rm s}$. Следовательно, в плоскости контакта (металлургическая граница) напряженность поля \mathcal{E} должна изменяться также скачком:

$$\Delta \mathcal{E} = \mathcal{E}m - \mathcal{E}s = \frac{1}{q} \frac{\partial Ec}{\partial x} < 0$$
 (12.7)

Для вакуума, к которому относится уровень E=0, напряженность поля постоянно. Поэтому там поле и энергия являются непрерывными функциями координаты и уровень E=0 должен плавно «следить» за изменением Ec(x), так чтобы разность E(0)-Ec=qX все время оставалось равной внешней работе выхода qX. Положение уровня E=0 после образования плотного контакта уже не играет принципиальной роли для описания явлений в контакте, поскольку теперь нас интересует только процесс взаимного обмена электронами между металлом и полупроводником, не связанный с их выходом в вакуум. Поэтому уровень E=0 на энергетических диаграммах металл — полупроводник обычно не указывают.

12.2.2 Вольт-амперная характеристика диода Шоттки

Из энергетических зонных диаграмм выпрямляющего контакта металл-полупроводник n-типа для случая, когда работа выхода из

полупроводника меньше чем из металла, при тепловом равновесии U=0, при прямом U > 0 и обратном U < 0смещениях видно (рис. 12.5):

- высота потенциального барьера для электронов $q \phi_{kn}$ значительно меньше высоты потенциального барьера для дырок $q \varphi_{kp}$ (рис. 12.5 a), что связано с различными величинами постоянных решеток металла и полупроводника;
- при прямом смещении (рис. 12.5,б) когда к металлу приложено положительное напряжение по отношению полупроводника потенциальный барьер для электронов понижается, и через диод (контакт) протекает прямой электронов из полупроводника в металл в то время, как практически отсутствует поток дырок из металла в полупроводник;
- при обратном смещении может протекать большой туннельный ток (ток электронов из металла в полупроводник) в том случае, когда толщина потенциального барьера контакта металл – полупроводник будет меньше длины Дебая, т.е. при сильном легировании полупроводника.

Аналитическое выражение для статической ВАХ диода можно записать, оперируя понятиями работ выхода из металла и полупроводника. Плотность эмиссионного тока из металла в вакуум

$$J_{m-vac.} = AT^2 \exp\left(-\frac{q\varphi_{\rm m}}{kT}\right) \tag{12.8}$$

 $J_{m-vac.} = AT^2 \exp\left(-\frac{q\phi_{\rm m}}{kT}\right) \tag{12.8}$ где $A^* = \frac{4_{_{I\!I}}qm^*k^2}{h^3}$ — эффективная постоянная Ричардсона, $q\phi_{\rm m}$ — работа выхода из металла в полупроводник.

Плотность тока из металла в полупроводник

$$J_{\rm m-s} = A^* T^2 \exp\left(-\frac{q\varphi_{\rm B}}{kT}\right),\tag{12.9}$$

где $q\phi_{\rm B}$ – высота барьераШоттки (рис. 12.5, a).

При тепловом равновесии (U = 0) ток через диод равен 0, следовательно

$$J_{s-m} = J_{m-s} = A^* T^2 \exp\left(-\frac{q\varphi_B}{kT}\right)$$
 (12.10)

При приложении к диоду прямого напряжения (рис. 12.5, б) плотность тока из полупроводника станет равной

$$J_{s-m} = A^* T^2 \exp\left[\frac{-q(\phi_B - U)}{kT}\right],$$
 (12.11)

где U — величина напряжения, приложенного к диоду.

Величина плотности тока из металла в полупроводник не изменится, так как все напряжение, приложенное к диоду падает на обедненном слое полупроводника. Следовательно, результирующий ток через диод

$$J_{III} = J_{s-m} - J_{m-s} = A^* T^2 \exp\left(-\frac{q\varphi_B}{kT}\right) \left(\exp\frac{qU}{kT} - 1\right).$$
 (12.12)

Или по аналогии с аналитическим выражением для диода на p-n-переходе

 $J_{\text{ш}} = J_{s.\text{ш}} \left(\exp \frac{qU}{kT} - 1 \right) \tag{12.13}$ или $I_{\text{ш}} = I_{s\text{ш}} \left(\exp \frac{qU}{kT} - 1 \right)$, где $I_{s.\text{ш}} = SA^*T^2 \exp \left(-\frac{q\phi_{\text{B}}}{kT} \right)$ – обратный ток насыщения диода Шоттки, n – коэффициент неидеальности, который близок к единице.

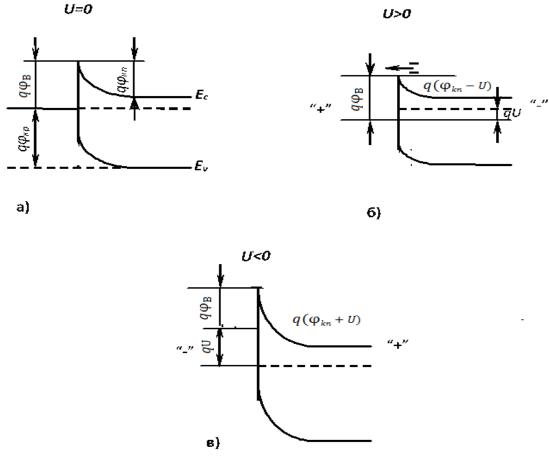


Рис. 12.5 - Энергетические зонные диаграммы выпрямляющего контакта металл - полупроводник п — типа а - при тепловом равновесии; б - при прямом смещении; в - при обратном смещении

12.2.3 Области применения диодов Шоттки

В диоде Шоттки из-за большой высоты потенциального барьера для дырок $q\varphi_{kp}$ (рис 12.5, a) и малого количества дырок в металле практически отсутствует инжекция дырок из металла в полупроводник, a, следовательно, отсутствуют эффекты накопления рассеивания неосновных носителей в высокоомной области контакта. Известно, что эти эффекты определяют

величину времени восстановления обратного сопротивления диода $\tau_{восст.}$ – основной параметр импульсных диодов. Следовательно, диоды Шоттки как дискретные приборы можно использовать в СВЧ диапазоне (единицы и даже десятки $\Gamma\Gamma$ ц).

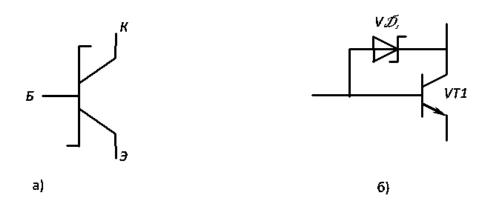
Термоэлектронная эмиссия является, по существу, более эффективным процессом по сравнению с диффузией. В результате при одинаковом значении диффузионного потенциала обратный ток насыщения диода Шоттки на несколько порядков превышает обратный ток p-n перехода. Кроме того, в диоде Шоттки диффузионный потенциал может быть существенно меньшим, чем в p-n-переходе из того же полупроводника. Оба эти фактора, вместе взятые, приведут к тому, что обратный ток насыщения кремниевого p-n-перехода, примерно на семь порядков больше обратного тока насыщения ДБШ. С другой стороны, это значит, что для получения одинаковой плотности прямого тока на диод Шоттки подают напряжение смещения намного меньшее, чем на диод с p-n-переходом. Прямое падение напряжение на диоде Шоттки $U_{\rm прш} = \frac{kT}{q} ln \frac{I}{I_{\rm sm}}$ значительно меньше чем $U_{\rm пр}$ на диоде с p-n-переходом, так как $I_{\rm sm} \gg I_{\rm sp-}n$. Следовательно, диоды Шоттки особенно перспективны для использования в схемах низковольтных сильноточных выпрямителей.

изготовления диодов Шоттки Технология очень удобна ДЛЯ применения их в микроэлектронных устройствах. Они используются в быстродействующих логических интегральных схемах ТТЛШ (транзисторнотранзисторная логика Шоттки). Быстродействие ТТЛШ время переключения вентиля 3 нс, по сравнению с 8 нс, обычной транзисторно-транзисторной объясняется тем, что транзистор (рис. 12.6, а), физическая эквивалентная схема которого представлена на рис.12.6, б не входит в режим насыщения при подаче на его базу большого сигнала (U^1) , поскольку прямое падение напряжения на диоде Шоттки не превышает 0,45 Вв то время, как коллекторный переход кремниевого n-p-n-транзистора открывается при напряжении $U_{\rm B-K} \approx 0.6B$.

$$U_{uu} \cong \frac{kT}{nq} \ln \frac{I}{I_{uu}} \tag{12.14}$$

Небольшая величина прямого падения напряжения на диоде Шоттки вызвана большой величиной I_{su} по сравнению с обратным током насыщения кремниевого диода на p-n-переходе.

Структура транзистора Шоттки представлена на рис. 12.6, в.



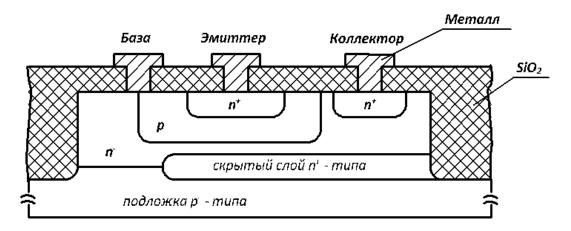


Рис. 12.6 - Обозначение транзистора Шоттки в системе ЕСКД (а), физическая эквивалентная схема транзистора Шоттки (б) и структура транзистора Шоттки (в)

в)

12.2.4 Частотные ограничения диода Шоттки

Эффективное время пролета неосновных носителей в n-полупроводнике диода Шоттки $\tau_{9}\phi\phi$. $\tau_p\frac{l}{L_p}$, где l — толщина n-области (рис. 12.7).

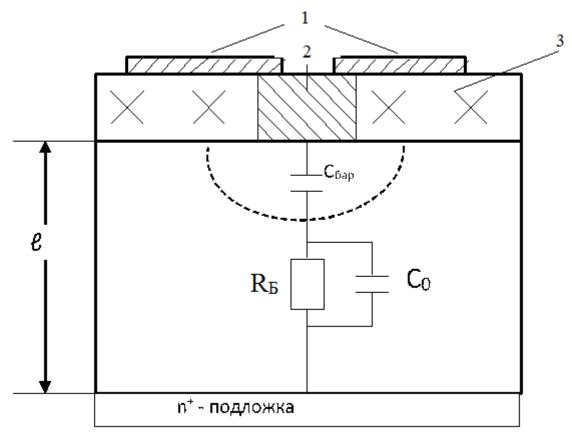


Рис. 12.7 - Физическая эквивалентная схема диода Шоттки 1 – омический контакт; 2 – металл контакта Шоттки; 3 – SiO_2 ; Co – паразитная емкость; $R_{\rm B}$ – сопротивление базы диода

Так как обычно $\mathit{l} << \mathit{l}_{\mathit{p}}$, то $\mathit{\tau}_{\mathit{ad}\phi_{\mathit{l}}} << \mathit{\tau}_{\mathit{p}}$.

Или:
$$\tau_{9\phi\phi} = \frac{Q_p}{j} \cong \frac{Q_p}{j_n} = \tau_p \cdot \frac{J_p}{J_n} = \tau_p \cdot \gamma_p$$
 (12.15)

так как $Q_p = J_p \cdot \tau_p$.

Из выражения (12.15) видно, что небольшую величину $\tau_{9\phi\phi}$ можно получить при сильном легировании полупроводника, но отрицательные последствия этого мы уже обсудили.

При прямом смещении электроны из полупроводника в металл попадают «горячими», поэтому релаксируют. Остывая, они проходят в металле путь длиной 10^{-5} см... 10^{-6} см. Учитывая, что скорость насыщения $V_s \cong 10^7$ см/с, получим время «остывания» $t=10^{-13}...10^{-12}$ с.

Горячие электроны, попадающие при обратном смещении диода из металла в полупроводник, остывая, проходят путь 10^{-4} см... 10^{-5} см, что соответствует времени остывания $t=10^{-12}...10^{-11}$ с. Таким образом, при обратном смещении частотные свойства диода Шоттки ухудшаются.

Однако основное время задержки сигнала в диоде Шоттки связано с перезарядом барьерной емкости выпрямляющего контакта

$$\tau = C_{\text{ fap.}} R_{\text{B}}. \tag{12.16}$$

12.2.5 Сравнительный анализ функционирования диода Шоттки и диода на p- n переходе

Важной особенностью проводимости в барьерах Шоттки при прямом смещении является то, что ток в них переносится почти полностью только полупроводника электронами (B случае *n*-типа) даже ДЛЯ слаболегированных полупроводников. Это отличается от ситуации в p-nпереходах, в которых ток переносится преимущественно теми носителями, которые поставляются из материала с более высоким уровнем легирования. Поэтому диод Шоттки на основе полупроводника n-типа соответствует p-nпереходу с p-областью, легированной слабее, чем n-область, т.е. p-nпереходу. Если p^{-} -n-переход смещен в прямом направлении, электроны инжектируются в *p*-область. Но если полярность смещения резко изменить на противоположную, то для перехода диода в состояние с высоким сопротивлением, эти инжектированные электроны должны быть удалены. Это значит, что в течение некоторого короткого времени в диоде будет протекать значительный ток в обратном направлении. Это явление известно под названием эффекта накопления неосновных носителей. Аналогом такого процесса в диодах Шоттки является инжекция электронов в металл. В принципе эти электроны могут быть возвращены обратно в полупроводник при резкой смене полярности напряжения смещения, но только в том случае, если они сохранят энергию, достаточную для преодоления барьера. Когда электроны инжектируются в металл при прямом смещении, они там становятся «горячими», т.е. их энергия превышает фермиевскую на величину, соответствующую высоте барьера. Этот избыток энергии быстро рассеивается при столкновениях с другими электронами за время следовательно, вернуться эти электроны в полупроводник могут после смены полярности смещения за это же время. Таким образом, характерный для p-nпереходов эффект накопления неосновных носителей в диодах Шоттки фактически отсутствует, а время восстановления в них определяется процессами, о которых указывалось выше.

В p^- -n-переходах небольшая часть тока переносится дырками. Этот процесс может иметь место и в диодах Шоттки, но влияние дырок в этом случае чрезвычайно мало (обычно 10^{-4} от электронного тока). Отчасти это связано с тем, что барьер для электронов $q \varphi_{KII}$ намного меньше барьера для дырок $q \varphi_{KP}$, а также и с тем, что термоэмиссионный процесс по своей сути более эффективен, чем диффузионный, определяющий ток дырок. Этот эффект, известный как инжекция дырок, может влиять на переходный процесс при резкой смене полярности смещения. Однако, хотя время жизни дырок на несколько порядков больше соответствующего параметра для горячих электронов при рассеянии их избыточной энергии, коэффициент инжекции j_p / j_n настолько мал, что даже при наличии такого вклада время восстановления диода Шоттки остается пренебрежимо малым по сравнению p–n-перехода. аналогичным временем Ha практике восстановления для диодов Шоттки в большей степени определяются их RC-

параметрами, чем электронными процессами. По этой причине они широко используются в качестве переключательных диодов и СВЧ смесителей.

p-n-переходах инжекция неосновных носителей легированную область влечет за собой увеличение концентрации и основных носителей тока для обеспечения электронейтральности этой области. Этот процесс, известный как модуляция проводимости, играет важную роль в сопротивления уменьшении последовательного В высоковольтных выпрямителях. Такая модуляция проводимости может иметь место и в диодах Шоттки при инжекции дырок, но обычно она пренебрежимо мала изза малого коэффициента инжекции. Тем не менее, в диодах на основе высокоомных полупроводников и металлов, барьеры для которых достаточно высоки, такая модуляция может наблюдаться.

12.2.6 Типы диодов Шоттки

В настоящее время для создания диодов Шоттки используются кроме кремния карбид кремния и арсенид галлия.

Ключевые преимущества SiC полупроводниковых материалов в сравнении с Si и GaAs следующие:

- напряженность электрического поля пробоя 4H-SiC более чем на порядок превышает соответствующие показатели у Si и GaAs. Это приводит к значительному снижению сопротивления диода в открытом состоянии.
- малое удельное сопротивление в открытом состоянии, в сочетании с высокой плотностью тока и теплопроводностью, позоляет использовать очень маленькие по размерам кристаллы для силовых приборов).
- большая ширина запрещенной энергетической зоны является результатом более высокого барьера Шоттки по сравнению с Si и GaAs. В результате чрезвычайно малый ток утечки (менее 70мкА при 2000°С) при повышенной температуре кристалла снижает термоэлектронную эмиссию за пределами барьера.
- высокая теплопроводность SiC снижает тепловое сопротивление кристалла (по сравнению с Si диодами почти в два раза).
- электронные свойства приборов на основе SiC очень стабильны во времени и слабо зависят от температуры, что обеспечивает высокую надежность изделий.
- карбид кремния чрезвычайно устойчив к жесткой радиации, воздействие которой не приводит к деградации электронных своиств кристалла.
- высокая рабочая температура кристалла (более 6000°С) позволяет создавать высоконадежные приборы для жестких условий эксплуатации и специальных применений.

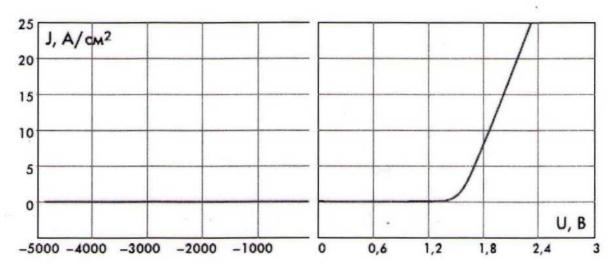


Рис. 12.8 Вольтамперная характеристика диода Шоттки на основе карбида кремния

В отличие от диодов на p-n переходах время восстановления обратного сопротивления (или тока) $\tau_{вост}$ у диодов Шоттки очень мало, т.к. практически отсутствует процесс накопления и рассасывания неосновных носителей в базе. На рис. 12.8 приведены значения токов при переключении быстродействующего кремниевого диода и SiC диода при различных температурах. Из рисунка видно, что время восстановления у карбидкремниевого диода значительно меньше и величина его постоянна в диапазоне температур $25^{\circ}C...150^{\circ}C.$

Таким образом, использование карбида кремния в ближайшей перспективе позволит решить проблему создания высокоскоростных высоковольтных выпрямителей на большие токи взамен громоздких неэффективных кремниевых столбов.

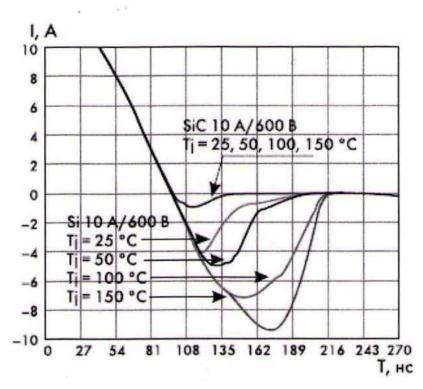


Рис.12.9 – Времена восстановления обратного тока диодов Шоттки на основе Si и SiC при различных температурах

Технология GaAs является хорошо отработанной и активно применяется в современной электронике для производства широкого спектра элементов. Кристаллы GaAs производятся на стандартном оборудованиии имеют высокий процент выхода годных изделий, обеспечивая необходимый для промышленного применения уровень надежности. Основное ограничение диодов данной технологии - невысокое рабочее напряжение, обусловленное физическими свойствами этого полупроводника.

Новое поколение диодов GaAs с рабочим напряжением 600В применяют в качестве альтернативы диодам из карбида кремния. Эти диоды получили название «диоды Шоттки инжекционного типа».

Рассмотрим подробнее структуру такого диода. Когда уровень барьера Шоттки выбран выше чем уровень запрещенной зоны проводника, область непосредственно прилегающая к металлу, становится р-типа, поскольку электроны из полупроводника будут переходить в металл до момента достижения уровня Ферми. При прямом токе дырки из этой р-области инжектироваться В нейтральную п-область будут И создавать дополнительный ток. При высоком из р-области уровне инжекции дополнительно будут поступать электроны ДЛЯ поддерживания нейтральности этого заряда. Данный эффект приводит к «модуляции» проводимости п-области. В результате диоды демонстрируют уменьшение дифференциального сопротивления при увеличении протекающего тока и температуры, что приводит к уменьшению прямого падения напряжения

 $U_{\text{пр}}$ иувеличению допустимых значений токов. Благодаря очень малому времени жизни электронов в GaAs, время обратного восстановления также остается малым, сопоставимым с величиной, характерной для SiC.

Первое поколение GaAs диодов Шоттки (обедненные диоды Шоттки) обладали низкой температурной зависимостью характеристик, но имели большее прямое падение напряжения. Второе поколение инжекционных диодов Шоттки показывает уменьшение дифференциального сопротивления с увеличением прямого тока и температуры вследствие эффекта модуляции заряда. По ряду технических характеристик они превосходят обычные SiC диоды.