1)	 Cuáles de las siguientes instrucciones pueden codi 	dificarse e	en LEGv8.	Justifica las
	respuestas.			

Instrucción	SI/NO	Justificación
LDUR X0, [X9, XZR]		
EORI XZR, X1, #65500		
ORRS XZR, XZR, XZR		
SUBI X1, X30, # -1		
Br X0		
MOVK XZR, #FA110, LSL #0		

2) Escribir un programa en LEGv8 que dado un número en float32 en X0 produce un número TensorFloat32 también en X0. La representación de TensorFloat32 se basa en truncar float32 para pasar de una mantisa de 23 bits a una de 10 bits.

Sign	Exponent	Fraction
0	01111100	01000000000000000000000

Sign	Exponent	Fraction
0	01111100	0100000000

3) Para estas instrucciones con operandos inmediatos, dar el intervalo <u>en bytes</u>. Puede expresarse de la forma (2^k)-j. El paso es el incremento mínimo entre un valor y el siguiente y puede ser 1, 2, 4 u 8.

	RANGO OP IMM [Bytes]			PASO [Bytes]
LDURB	[1)	
ADDI	[,)	
В	[,)	
B.COND	[,)	
CBNZ	[1)	
MOVK	[1)	

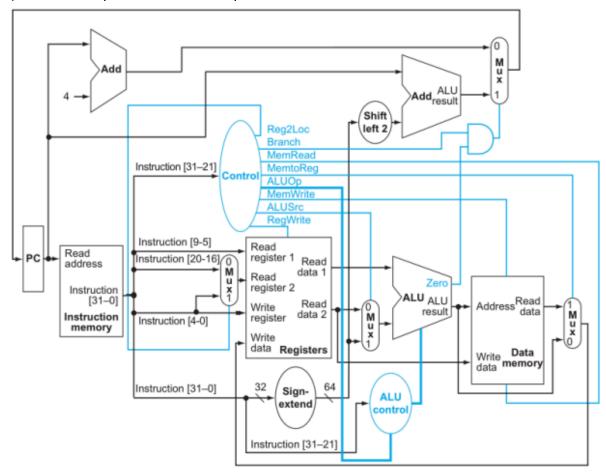
4) Dada la siguiente función en LEGv8:

a) Ejecutar el programa.

Entra	Salida				
X0	X0				
15	5				
9	7				
21	14				

Decompliar et assembly a C .							
С							
Explique en una línea que hace el código							

5) Dada una implementación incompleta de la ISA LEGv8



- a) Supongo que Control tiene una salida más que indica CBZ(1)/CBNZ(0), agregar lógica, cortar cables / agregar cables de forma tal que acepte los dos tipos de salto.
- b) Indique cómo deberían estar el resto de las señales para estas instrucciones.

Reg2Loc	ALUSrc	MemtoReg	RegWrite	MemRead	MemWrite	Branch	ALU