

## -ORGANIZACIÓN DEL COMPUTADOR

### TEMA 1:

-Implementar un circuito multiplicador binario combinacional ("Wallace Tree") de dos números de un "nibble" cada uno. Los sumadores asociados deben ser del tipo de acarreo en paralelo o "por adelantado".

-Describa el funcionamiento del circuito.

### TEMA 2:

-Implementar, para un microprocesador de 8 bits de datos y 16 líneas de direccionamiento (Ej. 8085), un banco de EPROM de 4Kx8 ubicado en los lugares más bajos (De menor "peso") y otro de SRAM de 2Kx8 en las ubicaciones más altas (De mayor "peso"). Se dispone de "chips" 2716 (EPROM de 2Kx8) y 2114 (SRAM de 1Kx4). También se debe alojar en los lugares más bajos (De menor "peso") de "Puertos", una USART (8251) que ocupa solamente dos lugares.

-Describir el comportamiento del sistema implementado.

-OBSERVACIONES:

-Se permiten las posiciones imágenes y posibilidades de expansión. De contar su diseño con alguna de ellas o ambas, indicarlas.

-Si Ud. utilizara PLD para el decodificado solicitado.

Cómo procedería y cuáles serían las ventajas?