

## TEMA A

- 1) Desarrollar un circuito secuencial q' permita generar la secuencia 1, 5, 5, 1, 1, 5, 5, 1, 1, 5, ...

Utilizar flip flops J-K y el menor n° de compuertas NAND y NOR de dos entradas.

- 2) Desarrollar un circuito combinacional q' permita convertir un n° de un dígito en BCD natural a BCD en exceso 3. Utilizar decodificadores 1 entre n activos por bajo.

## TEMA B

- 1) Desarrollar un circuito secuencial q' permita detectar la secuencia 1, 5, 5, 1 - Utilizar flip flops tipo D y decodificadores 1 entre n activos por bajo para los estados.

- 2) Desarrollar un circuito combinacional q' permita convertir un n° de un dígito en BCD natural a BCD en exceso 3. Utilizar el menor n° de compuertas NAND y NOR de dos entradas.

## FINAL

- ① Multiplicador secuencial de 2 números  
Prog. Assembly
- ② Aritm. Binaria = sumador-rotador de 8 bits.  
Prog. Assembly (hacia configurar un puerto ver tabla y  
hacer un prog. q' escriba en un puerto