N° de integrantes: 1

Nombre: Magni Genre, Exequiel Juan

Información sobre la actividad realiazada

A continuación se presenta la información requerida sobre el desafío.

Contenido

Dentro de la carpeta del desafío se encuentran 3 códigos con sus respectivas simulaciones. El primero en realizarse fue "Code_USART_only", el cuál únicamente muestra los datos por comunicación serial, luego se implementó la presentación por Display de 7 segmentos "Code_7seg_only", el cuál presentó problemas con respecto al espacio que se requería para la memoria de programa (solo alcanzó para enviar el valor del ADC por USART pero no el valor de tensión). Como solución a esto último, se implementó un añadido de hardware (Circuito Integrado 4511) para disminuir el espacio en memoria requerido por el código y la cantidad de entradas y salidas utilizadas del STM32F103C6. Este código se encuentra en la carpeta "Code_USART_BCD_7seg".

En la carpeta "Proteus" se encuentran 3 archivos ".pdsprj" correspondientes a las simulaciones de cada solución propuesta al desafío.

Dentro del directorio se halla además, dos archivos pdf, lo cuales fueron utilizados para realizar la configuración de los registros. Dichos pdf son stm32f103c6.pdf respectivo a la información del procesador requerido, y stm32f10xxx.pdf donde se encuentra la información técnica para la configuración de registros de la familia STM32F10.

El código contiene comentarios (en inglés) donde se explica cada bloque de código.

Compilación en eUCCvm

Se creó un directorio con el comando mkdir ~/desafio2022 para realizar las compilaciones de los códigos. El procedimiento es similar al utilizado en la "Actividad N°49 – Año 2022". De hecho, el código base utilizado, a partir del cuál se realizaron modificaciones es el indicado en el punto "1.2.3", el cuál está ubicado en la ruta: /home/cdlt/arm/STM32F103X6/STM32 UART Examples-master/printf

A continuación se muestran los comandos utilizados dentro de la máquina virtual:

1) Code_USART_only

N° de integrantes: 1

Nombre: Magni Genre, Exequiel Juan

```
cdlt@TD2-TD3-2022:~$ ls
amd64
                    modulos
                                             verilog
      avr
                             pic
       desafio2022 nodemcu
arm
                             platform
                                             x86
cdlt@TD2-TD3-2022:~$ ls desafio2022/
Aclaraciones.docx
 Code_7seg_only
                       stm32f103c6.pdf
 Code_BCD_7seg
                       stm32f10xxx.pdf
 Code_USART_BCD_7seg 'Trabajo Práctico Nº5 (desafio 2022)v1.pdf'
 Code_USART_only
cdlt@TD2-TD3-2022:~$ cd desafio2022/Code_USART_only/
cdlt@TD2-TD3-2022:~/desafio2022/Code_USART_only$ make all
/usr/bin/arm-none-eabi-gcc -c -mcpu=cortex-m3 -mthumb -msoft-float -mflo
at-abi=soft -Wall -g -fmessage-length=0 -ffunction-sections -fdata-secti
ons --specs=nosys.specs -DSTM32F103xB -DSTM32F103C6 -DVVC_F1 -I./ -I./de
vice_headers src/main.c -o src/main.o
/usr/bin/arm-none-eabi-gcc STM32F103xB_vt.o src/main.o -mcpu=cortex-m3 /
mthumb -msoft-float -mfloat-abi=soft -Wall --specs=nosys.specs -lgcc -Wl
,--gc-sections -Wl,-L./ld -T./ld/STM32F103C6.ld -o main.elf
/usr/bin/arm-none-eabi-objcopy -S -O binary main.elf main.bin
/usr/bin/arm-none-eabi-size main.elf
   text
           data
                    bss
                            dec
                                    hex filename
  26396
           2476
                   1124
                          29996
                                   752c main.elf
/usr/bin/arm-none-eabi-objcopy -S -O ihex main.elf main.hex
/usr/bin/arm-none-eabi-size main.elf
                                    hex filename
   text
           data
                    bss
                            dec
  26396
           2476
                   1124
                          29996
                                   752c main.elf
cdlt@TD2-TD3-2022:~/desafio2022/Code_USART_only$
```

2) Code_7seg_only

N° de integrantes: 1

Nombre: Magni Genre, Exequiel Juan

```
cdlt@TD2-TD3-2022:~/desafio2022/Code_USART_only$ cd ../Code_7seg_only/
cdlt@TD2-TD3-2022:~/desafio2022/Code_7seg_only$ make all
/usr/bin/arm-none-eabi-gcc -c -mcpu=cortex-m3 -mthumb -msoft-float -mflo
at-abi=soft -Wall -q -fmessage-length=0 -ffunction-sections -fdata-secti
ons --specs=nosys.specs -DSTM32F103xB -DSTM32F103C6 -DVVC_F1 -I./ -I./de
/usr/bin/arm-none-eabi-gcc STM32F103xB_vt.o src/main.o -mcpu=cortex-m3 -
mthumb -msoft-float -mfloat-abi=soft -Wall --specs=nosys.specs -lgcc -Wl
,--gc-sections -Wl,-L./ld -T./ld/STM32F103C6.ld -o main.elf
/usr/bin/arm-none-eabi-objcopy -S -O binary main.elf main.bin
/usr/bin/arm-none-eabi-size main.elf
  text
          data
                                    hex filename
           2476
                   1120
                          30100
                                  7594 main.elf
/usr/bin/arm-none-eabi-objcopy -S -O ihex main.elf main.hex
/usr/bin/arm-none-eabi-size main.elf
                            dec
                                   hex filename
  text
           data
  26504
           2476
                          30100
                                   7594 main.elf
                   1120
cdlt@TD2-TD3-2022:~/desafio2022/Code_7seg_only$
```

3) Code USART BCD 7seg

```
cdlt@TD2-TD3-2022:~/desafio2022/Code_7seg_only$ cd ../Code_USART_BCD_7se
cdlt@TD2-TD3-2022:~/desafio2022/Code_USART_BCD_7seq$ make all
/usr/bin/arm-none-eabi-gcc -c -mcpu=cortex-m3 -mthumb -msoft-float -mflo
at-abi=soft -Wall -g -fmessage-length=0 -ffunction-sections -fdata-secti
ons --specs=nosys.specs -DSTM32F103xB -DSTM32F103C6 -DVVC_F1 -I./ -I./de
vice_headers src/main.c -o src/main.o
/usr/bin/arm-none-eabi-gcc STM32F103xB_vt.o src/main.o -mcpu=cortex-m3 -
mthumb -msoft-float -mfloat-abi=soft -Wall --specs=nosys.specs -lgcc -Wl
,--gc-sections -Wl,-L./ld -T./ld/STM32F103C6.ld -o main.elf
/usr/bin/arm-none-eabi-objcopy -S -O binary main.elf main.bin
/usr/bin/arm-none-eabi-size main.elf
                                    hex filename
   text
           data
                    bss
                            dec
                                   7544 main.elf
  26424
           2476
                   1120
                          30020
/usr/bin/arm-none-eabi-objcopy -S -O ihex main.elf main.hex
/usr/bin/arm-none-eabi-size main.elf
   text
           data
                            dec
                                    hex filename
                                   7544 main.elf
  26424
           2476
                   1120
                          30020
cdlt@TD2-TD3-2022:~/desafio2022/Code_USART_BCD_7seg$
```

N° de integrantes: 1

Nombre: Magni Genre, Exequiel Juan

Descripción breve del programa original:

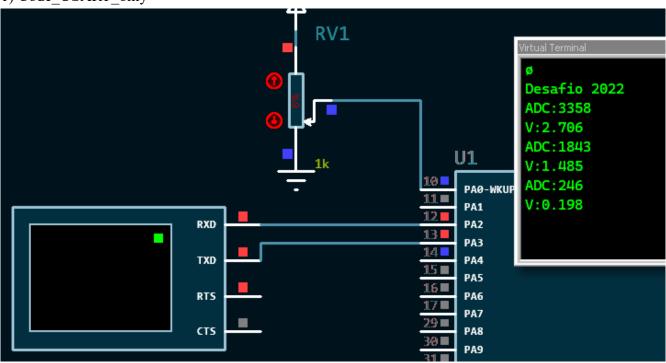
El archivo main.c dentro de la carpeta src que este programa recibe un dato por un pin RX Serie de USART2 y retransmite el carácter leído pero con el agregado de "RX:" por el pin TX de la USART2

Descripción breve del programa ya modificado:

El archivo main.c dentro de la carpeta src obtiene un valor analógico (señal de tensión) por el pin A0, realiza la conversión al valor equivalente de tensión y envía por el puerto serie USART2 el valor obtenido del conversor (ADC) y el valor de tensión (V) en períodos de 2 segundos.

Los elementos utilizados para la simulación son los indicados en la consigna del desafio. El archivo "main.hex" generado se encuentra en el directorio "code". Se seteó la frecuencia del chip en Proteus con 8 MHz. La versión de Proteus utilizada es 8.11

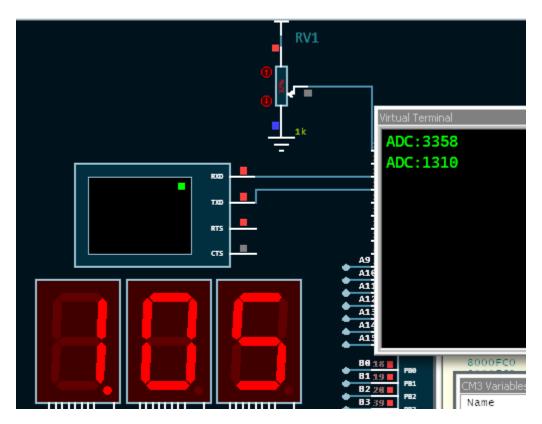
1) Code USART only



2) Code_7seg_only

N° de integrantes: 1

Nombre: Magni Genre, Exequiel Juan



3) Code_USART_BCD_7seg

N° de integrantes: 1

Nombre: Magni Genre, Exequiel Juan

