**DEPARTAMENTO ELECTRONICA DE LA FACULTAD REGIONAL MENDOZA**

**UNIVERSIDAD TECNOLOGICA NACIONAL**

**A black symbol with a cross

Description automatically generated**

**UNIVERSIDAD TECNOLÓGICA NACIONAL**

***Facultad Regional Mendoza***

**Departamento de Electrónica**

**Cátedra: Electrónica Aplicada II**

**“Mezclador de audio con 4 canales,**

**amplificador de potencia de 3W”**

**Alumno: Exequiel Juan Magni Genre**

**N.º Legajo: 46229**

**Docente titular: Ing. Moyano, Roberto**

**AÑO 2025**

Índice

[1 Definición del problema 5](#_Toc191331876)

[1.1 Solución propuesta 5](#_Toc191331877)

[1.2 Justificación 5](#_Toc191331878)

[1.3 Objetivos 5](#_Toc191331879)

[1.4 Alcances y limitaciones 5](#_Toc191331880)

[1.5 Diagrama de bloques 6](#_Toc191331881)

[2 Pre-Diseño 8](#_Toc191331882)

[2.1 Parámetros y consideraciones técnicas 8](#_Toc191331883)

[2.1.1 Fuente de alimentación 8](#_Toc191331884)

[2.1.2 Selección de componentes electrónicos 8](#_Toc191331885)

[2.1.3 Valores de tensión 8](#_Toc191331886)

[2.1.4 Ancho de banda: 8](#_Toc191331887)

[2.1.5 Amplificador de potencia 9](#_Toc191331888)

[2.1.6 Detector de picos 9](#_Toc191331889)

[3 Amplificador de Potencia 9](#_Toc191331890)

[3.1 Especificaciones 9](#_Toc191331891)

[3.2 Esquemático 10](#_Toc191331892)

[3.3 Observaciones 10](#_Toc191331893)

[3.4 Cálculo 10](#_Toc191331894)

[3.4.1 Potencia en la carga 10](#_Toc191331895)

[3.4.2 Elección transistores 11](#_Toc191331896)

[3.4.3 Determinar valores de CC 11](#_Toc191331897)

[3.4.4 Análisis de Corriente Alterna 12](#_Toc191331898)

[3.4.5 Red Zobel 13](#_Toc191331899)

[3.4.6 Consumo de corriente 13](#_Toc191331900)

[3.4.7 Eficiencia 13](#_Toc191331901)

[3.4.8 Simulación 14](#_Toc191331902)

[3.5 Resumen de la etapa 15](#_Toc191331903)

[4 Mezclador de Audio (Mixer) 15](#_Toc191331904)

[4.1 Introducción 15](#_Toc191331905)

[4.2 Sumador “MASTER” 16](#_Toc191331906)

[4.2.1 Especificaciones 16](#_Toc191331907)

[4.2.2 Esquemático 16](#_Toc191331908)

[4.2.3 Observaciones 16](#_Toc191331909)

[4.2.4 Cálculo del amplificador 16](#_Toc191331910)

[4.2.5 Respuesta en frecuencia 18](#_Toc191331911)

[4.2.6 Simulación 19](#_Toc191331912)

[4.2.7 Resumen de la etapa 22](#_Toc191331913)

[4.3 Atenuador (Fader) 23](#_Toc191331914)

[4.3.1 Especificaciones 23](#_Toc191331915)

[4.3.2 Esquemático 23](#_Toc191331916)

[4.3.3 Observaciones 23](#_Toc191331917)

[4.3.4 Cálculo 24](#_Toc191331918)

[4.3.5 Respuesta en frecuencia 24](#_Toc191331919)

[4.3.6 Simulación 24](#_Toc191331920)

[4.3.7 Resumen de la etapa 25](#_Toc191331921)

[4.4 Control de Tonos 26](#_Toc191331922)

[4.4.1 Especificaciones 26](#_Toc191331923)

[4.4.2 Esquemático 26](#_Toc191331924)

[4.4.3 Respuesta en frecuencia 27](#_Toc191331925)

[4.4.4 Simulación 27](#_Toc191331926)

[4.4.5 Resumen de la etapa 29](#_Toc191331927)

[4.5 Preamplificador de Instrumento (Inst.) + Line + AUX 30](#_Toc191331928)

[4.5.1 Especificaciones 30](#_Toc191331929)

[4.5.2 Esquemático 30](#_Toc191331930)

[4.5.3 Observaciones 30](#_Toc191331931)

[4.5.4 Cálculo 31](#_Toc191331932)

[4.5.5 Respuesta en frecuencia 32](#_Toc191331933)

[4.5.6 Simulación 32](#_Toc191331934)

[4.5.7 Resumen de la etapa 34](#_Toc191331935)

[4.6 Preamplificador de Micrófono (MIC) 34](#_Toc191331936)

[4.6.1 Especificaciones 34](#_Toc191331937)

[4.6.2 Esquemático 35](#_Toc191331938)

[4.6.3 Observaciones 35](#_Toc191331939)

[4.6.4 Cálculo 37](#_Toc191331940)

[4.6.5 Respuesta en frecuencia 38](#_Toc191331941)

[4.6.6 Simulación 38](#_Toc191331942)

[4.6.7 Resumen de la etapa 40](#_Toc191331943)

[4.7 Adicionales 40](#_Toc191331944)

[4.7.1 Detector de picos de precisión 40](#_Toc191331945)

[4.7.2 VU Meter (vúmetro) 44](#_Toc191331946)

[5 Amplificador para auriculares 46](#_Toc191331947)

[5.1 Especificaciones 46](#_Toc191331948)

[5.2 Esquemático 47](#_Toc191331949)

[5.3 Observaciones 47](#_Toc191331950)

[5.4 Cálculo 48](#_Toc191331951)

[5.4.1 Potencia en la carga 48](#_Toc191331952)

[5.4.2 Elección transistores 48](#_Toc191331953)

[5.4.3 Determinar valores de CC 49](#_Toc191331954)

[5.4.4 Etapa excitadora 49](#_Toc191331955)

[5.4.5 Etapa de entrada 50](#_Toc191331956)

[5.4.6 Red de realimentación 50](#_Toc191331957)

[5.4.7 Ancho de banda 51](#_Toc191331958)

[5.4.8 Sumador 52](#_Toc191331959)

[5.4.9 Red Zobel 54](#_Toc191331960)

[5.4.10 Consumo de corriente 54](#_Toc191331961)

[5.4.11 Eficiencia 54](#_Toc191331962)

[5.5 Simulación 54](#_Toc191331963)

[5.6 Resumen de la etapa 57](#_Toc191331964)

[6 Fuente de alimentación regulada 58](#_Toc191331965)

[6.1 Rectificación y Filtrado 58](#_Toc191331966)

[6.1.1 Especificaciones 58](#_Toc191331967)

[6.1.2 Esquemático 58](#_Toc191331968)

[6.1.3 Cálculo 58](#_Toc191331969)

[6.1.4 Simulación 60](#_Toc191331970)

[6.1.5 Resumen de la etapa 60](#_Toc191331971)

[6.2 Regulador 61](#_Toc191331972)

[6.2.1 Especificaciones 61](#_Toc191331973)

[6.2.2 Esquemático 61](#_Toc191331974)

[6.2.3 Circuito equivalente reguladores 62](#_Toc191331975)

[6.2.4 Cálculo 64](#_Toc191331976)

[6.2.5 Simulación 64](#_Toc191331977)

[6.2.6 Resumen de la etapa 65](#_Toc191331978)

[6.3 Regulador sin IC - Simétrico 66](#_Toc191331979)

[6.3.1 Introducción 66](#_Toc191331980)

[6.3.2 Cálculo 68](#_Toc191331981)

[6.3.3 Simulación 70](#_Toc191331982)

[6.3.4 Resumen de la etapa 71](#_Toc191331983)

[6.4 Regulador sin IC – 8 Volts 71](#_Toc191331984)

[6.4.1 Introducción 71](#_Toc191331985)

[6.4.2 Cálculo 71](#_Toc191331986)

[6.4.3 Simulación 73](#_Toc191331987)

[6.4.4 Resumen de la etapa 73](#_Toc191331988)

[7 Resultado de proyecto 74](#_Toc191331989)

[7.1 Esquemático 74](#_Toc191331990)

[7.2 Simulación 75](#_Toc191331991)

[7.3 Rendimientos 78](#_Toc191331992)

[7.3.1 Amplificador clase AB de 3W 78](#_Toc191331993)

[7.3.2 Amplificador clase AB de 250mW 78](#_Toc191331994)

[8 Bibliografía y Referencias 79](#_Toc191331995)

# Definición del problema

Como parte de los requerimientos de aprobación de la materia Electrónica aplicada II se plantea la necesidad de construir un sistema que plasme/aplique los conocimientos adquiridos en dicha materia. Dicho trabajo deberá ser presentado funcionando (simulado) y con su respectivo informe.

## Solución propuesta

Construcción de un mezclador de 4 canales e integrarlo con un amplificador de audio. La potencia máxima de diseño para el amplificador de potencia es de 3 Watts valor eficaz.

## Justificación

El proyecto abarca gran parte del contenido y conceptos del programa analítico de la materia. Por lo que resulta una buena opción como tema de trabajo final.

Temas incluidos:

* Tema 1: Amplificadores Realimentados
* Tema 2 y 3: Amplificadores Operacionales
* Tema 5: Respuesta en frecuencia
* Tema 6: Amplificadores de Potencia
* Tema 7: Fuentes de alimentación regulada

## Objetivos

* Integrar y aplicar los conceptos vistos en la materia y en otras también.

## Alcances y limitaciones

El proyecto consistirá en un mezclador de audio y un amplificador de potencia a su salida, ya que un amplificador operacional no sería capaz de suministrar al parlante la corriente necesaria para la excitación de la bobina.

El mezclador deberá ser capaz de manejar entradas de micrófono balanceados, instrumentos musicales y entradas de audio auxiliares (computadoras, celulares, reproductores, etc.). Para este informe y simulación, se realizará el diseño de un canal completo, es decir, con entradas de micrófono, instrumentos, auxiliares y de línea, pero este proyecto puede ser modificado para que cada canal sea más específico a la entrada que se desea.

El amplificador de potencia desarrolla una potencia máxima eficaz de 3W (Watts) sobre un parlante equivalente a una carga de 8Ω (Ohm). También se debe considerar agregar un amplificador para auriculares cuando el operador desea escuchar la señal de audio de cada canal.

## Diagrama de bloques

Figura 1.5.1: Diagrama de bloques general

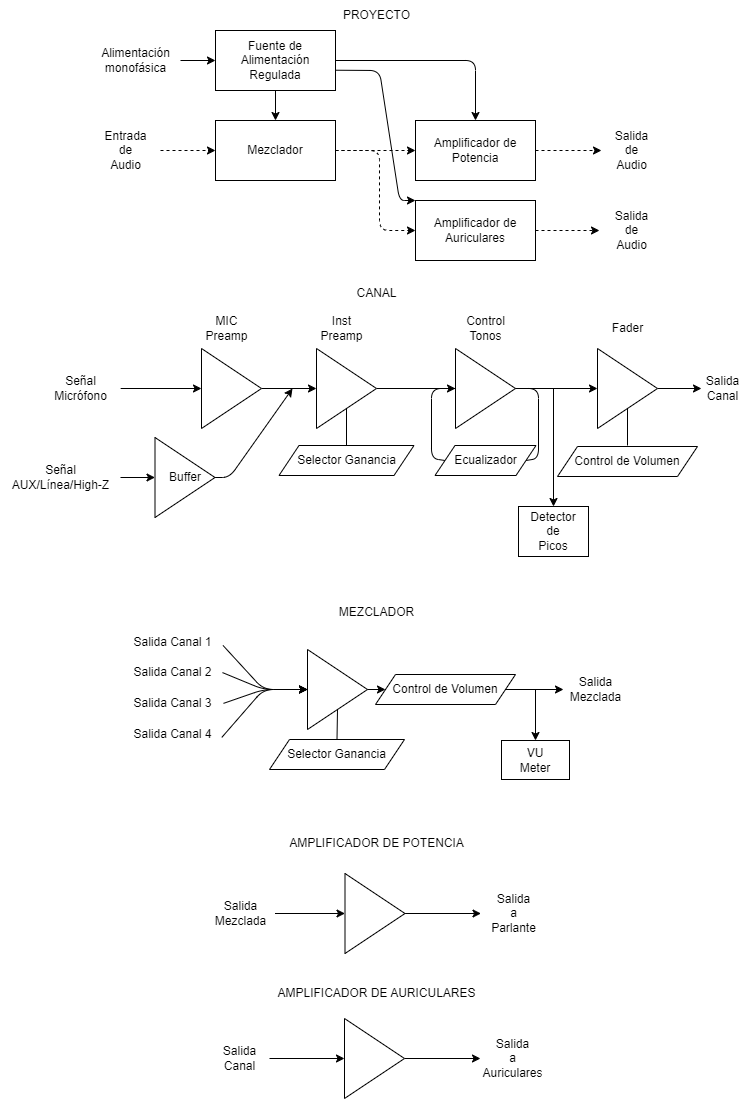


Figura 1.5.2: Diagrama de bloques fuente de alimentación

A diagram of a circuit

Description automatically generated

Figura 1.5.3:Diagrama de bloques en KiCad

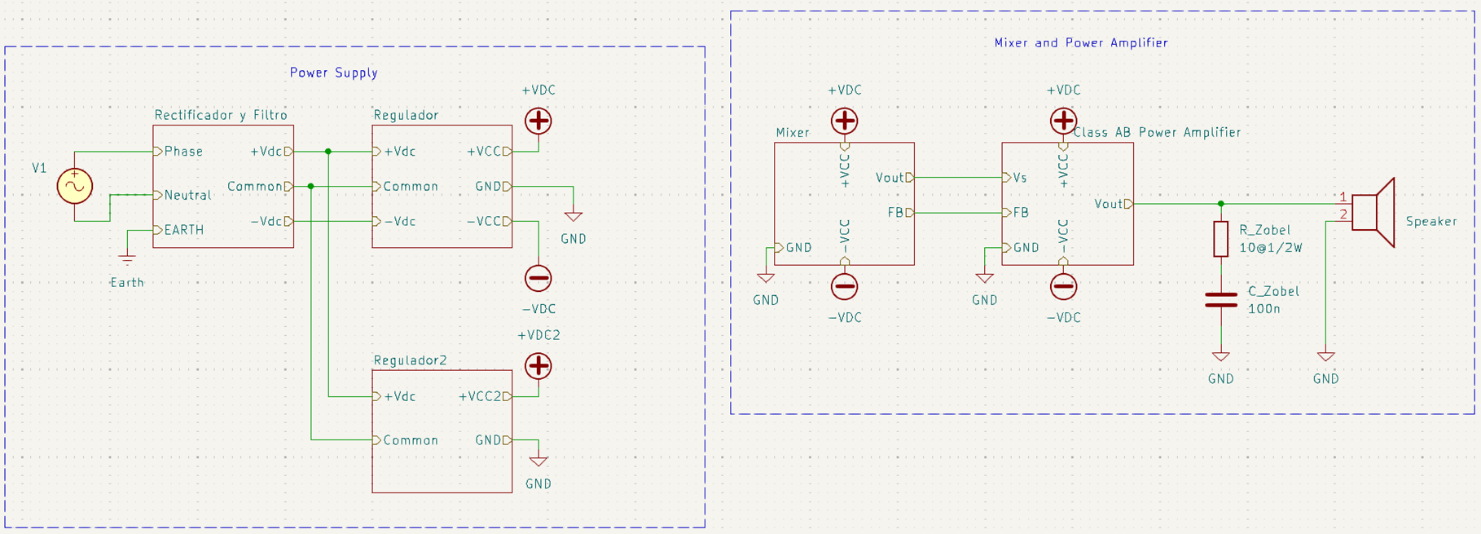
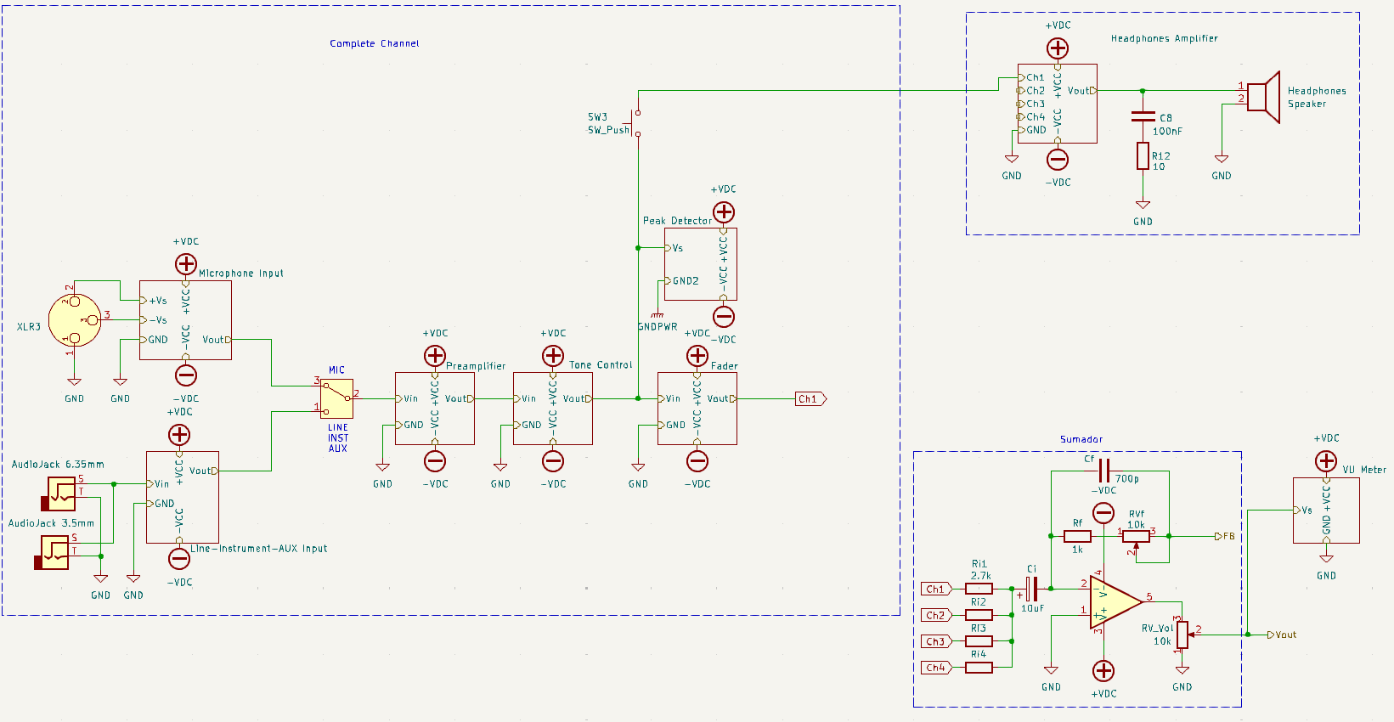


Figura 1.5.4: Diagrama de bloques Canal-Sumador-Amp. Auriculares



# Pre-Diseño

## Parámetros y consideraciones técnicas

En el desarrollo del proyecto, se realizó una investigación en la construcción de consolas mezcladoras comerciales. De allí, se logró plantear un circuito que cumpla con expectativas y estándares comerciales.

ETAPA ENTRADA

GUITARRA

(eléctrica o

acústica)

CARGA

8 Ω

### Fuente de alimentación

La fuente que alimenta a los amplificadores no debería ser conmutada, ya que estas introducen ruido en las señales de audio. Por este motivo, se debe optar por una fuente regulada no conmutada.

### Selección de componentes electrónicos

Al momento de la selección de los componentes electrónicos, se debe buscar que estos no introduzcan ruido al sistema, especialmente en la elección de los amplificadores operacionales, los cuales en sus fichas técnicas suelen indicar el valor de SNR (Relación Señal-Ruido) o indican el nivel de ruido respecto a la señal de entrada.

También se evita en el diseño utilizar resistencias de valores elevados, ya que las mismas introducen ruido térmico al sistema.

### Valores de tensión

Existen valores estandarizados de tensión, definidos como niveles:

* Nivel de línea: suele ser de -10 dBV (nominal) o +4 dBu (profesional)
* Nivel de micrófonos: es la más débil, entre -60 dBu y -20 dBu
* Nivel de instrumentos: entre -30 dBu y -10 dBu
* Nivel de señal AUX (auxiliar): entre -3.3 dBu y 1.15 dBu

Recordamos:

### Ancho de banda:

Debemos respetar el ancho de banda de las señales de audio, el cuál consta de una frecuencia mínima de 20 Hz hasta una frecuencia máxima de 20 kHz (espectro audible), aunque en la práctica, el rango suele ser aproximadamente desde los 50 Hz hasta los 18 kHz. Aun así, buscaremos exigencia en respetar el espectro audible para los cálculos así trabajamos con un margen de error.

### Amplificador de potencia

Utilizaremos un amplificador de audio clase AB. Si bien la potencia planteada es menor comparada a algunas consolas mezcladoras comerciales (comúnmente 100W), plantearemos un diseño cuyo alcance pueda ser expandido con simples modificaciones, pero respetando la topología.

### Detector de picos

Para el detector de picos se optó por un diseño de detección bipolar, ya que las señales de audio pueden ser muy asimétricas en amplitud y de este modo podremos detectar picos positivos y negativos.

# Amplificador de Potencia

## Especificaciones

El amplificador de potencia tiene como objetivo proveer un valor de corriente capaz de excitar el bobinado del parlante, por lo tanto, podemos considerarlo un amplificador de corriente. Es por esto, que se utiliza una configuración de Colector Común o Seguidor de Emisor.

Deberemos cumplir con los siguientes requerimientos:

Potencia:

Carga:

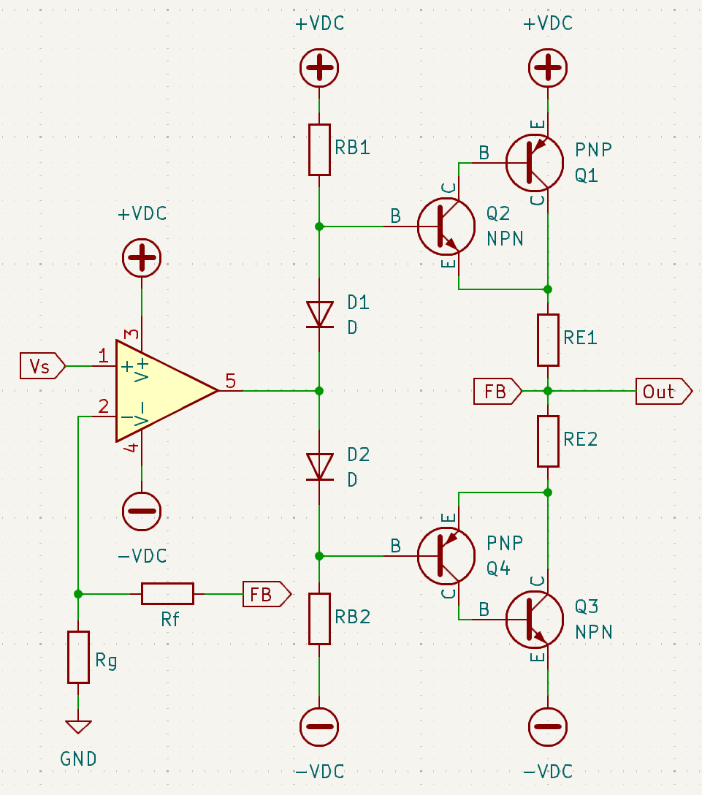
Condiciones de máxima transferencia de energía:

Los amplificadores Clase AB son uno de los diseños de amplificador de audio más preferidos debido a su combinación de eficiencia y alta calidad ya que tienen baja distorsión cruzada y alta linealidad. Si bien la eficiencia de estos amplificadores es menor que un amplificador clase B, evitamos la distorsión por cruces por cero.

## Esquemático

Se plantea como solución el siguiente circuito:

Figura 3.2.1:Amplificador de audio clase AB



## Observaciones

Utilizamos dos pares Sziklai (o pares complementarios) para reducir el valor de corriente de polarización y de señal extraída desde el amplificador operacional.

Añadimos dos resistencias (RE1 y RE2) para evitar un embalamiento térmico.

Unimos la red de realimentación del amplificador operacional a la salida del amplificador de potencia para compensar las alinealidades y las caídas de tensión irregulares en los diodos y junturas, así aseguramos un nivel nulo de continua en la salida.

## Cálculo

### Potencia en la carga

Primero determinamos los valores de tensión y corriente en la carga.

|  |  |  |
| --- | --- | --- |
|  |  | (1) |
|  |  | (2) |
|  |  | (3) |

Luego, determinamos las resistencias para el embalamiento térmico suelen tener un valor bajo:

|  |  |  |
| --- | --- | --- |
|  |  | (4) |

Un valor común dentro de estos parámetros es:

|  |  |  |
| --- | --- | --- |
|  |  | (5) |

### Elección transistores

Elegimos los transistores para tener una guía de parámetros.

* Q1: **TIP32**

  + Valores máximos:
* Q2: **2N3904**

  + Valores máximos:
* Q3: **TIP31**

  + Valores máximos:
* Q4: **2N3906**

  + Valores máximos:

### Determinar valores de CC

Con esta información, podemos determinar el valor de tensión de la fuente, donde debe cumplirse que , debido a que es el máximo nivel de desviación en la carga. Considerando las caídas de tensión en los transistores y resistores,

|  |  |  |
| --- | --- | --- |
|  |  | (6) |
|  |  | (7) |

Por practicidad, la fuente de alimentación será simétrica, resultando entonces en

|  |  |  |
| --- | --- | --- |
|  |  | (8) |

Dejando un margen del 10% y aproximando a un valor de salida de reguladores de tensión comerciales como el 7812 y 7912,

|  |  |  |
| --- | --- | --- |
|  |  | (9) |

Que se encuentra dentro de los parámetros de operación recomendados por los fabricantes de los amplificadores operacionales (NE5532).

### Análisis de Corriente Alterna

Para el diseño de esta etapa recordamos que, para la configuración de seguidor de emisor, la ganancia de tensión es unitaria , por lo tanto, la tensión de la carga será responsabilidad de la etapa anterior.

Cuando el par Sziklai superior esté polarizado, el inferior estará en reposo. Por lo que podemos partir de esa suposición para comenzar el análisis. Desde la malla de salida, podemos decir que la corriente de carga será la corriente de emisor del par Sziklai,

|  |  |  |
| --- | --- | --- |
|  |  | (10) |

Además, podemos conocer la corriente de base, a partir del valor de ganancia de corriente del transistor.

|  |  |  |
| --- | --- | --- |
|  |  | (11) |

Si tomamos los valores mínimos que figuran en las hojas de datos:

|  |  |  |
| --- | --- | --- |
|  |  | (12) |

Por lo tanto,

|  |  |  |
| --- | --- | --- |
|  |  | (13) |

Si asumimos que, por los diodos, habrá una circulación de :

|  |  |  |
| --- | --- | --- |
|  |  | (14) |

Debemos ahora calcular la tensión en la base:

|  |  |  |
| --- | --- | --- |
|  |  | (15) |
|  |  | (16) |

Ahora podemos calcular el valor de como:

|  |  |  |
| --- | --- | --- |
|  |  | (17) |
|  |  | (18) |

De manera análoga para el par Sziklai inferior:

|  |  |  |
| --- | --- | --- |
|  |  | (19) |

### Red Zobel

Debido a que un parlante (o Speaker) no es un componente únicamente resistivo, añadir una red para adaptar impedancias, ya que, ante la variación de frecuencias, la impedancia de carga varía. Por lo tanto, podemos añadir una red RC paralela al modelo de la carga como muestra la Figura 3.4.1.

Figura 3.4.1: Red Zobel



Esta red varía según la impedancia, aunque como este proyecto es de propósito general tomaremos los siguientes datos para el diseño:

Podemos realizar los cálculos correspondientes:

|  |  |  |
| --- | --- | --- |
|  |  | (20) |
|  |  | (21) |

### Consumo de corriente

Calculamos las corrientes que provienen de la fuente de alimentación (despreciamos la corriente consumida por el amplificador operacional):

|  |  |  |
| --- | --- | --- |
|  |  | (22) |

De (14) obtenemos el valor de , y por lo tanto la corriente total de la fuente de alimentación para esta etapa es

|  |  |  |
| --- | --- | --- |
|  |  | (23) |

### Eficiencia

Con las corrientes ya calculadas, podemos obtener la potencia entregada por la fuente como

|  |  |  |
| --- | --- | --- |
|  |  | (24) |

Por lo tanto, la eficiencia calculada es del

|  |  |  |
| --- | --- | --- |
|  |  | (25) |

### Simulación

Presentamos la simulación sin realimentación con el sumador, ya que este aún no está diseñado. Luego, se realizará la simulación correspondiente con ambas etapas.

Figura 3.4.2

Amplificador clase AB: Respuesta en el tiempo

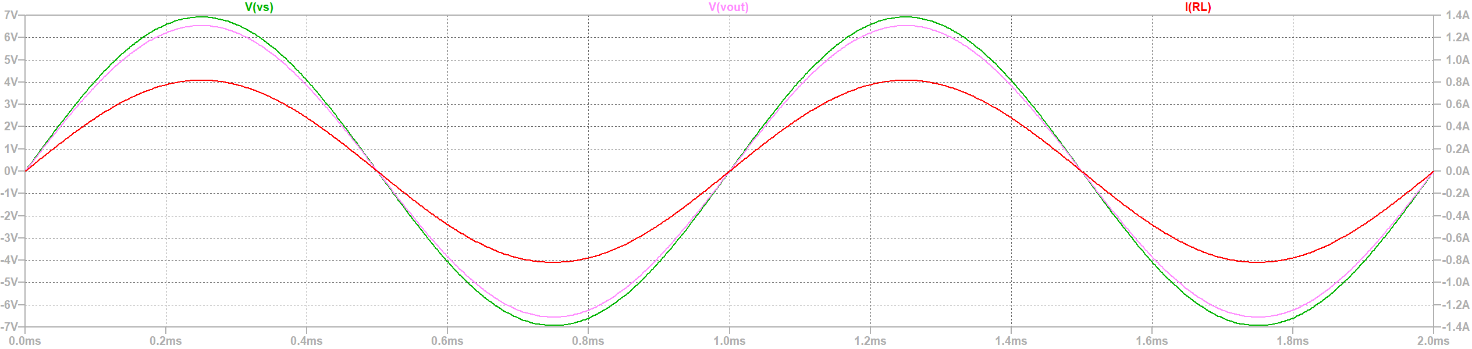


Tabla 1: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error relativo** |
|  | 6.93 | 6.54 | -5.63% |
|  | 0.87 | 0.82 | -5.75% |
|  | 1 | 0.94 | -6% |

Figura 3.4.3

Amplificador clase AB: Respuesta en frecuencia



El resultado muestra un ancho de banda de aproximadamente 4.82MHz.

## Resumen de la etapa

Figura 3.5.1: Esquemático resultante

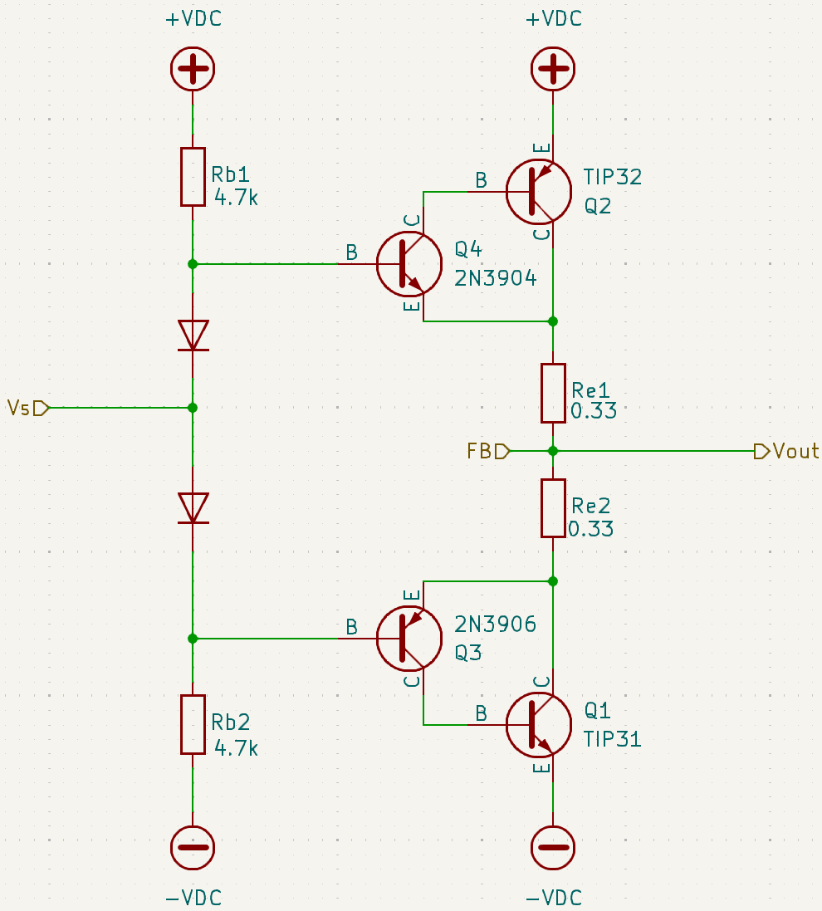


Tabla 2: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 0.33 Ω | (5) |
|  | 4.7 kΩ | (18)(19) |

# Mezclador de Audio (Mixer)

## Introducción

Esta etapa es la encargada de suministrar el nivel de tensión necesario en la carga, y tiene como principal objetivo realizar la adición de las señales de cada canal. Para determinar la entrada, podemos establecer, por criterio, el valor de tensión de línea.

## Sumador “MASTER”

### Especificaciones

La magnitud de la señal de salida será

Si bien veremos que, en la etapa del atenuador (“fader”), se le puede dar un pequeño “boost” a la señal, tomaremos, por criterio, una tensión máxima de entrada en nivel de línea, es decir, una tensión con valor RMS de

### Esquemático

Figura 4.2.1: Etapa sumador

A diagram of a circuit

Description automatically generated

### Observaciones

El diseño del sumador es bastante sencillo. El añadido de un potenciómetro en la red de realimentación es el control de ganancia del todos los canales, y el potenciómetro a la salida antes de ingresar a la etapa de potencia controla el volumen general. Una lógica similar será aplicada en cada canal.

### Cálculo del amplificador

De las especificaciones, sabemos que

|  |  |  |
| --- | --- | --- |
|  |  | (26) |
|  |  | (27) |

Sin embargo, debemos recordar que las señales de cada canal se adicionan, por lo que, para evitar una tensión superior a la deseada para , deberemos distribuir la tensión máxima de entrada por canal:

|  |  |  |
| --- | --- | --- |
|  |  | (28) |

Es decir, que cada canal tendrá una tensión de salida de

|  |  |  |
| --- | --- | --- |
|  |  | (29) |

Esta tensión, la volveremos a utilizar en el diseño del preamplificador.

Debemos recordar que la etapa amplificadora no posee una ganancia de tensión unitaria, como lo vimos en las simulaciones Figura 3.4.2. De todas formas, observaremos lo que ocurre al incluir la red de realimentación a la salida. Si esto no mejora en la simulación, se deberá calcular una ganancia de compensación.

Silenciando todos los canales, para un canal, la ganancia de sumador será

|  |  |  |
| --- | --- | --- |
|  |  | (30) |

Nuestra ganancia será entonces:

|  |  |  |
| --- | --- | --- |
|  |  | (31) |

Por pedido del usuario, se agrega la posibilidad de atenuar la señal, por lo que el rango de ganancia propuesto es:

|  |  |  |
| --- | --- | --- |
|  |  | (32) |

Debido a que las impedancias de salida de los canales no serán muy altas, podemos establecer resistencias de entrada de un valor relativamente bajo (para disminuir ruido térmico). Esto a su vez, limita el valor del potenciómetro, el cual tiene una relación proporcional (aumentar el potenciómetro, implica aumentar las resistencias de entrada).

Sabiendo que:

|  |  |  |
| --- | --- | --- |
|  |  | (33) |

Al determinar , podemos determinar la ganancia para un canal como:

|  |  |  |
| --- | --- | --- |
|  |  | (34) |

Tenemos el siguiente sistema de ecuaciones:

|  |  |  |
| --- | --- | --- |
|  |  | (35) |

Reescribimos:

|  |  |  |
| --- | --- | --- |
|  |  | (36) |

Elegimos un valor conveniente para :

|  |  |  |
| --- | --- | --- |
|  |  | (37) |

Ahora tenemos un sistema de 2 ecuaciones y 2 incógnitas. Resolviendo:

|  |  |  |
| --- | --- | --- |
|  |  | (38) |
|  |  | (39) |

El rango de ganancia con los valores de resistencias comerciales será de:

|  |  |  |
| --- | --- | --- |
|  |  | (40) |
|  |  | (41) |

Finalmente, seleccionamos el potenciómetro deslizable para el control de volumen:

|  |  |  |
| --- | --- | --- |
|  |  | (42) |

### Respuesta en frecuencia

Podemos agregar capacitores para restringir el ancho de banda.

Para el capacitor de acople:

|  |  |  |
| --- | --- | --- |
|  |  | (43) |
|  |  | (44) |

Agregamos un capacitor en paralelo a las resistencias de realimentación para filtrar las altas frecuencias.

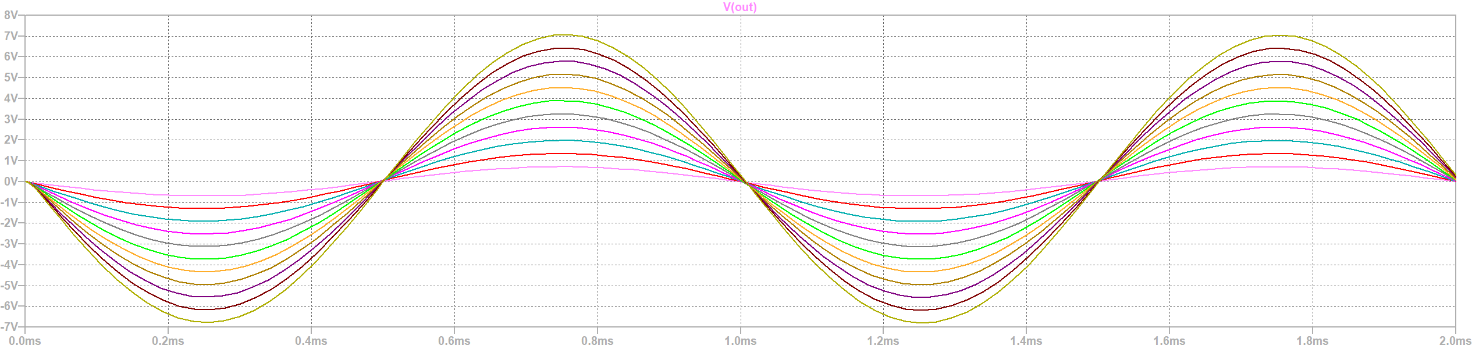
|  |  |  |
| --- | --- | --- |
|  |  | (45) |

### Simulación

Observamos todos los valores posibles con las variaciones de y , con una señal de entrada en un canal de .

Figura 4.2.2

Sumador: Respuesta en el tiempo – Variación

  
Tabla 3: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error relativo** |
|  | 6.93 | 7.05 | 1.73% |
|  | 548.78 | 714.71 | 30.24% |
|  | 3.99 | 4.05 | 1.50% |
|  | 0.316 | 0.41 | 29.75% |

Si bien es llamativo el error en la salida mínima deseada, es un valor aceptable ya que tenemos la posibilidad de variar el potenciómetro de volumen.

Figura 4.2.3

Sumador: Respuesta en el tiempo – Variación ambos potenciómetros

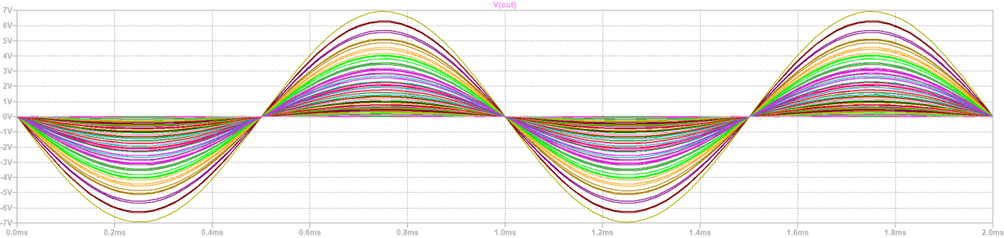


Figura 4.2.4

Sumador: Respuesta en frecuencia – Máxima ganancia

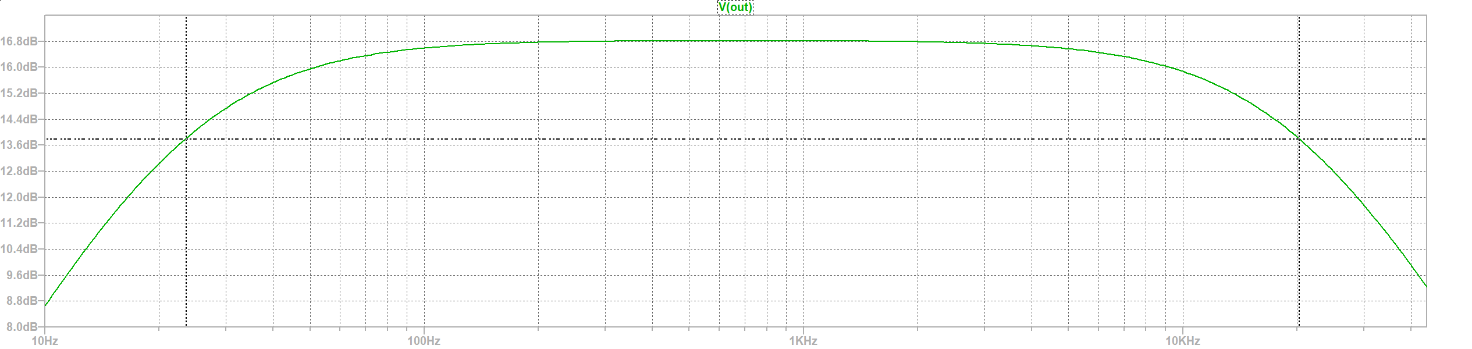


Tabla 4: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 20 | 23.51 | 17.55% |
|  | 20 | 20.23 | 1.15% |

También simulamos esta etapa (el sumador) con el Amplificador de Potencia.

Figura 4.2.5

Sumador & Amp. Pot.: Respuesta en el tiempo – Variación

A colorful lines and dots

AI-generated content may be incorrect.

Tabla 5: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 6.93 | 7.14 | 3.03% |
|  | 548.78 | 721.27 | 31.43% |
|  | 870 | 893.51 | 2.70% |
|  | 3 | 3.19 | 6.33% |

Confirmamos que los transistores sean capaces de disipar la potencia desarrollada en ellos.

Sumador & Amp. Pot.: Respuesta en el tiempo – Variación

A graph showing a graph of a graph

AI-generated content may be incorrect.

Vemos que los valores máximos que deberán soportar los pares de transistores son:

Colaborando con la hoja de base de datos, vemos que no será necesario realizar cálculos de disipación de temperatura, y los valores de tensión y corriente son aptas para el dispositivo.

Figura 4.2.6: Referencia a hoja de datos transistor de potencia

A white sheet with black text

AI-generated content may be incorrect.

Figura 4.2.7

Sumador & Amp. Pot.: Corriente en resistencias RE1 y RE2

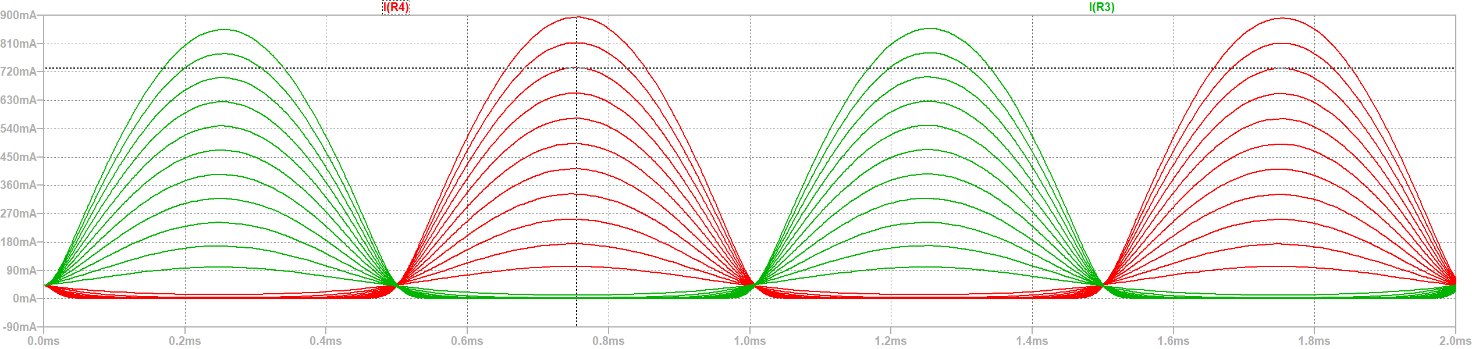
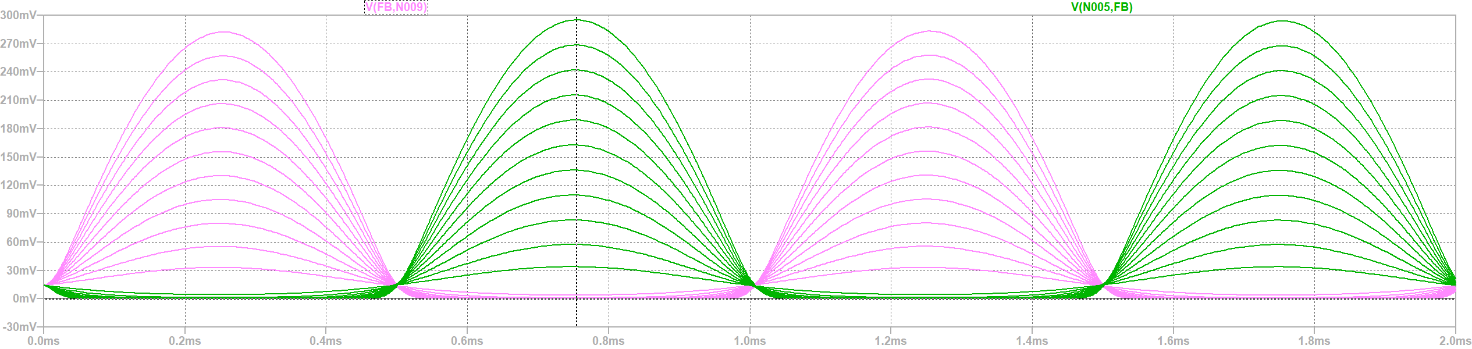


Figura 4.2.8

Sumador & Amp. Pot.: Tensiones sobre RE1 y RE2



### Resumen de la etapa

Figura 4.2.9: Esquemático resultante

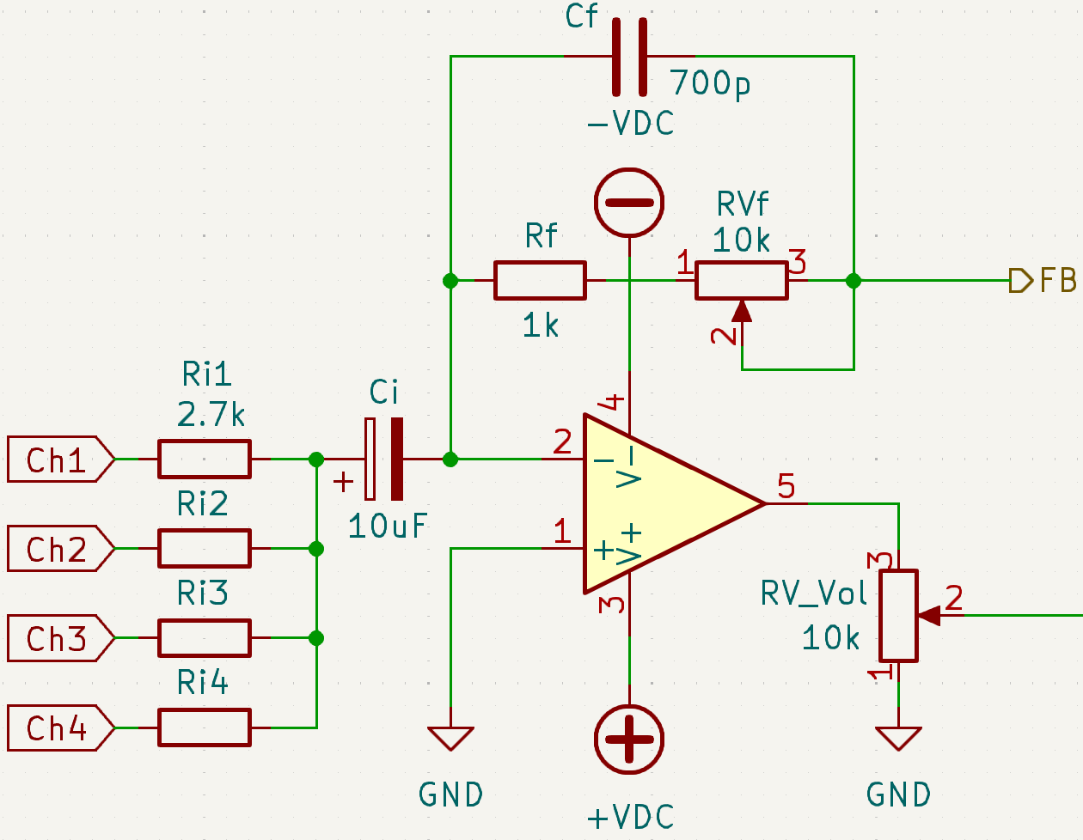


Tabla 6: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 2.7 kΩ | (39) |
|  | 1 kΩ | (38) |
|  | 10 kΩ | (37)(42) |
|  | 10 µF | (44) |
|  | 700 pF | (45) |

## Atenuador (Fader)

### Especificaciones

El atenuador, como su nombre lo indica, tiene como función principal atenuar la señal. Este funciona como un control de volumen del canal. Utilizando un potenciómetro deslizable, cuando la perilla se encuentre en el extremo inferior, no debe haber señal, implicando entonces una ganancia de -∞. También, las consolas que incluyen un “Fader” no solo atenúan, sino que incluso tienen una pequeña ganancia o “boost”. Esto se logra cuando la resistencia variable, es la entrada del circuito.

### Esquemático

Figura 4.3.1: Atenuador

A diagram of a circuit

Description automatically generated

### Observaciones

Aprovechamos la alta impedancia que tiene un op amp en configuración de no inversor, para obtener la máxima transferencia de tensión. Como factor negativo, tenemos que, con esta configuración, nunca lograríamos atenuación, como se representa en esta ecuación:

Esto implica, que podemos colocar una resistencia variable a la entrada, de esta forma, se logrará un circuito controlador de volumen.

### Cálculo

Podemos establecer el valor del potenciómetro deslizable con criterio basado en su disponibilidad comercial y un valor relativamente bajo para evitar introducir ruido térmico. Además, aplicando el mismo criterio, podemos seleccionar las resistencias y de tal forma que la impedancia de salida sea bastante baja.

|  |  |  |
| --- | --- | --- |
|  |  | (46) |
|  |  | (47) |
|  |  | (48) |

De esta forma, se consigue que la ganancia sea lo más cercana a la unidad posible

|  |  |  |
| --- | --- | --- |
|  |  | (49) |

y modificar la amplitud de la señal controlando el volumen:

|  |  |  |
| --- | --- | --- |
|  |  | (50) |

### Respuesta en frecuencia

### Simulación

Realizamos en la simulación con y a variación del potenciómetro desde el 0% hasta el 100%, obteniendo así, todos los posibles valores:

Figura 4.3.2

Atenuador: Respuesta en el tiempo – Variación

A graph with colorful lines

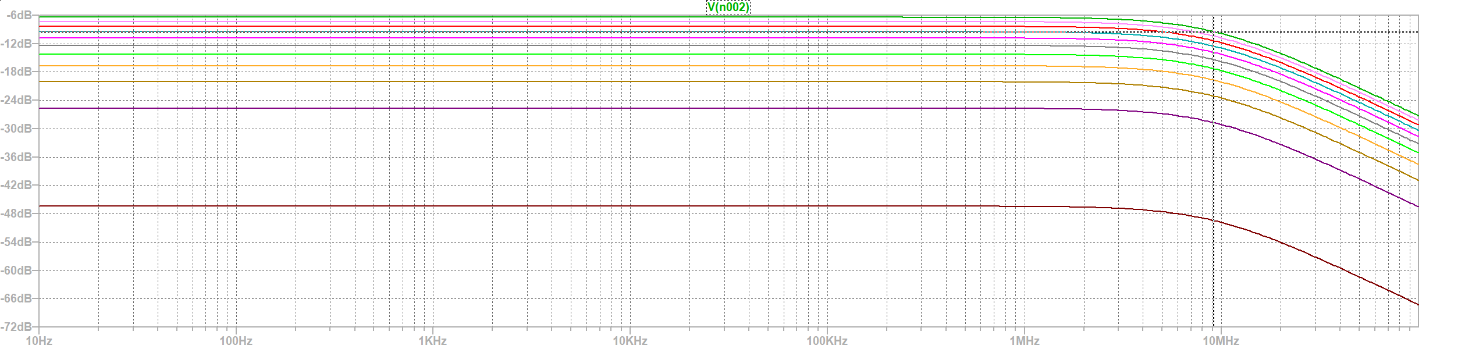
AI-generated content may be incorrect.

Tabla 7: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error relativo** |
|  | 477.58 | 476.78 | -0.17% |
|  | 0 | 4.73 | - |
|  | 1.100 | 1.098 | -0.18% |

Figura 4.3.3

Atenuador: Respuesta en frecuencia



El resultado muestra un ancho de banda de aproximadamente 9.074MHz.

### Resumen de la etapa

Figura 4.3.4: Esquemático resultante

A diagram of a circuit

AI-generated content may be incorrect.

Tabla 8: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 10 kΩ | (46) |
|  | 820 Ω | (47) |
|  | 82 Ω | (48) |

## Control de Tonos

El control de tonos es una etapa donde buscamos dividir el ancho de banda del canal en tres principales bandas: Altos, medios y bajos. El diseño fue extraído de un libro (1980 National Semiconductor Corp., 1980), ya que el ajuste de esta etapa se realiza por medio de experimentación. Las curvas de la Figura 4.4.2 muestran el resultado obtenido.

### Especificaciones

Controlar de manera independiente tres bandas de frecuencia en cada canal.

### Esquemático

Figura 4.4.1: Circuito control de tonos

A diagram of a circuit

AI-generated content may be incorrect.

### Respuesta en frecuencia

Respuesta prometida en la fuente del circuito es:

Figura 4.4.2: Respuesta en frecuencia

A diagram of a band active tone control

Description automatically generated

### Simulación

Para simular la respuesta en frecuencia, utilizaremos un rango de 10 Hz hasta 25kHz con amplitud de 1V para que la escala plana sea a 0 dB.

Figura 4.4.3

Control de tonos: Bajos

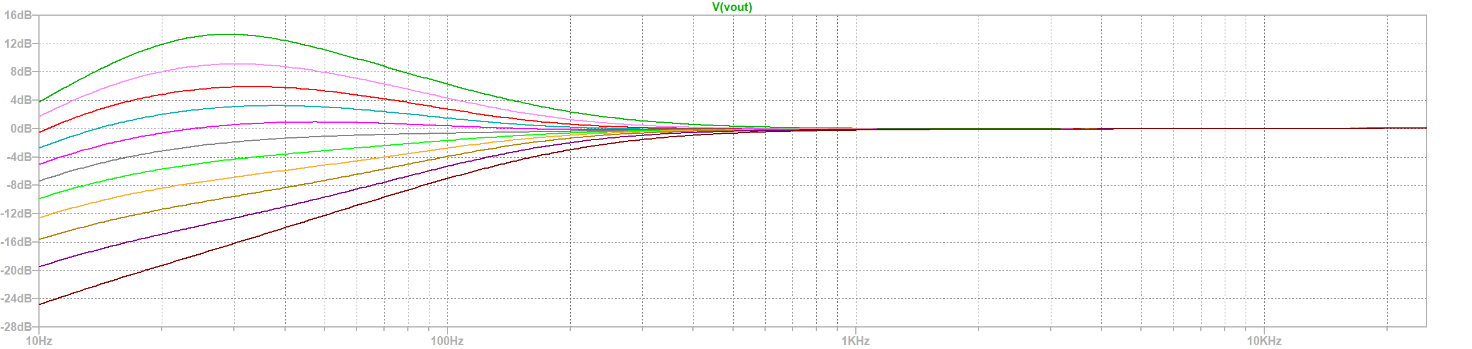


Figura 4.4.4

Control de tonos: Medios

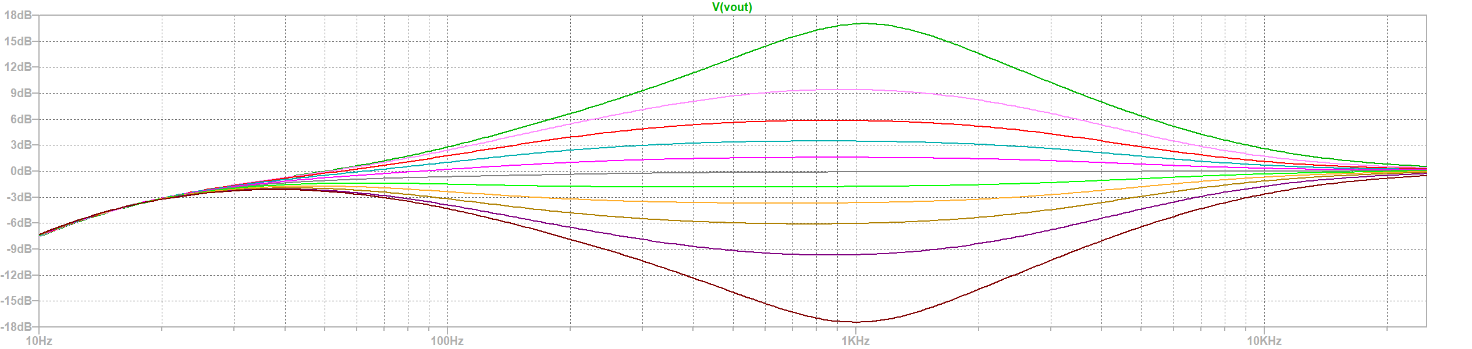
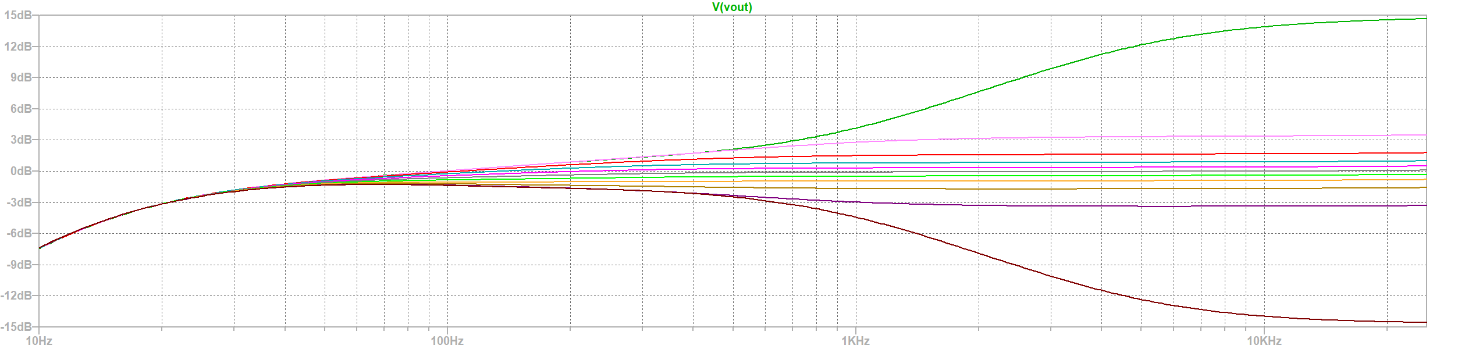


Figura 4.4.5

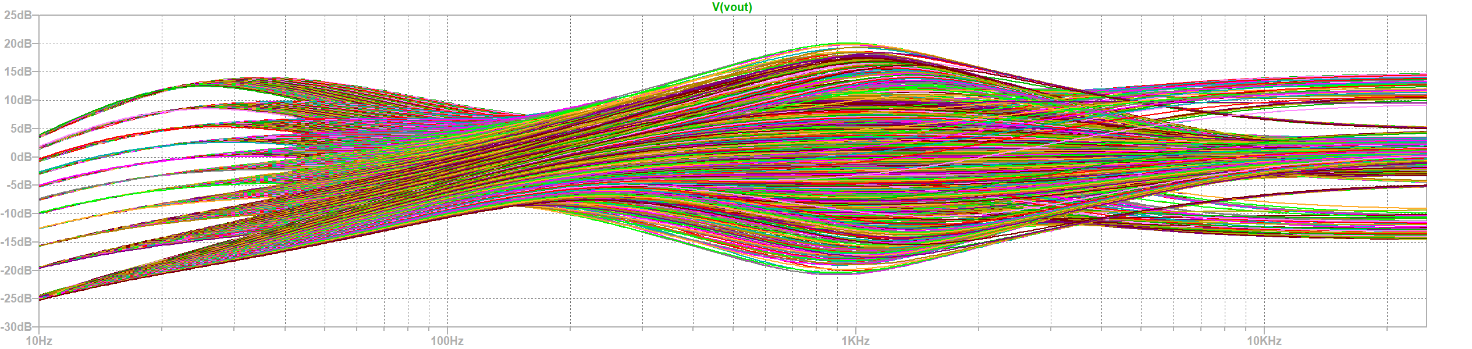
Control de tonos: Altos



Finalmente, todas las combinaciones posibles, indican una buena flexibilidad en el control de tonos:

Figura 4.4.6

Control de tonos: Combinaciones posibles



### Resumen de la etapa

Figura 4.4.7: Esquemático resultante

A diagram of a circuit

AI-generated content may be incorrect.

Tabla 9: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 100 kΩ | - |
|  | 24 kΩ | - |
|  | 11 kΩ | - |
|  | 3.6 kΩ | - |
|  | 1.8 kΩ | - |
|  | 270 Ω | - |
|  | 100 nF | - |
|  | 1 µF | - |
|  | 50 nF | - |
|  | 5 nF | - |
|  | 22 nF | - |
|  | 1 nF | - |

## Preamplificador de Instrumento (Inst.) + Line + AUX

### Especificaciones

El preamplificador de instrumentos será útil no sólo para estos, sino también para señales de línea y AUX (auxiliares). Además, para permitir la adaptación a estas señales, se utiliza un op amp buffer a la entrada, por lo que será un preamplificador considerado como “High-Z” (de alta impedancia). Los datos para tener en cuenta en el diseño son:

Tensión de señal:

es decir,

Impedancia de señal:

### Esquemático

Figura 4.5.1: Etapa de entrada y preamplificador

A diagram of a circuit

Description automatically generated

### Observaciones

Como se mencionó anteriormente, el buffer (seguidor de voltaje) a la entrada convierte al canal en uno de alta impedancia (desde el instrumento), lo cual implica una mejor transferencia de tensión. Para evitar problemas entre instrumentos y micrófonos, la conexión al preamplificador se realiza por medio de un switch.

En la solución planteada del preamplificador, no hemos introducido capacitores para determinar el ancho de banda de la etapa, por lo que veremos más adelante cuál es su cálculo.

### Cálculo

La resistencia es responsable de determinar la impedancia de entrada, nuevamente se encuentra presente la relación de compromiso entre disminuir efectos de carga y mantener bajo ruido. Siendo que la señal fue precedida por una entrada buffer o por el preamplificador balanceado, podemos estimar que la será de unos pocos ohmios, por lo que podemos determinar un valor beneficioso para el cálculo de ganancia.

|  |  |  |
| --- | --- | --- |
|  |  | (51) |

Para el cálculo de ganancia, tomamos el peor caso (tensión de señal más bajo) y la máxima tensión que deseamos a la salida. Llevamos la señal desde un nivel de instrumento a un nivel de línea:

|  |  |  |
| --- | --- | --- |
|  |  | (52) |

Recordando la ecuación (29), nuestra tensión de salida objetivo será

|  |  |  |
| --- | --- | --- |
|  |  | (53) |

Por lo tanto:

|  |  |  |
| --- | --- | --- |
|  |  | (54) |

Esta es la ganancia en el caso más desfavorable. Siendo que, en esta etapa, se desea una ganancia variable, debemos determinar el nivel mínimo y máximo de ganancia. Por deseos del usuario, también se debe posibilitar una atenuación de la señal (ganancia entre 0 y 1). El rango de ganancia establecido es:

|  |  |  |
| --- | --- | --- |
|  |  | (55) |

Para nuestro preamplificador:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | |  | | (56) |
|  |  | | (57) | |

Elegimos un valor conveniente para :

|  |  |  |
| --- | --- | --- |
|  |  | (58) |

Resolviendo (57):

|  |  |  |
| --- | --- | --- |
|  |  | (59) |
|  |  | (60) |

Recalculando el intervalo de ganancia:

|  |  |  |
| --- | --- | --- |
|  |  | (61) |

Respecto a la elección del op amp, se elige el LM387 debido principalmente a sus características de bajo ruido y que se integran dos op amps, por lo que podremos usar un único IC para el buffer y el preamplificador.

### Respuesta en frecuencia

Realizamos lo cálculos de los capacitores para que el ancho de banda del preamplificador sea desde 20 Hz hasta 20 kHz.

Para el capacitor de acople, recordando (43):

|  |  |  |
| --- | --- | --- |
|  |  | (62) |

Agregamos un capacitor en paralelo a las resistencias de realimentación para filtrar las altas frecuencias.

|  |  |  |
| --- | --- | --- |
|  |  | (63) |

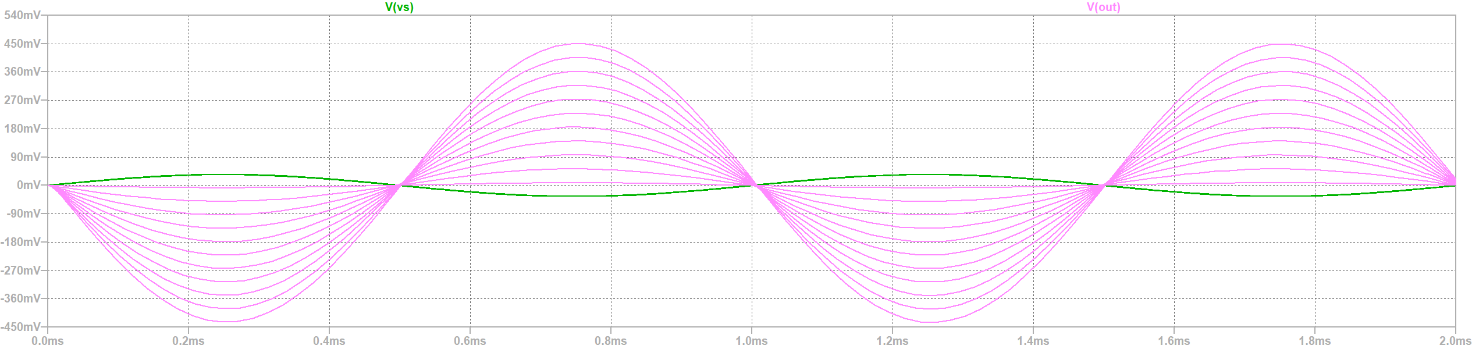
El capacitor de acople con la siguiente etapa ya se incluye más adelante.

### Simulación

Para la señal de entrada en ,

Figura 4.5.2

Preamplificador: Respuesta en el tiempo – Variación

  
Tabla 10: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error relativo** |
|  | 434.16 | 449.95 | 3.64% |
|  | 3.47 | 8.05 | 115.24% |
|  | 12.53 | 12.99 | 3.67% |
|  | 0.1 | 0.23 | 130% |

Figura 4.5.3

Preamplificador: Respuesta en frecuencia - Variaciones ambos potenciómetros

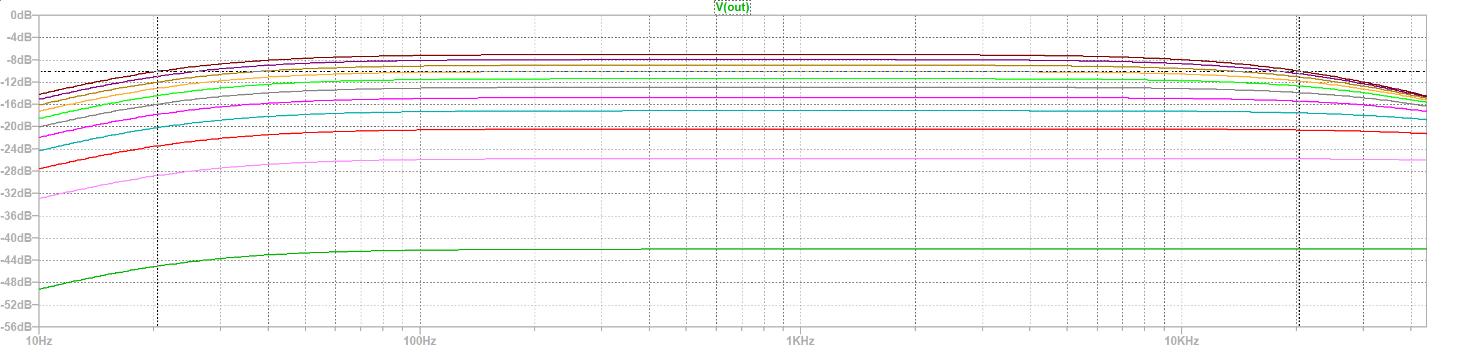


Tabla 11: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 20 | 20.42 | 2.1% |
|  | 20 | 20.29 | 1.45% |

### Resumen de la etapa

Figura 4.5.4: Esquemático resultante

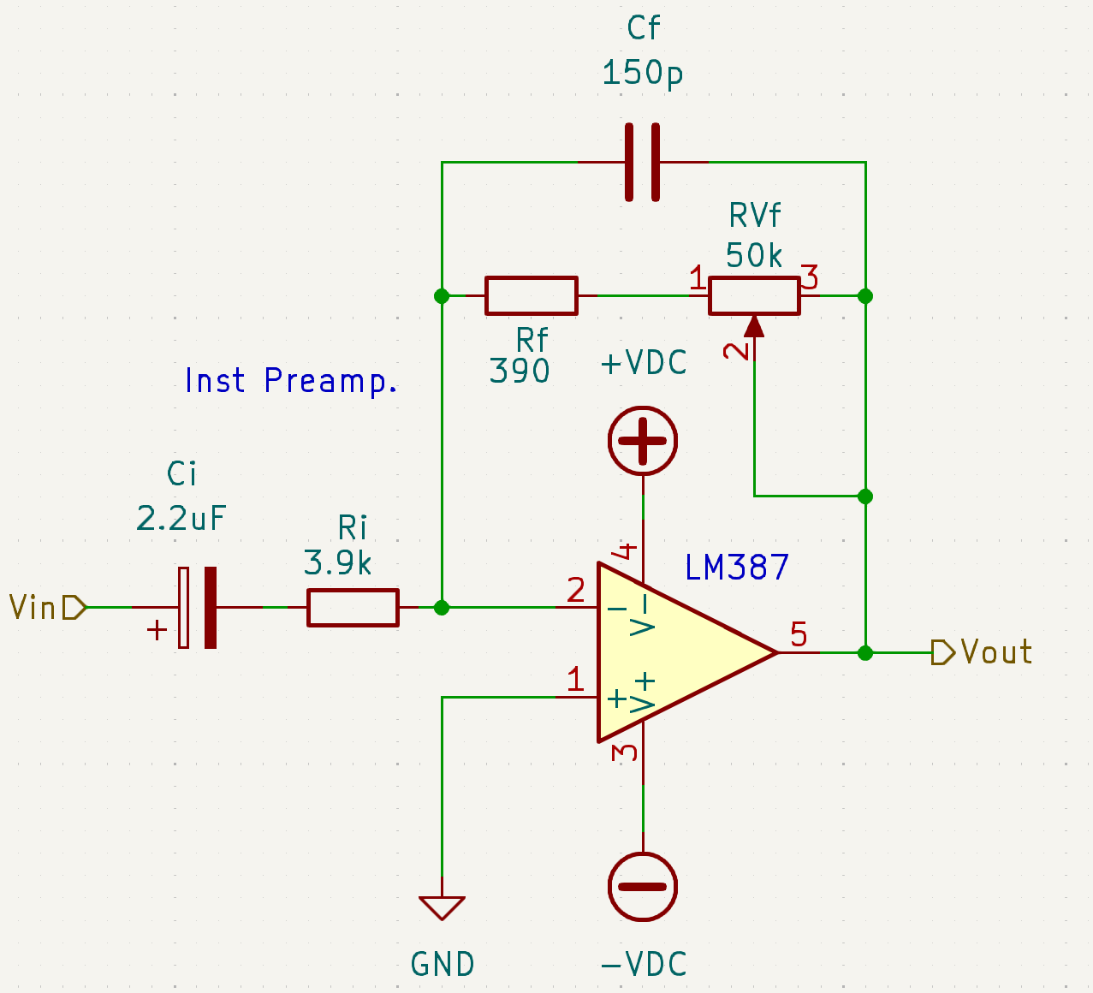


Tabla 12: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 3.9 kΩ | (60) |
|  | 390 Ω | (59) |
|  | 50 kΩ | (58) |
|  | 2.2 µF | (62) |
|  | 150 pF | (63) |

## Preamplificador de Micrófono (MIC)

### Especificaciones

El preamplificador de Micrófonos es balanceado. Los datos para tener en cuenta en el diseño son los siguientes:

Tensión de señal

es decir,

Impedancia de señal

### Esquemático

Se plantea como solución el siguiente circuito:

Figura 4.6.1: Entrada balanceada de micrófono

A diagram of a circuit

Description automatically generated

### Observaciones

El diseño planteado consta de:

* Un conector hembra estándar Cannon XLR
* Un interruptor para invertir la fase de la señal: usado cuando dos micrófonos se usan en cercanía y producen cancelación de fase debido a la distancia relativa, lo que produce un sonido desagradable
* Capacitores bloqueantes de señal continua
* Amplificador operacional como preamplificador balanceado sin transformador: para la selección del op amp, se debe tener en cuenta su capacidad de rechazo en modo común, cuantificada por la relación de rechazo en modo común (CMRR)

Para obtener mejor resultados, sería conveniente utilizar un transformador para balancear la entrada como se muestra en la Figura 4.6.2, y no realizar un balance electrónico. Además, este método mejora la supresión de ondas de interferencia en radiofrecuencia. La desventaja de este método es que, al trabajar con señales de audio, el transformador debería ser de muy buena calidad para no introducir ruido, lo que implica un costo elevado, además de que introduce cierto nivel de distorsión armónica.

Figura 4.6.2: Circuito de entrada balanceada con transformador

A diagram of a circuit

Description automatically generated

El circuito podría adaptarse a micrófonos de condensador añadiendo una alimentación “fantasma” (o Phantom), que suele ser de +48V, como se muestra en la Figura 4.6.3. En el caso de optar por este diseño, se le deben añadir diodos de protección.

Figura 4.6.3: Esquemático de entrada con alimentación Phantom y circuito de protección

A diagram of a circuit

Description automatically generated

### Cálculo

Primero, consideramos la entrada:

|  |  |  |
| --- | --- | --- |
|  |  | (64) |

Las resistencias y son las responsables de determinar la impedancia de entrada, por lo que serán de un valor elevado comparado a la impedancia de señal, pero, deben mantenerse en valores lo más chicos posibles. Es la relación de compromiso entre disminuir efectos de carga y mantener bajo ruido. Una buena práctica es:

|  |  |  |
| --- | --- | --- |
|  |  | (65) |

Por lo tanto:

|  |  |  |
| --- | --- | --- |
|  |  | (66) |

Si

|  |  |  |
| --- | --- | --- |
|  |  | (67) |

Aproximando a un valor comercial cercano, se obtiene un valor de 820Ω.

Para el cálculo de ganancia, tomamos el peor caso (el valor más bajo posible de la señal de entrada) y la máxima tensión que deseamos a la salida, partiendo que lo recomendado es una ganancia mínima de 10dB () para evitar ruido. Como la etapa siguiente es el preamplificador de instrumento, podemos aprovechar dicho circuito para control de ganancia, por lo tanto, llevamos la señal desde un nivel de micrófono a un nivel de instrumento. Determinamos entonces las señales de entrada y salida:

|  |  |  |
| --- | --- | --- |
|  |  | (68) |
|  |  | (69) |

Por lo tanto:

|  |  |  |
| --- | --- | --- |
|  |  | (70) |

Para un amplificador diferencial tenemos que:

|  |  |  |
| --- | --- | --- |
|  |  | (71) |

Si tenemos que y :

|  |  |  |
| --- | --- | --- |
|  |  | (72) |

Sabiendo que en nuestra aplicación será igual a desfasada en 180º, podemos decir que ,

|  |  |  |
| --- | --- | --- |
|  |  | (73) |
|  |  | (74) |

Es decir,

|  |  |  |
| --- | --- | --- |
|  |  | (75) |

Respecto a la elección del op amp, se elige el LF357 por sus características electrónicas.

### Respuesta en frecuencia

Realizamos lo cálculos de los capacitores para que el ancho de banda del preamplificador sea desde 20 Hz hasta 20 kHz.

Para el capacitor de acople:

|  |  |  |
| --- | --- | --- |
|  |  | (76) |
|  |  | (77) |

Estos capacitores filtran las frecuencias por debajo de 20 Hz. También asignaremos este valor al capacitor de acople a la siguiente etapa. Para filtrar las frecuencias superiores a 20 kHz añadimos un capacitor en paralelo a la resistencia de realimentación, cuyo valor es:

|  |  |  |
| --- | --- | --- |
|  |  | (78) |

### Simulación

A continuación, se presenta los resultados de simulación con , .

Figura 4.6.4

Entrada Micrófono: Respuesta en el tiempo

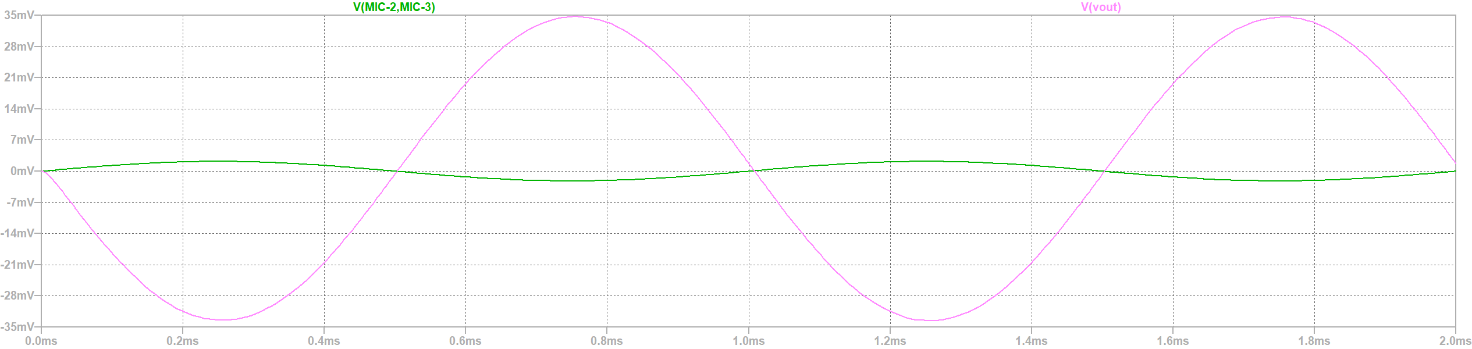


Tabla 13: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error relativo** |
|  | 34.65 | 34.73 | 0.23% |
|  | 31.6 | 31.69 | 0.28% |

Figura 4.6.5

Entrada Micrófono: Respuesta en frecuencia

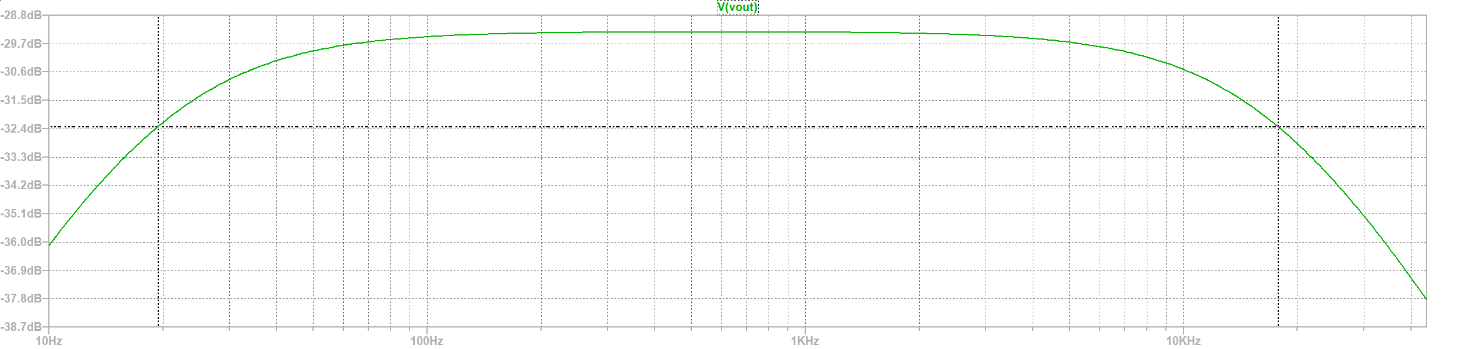


Tabla 14: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 20 | 19.42 | -2.90% |
|  | 20 | 20.04 | 0.20% |

### Resumen de la etapa

Figura 4.6.6: Esquemático resultante

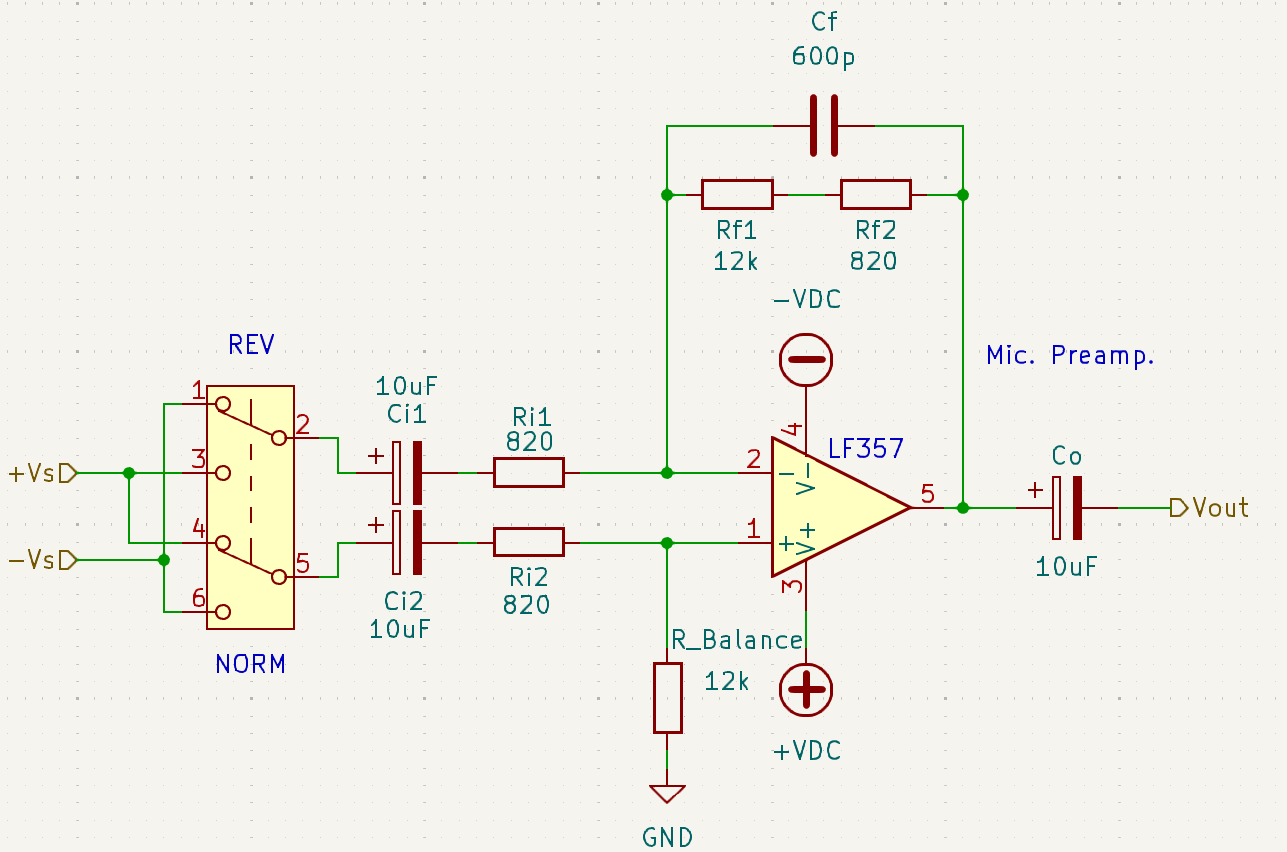


Tabla 15: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 820 Ω | (67)(75) |
|  | 12 kΩ | (75) |
|  | 10 µF | (77) |
|  | 600 pF | (78) |

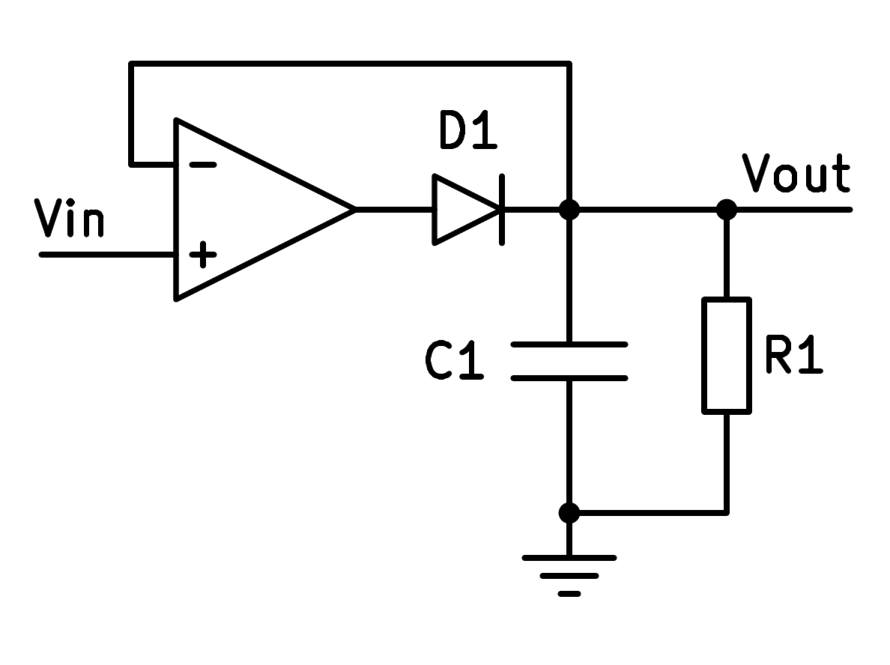
## Adicionales

### Detector de picos de precisión

Es un indiciador para asegurar que la señal no se encuentre recortada (anti-clipping). Utilizamos un detector de picos de doble polaridad para detectar recortes tanto en el hemiciclo positivo como en el negativo.

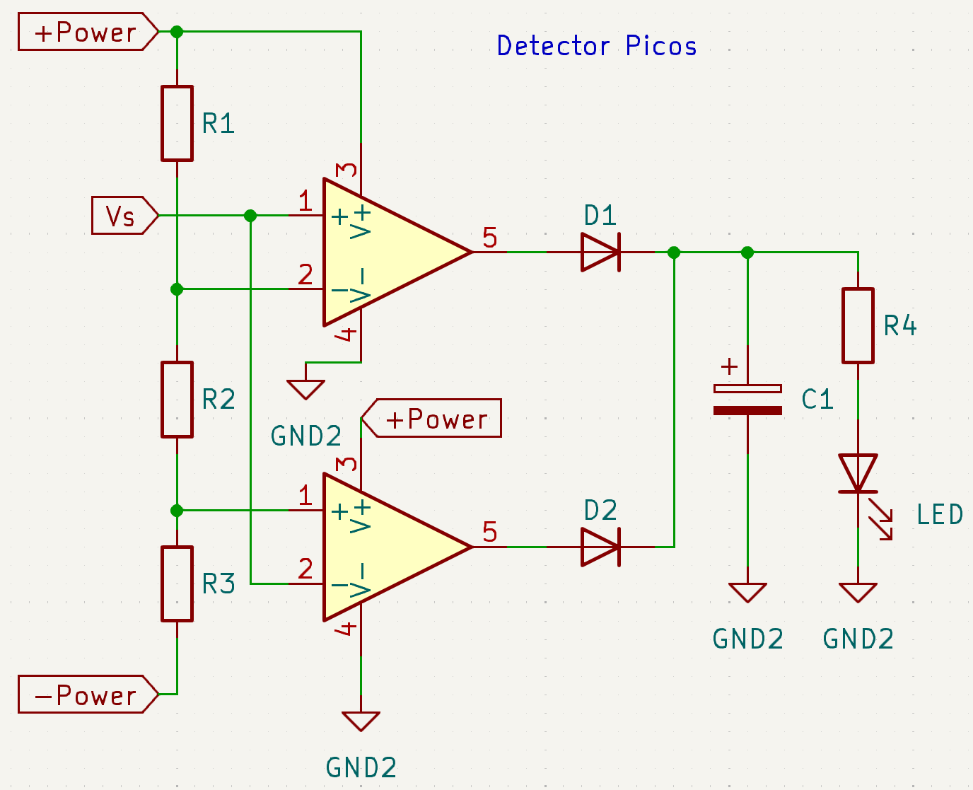
Un ejemplo de un detector de picos sencillos es

Figura 4.7.1: Ejemplo detector de picos simple



Observamos que la aplicación es bastante sencilla, ya que se trata de utilizar un amplificador operacional como comparador, salvo que realizaremos algunas modificaciones. La solución propuesta es la siguiente:

Figura 4.7.2: Detector de picos



Para este diseño, los op amps son utilizados como comparadores, uno para cada tensión de referencia. Las resistencias R1, R2 y R3 determinan el valor límite (threshold). Si R1 y R3 son iguales, el límite se ajusta directamente con R2. El capacitor C1 varía la capacidad del circuito para detectar transitorios cortos, además de determinar el tiempo de descarga. Un valor de capacitancia alto detecta mayor cantidad de transitorios cortos, pero disminuye el tiempo del LED para indicar el pico. El diodo a la salida del amplificador operacional impide que este pueda entregar corriente negativa. Como el operacional solo podrá entregar tensión y corriente positivas, el condensador de salida subirá de tensión hasta igualar la máxima tensión de entrada y mantendrá esta tensión. La resistencia R4 y el LED forman el camino por el cual el capacitor se descarga.

En este caso, los operacionales deben operar sólo con alimentación positiva, ya que, de otra forma, obtendríamos una salida de en la salida de los operacionales.

La señal de entrada de esta etapa es la salida del control de tonos, cuyo valor es aproximadamente el determinado en la ecuación (53). Podemos entonces determinar el valor límite de pico:

|  |  |  |
| --- | --- | --- |
|  |  | (79) |

Sabemos además que

|  |  |  |
| --- | --- | --- |
|  |  | (80) |

y tenemos a la entrada un divisor de tensión donde se cumple que

|  |  |  |
| --- | --- | --- |
|  |  | (81) |

Operando,

|  |  |  |
| --- | --- | --- |
|  |  | (82) |
|  |  | (83) |

La relación entre y

|  |  |  |
| --- | --- | --- |
|  |  | (84) |

Elegimos un valor para :

|  |  |  |
| --- | --- | --- |
|  |  | (85) |
|  |  | (86) |

Dividimos este valor por 2, por simetría, y aproximamos a un valor comercial

|  |  |  |
| --- | --- | --- |
|  |  | (87) |

Por simplicidad podemos seleccionar:

|  |  |  |
| --- | --- | --- |
|  |  | (88) |

cuyo valor protege a su vez al LED. Para el capacitor podemos determinar un valor común y que implique un tiempo de respuesta rápido.

|  |  |  |
| --- | --- | --- |
|  |  | (89) |

Se presenta a continuación el circuito final:

Figura 4.7.3: Esquemático resultante

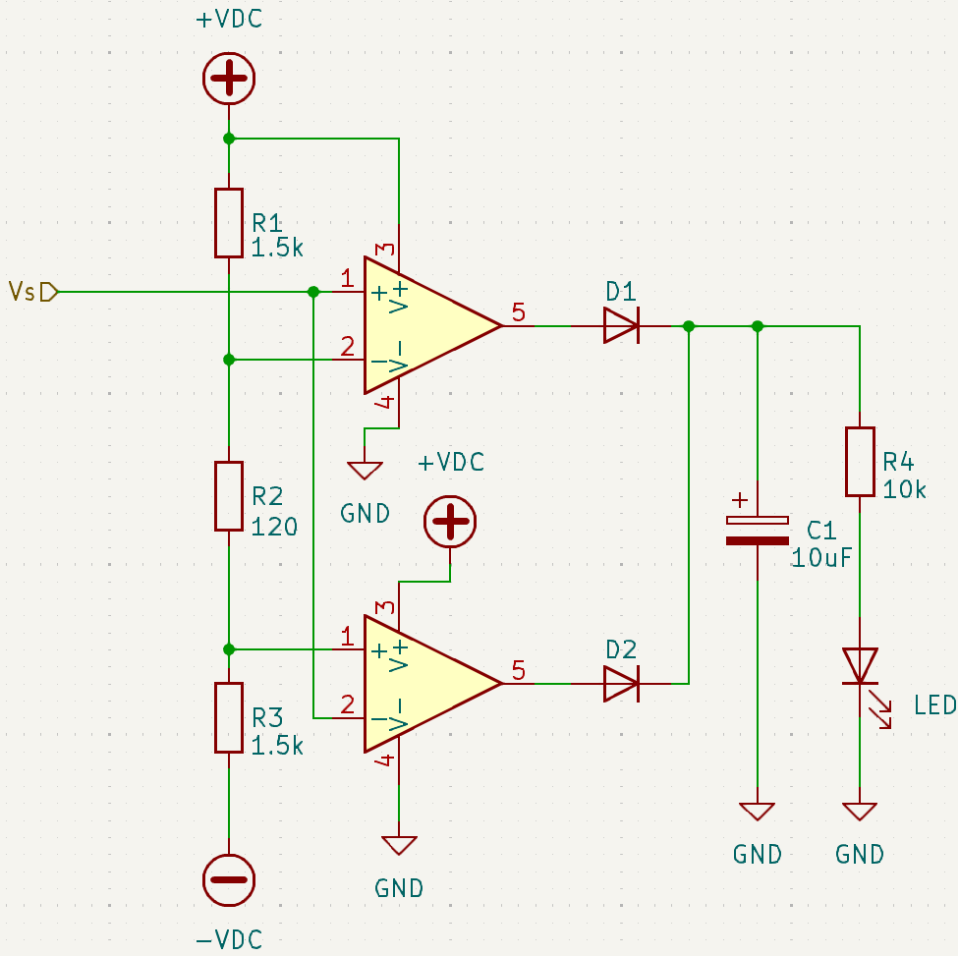


Tabla 16: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 1.5 kΩ | (87) |
|  | 120 Ω | (85) |
|  | 100pF | (89) |

Figura 4.7.4:

Detector de picos: Simulación con una señal de AM

A diagram of a circuit

AI-generated content may be incorrect.

### VU Meter (vúmetro)

El IC LM3914, utiliza op amps como comparadores. Típicamente la tensión de referencia para estos integrados es 1.25 V, además, su corriente suele ser de 1mA. Teniendo en cuenta estos datos, podemos obtener los siguientes valores de resistencias:

|  |  |  |
| --- | --- | --- |
|  |  | (90) |
|  |  | (91) |
|  |  | (92) |

El resultado final es el siguiente:

Figura 4.7.5: VU Meter con IC LM3914N



Tabla 17: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 1.2 kΩ | (90) |
|  | 10 kΩ | (91) |
|  | 510 Ω | (92) |

Figura 4.7.6: Circuito equivalente IC LM3914N

A diagram of a circuit

AI-generated content may be incorrect.

# Amplificador para auriculares

## Especificaciones

El amplificador de auriculares tiene una topología similar al amplificador de potencia, sólo que, con diferentes parámetros. Otra modificación es que no utilizaremos la red de realimentación del amplificador operacional, sino que diseñaremos una. La señal será tomada antes del atenuador, después del control de tonos. Sabemos que la resistencia de entrada debe ser mayor a la resistencia de etapa salida anterior, aunque esta al ser pequeña, podemos establecer un valor relativamente bajo para evitar ruido térmico.

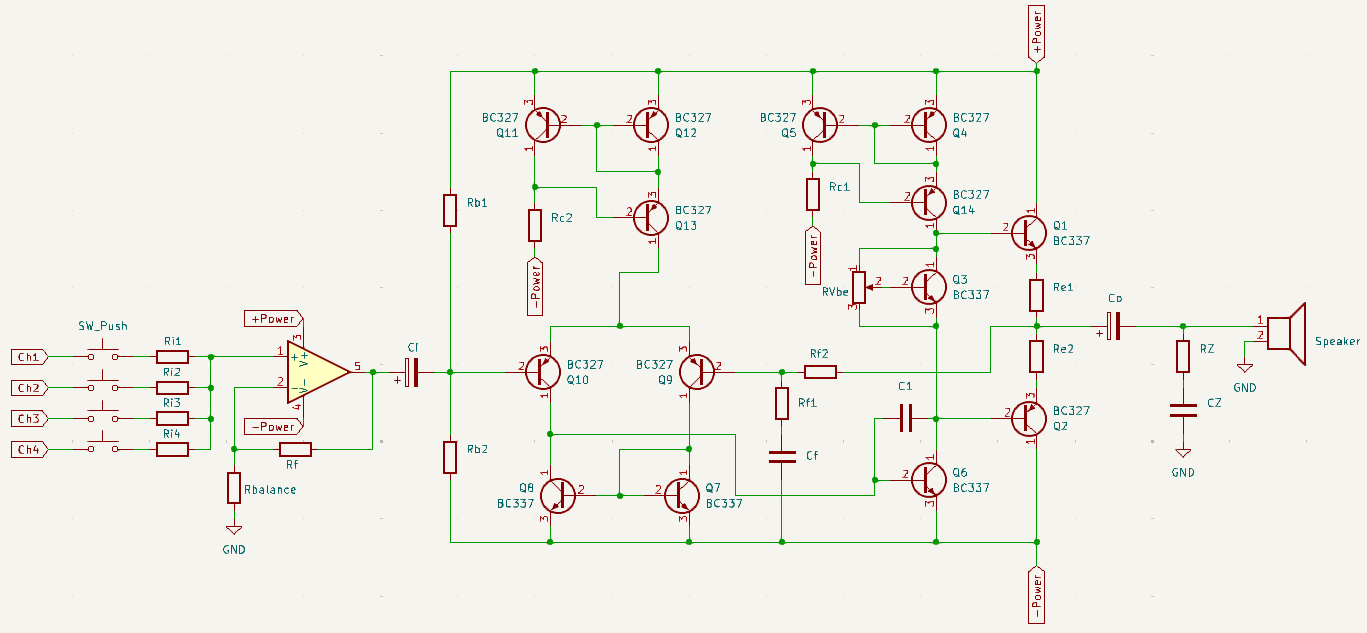
Deberemos cumplir con los siguientes requerimientos:

## Esquemático

Se plantea como solución el siguiente circuito:

Figura 5.2.1

Auriculares: Amplificador de audio clase AB



**Aclaración:** Esta es la solución propuesta antes de decidir usar una fuente +Vcc y GND, y no una fuente simétrica.

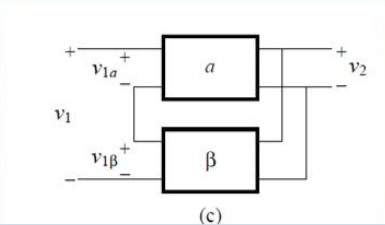
## Observaciones

En este caso, ya que la potencia es baja, no requerimos de los pares Sziklai, ya que trabajaremos con amplificadores de baja señal. Por las especificaciones podemos prever que la ganancia será baja, por esta razón, se plantea un circuito sofisticado para garantizar la mayor estabilidad y desensibilizar el circuito ante perturbaciones.

Empleamos fuentes de corriente Wilson, ya que este es similar a los espejos de corriente, pero nos independiza del y aumenta la resistencia de salida.

Al utilizar un sumador en configuración no inversora, tenemos la ventaja que la impedancia de entrada será muy elevada.

La red de alimentación tiene una configuración Serie-Paralelo, donde muestrea y compara tensión.



## Cálculo

### Potencia en la carga

Primero determinamos los valores de tensión y corriente en la carga.

|  |  |  |
| --- | --- | --- |
|  |  | (93) |
|  |  | (94) |
|  |  | (95) |

Luego, determinamos las resistencias para el embalamiento térmico suelen tener un valor bajo:

|  |  |  |
| --- | --- | --- |
|  |  | (96) |

Elegimos

|  |  |  |
| --- | --- | --- |
|  |  | (97) |

Al igual que la etapa sumadora, debemos considerar la situación donde todos los canales tienen una señal máxima y que todos los botones estén presionados. En ese caso, tendremos

|  |  |  |
| --- | --- | --- |
|  |  | (98) |

Por lo tanto, la ganancia de tensión

|  |  |  |
| --- | --- | --- |
|  |  | (99) |

### Elección transistores

Elegimos los transistores para tener una guía de parámetros y así poder realizar los cálculos siguientes.

* NPN: **BC337**

  + Valores máximos:
* PNP: **BC327**

  + Valores máximos:

### Determinar valores de CC

Con esta información, podemos determinar el valor de tensión de la fuente, donde debe cumplirse que , debido a que es el máximo nivel de desviación en la carga. Considerando las caídas de tensión en los transistores y resistores,

|  |  |  |
| --- | --- | --- |
|  |  | (100) |
|  |  | (101) |

Elegiremos un valor con margen más del 10%

|  |  |  |
| --- | --- | --- |
|  |  | (102) |

Que se encuentra dentro de los parámetros de operación recomendados por los fabricantes de los amplificadores operacionales (LM358).

### Etapa excitadora

Recordemos que para evitar la distorsión de cruces por cero debemos proporcionar la tensión en las bases de los transistores para polarizarlos ligeramente. En nuestro caso utilizamos el multiplicador de tensión base-emisor. Para saber el valor del potenciómetro debemos conocer la corriente de base que necesitamos:

|  |  |  |
| --- | --- | --- |
|  |  | (103) |
|  |  | (104) |

Debido a que la etapa excitadora está basada en transistores bipolares de BC327 y BC337, su corriente de colector debería de ser mayor a la corriente de base

|  |  |  |
| --- | --- | --- |
|  |  | (105) |

Realizamos ahora el análisis de nodos en el transistor

|  |  |  |
| --- | --- | --- |
|  |  | (106) |

Si

|  |  |  |
| --- | --- | --- |
|  |  | (107) |

Planteando la condición

|  |  |  |
| --- | --- | --- |
|  |  | (108) |

Vemos que un valor de para el potenciómetro puede ser

|  |  |  |
| --- | --- | --- |
|  |  | (109) |

Por lo tanto,

|  |  |  |
| --- | --- | --- |
|  |  | (110) |

Ahora podemos realizar el cálculo para el espejo de corriente que proporciona las corrientes necesarias para un correcto funcionamiento. La fuente debe brindar la corriente especificada en (105).

|  |  |  |
| --- | --- | --- |
|  |  | (111) |

### Etapa de entrada

Se opta por un arreglo de diferencial de transistores, que amplifica la diferencia de voltaje

entre dos señales de entrada, suprimiendo la señal común presente en la señal de entrada. La señal de

modo común es una señal parásita que no lleva información útil, es por ello por lo que aprovecharemos la relación al rechazo del modo común, que es una relación entre la señal útil y la del modo común, que cuantifica la calidad del amplificador diferencial. Mientras más alta sea, mayor capacidad de atenuar señales de modo común presenta el circuito.

Se propone que la corriente de polarización del par diferencial sea 10 vece mayor la corriente de base del transistor ,

|  |  |  |
| --- | --- | --- |
|  |  | (112) |

Esta corriente es a su vez la que debe entregar la fuente, por lo que podemos calcular

|  |  |  |
| --- | --- | --- |
|  |  | (113) |

### Red de realimentación

Figura 5.4.1: Red de realimentación

A black rectangle with a dotted line

AI-generated content may be incorrect.

Sabemos para esta configuración que

|  |  |  |
| --- | --- | --- |
|  |  | (114) |

donde

|  |  |  |
| --- | --- | --- |
|  |  | (115) |

Para realizar el cálculo, suponemos

|  |  |  |
| --- | --- | --- |
|  |  | (116) |

La resistencia en la red de realimentación debe ser

|  |  |  |
| --- | --- | --- |
|  |  | (117) |

De esta forma, eliminamos la tensión de offset del par diferencial. La resistencia está ligada a la ganancia deseada, por lo tanto

|  |  |  |
| --- | --- | --- |
|  |  | (118) |
|  |  | (119) |

Por lo tanto, de (115):

|  |  |  |
| --- | --- | --- |
|  |  | (120) |

### Ancho de banda

Para el análisis en el dominio de la frecuencia debemos determinar los valores de los capacitores. Será necesario realizar unos cálculos previos:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | |  | (121) | |
|  |  | | | (122) |
|  |  | | | (123) |
|  |  | | | (124) |

Ya teniendo los parámetros de los transistores, podemos comenzar con el cálculo de las resistencias y encontrar los valores de los capacitores.

**Para :**

|  |  |  |
| --- | --- | --- |
|  |  | (125) |
|  |  | (126) |

**Para :**

|  |  |  |
| --- | --- | --- |
|  |  | (127) |
|  |  | (128) |

**Para :**

|  |  |  |
| --- | --- | --- |
|  |  | (129) |
|  |  | (130) |

En conjunto, forman la frecuencia cuadrantal inferior. La frecuencia cuadrantal superior está determinada por el conjunto de capacitancias parásitas y de transistores. Por lo tanto, compensamos con un capacitor basado en el efecto Miller.

|  |  |  |
| --- | --- | --- |
|  |  | (131) |
|  |  | (132) |
|  |  | (133) |

### Sumador

Calculamos el sumador en configuración de no inversor con ganancia unitaria, para que sea equivalente a un seguidor de voltaje. Por ley de las corrientes de Kirchhoff, podemos decir, en el caso del sumador no inversor, en su entrada tendremos:

|  |  |  |
| --- | --- | --- |
|  |  | (134) |
|  |  | (135) |

Operando podemos llegar a la expresión

|  |  |  |
| --- | --- | --- |
|  |  | (136) |

Si hacemos

|  |  |  |
| --- | --- | --- |
|  |  | (137) |
|  |  | (138) |

Para el no inversor, será entonces

|  |  |  |
| --- | --- | --- |
|  |  | (139) |

Si queremos obtener , tenemos que hacer

|  |  |  |
| --- | --- | --- |
|  |  | (140) |

Por lo tanto

|  |  |  |
| --- | --- | --- |
|  |  | (141) |

Aunque tenemos otra condición que tiene que cumplir

|  |  |  |
| --- | --- | --- |
|  |  | (142) |

Donde es el paralelo entre las resistencias de entrada:

|  |  |  |
| --- | --- | --- |
|  |  | (143) |

Si el signo del resultado de es negativo, la resistencia se coloca del pin inversor a tierra, y si el resultado es positivo la resistencia se coloca del pin no inversor a tierra.

Reemplazando (141) en (142):

|  |  |  |
| --- | --- | --- |
|  |  | (144) |

Operando

|  |  |  |
| --- | --- | --- |
|  |  | (145) |

Para calcular el valor de debemos saber el valor de las resistencias de entrada. El valor de dichas resistencias estará entonces ligado a la condición

|  |  |  |
| --- | --- | --- |
|  |  | (146) |

Un valor que es aceptable produce poco ruido térmico y hemos utilizado antes es

|  |  |  |
| --- | --- | --- |
|  |  | (147) |

La ecuación (143) es en nuestro caso:

|  |  |  |
| --- | --- | --- |
|  |  | (148) |

Resolviendo (145):

|  |  |  |
| --- | --- | --- |
|  |  | (149) |

En (141):

|  |  |  |
| --- | --- | --- |
|  |  | (150) |

Para mejorar la precisión, podríamos entonces reemplazar por un preset

|  |  |  |
| --- | --- | --- |
|  |  | (151) |

Esto es una ventaja, ya que en caso de que necesitemos mayor potencia, podremos simplemente incrementar el valor de .

### Red Zobel

Al igual que vimos anteriormente para la etapa de potencia, debemos implementar una red Zobel a la salida antes del parlante. Utilizamos los mismos datos de diseño:

y cálculos correspondientes:

|  |  |  |
| --- | --- | --- |
|  |  | (152) |
|  |  | (153) |

### Consumo de corriente

Calculamos las corrientes que provienen de la fuente de alimentación (despreciamos la corriente consumida por el amplificador operacional):

|  |  |  |
| --- | --- | --- |
|  |  | (154) |
|  |  | (155) |
|  |  | (156) |
|  |  | (157) |

La corriente total de la fuente de alimentación para esta etapa es

|  |  |  |
| --- | --- | --- |
|  |  | (158) |

### Eficiencia

Con las corrientes ya calculadas, podemos obtener la potencia entregada por la fuente como

|  |  |  |
| --- | --- | --- |
|  |  | (159) |

Por lo tanto, la eficiencia calculada es del

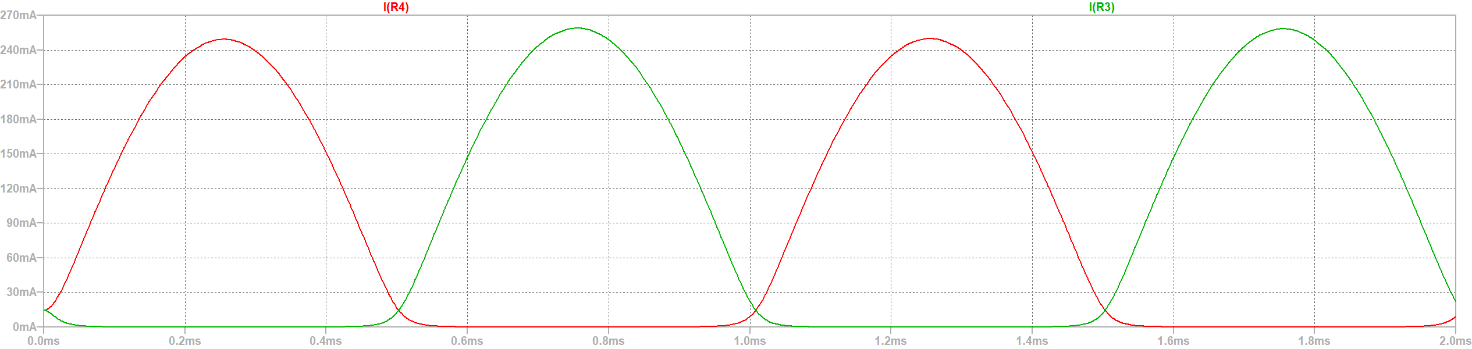
|  |  |  |
| --- | --- | --- |
|  |  | (160) |

## Simulación

Determinamos primero el valor al que el preset en la etapa excitadora debe estar. Comprobamos con las corrientes sobre las resistencias y :

Figura 5.5.1

Amplificador para auriculares: Ajuste de bias



Obtuvimos este trabajo complementario para un preset al 47% ().

Observamos los resultados cuando

Figura 5.5.2

Amplificador para auriculares: Respuesta en el tiempo

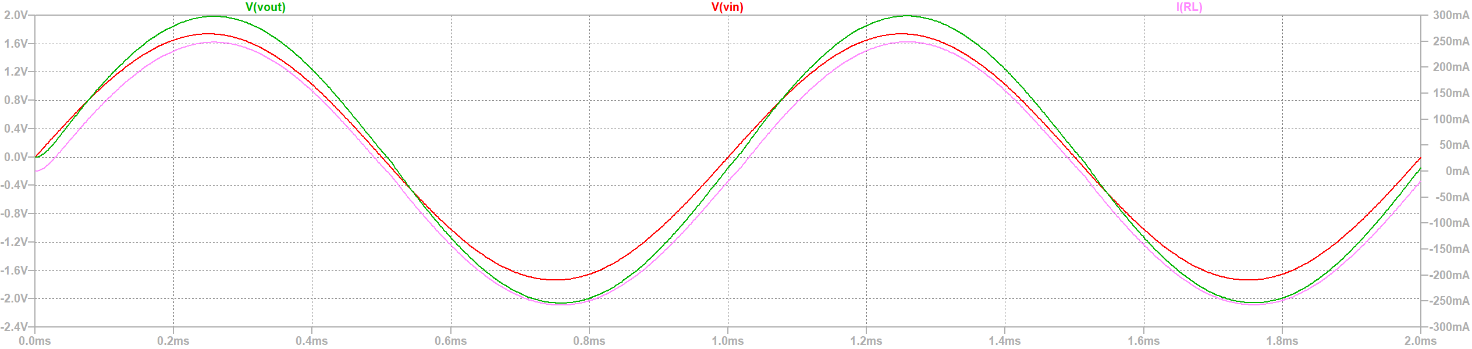


Tabla 18: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error relativo** |
|  | 1.990 | 1.989 | -0.05% |
|  | 250 | 248.71 | -0.52% |
|  | 1.150 | 1.145 | -0.43% |
|  | 250 | 247.34 | -1.06% |

Figura 5.5.3

Amplificador para auriculares: Respuesta en frecuencia

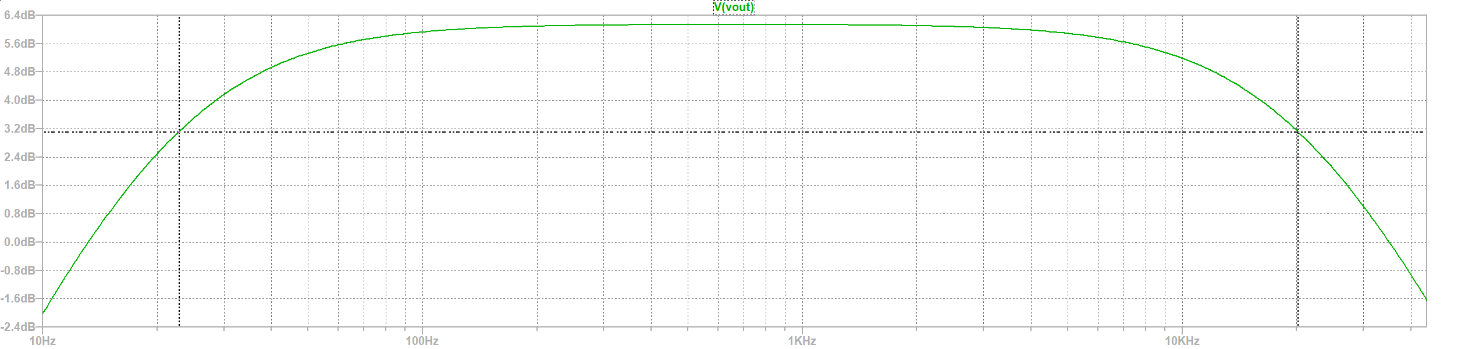


Tabla 19: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 20 | 22.81 | 14.05% |
|  | 20 | 20.11 | 0.55% |

## Resumen de la etapa

Figura 5.6.1: Esquemático resultante

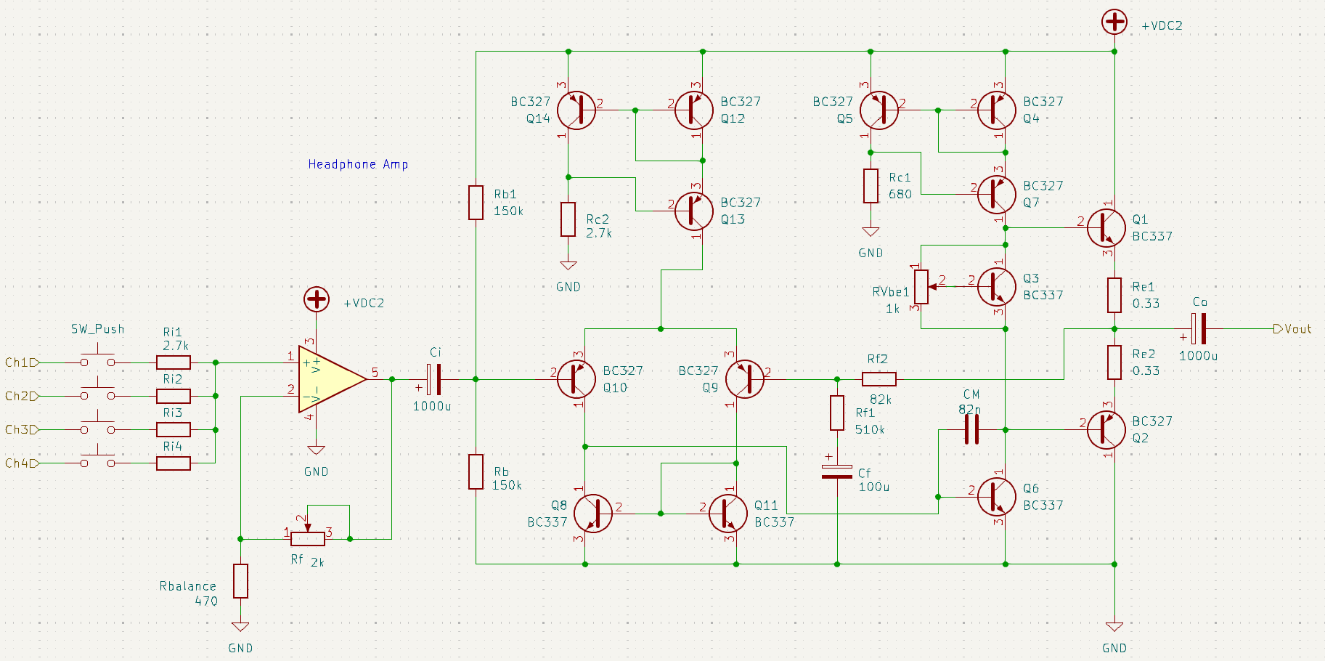


Tabla 20: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 0.33 Ω | (97) |
|  | 1 kΩ | (109) |
|  | 680 Ω | (111) |
|  | 2.7 kΩ | (113) |
|  | 150 kΩ | (116) |
|  | 82 kΩ | (117) |
|  | 510 kΩ | (120) |
|  | 1000 µF | (126) |
|  | 1 µF | (130) |
|  | 15 nF | (128) |
|  | 47 nF | (133) |

# Fuente de alimentación regulada

## Rectificación y Filtrado

### Especificaciones

La fuente de alimentación debe ser capaz de suministrar a cada circuito. El dato que se dispone de ante mano, es que debe suministrar una tensión de , con un punto común como GND. Se deberá calcular la corriente.

En esta etapa, nos encargaremos de rectificar y filtrar la tensión de línea. Se considera que la misma es una senoidal pura de 50Hz con amplitud .

### Esquemático

Figura 6.1.1: Etapa rectificadora

A diagram of a circuit

Description automatically generated

### Cálculo

Para determinar los componentes necesarios, requerimos conocer la corriente que debe suministrar la fuente. Por lo tanto, debemos sumar las corrientes de cada etapa.

En el caso de los op amp, se debe tener en cuenta que la corriente que consume es:

|  |  |  |
| --- | --- | --- |
|  |  | (161) |

donde que es la corriente de reposo que se expresa en las hojas de datos, es la corriente de salida del operacional, e es la corriente que circula por la red de realimentación.

Promediamos la corriente de reposo para cada op amp en 100µA. En nuestro proyecto, contamos con 10 amplificadores operacionales, por lo tanto:

|  |  |  |
| --- | --- | --- |
|  |  | (162) |

Luego, analizamos para cada circuito su consumo.

**Amplificador de potencia** (ecuación (23)):

|  |  |  |
| --- | --- | --- |
|  |  | (163) |

**Sumador**:

|  |  |  |
| --- | --- | --- |
|  |  | (164) |
|  |  | (165) |
|  |  | (166) |

**Canal:**

|  |  |  |
| --- | --- | --- |
|  |  | (167) |

La corriente de canal se debe multiplicar por 4, ya que son 4 canales:

|  |  |  |
| --- | --- | --- |
|  |  | (168) |
|  |  | (169) |

En total tendremos:

|  |  |  |
| --- | --- | --- |
|  |  | (170) |
|  |  | (171) |

Determinamos la máxima corriente de suministro dejando un margen:

|  |  |  |
| --- | --- | --- |
|  |  | (172) |

De aquí podemos saber la resistencia de carga máxima:

|  |  |  |
| --- | --- | --- |
|  |  | (173) |

Sabemos que, para los reguladores, debemos tener un cierto margen de 3 a 5 volts. Por lo tanto, podemos determinar los parámetros del transformador:

|  |  |  |
| --- | --- | --- |
|  |  | (174) |

Donde es la tensión de continua a la entrada del regulador, y es la tensión de caída en los diodos (realizamos el cálculo para una polaridad, por simplificación de simetría). Dando el margen, la ecuación nos queda

|  |  |  |
| --- | --- | --- |
|  |  | (175) |

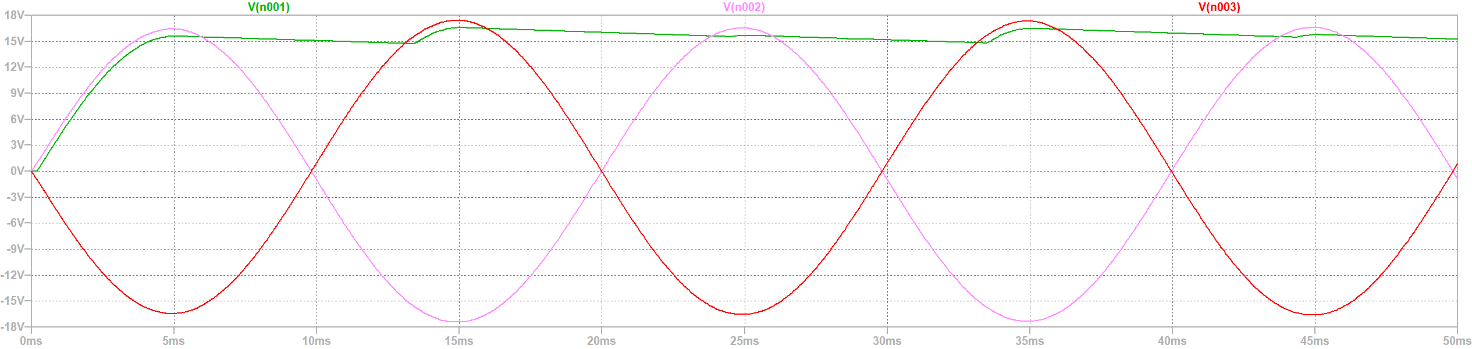
Por lo que podemos tomar un transformador con toma central y relación de transformación de 220Vac a +12Vac y -12Vac.

Para el rectificador empleamos un puente de diodos (cuatro en total) para rectificación de onda completa. Para el filtrado determinamos un valor de ripple aceptable. En nuestro caso, decidimos que la magnitud máxima de ripple sea de aproximadamente el 5% de la entrada. El capacitor tendrá el valor

|  |  |  |
| --- | --- | --- |
|  |  | (176) |

### Simulación

Figura 6.1.2

Rectificación y Filtrado: Señal de salida

### Resumen de la etapa

Figura 6.1.3: Esquemático resultante

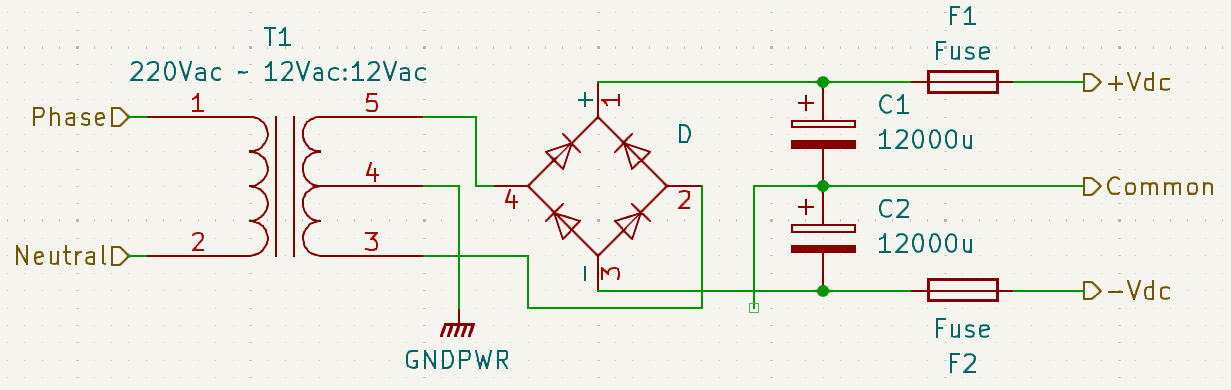


Tabla 21: Componentes de la etapa

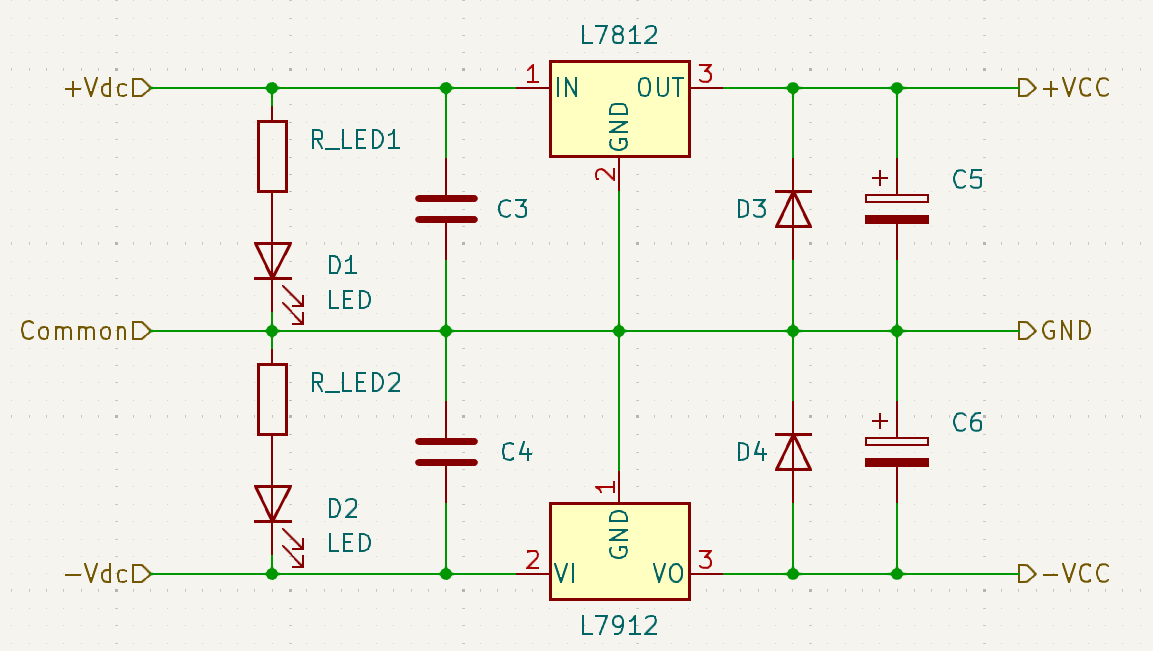
|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 12000 µF | (176) |

## Regulador

### Especificaciones

Como hemos previsto anteriormente, debemos llegar al regulador con una tensión de margen de unos 3 volts para tener una salida estable de 12 volts a su salida. Realizaremos el diseño de una manera práctica con reguladores LM7812 y LM7912, aunque también abordaremos un diseño más “discreto” y “didáctico” donde podamos observar el comportamiento del circuito.

### Esquemático

Figura 6.2.1: Etapa reguladora 

### Circuito equivalente reguladores

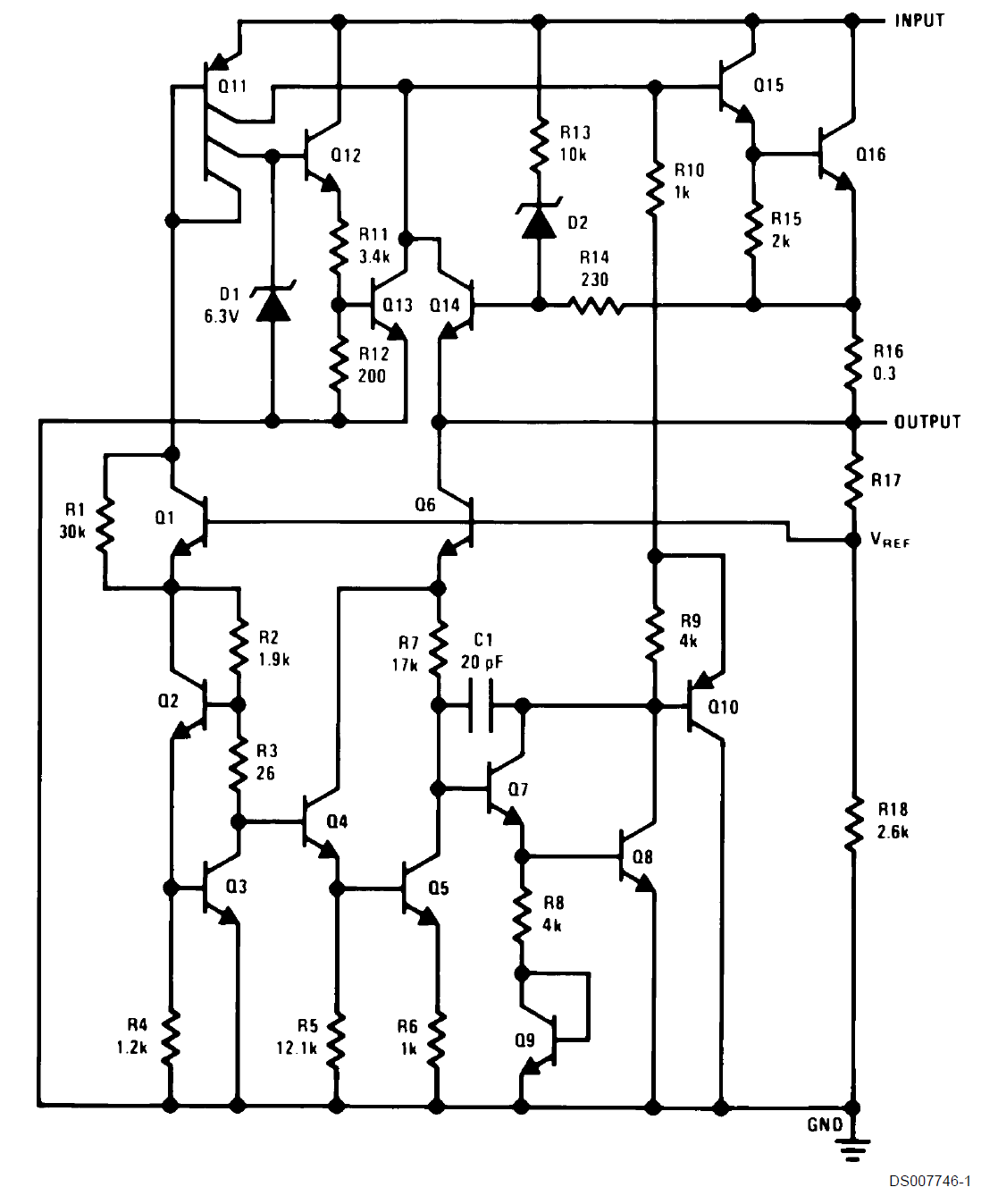
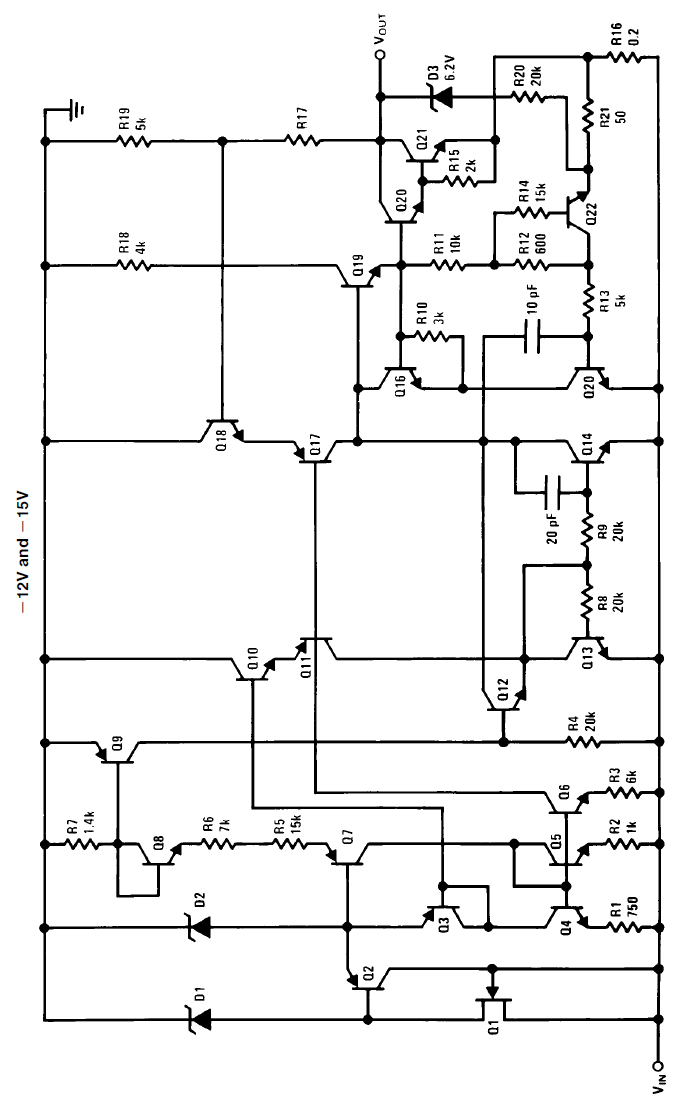
Figura 6.2.2: LM7812 

Figura 6.2.3: LM7912 

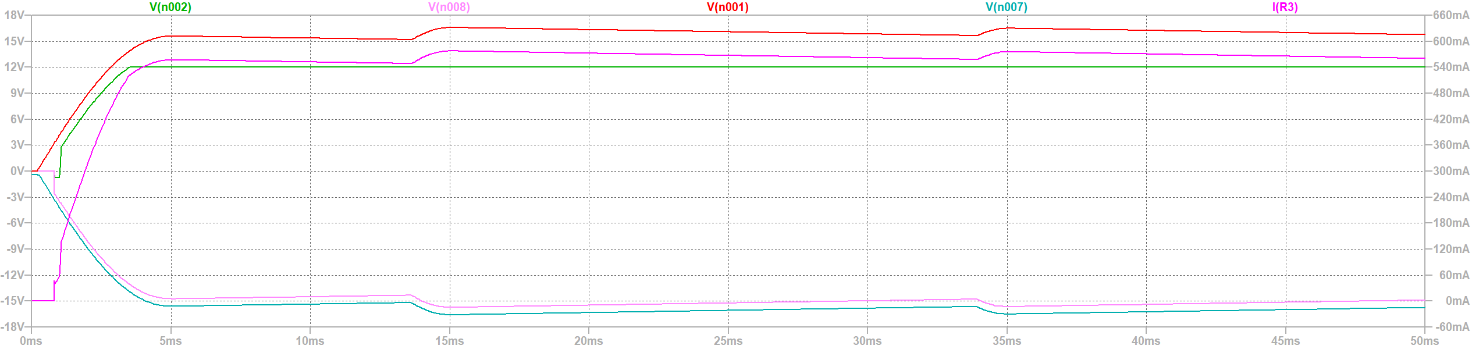
### Cálculo

Para las resistencias de led, tenemos:

|  |  |  |
| --- | --- | --- |
|  |  | (177) |

### Simulación

Figura 6.2.4: Salida regulador



**Aclaración:** la salida negativa inestable se debe al modelo simulado. Ya que no se encuentra un modelo en LTspice de los reguladores de tensión LM7812 y LM7912, estos se tuvieron que simular. Aun así, los parámetros son los esperados (pese a su inestabilidad).

### Resumen de la etapa

Figura 6.2.5: Esquemático resultante

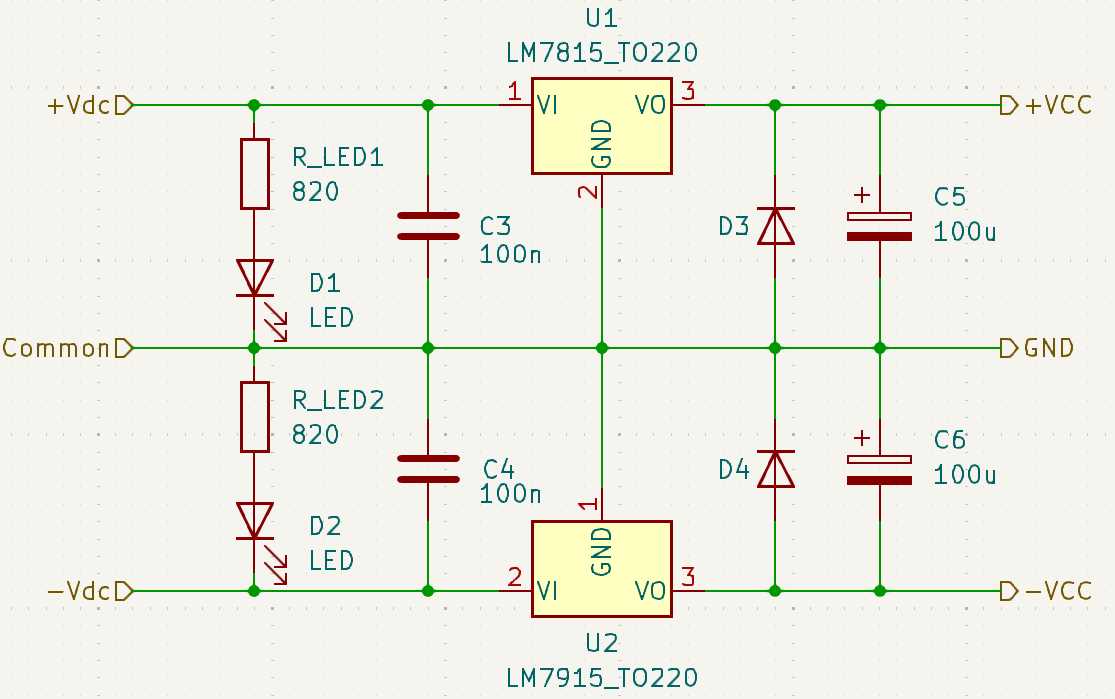


Tabla 22: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 820 Ω | (177) |
|  | 100 nF | (77) |
|  | 100 µF | (78) |

## Regulador sin IC - Simétrico

### Introducción

Un conocido y simple regulador, es el regulador de tensión en serie:

Figura 6.3.1: Regulador serie de tensión

A diagram of a circuit

AI-generated content may be incorrect.

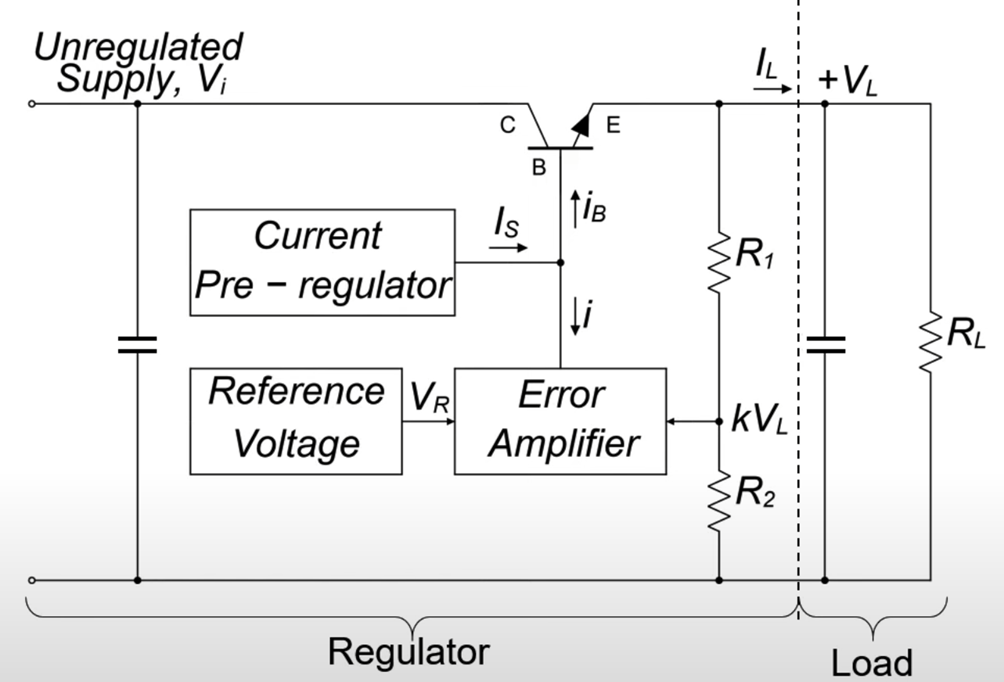
Pero este circuito tiene un problema. Sabemos que la tensión de salida será dada por la tensión del diodo Zener menos la tensión base emisor del transistor. Como resultado tendríamos un modelo como se representa en la Figura 6.3.2, pero en la práctica, el comportamiento de la juntura tiene una respuesta similar a la de un diodo, como se muestra en la Figura 6.3.3.

|  |  |
| --- | --- |
| Figura 6.3.2: Comportamiento ideal del transistor | Figura 6.3.3: Comportamiento real del transistor |

El efecto en el regulador es que a medida que la carga del regulador varía, la cantidad de corriente a través de esta también varía, y, por lo tanto, así lo hace la tensión de juntura base-emisor, haciendo que la tensión de salida sea inestable.

Para resolver este inconveniente, implementamos una red de realimentación negativa

Figura 6.3.4: Regulador serie de tensión



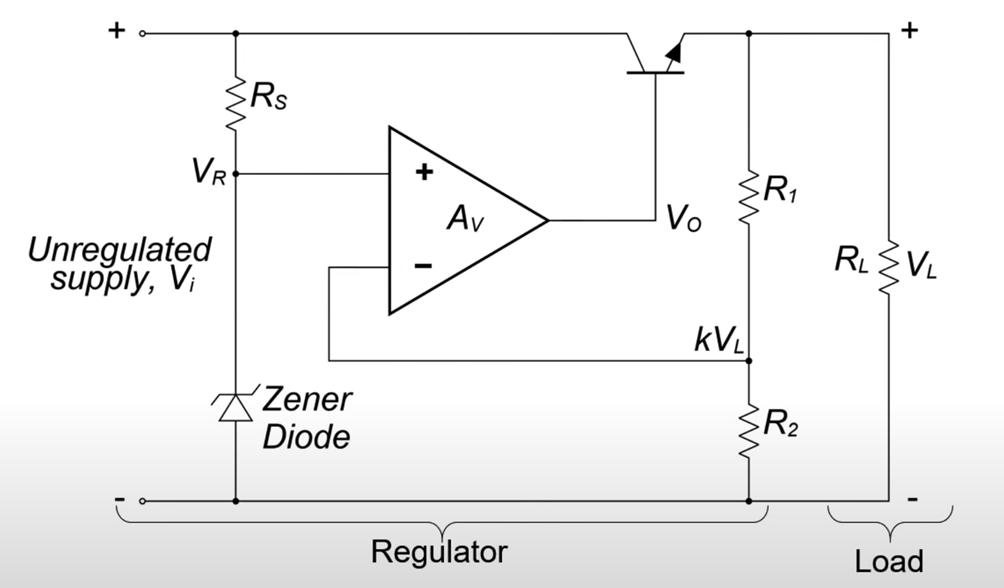
El amplificador de error es prácticamente un comparador que compara la tensión de salida con la tensión de referencia (la cuál queremos obtener a la salida). Cuando haya diferencia de voltaje, el amplificador de error modificará la corriente de base del transistor.

Respecto a las resistencias y , debemos tener como precaución de elegir valores útiles a la división de tensión, pero que no impliquen un consumo alto de corriente.

Para evitar que el transistor sature, su tensión colector-emisor debemos considerar un margen. Este margen puede ser de 3 a 5 volts. Es la diferencia entre la salida y la entrada del regulador.

Por simplicidad, implementaremos un diseño utilizando un amplificador operacional como amplificador de error, y un diodo Zener para la tensión de referencia.

Figura 6.3.5: Regulador serie de tensión



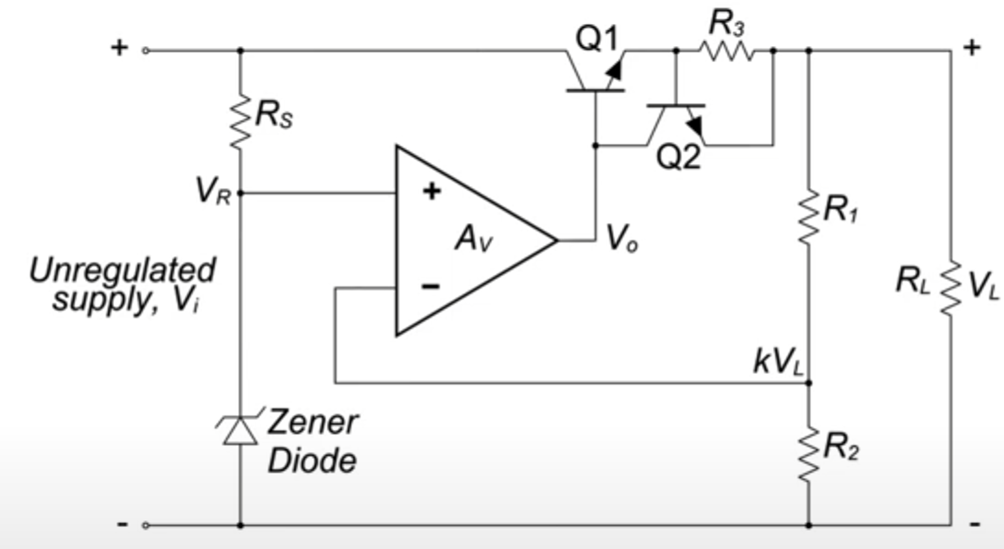
Debemos tener en cuenta precaución mencionada sobre el divisor de tensión, y también que por el diodo Zener no circule mucha corriente. Al usar un op amp, el consumo de corriente es bajo, y, por lo tanto, la corriente en no debe ser elevada.

Analizamos las situaciones posibles:

* : El amplificador está operando en el punto deseado, por lo tanto
* : El amplificador operacional aumenta su tensión de salida
* : El amplificador operacional disminuye su tensión de salida

Nos queda solucionar el caso donde la salida se cortocircuite. Para eso, agregaremos un protector de sobre corriente.

Figura 6.3.6: Regulador serie de tensión



El principio de funcionamiento es simple. Mientras que la corriente de salida sea la calculada, el segundo transistor tendrá un suministro de corriente base muy bajo, y la mayor parte de corriente circulará por el resistor. Esto es una condición de funcionamiento normal. La desventaja es que debemos considerar el valor de caída de tensión de la resistencia .

Para mantener apagado, necesitamos que se cumpla (para un transistor de silicio)

|  |  |  |
| --- | --- | --- |
|  |  | (178) |

cuando haya un aumento de la corriente de salida, aumentará y, por lo tanto, entra en funcionamiento, haciendo que la corriente de base en se reducirá, entonces lo hará la corriente de colector (corriente de salida).

### Cálculo

Primero realizaremos los cálculos para la regulación positiva, y tendremos la parte negativa de manera análoga (por simetría). Para realizar el cálculo, recordemos los datos necesarios:

|  |  |  |
| --- | --- | --- |
|  |  | (179) |
|  |  | (180) |

Asumimos que

|  |  |  |
| --- | --- | --- |
|  |  | (181) |

Comenzando por la entrada, trabajaremos con el valor mínimo de tensión de entrada

|  |  |  |
| --- | --- | --- |
|  |  | (182) |

La potencia máxima por disipar en el diodo será

|  |  |  |
| --- | --- | --- |
|  |  | (183) |
|  |  | (184) |

Para el divisor de tensión, debemos tener en cuenta que

|  |  |  |
| --- | --- | --- |
|  |  | (185) |

Tomando un valor

|  |  |  |
| --- | --- | --- |
|  |  | (186) |

resulta

|  |  |  |
| --- | --- | --- |
|  |  | (187) |

Con estos resultados, calculamos la corriente suministrada a la red de realimentación:

|  |  |  |
| --- | --- | --- |
|  |  | (188) |

Representa el 0.2% de la corriente de salida deseada.

Calculamos la potencia a disipar en el transistor:

|  |  |  |
| --- | --- | --- |
|  |  | (189) |
|  |  | (190) |

Calculamos el valor de la resistencia del circuito de protección

|  |  |  |
| --- | --- | --- |
|  |  | (191) |
|  |  | (192) |

### Simulación

Figura 6.3.7

Regulador sin IC: Salida regulador

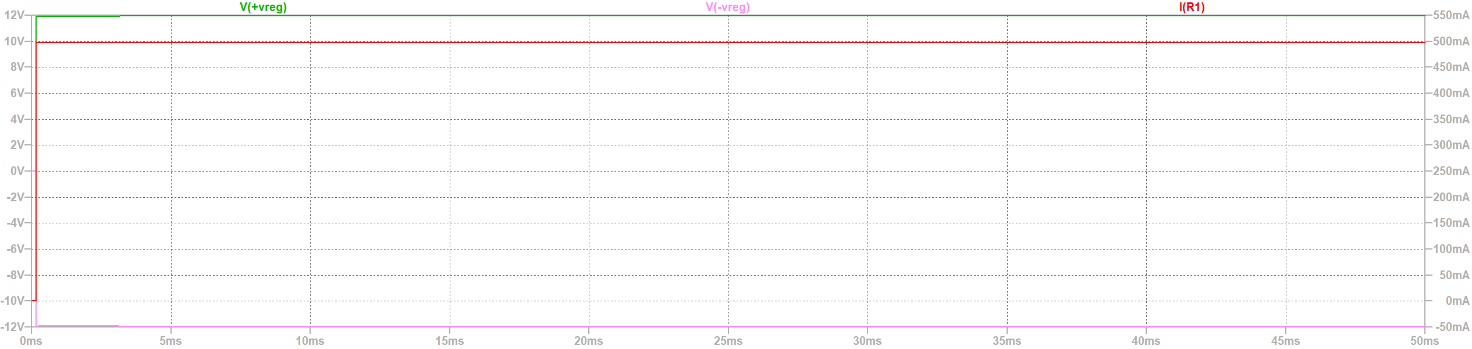


Tabla 23: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 12 | 11.94 | -0.5% |
|  | -12 | -11.94 | 0.5% |
|  | 500 | 498 | -0.4% |

### Resumen de la etapa

Figura 6.3.8: Esquemático resultante

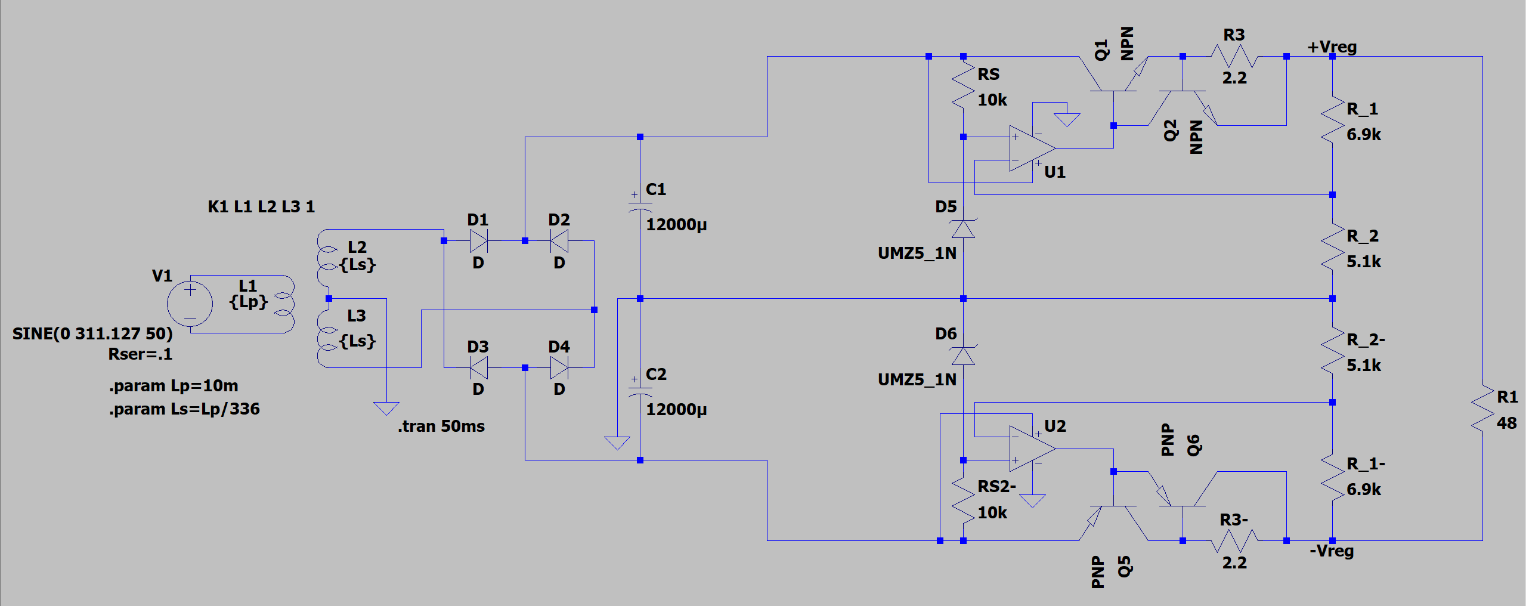


Tabla 24: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 10 kΩ | (182) |
|  | 5.1 kΩ | (186) |
|  | 6.8 kΩ + 100 Ω | (187) |
|  | 2.2 Ω | (191) |

## Regulador sin IC – 8 Volts

### Introducción

Procedemos de igual manera que con el regulador simétrico.

### Cálculo

Recordemos los datos necesarios para este regulador:

|  |  |  |
| --- | --- | --- |
|  |  | (193) |
|  |  | (194) |

Asumimos que

|  |  |  |
| --- | --- | --- |
|  |  | (195) |

Comenzando por la entrada, trabajaremos con el valor mínimo de tensión de entrada

|  |  |  |
| --- | --- | --- |
|  |  | (196) |

La potencia máxima por disipar en el diodo será

|  |  |  |
| --- | --- | --- |
|  |  | (197) |
|  |  | (198) |

Para el divisor de tensión, debemos tener en cuenta que

|  |  |  |
| --- | --- | --- |
|  |  | (199) |

Tomando un valor

|  |  |  |
| --- | --- | --- |
|  |  | (200) |

resulta

|  |  |  |
| --- | --- | --- |
|  |  | (201) |

Con estos resultados, calculamos la corriente suministrada a la red de realimentación:

|  |  |  |
| --- | --- | --- |
|  |  | (202) |

Representa el 1% de la corriente de salida deseada.

Calculamos la potencia a disipar en el transistor:

|  |  |  |
| --- | --- | --- |
|  |  | (203) |
|  |  | (204) |

Calculamos el valor de la resistencia del circuito de protección

|  |  |  |
| --- | --- | --- |
|  |  | (205) |
|  |  | (206) |

### Simulación

Figura 6.4.1

Regulador sin IC: Salida regulador



Tabla 25: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 8 | 8.06 | 0.75% |
|  | 100 | 100.77 | 0.77% |

### Resumen de la etapa

Figura 6.4.2: Esquemático resultante

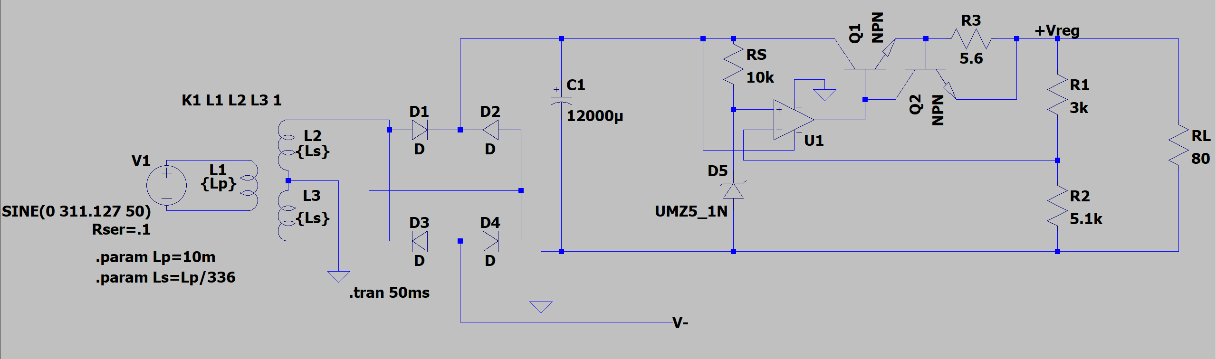


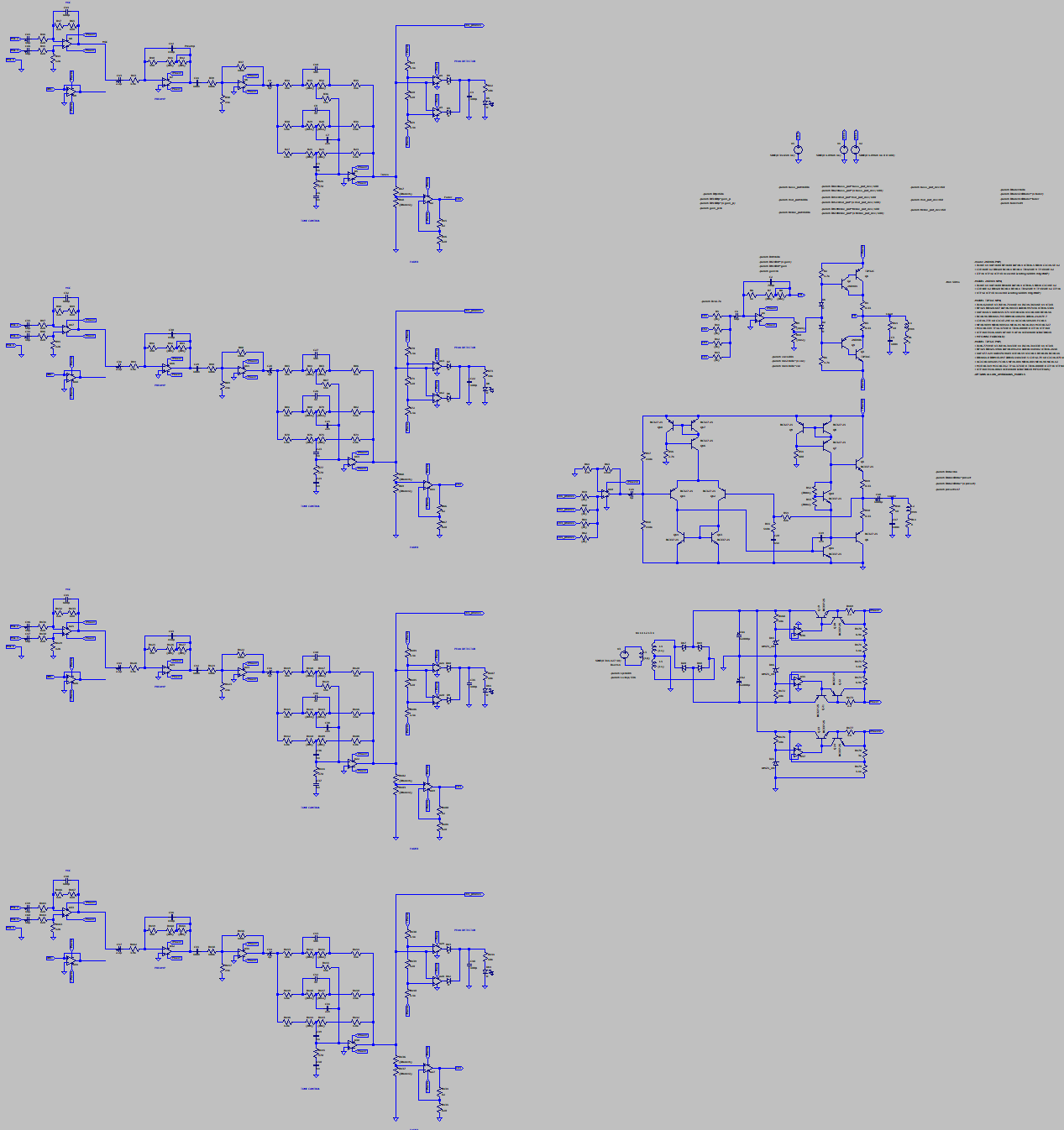
Tabla 26: Componentes de la etapa

|  |  |  |
| --- | --- | --- |
| **Componente** | **Valor** | **Número de Ecuación** |
|  | 10 kΩ | (196) |
|  | 5.1 kΩ | (200) |
|  | 1.2 kΩ + 1.8 kΩ | (201) |
|  | 5.6 Ω | (205) |

# Resultado de proyecto

## Esquemático

Presentamos a continuación el resultado final del proyecto:



## Simulación

Figura 7.2.1

Proyecto final: Salida de un canal

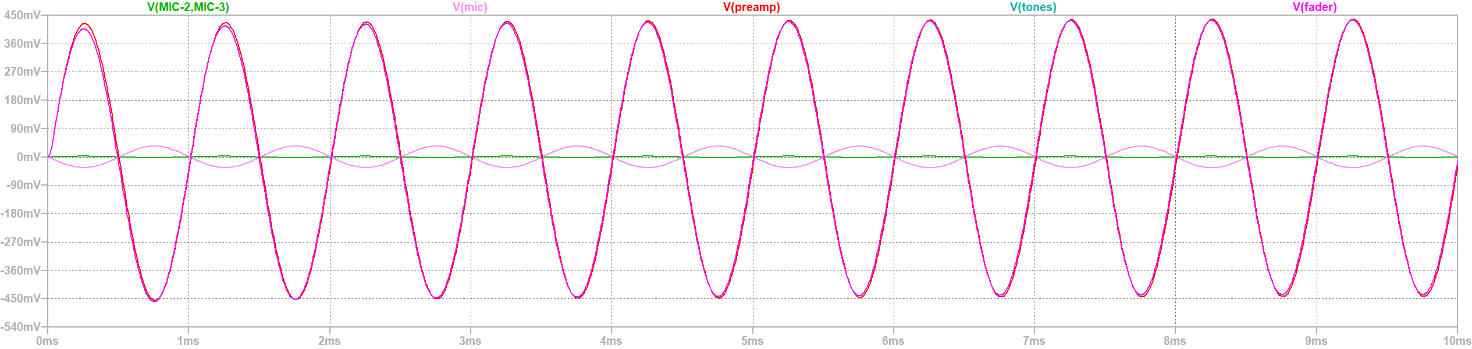


Tabla 27: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error relativo** |
|  | 34.65 | 34.48 | -0.49% |
|  | 434.16 | 447.01 | 2.96% |
|  | 434.16 | 441.79 | 1.75% |
|  | 434.16 | 442.23 | 1.86% |

Figura 7.2.2

Proyecto final: Amplificador de 3W

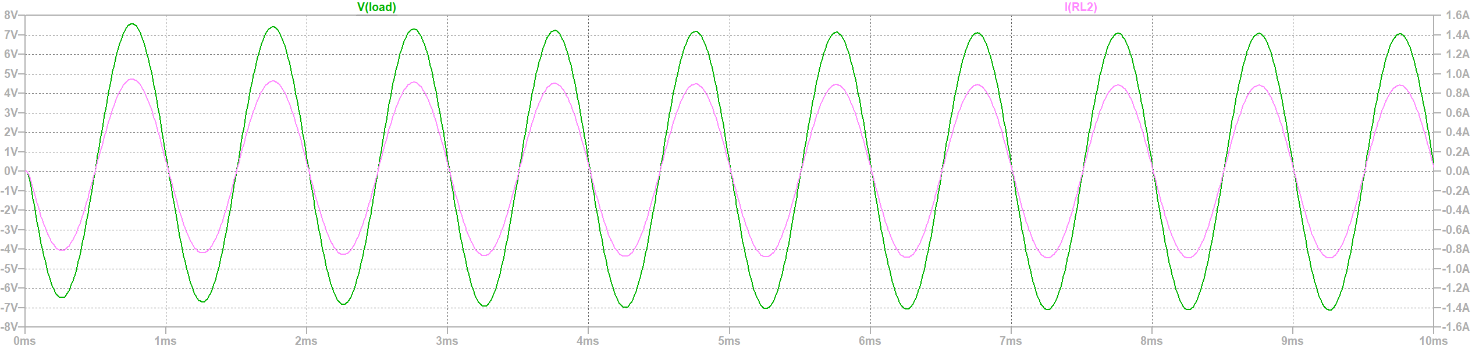


Tabla 28: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 6.93 | 7.13 | 2.89% |
|  | 870 | 890.72 | 2.38% |
|  | 3 | 3.18 | 6% |

Figura 7.2.3

Proyecto final: Amplificador 250mW



Tabla 29: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 1.99 | 2.02 | 1.51% |
|  | 250 | 252.18 | 0.87% |
|  | 250 | 254.70 | 1.88% |

Figura 7.2.4

Proyecto final: Amplificador 3W

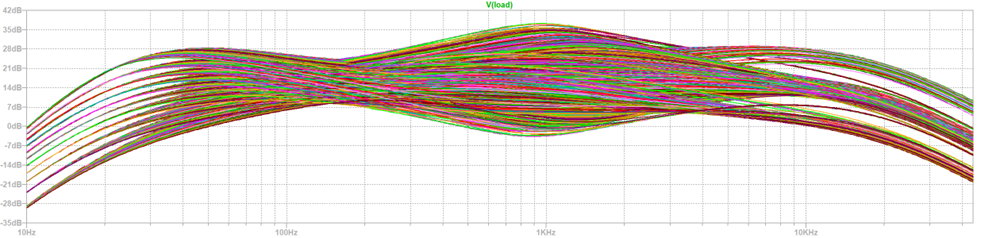


Figura 7.2.5

Proyecto final: Amplificador 250mW

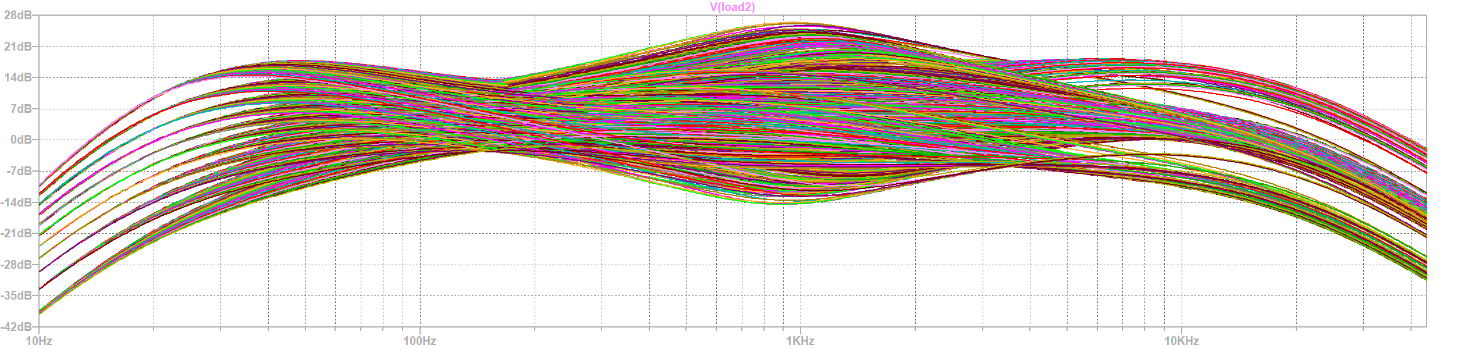


Figura 7.2.6

Proyecto final: Respuesta en frecuencia - 3W

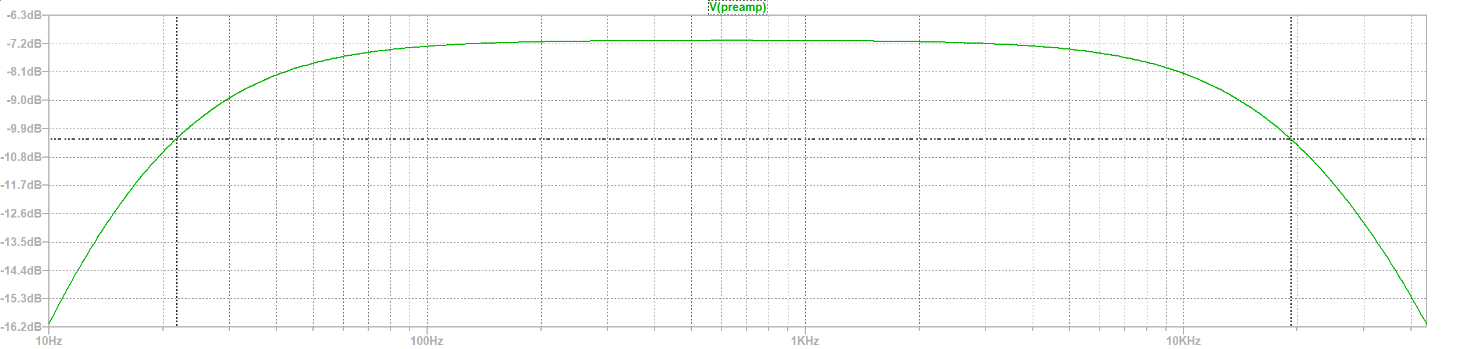


Tabla 30: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 20 | 21.75 | 8.75% |
|  | 20 | 19.21 | -3.95% |

Figura 7.2.7

Proyecto final: Respuesta en frecuencia - 3W

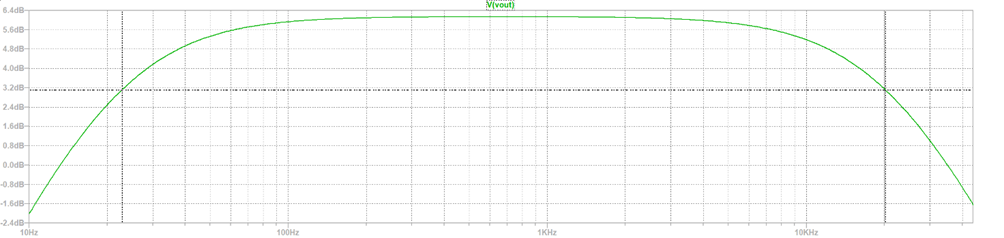
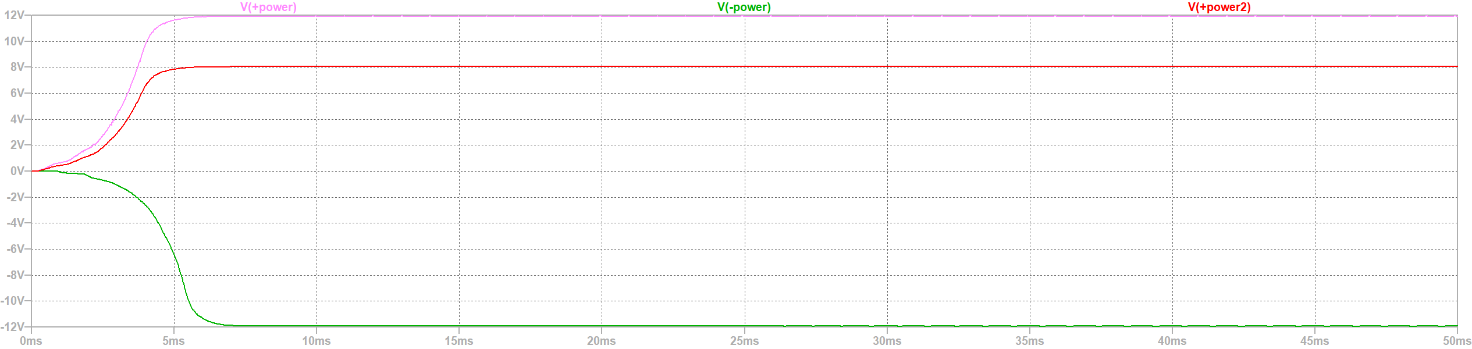


Tabla 31: Resultados simulación

|  |  |  |  |
| --- | --- | --- | --- |
| **Señal** | **Calculado** | **Simulado** | **Error** |
|  | 20 | 21.79 | 8.95% |
|  | 20 | 20.07 | 0.35% |

Figura 7.2.8

Proyecto final: Salida fuente de alimentación



## Rendimientos

### Amplificador clase AB de 3W

Obtenido por simulación, el consumo de corriente es

|  |  |  |
| --- | --- | --- |
|  |  | (207) |

El rendimiento es

|  |  |  |
| --- | --- | --- |
|  |  | (208) |
|  |  | (209) |

### Amplificador clase AB de 250mW

Obtenido por simulación, el consumo de corriente es

|  |  |  |
| --- | --- | --- |
|  |  | (210) |

El rendimiento es

|  |  |  |
| --- | --- | --- |
|  |  | (211) |
|  |  | (212) |

# Bibliografía y Referencias

1980 National Semiconductor Corp. (1980). Audio/Radio Handbook.

*3 Channel Audio Mixer Circuit*. (s.f.). Obtenido de Electro Schematics: https://www.electroschematics.com/3-channel-audio-mixer/

ACADENAS. (25 de Febrero de 2020). *Como diseñar fuente de tensión simetrica 12 y -12V con 3A (Clase 91)*. Obtenido de YouTube: https://www.youtube.com/watch?v=Ts09VScBMrs

ACADENAS. (4 de Noviembre de 2021). *How the class B and AB power amplifier (Class 57) works*. Obtenido de YouTube: https://youtu.be/iG-Kr2umHbY

Arcortex: electronica. (11 de Noviembre de 2022). *Amplificador clase AB - Análisis conceptual*. Obtenido de YouTube: https://youtu.be/xcO18-cuovA

Baker, D. (28 de Septiembre de 2020). *Controls on a Mixing Desk: An Explanation*. Obtenido de YouTube: https://www.youtube.com/watch?v=UWja2PmL1HQ

*Behringer XENYX 1622FX User Manual*. (s.f.). Obtenido de manualslib: https://www.manualslib.com/manual/454157/Behringer-Xenyx-1622fx.html

*BJT Current Source*. (2008). Obtenido de eCircuit Center: https://www.ecircuitcenter.com/Circuits\_Audio\_Amp/BJT%20Current\_Source/BJT\_Current\_Source.htm

*Design a class AB audio amplifier*. (2020). Obtenido de electronics.stackexchange: https://electronics.stackexchange.com/questions/529475/design-a-class-ab-audio-amplifier

*Differences between Mic, Line, and Instrument level*. (2024). Obtenido de Focusrite: https://support.focusrite.com/hc/en-gb/articles/115004171025-Differences-between-Mic-Line-and-Instrument-level

Elliott, R. (September de 1999). *High Quality Audio Mixer*. Obtenido de Elliott Sound Products (ESP): https://sound-au.com/project30.htm

Gupta, S. (14 de Julio de 2020). *Audio Equalizer / Tone Control Circuit with Bass, Treble and MID Frequency Control using Op-Amp*. Obtenido de circuitdigest: https://circuitdigest.com/electronic-circuits/audio-equalizer-tone-control-circuit-with-bass-treble-and-mid-frequency-control

*How to Build an Audio Mixer*. (s.f.). Obtenido de Circuit Basics: https://www.circuitbasics.com/what-are-audio-mixers/

Kaul, V. (26 de Mayo de 2021). *Line In vs. Mic In (Audio Signals Explained For Dummies)*. Obtenido de Producer Hive: https://producerhive.com/ask-the-hive/line-in-vs-mic-in/

Mixed Signals. (30 de Julio de 2021). *Preamps, Latency, Buffers, Analog to Digital Conversion // Audio Interfaces Part 3*. Obtenido de YouTube: https://www.youtube.com/watch?v=6OSLaZVVIFc

Mundo Electrónica. (23 de Agosto de 2022). *Aprendiendo desde cero sobre amplificadores clase AB | Teoría, Diseño, Práctica*. Obtenido de YouTube: https://youtu.be/lEq\_bKRIazQ

Nawazi, F. (5 de August de 2022 ). *Audio Mixer Circuit*. Obtenido de Circuits-diy: https://www.circuits-diy.com/audio-mixer-circuit/

*Non-inverting Operational Amplifier*. (s.f.). Obtenido de Electronics Tutorials: https://www.electronics-tutorials.ws/opamp/opamp\_3.html

Producer Hive. (12 de Mayo de 2022). *Audio Interface vs Preamp vs Mixer (Key Differences You Must Know)*. Obtenido de Producer Hive: https://producerhive.com/buyer-guides/audio-interfaces/audio-interface-vs-preamp/

*Push-Pull Power Amplifier with Darlington and Sziklai Transistor pairs*. (13 de Noviembre de 2023). Obtenido de YouTube: https://www.youtube.com/watch?v=866MYibo8yE

Ramirez, F. (17 de Junio de 2017). *¿Como operar una consola de sonido?* Obtenido de YouTube: https://www.youtube.com/watch?v=hGGfl6TzgXw

Sonomarcas. (13 de Agosto de 2021). *Consola Pasiva de 4 Canales, Con Interface + Reproducción de USB y Bluetooth MFX400 AudioPro*. Obtenido de YouTube: https://www.youtube.com/watch?v=j\_ktzWkornU

SRT Amplification. (30 de Agosto de 2020). *BONUS VIDEO: Balanced Inputs and Op Amps*. Obtenido de YouTube: https://www.youtube.com/watch?v=R3Ka8WTCOfQ

The AudioPhool. (25 de Noviembre de 2021). *Simple DIY Mixer w/ Op-Amps*. Obtenido de YouTube: https://www.youtube.com/watch?v=YCIcnFuRK7w

*The Differential Amplifier*. (s.f.). Obtenido de Electronics Tutorials: https://www.electronics-tutorials.ws/opamp/opamp\_5.html

Wikipedia. (11 de Diciembre de 2023). *Nivel de línea*. Obtenido de Wikipedia: https://es.wikipedia.org/wiki/Nivel\_de\_l%C3%ADnea

Xtreme Acoustics. (10 de Enero de 2022). *How to Setup your Xtreme Acoustics XAMXB4 Professional 4 Channel Live Audio Mini Mixer*. Obtenido de YouTube: https://www.youtube.com/watch?v=H9ldVAt\_qsA