

PROG 5 Projet 2021-2022

Fonctionnalités Implémentées et Manquantes

Kimberly Beauvais, Xuan Li, Nathaniel Tobing
Hugo Roger, Emilien Maillard-Simon, Théo Lanneau

13 janvier 2022

Phase 1 : ./readelf

Implémentées :

- Affichage de l'en-tête
- Affichage de la table des sections et des détails relatifs à chaque section
- Affichage du contenu d'une section
- Affichage de la table des symboles et des détails relatifs à chaque symbole
- Affichage des tables de réimplantation et des détails relatifs à chaque entrée

Manquantes :

- Possibilité de mettre plusieurs fichiers binaires à lire dans les arguments

Phase 2 : ./relocation

Implémentées :

- Renumérotation des sections
- Correction des symboles
- Réimplantations de type R_ARM_ABS*
- Réimplantations de type R_ARM_JUMP24 et R_ARM_CALL
- Production d'un fichier ELF binaire modifiée

Manquantes :

- Possibilité de mettre plusieurs fichiers binaires à lire dans les arguments
- Interfaçage avec le simulateur ARM
- Production d'un vrai fichier exécutable non relogeable