时序逻辑电路的分析步骤如下：

1. 了解时序逻辑电路的功能和输入输出特性，确定电路的触发方式。

2. 确定电路中的触发器、寄存器等时序元件，并根据它们的时序特性画出电路的状态转移图或状态表。

3. 画出电路的逻辑图，并根据状态转移图或状态表进行分析，得到电路的逻辑功能方程或状态转移方程。

4. 对电路的逻辑功能方程或状态转移方程进行化简和优化，减少器件的数量和复杂度。

5. 进行时序分析，检验电路是否满足时序要求，如最小脉冲宽度、最大时序延时等。

6. 根据实际应用场景，进行性能测试和仿真分析。