内存一般采用半导体存储单元，主要包括以下几个部分：

1. 存储单元：用来存储数据的芯片组成部分，主要由一个个存储单元组成，每个存储单元可以存储一位二进制数据。

2. 地址译码器：地址译码器的主要作用是将CPU发送过来的地址信号翻译成内存中的存储单元地址，以便于读写内存。

3. 数据总线：用于CPU和内存之间传输数据的总线，这个总线同时也可以与其它的设备连接，如硬盘、显卡等。

4. 控制线：控制线是CPU对内存的控制信号，例如读写控制信号、时序信号等，用于控制内存的读写操作。

5. 刷新电路：半导体内存由于存储单元采用的是电容，会逐渐失去所存储的数据，因此需要定期进行刷新操作，以保持内存中存储的数据不丢失。