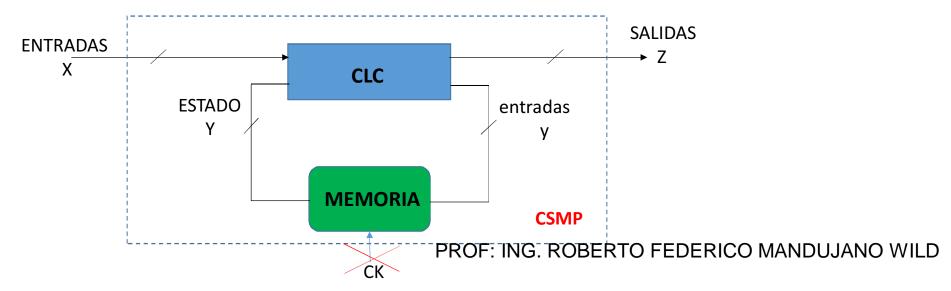
VII.-CIRCUITOS SECUENCIALES MODO PULSO (CSMP)

1.- INTRODUCCION.

Para entender que es un **Circuito Secuencial Modo Pulso (CSMP)**, es necesario tener bien claros los conceptos de los Circuitos Secuenciales **Modo Reloj** o Circuitos Secuenciales Síncronos. Los Circuitos Secuenciales Síncronos cambian de estado solo cuando se presenta un pulso de reloj y solo cambian una vez por pulso. Las señales de la lógica combinacional son niveles uno o cero, y pueden cambiar en cualquier instante dependiendo de las entradas, no así las Variables de Estado que solo cambian con el pulso de reloj.

Los **CSMP** no tienen una línea de reloj independiente que sincronice el cambio de estados, sin embargo este cambio de estados deberá de coincidir con un pulso de entrada, por lo que existirán restricciones en la presencia y en la duración de los pulsos de entrada y en el funcionamiento del circuito secuencial.



Las características principales de los **CSMP** son:

- 1.- Los pulsos de entrada deben de ser lo suficientemente anchos para disparar un Flip Flop (podemos utilizar FF's Master Slave).
- 2.- No se pueden producir dos pulsos de entrada separados en el tiempo por un período menor que el correspondiente a la velocidad máxima de respuesta de un FF.
- 3.-Debido a la condición anterior no pueden existir entradas simultáneas, puesto que cada entrada dispara un estado.

De acuerdo a las características anteriores, la **Tabla de Estados** de un **CSMP** sería, por ejemplo:

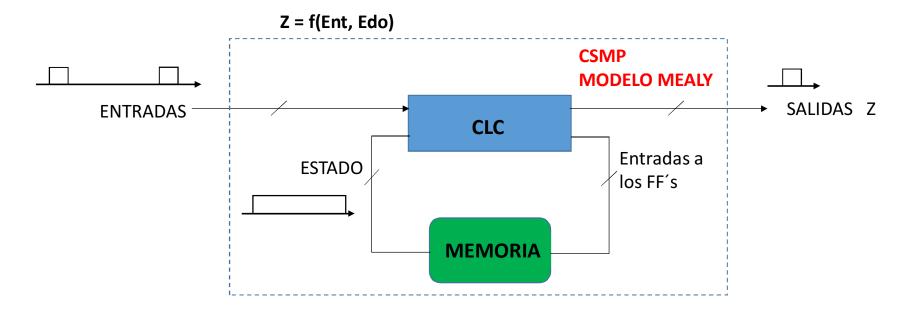
	ESTADO SIGUIENTE			
ESTADO PRESENTE	Α	В	С	
q	q	q	q	
q	-	q 2	q 3	
q 2	-	-	q 2	
q 3	q 3	q ³	q o	

OJO: En esta Tabla podemos observar que las entradas A, B, C, solo se pueden dar una a la vez, y corresponde a las combinaciones 100, 010 y 001; en donde a diferencia de los Circuitos Secuenciales Síncronos si tenemos 3 entradas tenemos 8 posibilidades, desde la combinación 000, hasta la 111.

2.- CLASIFICACION:

Los **CSMP** se clasifican en:

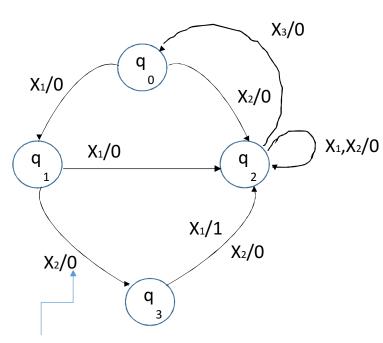
a) Circuitos Secuenciales Modo Pulso **Modelo Mealy** en donde tanto las entradas como las salidas son pulsos, y las salidas son función de las entradas y los estados, esto es:



PROF: ING. ROBERTO FEDERICO MANDUJANO WILD

En los Circuitos Secuenciales Modo Pulso **Modelo Mealy** el Diagrama de Estados y la Tabla de Estados serían de la forma:

DIAGRAMA DE ESTADOS



La Salida depende de las entradas

NOTA: LOS CIRCUITOS SECUENCIALES MODO RELOJ SON UN SUBCONJUNTO DE LOS CSMP MODELO MEALY

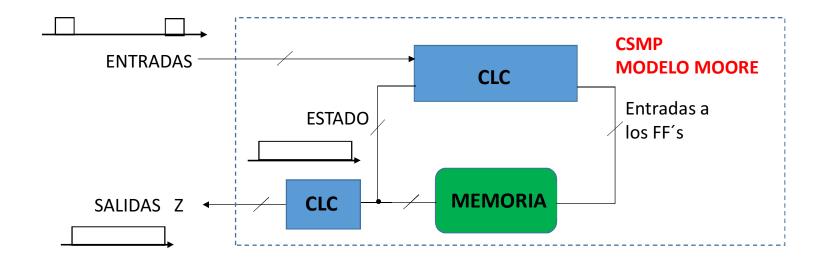
TABLA DE ESTADOS

	ESTADO SIGUIENTE				
ESTADO PRESENTE	X 1	X 2	X 3		
q	q 1/0	q ²/0	-		
q	q 2/0	q ₃/0	-		
q	q ²/0	q ²/0	q ∘/0		
q 3	q ²/1	q ²/0	-		

Las Entradas X₁, X₂ y X₃ solo se pueden dar una a la vez

b) Circuitos Secuenciales Modo Pulso **Modelo Moore** en donde las entradas son pulso y las salidas nivel, y las salidas son función exclusivamente de los estados, esto es:

$$Z = f(Edo)$$



En los Circuitos Secuenciales Modo Pulso **Modelo Moore** el Diagrama de Estados y la Tabla de Estados serían de la forma:

DIAGRAMA DE ESTADOS

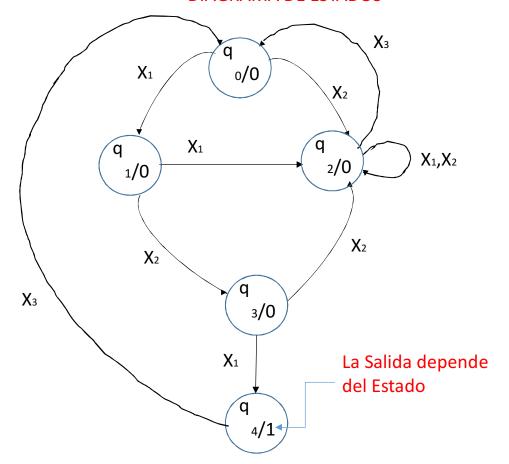


TABLA DE ESTADOS

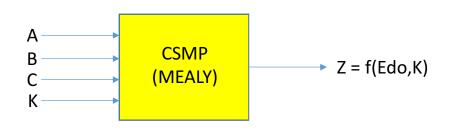
FNIT	ESTADO SIGUIENTE			SALIDA
ESTADO ENT PRESENTE	X1	X2	Х3	Z
q	q	q 2	-	0
q	q	q 3	-	0
q	q 2	q	q	0
q	q 4	q	-	0
q 4	-	-	q	1

Las Entradas X₁, X₂ y X₃ solo se pueden dar una a la vez

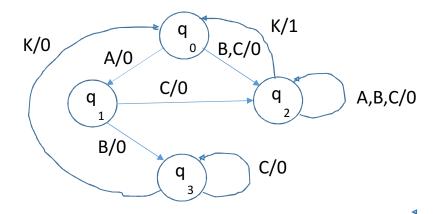
PROF: ING. ROBERTO FEDERICO MANDUJANO WILD

EJEMPLO 1: DISEÑAR UN CSMP QUE DETECTE ERROR EN UNA SECUENCIA DE ENTRADA A, B, C. AL TERMINAR LA SECUENCIA EXISTE UNA CUARTA ENTRADA K QUE RESTAURA EL CIRCUITO Y PROPORCIONA LA INFORMACION RESPECTO A LA SECUENCIA (LAS ENTRADAS SOLO SE PUEDEN DAR UNA VEZ*)

PRIMER PASO (DETERMINAR EL MODELO MEALY O MOORE)



SEGUNDO PASO (DIAGRAMA DE ESTADOS)



TERCER PASO (TABLA DE ESTADOS)

ENT	ESTADO SIGUIENTE					
ENT ESTADO PRESENTE	Α	В	С	K		
q	q ¹/0	q ²/0	q ²/0	-		
q	-	q ³/0	q 2/0	-		
q	q ²/0	q ²/0	q ²/0	q ∘/1		
q	-	-	q ₃/0	q ∘/0		

*LA PRESENCIA DE LAS ENTRADAS LAS DETERMINA UN SISTEMA EXTERIOR, AJENO AL CSMP

PROF: ING. ROBERTO FEDERICO MANDUJANO WILD SEXTO PASO (FUNCIONES BOOLEANASF)

PARA FF 0

CUARTO PASO (TABLA DE TRANSICION)

ENT	(Y1, Y0)t+1			S	ALII	DA	Z	
(Y1, Y0)t	Α	В	С	K	Α	В	С	K
0 0	0 1	1 1	1 1	-	0	0	0	-
0 1	-	1 0	1 1	-	-	0	0	-
1 1	1 1	1 1	1 1	0 0	0	0	0	1
1 0	-	-	1 0	0 0	-	-	0	0

QUINTO PASO (SELECCIÓN DEL TIPO DE FF)

Qt—	- Q⊤+1	S	R
0	0	0	Χ
0	1	1	0
1	0	0	1
1	1	Χ	0

OJO 1: LOS CSMP SE IMPLEMENTAN CON FF's RS ASINCRONOS (NO TIENEN RELOJ)

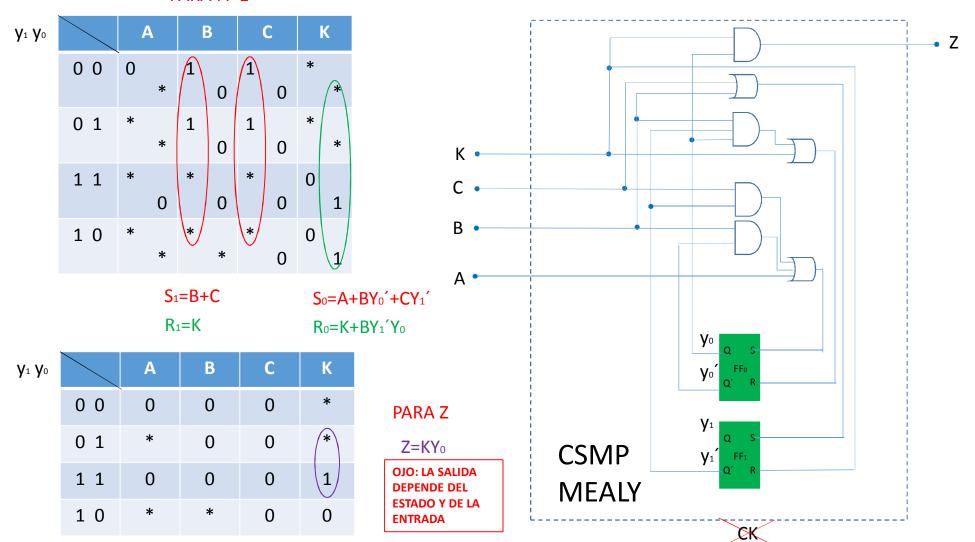
0100 0010 0001 1000 K **y**₁ **y**₀ 0 0 0 0 0 1 * (1)0 * 0 1 1 0 0 1 1 0

 $S_0=A+BY_0'+CY_1'$ $R_0=K+BY_1'Y_0$

OJO 2: LAS COLUMNAS EQUIVALEN A LAS COMBINACIONES 1000 (A), 0100 (B), 0010 (C) Y 0001 (K) Y POR LO TANTO NO SON ADIACENTES Y SE MINIMIZA POR COLUMNA

PROF: ING. ROBERTO FEDERICO MANDUJANO WILD PARA FF 1

SEPTIMO PASO (IMPLEMENTACION)



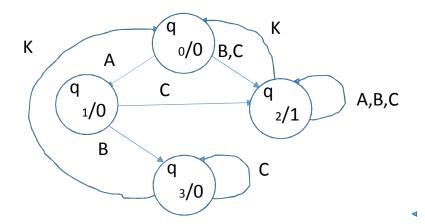
PROF: ING. ROBERTO FEDERICO MANDUJANO WILD

EJEMPLO 1: DISEÑAR UN CSMP QUE DETECTE ERROR EN UNA SECUENCIA DE ENTRADA A, B, C. EN DONDE EXISTE UN ESTADO DE ERROR, AL TERMINAR LA SECUENCIA EXISTE UNA CUARTA ENTRADA K QUE RESTAURA EL CIRCUITO (LAS ENTRADAS SOLO SE PUEDEN DAR UNA VEZ*)

PRIMER PASO (DETERMINAR EL MODELO MEALY O MOORE)



SEGUNDO PASO (DIAGRAMA DE ESTADOS)



TERCER PASO (TABLA DE ESTADOS)

		ESTADO SIGUIENTE			
ESTADO ENT PRESENTE	А	В	С	K	Z
q	q	q	q	-	0
q	-	q	q	-	0
q	q	q	q	q	1
q 3	-	-	q	q	0

*LA PRESENCIA DE LAS ENTRADAS LAS DETERMINA UN SISTEMA EXTERIOR, AJENO AL CSMP

CUARTO PASO (TABLA DE TRANSICION)

ENT	(Y1, Y0)t+1			SALIDA	
(Y1, Y0)t	Α	В	С	K	Z
0 0	0 1	1 1	1 1	-	0
0 1	-	1 0	1 1	-	0
1 1	1 1	1 1	1 1	0 0	1
1 0	-	-	1 0	0 0	0

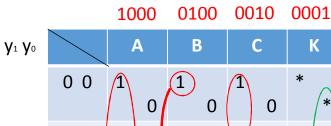
QUINTO PASO (SELECCIÓN DEL TIPO DE FF)

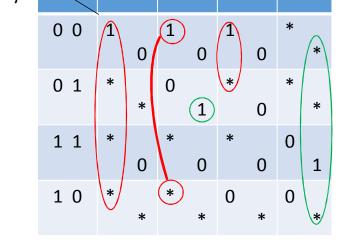
Qt—	$Qt \longrightarrow QT+1$		R
0	0	0	Χ
0	1	1	0
1	0	0	1
1	1	Χ	0

OJO 1: LOS CSMP SE IMPLEMENTAN CON FF's RS ASINCRONOS (NO TIENEN RELOJ)

PROF: ING. ROBERTO FEDERICO MANDUJANO WILD **SEXTO PASO (FUNCIONES BOOLEANASF)**

PARA FF 0



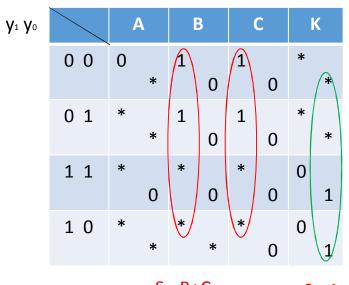


 $S_0=A+BY_0'+CY_1'$ $R_0=K+BY_1'Y_0$

OJO 2: LAS COLUMNAS EQUIVALEN A LAS COMBINACIONES 1000 (A), 0100 (B), 0010 (C) Y 0001 (K) Y POR LO TANTO NO SON ADIACENTES Y SE MINIMIZA POR COLUMNA

PROF: ING. ROBERTO FEDERICO MANDUJANO WILD PARA FF 1

SEPTIMO PASO (IMPLEMENTACION)



 $S_1=B+C$

 $R_1=K$

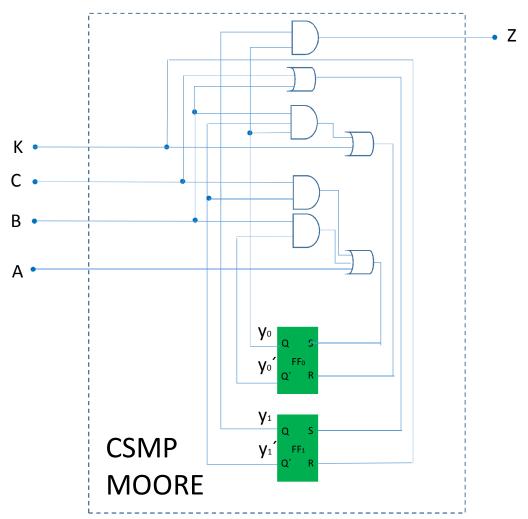
 $S_0=A+BY_0'+CY_1'$

 $R_0=K+BY_1'Y_0$

PARA Z

 $Z=Y_1Y_0$

OJO: LA SALIDA SOLO DEPENDE DEL ESTADO



This document was created with Win2PDF available at http://www.win2pdf.com. The unregistered version of Win2PDF is for evaluation or non-commercial use only. This page will not be added after purchasing Win2PDF.