

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Fraion Luis Luongo	3		25/19/2024

Title: Arquitecturas de CPU low orígen Risc V

Keyword

- CPU
- ISA
- RISC

Topic: Arquitectura de CPU

- ¿Qué es?

Es el diseño conceptual y la estructura operacional fundamental de un sistema de computadoras. Este es un modelo y una descripción funcional de los requerimientos y las implementaciones de diseño para varias partes de una computadora. Con especial interés en las formas de que el CPU trabaja internamente y accede a las direcciones de memoria.

Questions

- Risc V

Es una arquitectura de conjunto de instrucciones (ISA) basada en el principio de "Reduced Instruction Set Computing" (RISC). Fue diseñada para ser simple, flexible y eficiente, con el objetivo de facilitar su implementación en una amplia gama de dispositivos. A diferencia de los mayores, este siendo de libre uso.

Summary:

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Franco Luis Lirango	4		25/9/2024

Title: Arquitecturas de CPU low cost Risc-V

Keyword

Topic: Características de Risc V

- Es una arquitectura de código abierto → Esto puede ser usada por cualquiera sin necesidad del pago de una licencia o regalías.
- Al ser una versión no comercial se añade simplicidad.
- La base y las primeras extensiones se han congelado por lo que no hay que preocuparse por actualizaciones importantes en la arquitectura.
- Risc-V permite agregar funciones específicas según las extensiones.

Questions

Summary: