

Тест начат Пятница, 17 февраля 2023, 19:31

Состояние Завершены

Завершен Пятница, 17 февраля 2023, 19:51

**Прошло
времени** 19 мин. 53 сек.

Баллы 4,67/8,00

Оценка 2,33 из 4,00 (58%)

Вопрос **1**

Неверно

Баллов: 0,00 из 1,00

Что такое косвенная адресация (с точки зрения архитектуры x86)?

- ☐ a. Способ адресации памяти, при котором адрес памяти, к которому нужно обратиться, находится в другом регистре
- ☒ b. Способ адресации памяти, когда в команде явно не указывается адрес памяти, по которому нужно обратиться, но предполагается что этот адрес находится в некотором предопределенном (для данной инструкции) регистре ✗
- ☐ c. Способ адресации памяти, при котором адрес памяти, к которому нужно обратиться, находится в другой ячейке памяти

Вопрос **2**

Неверно

Баллов: 0,00 из 1,00

Дан набор кодовых слов: 1010, 000, 11. Определите, является ли этот код кодом Хаффмана и почему?

- ☐ a. нет. В коде Хаффмана две самых длинных кодовых комбинации имеют одинаковую длину
- ☒ b. нет. Данный код не обладает свойством однозначности и мгновенности декодирования (как код Хаффмана) ✗
- ☐ c. на данный вопрос нельзя дать однозначный ответ, не зная способ построения этого кода
- ☐ d. да. В коде Хаффмана все кодовые комбинации имеют разную длину

Вопрос **3**

Верно

Баллов: 1,00 из 1,00

Что такое таблица векторов прерываний с точки зрения архитектуры процессора Intel x86?

- ☐ a. Неизменяемая область памяти фиксированного размера, размещенная в определенной области адресного пространства и содержащая программный код обработчиков прерываний
- ☐ b. Неизменяемая область памяти произвольного размера, размещенная в определенной области адресного пространства и содержащая программный код обработчиков прерываний
- ☒ c. Изменяемая область памяти фиксированного размера, размещенная в определенной области адресного пространства и содержащая перечень адресов обработчиков прерываний ✓
- ☐ d. Изменяемая область памяти фиксированного размера, размещенная в произвольной области адресного пространства и содержащая перечень адресов обработчиков прерываний
- ☐ e. Изменяемая область памяти фиксированного размера, размещенная в определенной области адресного пространства и содержащая программный код обработчиков прерываний
- ☐ f. Неизменяемая область памяти фиксированного размера, размещенная в определенной области адресного пространства и содержащая перечень адресов обработчиков прерываний

Вопрос **4**

Верно

Баллов: 1,00 из 1,00

Укажите все инструкции, которые могут использоваться при выходе из подпрограммы для очистки стека от 4 "верхних" слов по 2 байта каждое.

- ☒ a. ret 8 ✓
- ☒ b. sub SP, 8 ✗
- ☐ c. ret 4
- ☐ d. add BP, 8
- ☒ e. add SP, 8 ✓
- ☐ f. mov BP, SP
- ☐ g. add BP, 4
- ☐ h. iret 4
- ☐ i. sub BP, 8
- ☐ j. sub SP, 4

Вопрос **5**

Частично правильный

Баллов: 0,67 из 1,00

Укажите все утверждения, справедливые для строковых примитивов

- ☐ a. Строковые примитивы позволяют работать с памятью без использования регистров косвенной или индексной адресации
- ☐ b. Строковые примитивы используются для загрузки, пересылки, сохранения и сравнений значений
- ☒ c. Эффективность строковых примитивов обеспечивается за счет совмещения доступа к памяти и изменения значения указателя ✓
- ☒ d. Разрядность данных, обрабатываемых одной такой командой, определяется суффиксом инструкции (b, w, d) ✓
- ☐ e. Строковые примитивы используются для пересылки (записи, сравнения) нескольких последовательных значений памяти. Количество действий определяется значением регистра счетчика CX.

Вопрос **6**

Верно

Баллов: 1,00 из 1,00

Укажите все атрибуты, которые соответствуют понятию "тип переменной" в языках программирования C/C++.

- ☒ a. перечень допустимых операций ✓
- ☐ b. адрес в памяти
- ☐ c. имя
- ☐ d. приоритет выполняемых операций
- ☒ e. размер занимаемой памяти ✓

Вопрос **7**

Верно

Баллов: 1,00 из 1,00

Что такое "спрятанный бит" (hidden bit) в формате представления ПЗ-чисел IEEE-754 ?

- ☐ a. Один двоичный разряд слева от двоичной точки, который остается в процессе нормализации числа. Значение разряда всегда равно 1 и поэтому он не хранится в машинном представлении числа.
- ☐ b. Не более одного двоичного разряда, который может формироваться в процессе нормализации числа. Значение разряда может либо храниться, либо не храниться в зависимости от своего значения
- ☒ c. Один двоичный разряд слева от двоичной точки, который остается в процессе нормализации числа. Значение разряда (0 или 1) хранится в машинном представлении числа. ✓

Вопрос **8**

Неверно

Баллов: 0,00 из 1,00

Какая альтернатива есть у VLIW-архитектуры?

- ☐ a. Гарвардская архитектура
- ☐ b. Архитектура фон Неймана
- ☐ c. RISC-архитектура
- ☒ d. CISC-архитектура
- ☐ e. суперскалярная архитектура



[◀ Входной контроль \(вводная, тестовые данные для Практики\)](#)

Перейти на...

[Входной контроль - Практика-1 \(МОП\) ▶](#)