Imagen que contiene dibujo, señal, reloj

Descripción generada automáticamente

**ING. EN COMPUTACIÓN**

**PROFESOR: JORGE ERNESTO LOPEZ ARCE DELGADO**

**CICLO ESCOLAR: 2021A**

**SEMINARIO DE SOLUCIÓN DE PROBLEMAS DE ARQUITECTURA DE COMPUTADORAS D12**

**CARLOS ARTURO GONZÁLEZ RAMÍREZ: *DOCUMENTACION***

**FELIX EDUARDO ESTRADA HUERTA: *CODIGO***

**JUAN JOSE ORTEGA MORALES: *PROJECT MANAGER***

**PROYECTO FINAL FASE I**

**CARACTERISTICAS GENERALES DEL PROCESADOR MIPS DE 32 BITS**

Un procesador MIPS es toda una familia de microprocesadores de arquitectura RISC. Es utilizado en Windows CE, routers Cisco, en la Nintendo 64, PlayStation, PlayStation 2 y PlayStation Portable.

***Organización de un MIPS***

* Unidad Aritmética y Lógica (ALU).
* Unidad Aritmética entera, operaciones de multiplicación y división.
* Unidad Punto Flotante.
* Coprocesador dedicado al manejo de memoria caché y virtual.

La arquitectura MIPS requiere que el software implemente algunas limitaciones en el diseño que está normalmente considerado parte de la implementación del hardware. Este papel presenta resultados experimentales en la efectividad de este procesador como un programa anfitrión.

**SET DE INSTRUCCIONES**