

## Erster Test EF Digitaltreiber DJ1MR

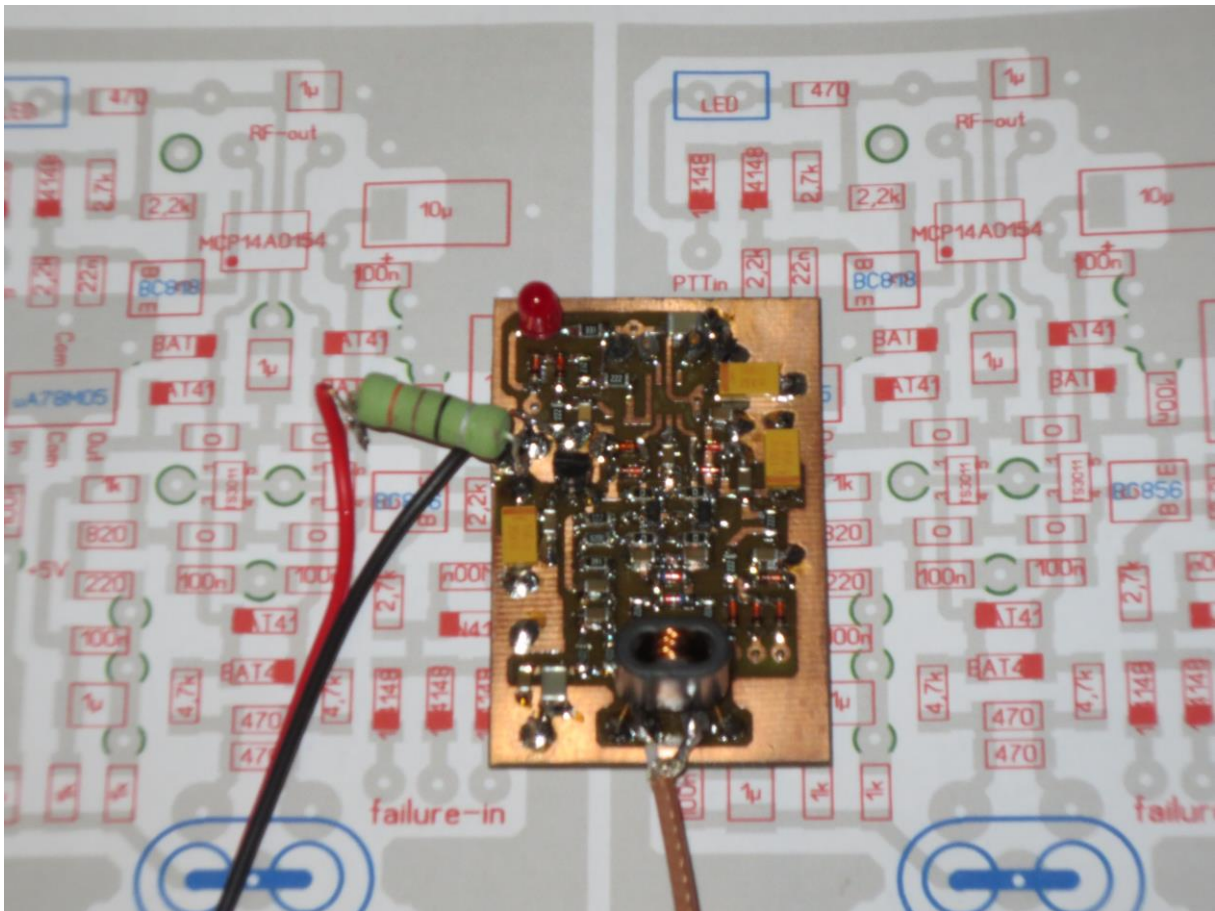


Abbildung 1: EF Digitaltreiber, der MCP Ausgangstreiber und die beiden Transistoren sind im Zulauf und kommen am Donnerstag

## Aktueller Schaltplan

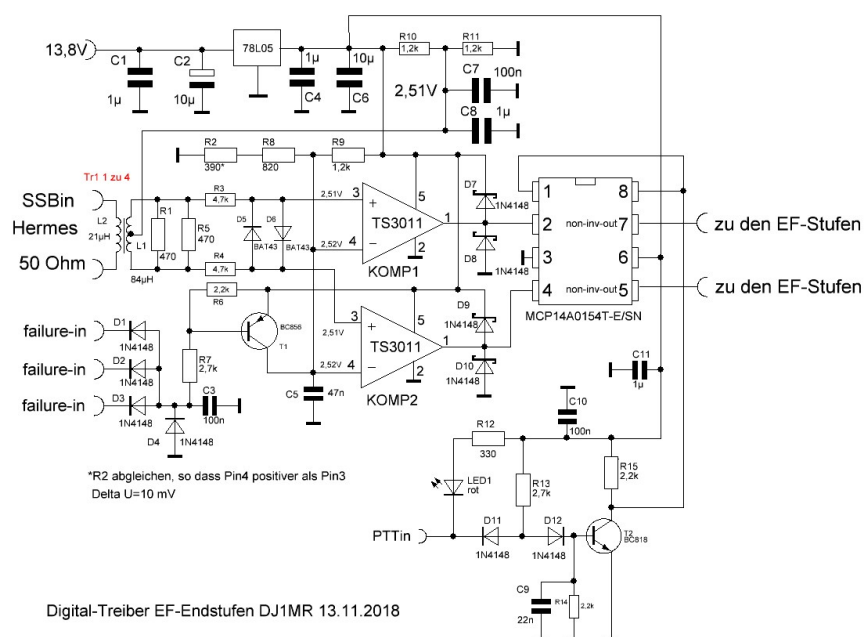
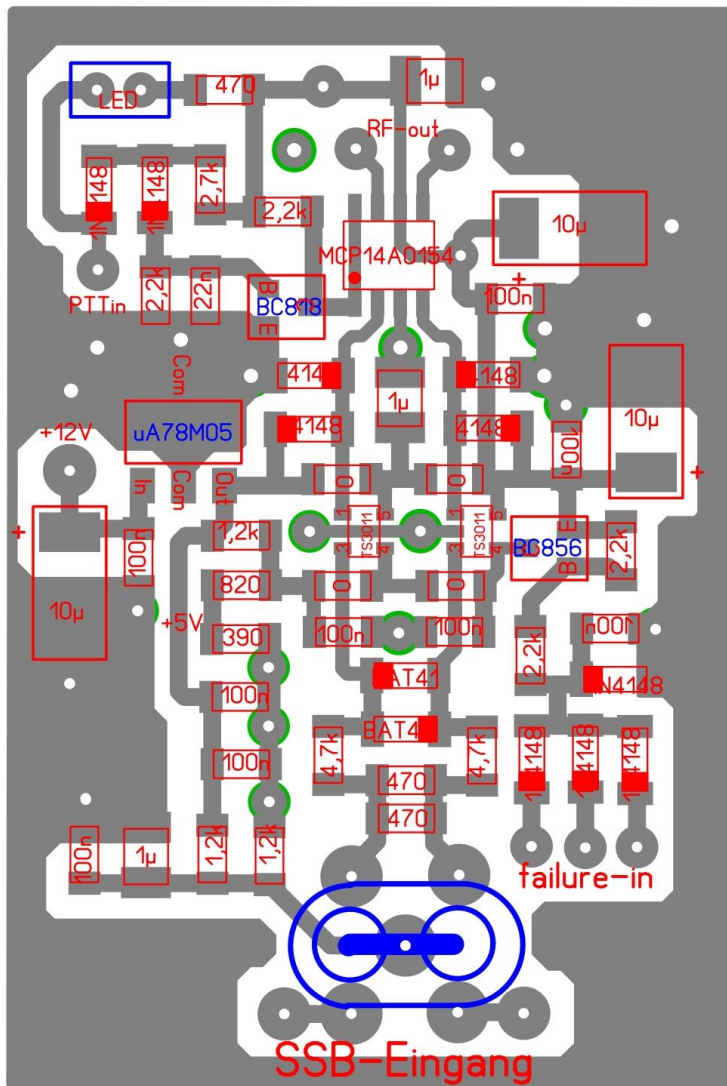


Abbildung 2: Aktueller Schaltplan



40 x 60 mm

Abbildung 3: Aktuelles Layout

Rechteckimpulse 160 bis 10 Meter

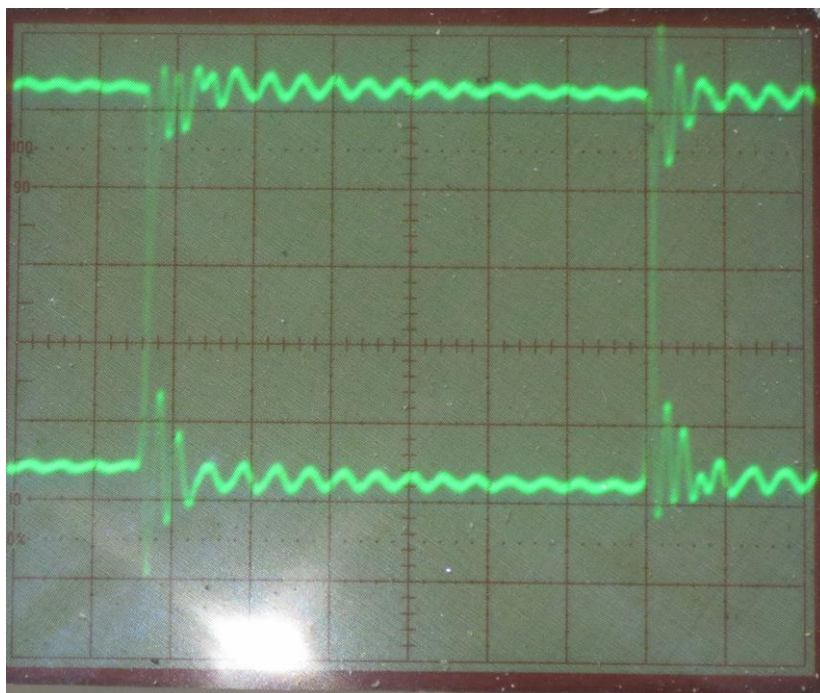


Abbildung 4: 160 Meter

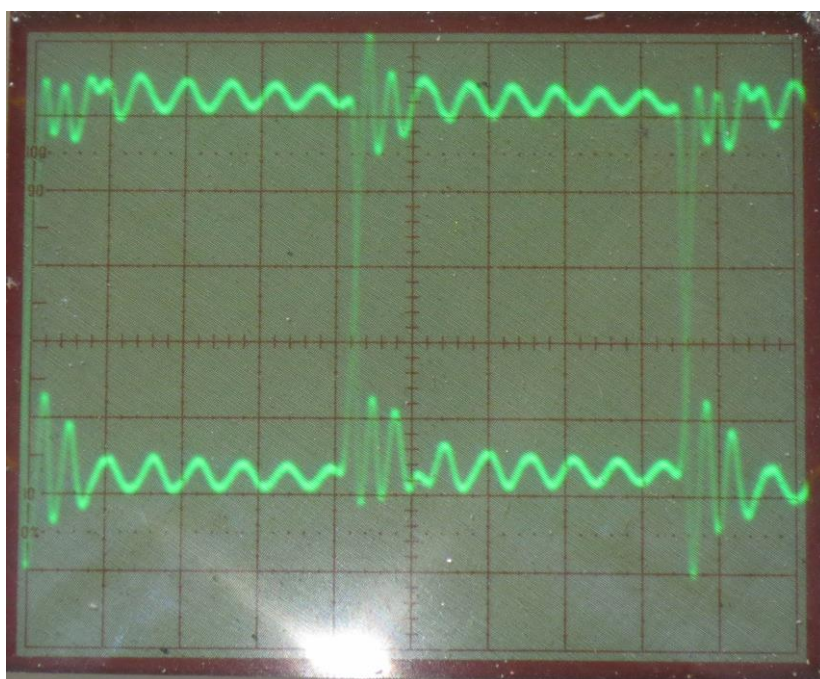


Abbildung 5: 80 Meter



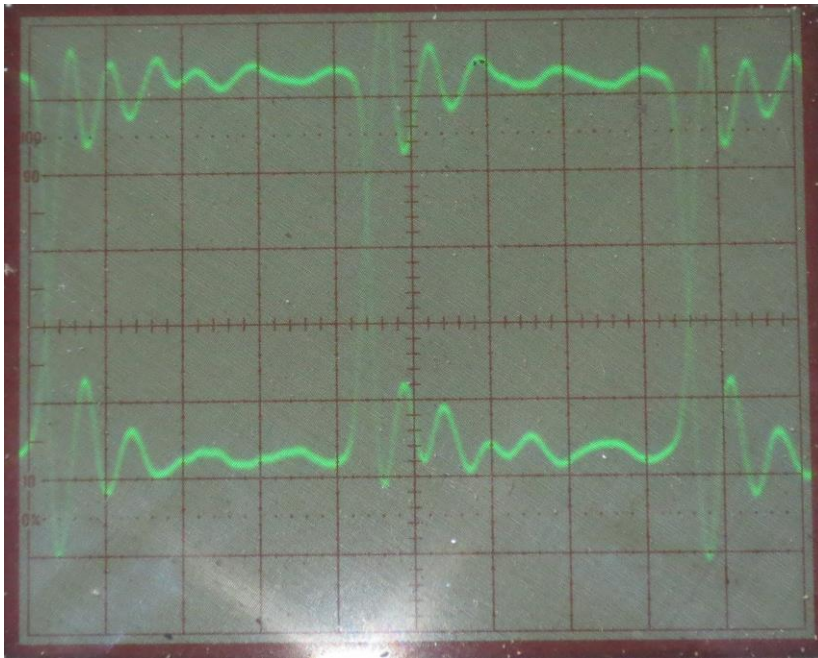


Abbildung 6: 40 Meter

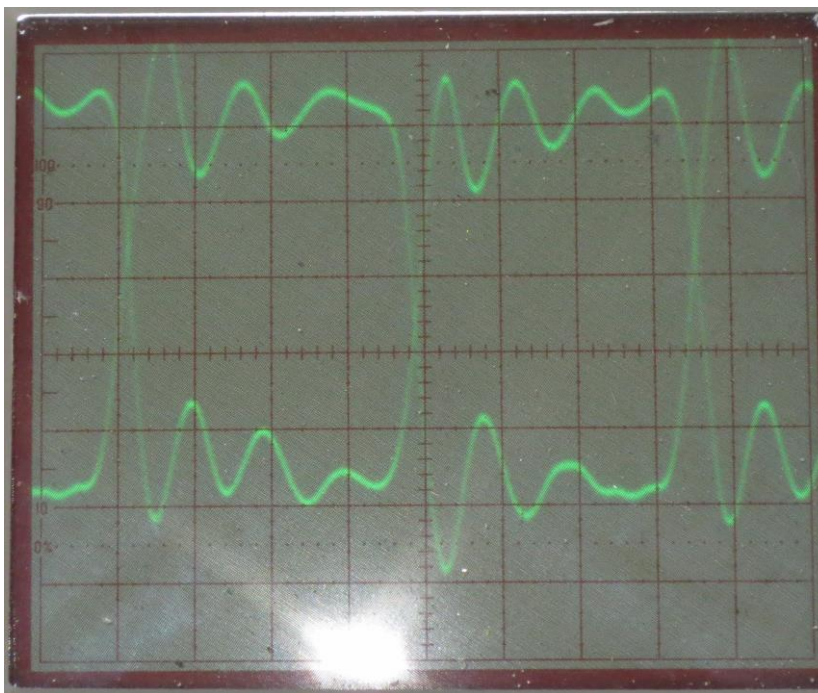


Abbildung 7: 20 Meter

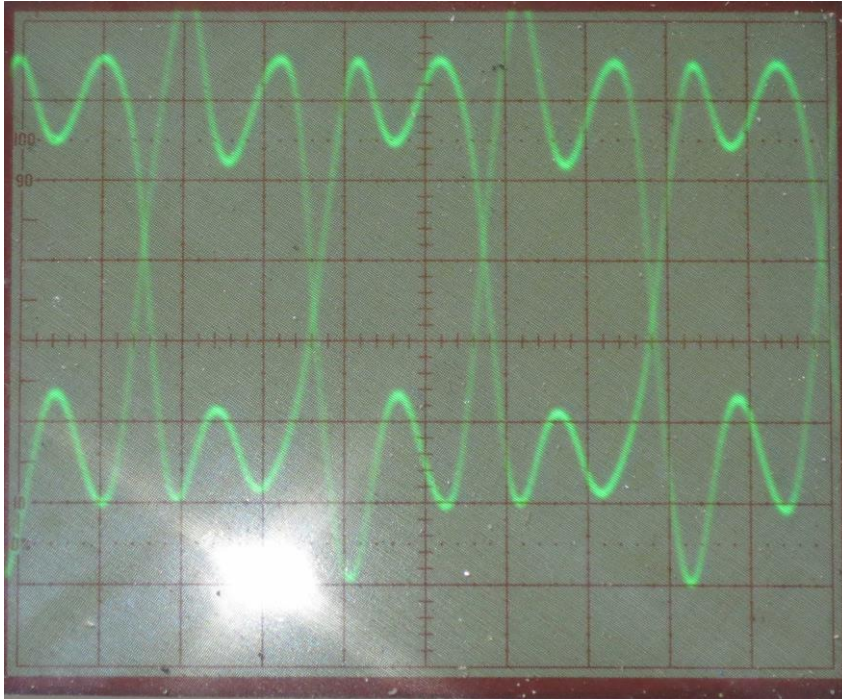


Abbildung 8: 10 Meter

Bin zufrieden. Mal sehen, wenn der MCP14A01054 bestückt ist, wie es aussieht. Alle Signale wurden direkt von den Komparatorausgängen mit 10 zu 1 Osziteiler aufgenommen. Interessant ist der Wert von R2. Damit kann man den Duty-Cycle justieren. Derzeit 10 mV Unterschied am Komparator TS3011 um ein Low-Signal zu erhalten, wenn keine HF anliegt. Ggf. auf 20 mV sicherheitshalber erhöhen.

MfG.

Rüdiger