

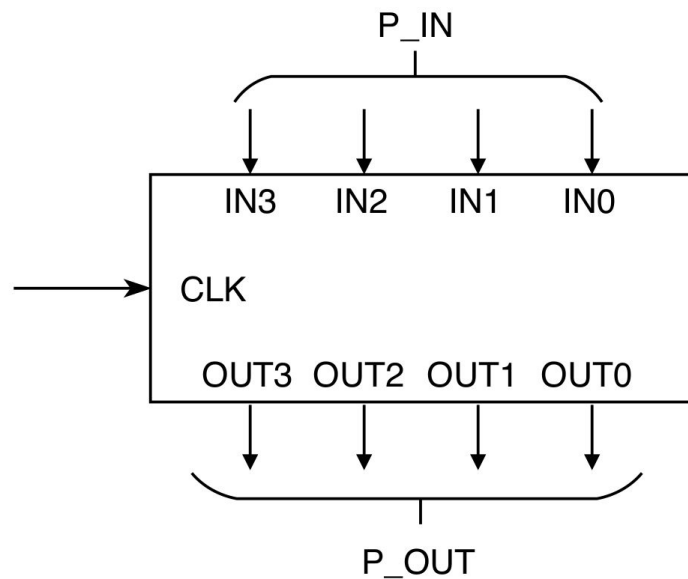
## PRÁCTICO 5 - Circuitos Secuenciales

### Ejercicio 1:

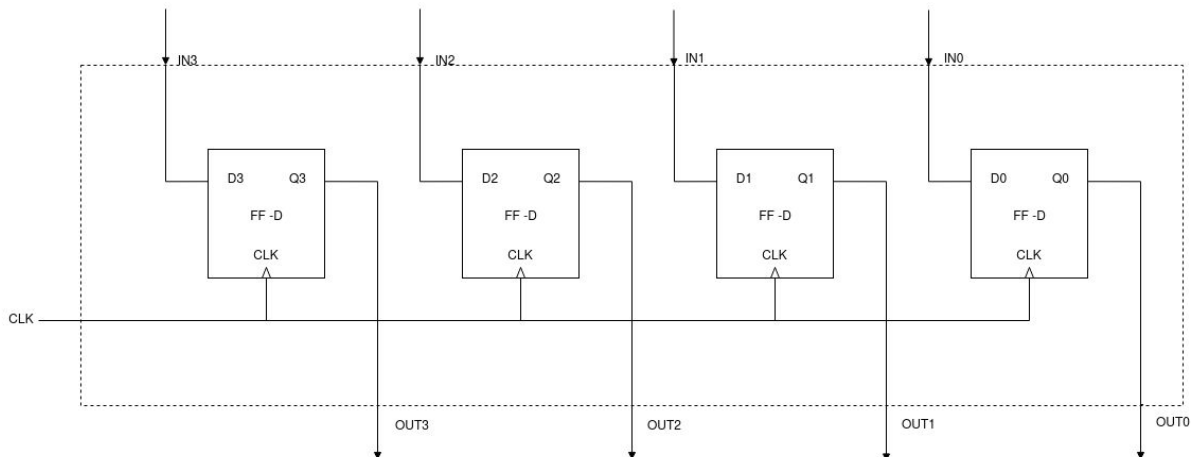
Implementar un registro de entrada y salida en paralelo de 4 bits con Flip-flops tipo D.

### Respuesta:

El circuito a implementar debe tener las siguientes entradas y salidas:



La implementación es la siguiente:



Para más detalles en como resolver este ejercicio, ver la clase: "Clase práctica - Circuito secuenciales - Primera parte (03/04)" en moodle y el pdf: "Registros" que también se encuentra en moodle.