

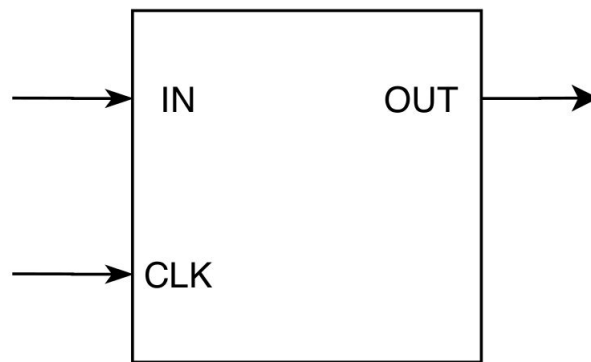
PRÁCTICO 5 - Circuitos Secuenciales

Ejercicio 2:

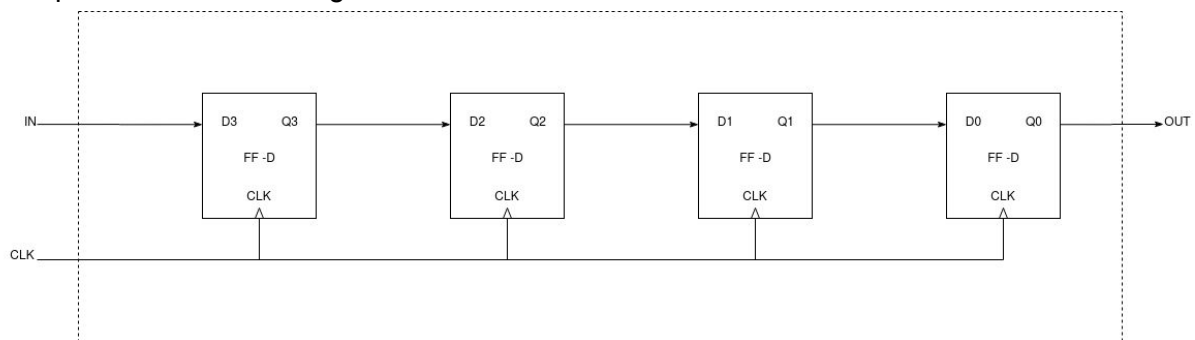
Implementar un Shift Register unidireccional de 4¹ bits con flip-flops tipo D

Respuesta:

El circuito a implementar debe tener las siguientes entradas y salidas:



La implementación es la siguiente:



Para más detalles en como resolver este ejercicio, ver la clase: "Clase práctica - Circuito secuenciales - Primera parte (03/04)" en moodle y el pdf: "Registros" que también se encuentra en moodle.

¹ El ejercicio de la guía pide implementar un Shift Register de 5 bits, se implementó uno de cuatro por facilidad en la presentación. Extender este circuito a 5 bits.