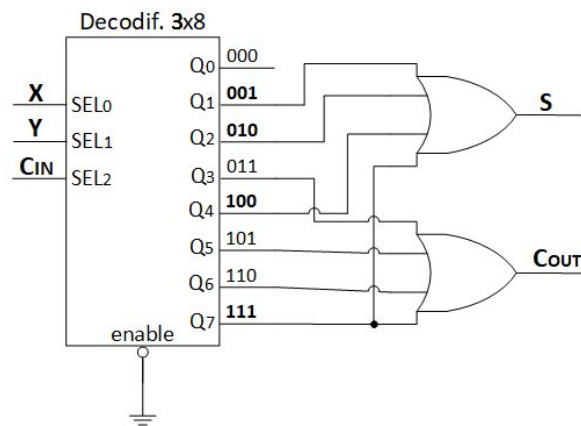


### PRÁCTICO 3 - Lógica Combinacional

**ATENCIÓN!:** Antes de proceder con la resolución del Ejercicio 9, se recomienda la lectura de la sección 4-4.SUMADOR-RESTADOR BINARIO del apunte correspondiente al archivo Practico3\_SumadorBinario.pdf, incluido en el aula virtual.

#### Ejercicio 9:

- a. Diseñar un circuito SUMADOR COMPLETO (3 entradas: **X**, **Y**, **C<sub>IN</sub>**; 2 salidas: **S**, **C<sub>OUT</sub>**) mediante el uso de un Decodificador de salida activa por alto y compuertas OR. Tip: La salida que vale 1 representa el minitérmino equivalente al número binario que está a la entrada.



- b. Diseñar un sumador completo usando dos semisumadores y una compuerta.

Implementado en Fig. 4.8 del apunte Practico3\_SumadorBinario.pdf