计算机系统第四次作业

计科2203 林芳伦 202208010326

第7章: P476~479 7.12, 7.13, 7.15

7.12

图7-10 中的 swap 程序包含5个重定位的引用。对于每个重定位的引用,给出它在图7-10中的行号、运行时存储器地址和值。 swap.o 模块中的原始代码和重定位条目如图 7-19 所示。

图7-19:

17 17.				···
1	0000000	00 <swap>:</swap>		
2	0:	55	push %ebp	
3	1:	8b 15 00 00 00 00	mov 0x0, %edx	<pre>Get *bufp0=&buf[0]</pre>
4			3: R_386_32 bufp0	Relocation entry
5	7:	a1 04 00 00 00	mov 0x4,%eax	<pre>Get buf[1]</pre>
6			8: R_386_32 buf	Relocation entry
7	c:	89 e5	mov %esp,%ebp	
8	e:	c7 05 00 00 00 00 04	movl \$0x4,0x0	bufp1 = &buf[1];
9	15:	00 00 00		
10			10: R_386_32 bufp1	Relocation entry
11			14: R_386_32 buf	Relocation entry
12	18:	89 ec	mov %ebp,%esp	
13	1a:	8b 0a	mov (%edx),%ecx	temp = buf[0];
14	1c:	89 02	mov %eax,(%edx)	buf[0]=buf[1];
15	1e:	a1 00 00 00 00	mov 0x0,%eax	<pre>Get *bufp1=&buf[1]</pre>
16			1f: R_386_32 bufp1	Relocation entry
17	23:	89 08	mov %ecx,(%eax)	<pre>buf[1]=temp;</pre>
18	25:	5d	pop %ebp	
19	26:	c3	ret	

图7-10:

									, -		code/link/p-e
1	080483b4 <	maiı	a> :					. ;			•
2	80483b4:	55							push	%ebp	
3	80483b5:	89	е5						mov	%esp,%ebp	
4	80483b7:	83	ес	08					sub	\$0x8,%esp	
5	80483ba:	e 8	09	00	00	00			call	80483c8 <swap></swap>	swap();
5	80483bf:	31	c0						xor	%eax,%eax	
7	80483c1:	89	ес						mov .	%ebp,%esp	
3	80483c3:	5d							pop	%ebp	
9	80483c4:	сЗ							ret		
0	80483c5:	90							nop		
1	80483c6:	90							nop		
2	80483c7:	90						·	nop		
	• .										
3	080483c8 <	swaj	p>:				•				•
4	80483c8:	55					. '		push	%ebp '	
5	80483c9:	8b	15	5c	94	04	80		mov	0x804945c,%edx	Get *bufp0
6	80483cf:	a 1	58	94	04	80			mov	0x8049458,%eax	<pre>Get buf[1]</pre>
7	80483d4:	89	е5					•	mov	%esp,%ebp	
8	80483d6:	с7	05	48	95	04	80	58	movl	\$0x8049458,0x8049548	bufp1 = &buf[1]
9	80483dd:	94	04	08						• •	
0	80483e0:	89	ес						mov	%ebp,%esp	
1	80483e2:	8ъ	0a						mov	(%edx),%ecx	
2	80483e4:	89	02						mov	%eax,(%edx)	
3	80483e6:	a 1	48	95	04	80			mov	0x8049548,%eax	Get *bufp1
4	80483eb:	89	08	,:					mov	%ecx,(%eax)	
5	80483ed:	5d		+ ;					pop	%ebp	
6	80483ee:	с3						٠	ret		

图7-10 中的行号	地址	值
15	0x80483cb	0x804945c
16	0x80483d0	0x8049458
18	0x80483d8	0x8049458
18	0x80483dc	0x8049458
23	0x80483e7	0x8049548

7.13

考虑图 7~20 中的 代码和相应的可重定位目标模块。

A. 确定当模块被重定位时,链接器将修改 .text 中的哪些指令。对于每条这样的指令,列出它的重定位条目中的信息:节偏移、重定位类型和符号名字。

B. 确定当模块被重定位时,链接器将修改 .data 中的哪些数据目标。对于每条这样的指令,列出它的重定位条目中的信息:节偏移、重定位类型和符号名字。

可以随意使用诸如 OBJDUMP 之类的工具来帮助你解答这个题目。

C代码:

```
extern int p3(void);
int x = 1;
int *xp = &x;

void p2(int y) {
}

void p1() {
   p2(*xp + p3());
}
```

可重定位目标文件的.text节

1	000000	00 <p2>:</p2>		
2	0:	55	push	%ebp
3	1:	89 e5	mov	%esp,%ebp
4	3:	89 ec	mov	%ebp,%esp
5	5:	5d	pop	%ebp
6	6:	c3	ret	
7	0000000	08 <p1>:</p1>		
8	8:	55	push	%ebp
9	9:	89 e5	mov	%esp,%ebp
10	b:	83 ec 08	sub	\$0x8,%esp
11	e:	83 c4 f4	add	\$0xffffffff4,%esp
12	11:	e8 fc ff ff ff	call	12 <p1+0xa></p1+0xa>
13	16:	89 c2	mov	%eax,%edx
14	18:	a1 00 00 00 00	mov	0x0,%eax
15	1d:	03 10	add	(%eax),%edx
16	1f:	52	push	%edx
17	20:	e8 fc ff ff ff	call	21 <p1+0x19></p1+0x19>
18	25:	89 ec	mov	%ebp,%esp
19	27:	5d	pop	%ebp
20	. 28:	c3	ret	

可重定位目标文件的 .data节:

```
1 00000000 <x>:
2 0: 01 00 00 00
3 00000004 <xp>:
4 4: 00 00 00 00
```

A:

指令	节偏移	重定位类型	符号名字
e8 fc ff ff	0xc	R_386_PC32	P3
al 00 00 00 00	0x13	R_386_32	хр
e8 fc ff ff ff	0x15	R_386_PC32	P2

B:

指令	节偏移	重定位类型	符号名字
00 00 00 00	0x4	R_386_32	х

7.15

完成下面的任务将帮助你更熟悉处理目标文件的各种工具。

A. 在你的系统上, libc.a libm.a 的版本中包含多少目标文件?

B. gcc-O2 产生的可执行代码与 gee -O2 -g 产生的不同吗?

C. 在你的系统上, GCC 驱动程序使用的是什么共享库?

A:

在文件中查找到libc.a和libm.a的位置使用 ar 命令列出库文件中的内容:

```
ar -t libc.a ar -t libm.a
```

libc.a:

```
lfl@lfl:/usr/lib32$ ar -t libc.a
init-first.o
libc-start.o
sysdep.o
version.o
check fds.o
libc-tls.o
dso handle.o
errno.o
errno-loc.o
iconv open.o
iconv.o
iconv_close.o
gconv_open.o
gconv.o
gconv_close.o
gconv_db.o
gconv conf.o
gconv builtin.o
gconv_simple.o
gconv trans.o
gconv cache.o
gconv dl.o
gconv charset.o
setlocale.o
findlocale.o
loadlocale.o
loadarchive.o
localeconv.o
nl langinfo.o
nl langinfo l.o
mb cur max.o
newlocale.o
duplocale.o
freelocale.o
uselocale.o
lc-ctype.o
lc-messages.o
lc-monetary.o
lc-numeric.o
lc-time.o
lc-paper.o
lc-name.o
lc-address.o
lc-telephone.o
lc-measurement.o
lc-identification.o
lc-collate.o
C-ctype.o
C-messages.o
C-monetary.o
```

```
C-numeric.o
C-time.o
C-paper.o
C-name.o
C-address.o
C-telephone.o
C-measurement.o
C-identification.o
C-collate.o
SYS libc.o
C name.o
xlocale.o
localename.o
global-locale.o
coll-lookup.o
assert.o
assert-perr.o
  assert.o
ctype.o
ctype-c99.o
ctype-extn.o
ctype-c99 l.o
ctype l.o
isctype.o
ctype-info.o
bindtextdom.o
dcgettext.o
dgettext.o
gettext.o
dcigettext.o
dcngettext.o
dngettext.o
ngettext.o
finddomain.o
loadmsqcat.o
localealias.o
textdomain.o
l10nflist.o
explodename.o
plural.o
plural-exp.o
hash-string.o
catgets.o
open_catalog.o
s isinfl.o
s isnanl.o
s finitel.o
s copysignl.o
s modfl.o
s scalbnl.o
s frexpl.o
s_signbitl.o
s_ldexpl.o
```

```
s isinf.o
s isnan.o
s finite.o
s copysign.o
s modf.o
s_scalbn.o
s frexp.o
s signbit.o
s ldexp.o
s isinff.o
s isnanf.o
s finitef.o
s_copysignf.o
s modff.o
s scalbnf.o
s frexpf.o
s_signbitf.o
s ldexpf.o
s isinff128.o
s isnanf128.o
s finitef128.o
s_copysignf128.o
s modff128.o
s scalbnf128.o
s_frexpf128.o
s_signbitf128.o
s ldexpf128.o
setfpucw.o
fpu control.o
setjmp.o
sigjmp.o
bsd-setjmp.o
bsd-_setjmp.o
longjmp.o
 longjmp.o
jmp-unwind.o
 _longjmp_cancel.o
signal.o
raise.o
killpg.o
sigaction.o
libc_sigaction.o
sigprocmask.o
kill.o
sigpending.o
sigsuspend.o
sigwait.o
sigblock.o
sigsetmask.o
sigpause.o
sigvec.o
sigstack.o
```

```
sigintr.o
sigsetops.o
sigempty.o
sigfillset.o
sigaddset.o
sigdelset.o
sigismem.o
sigreturn.o
siggetmask.o
sysv_signal.o
sigisempty.o
sigandset.o
sigorset.o
allocrtsig.o
sigtimedwait.o
sigwaitinfo.o
sigqueue.o
sighold.o
sigrelse.o
sigignore.o
sigset.o
atof.o
atoi.o
atol.o
atoll.o
abort.o
bsearch.o
asort.o
msort.o
getenv.o
putenv.o
setenv.o
secure-getenv.o
exit.o
on exit.o
atexit.o
cxa atexit.o
cxa_finalize.o
old atexit.o
quick exit.o
at quick exit.o
cxa at quick exit.o
cxa_thread_atexit_impl.o
abs.o
labs.o
llabs.o
div.o
ldiv.o
lldiv.o
mblen.o
mbstowcs.o
```

```
mbtowc.o
wcstombs.o
wctomb.o
random.o
random r.o
rand.o
rand r.o
drand48.o
erand48.o
lrand48.o
nrand48.o
mrand48.o
jrand48.o
srand48.o
seed48.o
lcong48.o
drand48 r.o
erand48_r.o
lrand48 r.o
nrand48 r.o
mrand48 r.o
jrand48_r.o
srand48 r.o
seed48 r.o
lcong48 r.o
drand48-iter.o
getrandom.o
getentropy.o
strfromf.o
strfromd.o
strfroml.o
strtol.o
strtoul.o
strtoll.o
strtoull.o
strtol_l.o
strtoul l.o
strtoll_l.o
strtoull l.o
strtof.o
strtod.o
strtold.o
strtof_l.o
strtod l.o
strtold l.o
strtof nan.o
strtod nan.o
strtold nan.o
system.o
canonicalize.o
a64l.o
```

将 ar -t 命令的输出重定向到 wc -1 来计算目标文件的数量。

lfl@lfl:/usr/lib32\$ ar -t libc.a | wc -l 1982

libm.a:

```
lfl@lfl:/usr/lib32$ ar -t libm.a | wc -l
748
```

B:

-o2 选项用于指定优化级别,而 -g 选项用于生成调试信息

- _-o2: 这是 GCC 编译器的一个优化选项,表示启用O2级别的优化。编译器会尝试改善程序的运行效率,包括使用一些复杂的优化算法,但不会改变程序的语义。O2优化级别可能包括循环展开、公共子表达式消除、死代码删除等。
- -g: 这个选项用于生成调试信息。即使用 -g 编译的程序会包含额外的信息,使得调试器(如 GDB)能够映射程序的机器代码回到源代码中的行号,从而更容易地调试程序。

使用 -o2 -g 时,编译器会生成经过优化的代码,并且包含足够的调试信息,以便在不牺牲性能的情况下进行调试。这对于开发过程中的性能调优和问题诊断非常有用。

如果只使用 -o2 而没有 -g ,编译器将生成优化的代码,但不会包含调试信息。这通常用于生成最终的发布版本,因为优化的代码运行得更快,而且没有调试信息可以减小可执行文件的大小。

以一下C文件为例:

```
#include <stdio.h>
int main(int argc, char* argv[])
{
   int a[10] = {1, 2, 3, 4, 5, 6, 7, 8, 9, 10};
   int i, sum = 0;
   for (i = 0; i < 10; i++)
        sum += a[i];
   printf("sum = %d\n", sum);
}</pre>
```

使用 -g:

```
108d: 89 e5
                               mov %esp, %ebp
   108f: 56
                               push
                                      %esi
   1090: e8 d8 01 00 00
                               call
                                    126d < x86.get pc thunk.si>
   1095: 81 c6 3f 2f 00 00
                               add
                                     $0x2f3f,%esi
   109b: 53
                               push %ebx
   109c: 8d 5d e4
                               lea
                                     -0x1c(%ebp),%ebx
   109f: 51
                               push %ecx
   10a0: b9 01 00 00 00
                               mov
                                     $0x1,%ecx
   10a5: 83 ec 3c
                                     $0x3c,%esp
                               sub
   10a8: 65 a1 14 00 00 00
                                     %gs:0x14,%eax
                               mov
   10ae: 89 45 e4
                                    eax,-0x1c(ebp)
                               mov
   10b1: 31 c0
                                     %eax,%eax
   10b3: c7 45 c0 02 00 00 00 movl $0x2,-0x40(%ebp)
   10ba: 8d 45 c0
                               lea -0x40(\%ebp),\%eax
   10bd: c7 45 c4 03 00 00 00 movl $0x3,-0x3c(%ebp)
   10c4: c7 45 c8 04 00 00 00 movl $0x4,-0x38(%ebp)
   10cb: c7 45 cc 05 00 00 00 movl $0x5,-0x34(%ebp)
   10d2: c7 45 d0 06 00 00 00 movl $0x6,-0x30(%ebp)
   10d9: c7 45 d4 07 00 00 00
                             movl $0x7,-0x2c(%ebp)
   10e0: c7 45 d8 08 00 00 00
                              movl $0x8,-0x28(%ebp)
   10e7: c7 45 dc 09 00 00 00
                              mov1 $0x9,-0x24(%ebp)
   10ee: c7 45 e0 0a 00 00 00 movl $0xa,-0x20(%ebp)
   10f5: eb 0e
                               jmp 1105 <main+0x85>
   10f7: 8d b4 26 00 00 00 00 lea
                                     0x0(%esi,%eiz,1),%esi
   10fe: 66 90
                               xchq %ax, %ax
   1100: 8b 08
                               mov
                                    (%eax),%ecx
   1102: 83 c0 04
                               add
                                     $0x4,%eax
   1105: 01 ca
                               add
                                     %ecx, %edx
   1107: 39 d8
                                     %ebx,%eax
                               cmp
   1109: 75 f5
                                    1100 <main+0x80>
                               jne
   110b: 83 ec 04
                                     $0x4,%esp
                               sub
                                     -0x1fcc(%esi),%eax
   110e: 8d 86 34 e0 ff ff
                               lea
   1114: 89 f3
                               mov
                                      %esi,%ebx
   1116: 52
                                    %edx
                               push
   1117: 50
                               push
                                      %eax
   1118: 6a 01
                                     $0x1
                               push
   111a: e8 41 ff ff ff
                               call 1060 < printf chk@plt>
   111f: 83 c4 10
                                     $0x10,%esp
                               add
   1122: 8b 45 e4
                               mov
                                     -0x1c(%ebp),%eax
   1125: 65 2b 05 14 00 00 00 sub
                                     %gs:0x14,%eax
   112c: 75 0d
                                     113b <main+0xbb>
                               jne
   112e: 8d 65 f4
                                     -0xc(%ebp),%esp
                               lea
   1131: 31 c0
                                     %eax, %eax
                               xor
   1133: 59
                                      %ecx
                               pop
   1134: 5b
                                      %ebx
                               qoq
   1135: 5e
                               pop
                                      %esi
   1136: 5d
                                     %ebp
                               qoq
   1137: 8d 61 fc
                               lea
                                     -0x4(%ecx), %esp
   113a: c3
                               ret
   113b: e8 40 01 00 00
                                    1280 < stack chk fail local>
                               call
00001140 <_start>:
```

```
1140: f3 Of le fb
                               endbr32
   1144: 31 ed
                               xor
                                     %ebp,%ebp
   1146: 5e
                              pop %esi
   1147: 89 e1
                                     %esp,%ecx
                              mov
   1149: 83 e4 f0
                                    $0xffffffff0,%esp
                              and
   114c: 50
                              push %eax
   114d: 54
                              push %esp
   114e: 52
                              push %edx
   114f: e8 18 00 00 00
                              call 116c <_start+0x2c>
   1154: 81 c3 80 2e 00 00
                              add $0x2e80, %ebx
   115a: 6a 00
                               push $0x0
   115c: 6a 00
                              push $0x0
   115e: 51
                               push
                                     %ecx
   115f: 56
                              push %esi
   1160: ff b3 24 00 00 00
                              push 0x24(%ebx)
                              call 1040 <__libc_start_main@plt>
   1166: e8 d5 fe ff ff
   116b: f4
                              hlt
   116c: 8b 1c 24
                              mov
                                    (%esp),%ebx
   116f: c3
                               ret
00001170 < __x86.get_pc_thunk.bx>:
   1170: 8b 1c 24
                                    (%esp),%ebx
   1173: c3
                              ret
   1174: 66 90
                              xchg %ax, %ax
   1176: 66 90
                              xchq %ax, %ax
   1178: 66 90
                              xchg %ax, %ax
   117a: 66 90
                              xchq %ax, %ax
   117c: 66 90
                              xchg %ax, %ax
   117e: 66 90
                              xchg %ax, %ax
00001180 <deregister_tm_clones>:
   1180: e8 e4 00 00 00
                             call 1269 < __x86.get_pc_thunk.dx>
   1185: 81 c2 4f 2e 00 00
                               add $0x2e4f,%edx
   118b: 8d 8a 34 00 00 00
                              lea 0x34(%edx),%ecx
   1191: 8d 82 34 00 00 00
                              lea
                                    0x34(%edx),%eax
   1197: 39 c8
                                    %ecx, %eax
                              cmp
   1199: 74 1d
                                     11b8 <deregister_tm_clones+0x38>
                               jе
   119b: 8b 82 18 00 00 00
                                    0x18(%edx),%eax
                              mov
   11a1: 85 c0
                              test %eax, %eax
   11a3: 74 13
                               jе
                                    11b8 <deregister tm clones+0x38>
   11a5: 55
                              push %ebp
   11a6: 89 e5
                                     %esp,%ebp
                              mov
   11a8: 83 ec 14
                              sub
                                     $0x14,%esp
   11ab: 51
                                     %ecx
                              push
   11ac: ff d0
                              call *%eax
   11ae: 83 c4 10
                                     $0x10,%esp
                              add
   11b1: c9
                              leave
   11b2: c3
                              ret
   11b3: 8d 74 26 00
                                     0x0(%esi,%eiz,1),%esi
                              lea
   11b7: 90
                              nop
   11b8: c3
                               ret
   11b9: 8d b4 26 00 00 00 00 lea
                                   0x0(%esi,%eiz,1),%esi
```

```
000011c0 <register tm clones>:
   11c0: e8 a4 00 00 00
                              call 1269 < x86.get pc thunk.dx>
   11c5: 81 c2 Of 2e 00 00
                              add $0x2e0f, %edx
   11cb: 55
                              push %ebp
   11cc: 89 e5
                              mov
                                    %esp,%ebp
   11ce: 53
                              push %ebx
   11cf: 8d 8a 34 00 00 00
                              lea 0x34(%edx),%ecx
   11d5: 8d 82 34 00 00 00
                                    0x34(%edx),%eax
                              lea
   11db: 83 ec 04
                              sub $0x4,%esp
   11de: 29 c8
                                  %ecx,%eax
                              sub
   11e0: 89 c3
                              mov
                                    %eax,%ebx
   11e2: c1 e8 1f
                              shr
                                    $0x1f,%eax
   11e5: c1 fb 02
                                    $0x2,%ebx
                             sar
   11e8: 01 d8
                                    %ebx, %eax
                              add
   11ea: d1 f8
                              sar
                                    %eax
   11ec: 74 14
                                    1202 <register tm clones+0x42>
                              jе
   11ee: 8b 92 28 00 00 00
                              mov 0x28(%edx),%edx
   11f4: 85 d2
                              test %edx, %edx
   11f6: 74 0a
                              jе
                                    1202 <register_tm_clones+0x42>
   11f8: 83 ec 08
                                    $0x8,%esp
                              sub
   11fb: 50
                              push %eax
   11fc: 51
                             push %ecx
   11fd: ff d2
                              call
                                    *%edx
   11ff: 83 c4 10
                             add
                                    $0x10,%esp
   1202: 8b 5d fc
                              mov
                                    -0x4(%ebp),%ebx
   1205: c9
                              leave
   1206: c3
                              ret
   1207: 8d b4 26 00 00 00 00 lea 0x0(%esi,%eiz,1),%esi
   120e: 66 90
                              xchq %ax, %ax
00001210 <__do_global_dtors_aux>:
   1210: f3 Of 1e fb
                              endbr32
   1214: 55
                             push %ebp
   1215: 89 e5
                              mov
                                    %esp,%ebp
   1217: 53
                              push %ebx
   1218: e8 53 ff ff ff
                            call 1170 < x86.get pc thunk.bx>
   121d: 81 c3 b7 2d 00 00
                              add $0x2db7, %ebx
   1223: 83 ec 04
                              sub $0x4, %esp
   1226: 80 bb 34 00 00 00 00 cmpb $0x0,0x34(%ebx)
   122d: 75 27
                                    1256 < do global dtors aux+0x46>
                              jne
   122f: 8b 83 1c 00 00 00
                                    0x1c(%ebx),%eax
                              mov
   1235: 85 c0
                              test %eax, %eax
   1237: 74 11
                                     124a <__do_global_dtors_aux+0x3a>
                              jе
   1239: 83 ec 0c
                             sub
                                    $0xc, %esp
   123c: ff b3 30 00 00 00
                             push 0x30(%ebx)
   1242: e8 29 fe ff ff
                             call 1070 <__cxa_finalize@plt>
   1247: 83 c4 10
                              add $0x10,%esp
   124a: e8 31 ff ff ff
                             call 1180 <deregister_tm_clones>
   124f: c6 83 34 00 00 00 01 movb $0x1,0x34(%ebx)
   1256: 8b 5d fc
                                     -0x4(%ebp),%ebx
                              mov
   1259: c9
                              leave
```

```
125a: c3
                              ret
   125b: 8d 74 26 00
                              lea
                                    0x0(%esi,%eiz,1),%esi
   125f: 90
                             nop
00001260 <frame dummy>:
   1260: f3 Of 1e fb
                             endbr32
   1264: e9 57 ff ff ff
                             jmp 11c0 <register_tm_clones>
00001269 <__x86.get_pc_thunk.dx>:
   1269: 8b 14 24
                                   (%esp),%edx
                             mov
   126c: c3
                             ret
0000126d < x86.get pc thunk.si>:
   126d: 8b 34 24
                                   (%esp),%esi
                             mov
   1270: c3
                             ret
   1271: 66 90
                            xchg %ax, %ax
   1273: 66 90
                             xchg %ax, %ax
   1275: 66 90
                             xchg %ax, %ax
   1277: 66 90
                             xchg %ax, %ax
   1279: 66 90
                             xchg %ax, %ax
   127b: 66 90
                             xchg %ax, %ax
   127d: 66 90
                             xchg %ax, %ax
   127f: 90
                             nop
00001280 <__stack_chk_fail_local>:
   1280: f3 Of 1e fb endbr32
   1284: 53
                            push %ebx
   1285: e8 e6 fe ff ff
                            call 1170 <__x86.get_pc_thunk.bx>
   128a: 81 c3 4a 2d 00 00
                            add $0x2d4a,%ebx
   1290: 83 ec 08
                             sub $0x8,%esp
                            call 1050 <__stack_chk_fail@plt>
   1293: e8 b8 fd ff ff
```

不使用 -g:

```
Disassembly of section .text:
00001080 <main>:
   1080: 8d 4c 24 04
                            lea
                                  0x4(%esp),%ecx
   1084: 83 e4 f0
                            and
                                  $0xffffffff0,%esp
   1087: 31 d2
                                   %edx, %edx
                            xor
   1089: ff 71 fc
                            push -0x4(%ecx)
   108c: 55
                            push %ebp
   108d: 89 e5
                            mov %esp, %ebp
   108f: 56
                            push %esi
   1090: e8 d8 01 00 00
                            call 126d < x86.get pc thunk.si>
   1095: 81 c6 3f 2f 00 00
                            add $0x2f3f,%esi
   109b: 53
                             push %ebx
   109c: 8d 5d e4
                             lea
                                   -0x1c(%ebp),%ebx
   109f: 51
                             push %ecx
   10a0: b9 01 00 00 00
                                   $0x1,%ecx
                             mov
```

```
10a5: 83 ec 3c
                                       $0x3c,%esp
                                sub
   10a8: 65 a1 14 00 00 00
                                mov
                                       %gs:0x14,%eax
   10ae: 89 45 e4
                                mov
                                      %eax,-0x1c(%ebp)
   10b1: 31 c0
                                       %eax, %eax
                                xor
   10b3: c7 45 c0 02 00 00 00 movl $0x2,-0x40(%ebp)
   10ba: 8d 45 c0
                                lea
                                      -0x40(%ebp),%eax
   10bd: c7 45 c4 03 00 00 00 movl $0x3,-0x3c(%ebp)
   10c4: c7 45 c8 04 00 00 00
                               movl $0x4,-0x38(%ebp)
   10cb: c7 45 cc 05 00 00 00
                               mov1 $0x5,-0x34(%ebp)
   10d2: c7 45 d0 06 00 00 00
                               movl $0x6,-0x30(%ebp)
   10d9: c7 45 d4 07 00 00 00
                               movl $0x7,-0x2c(%ebp)
   10e0: c7 45 d8 08 00 00 00
                               movl $0x8,-0x28(%ebp)
   10e7: c7 45 dc 09 00 00 00
                               movl $0x9,-0x24(%ebp)
   10ee: c7 45 e0 0a 00 00 00 movl $0xa,-0x20(%ebp)
   10f5: eb 0e
                                      1105 <main+0x85>
                                qmj
   10f7: 8d b4 26 00 00 00 00 lea
                                      0x0(%esi,%eiz,1),%esi
   10fe: 66 90
                               xchq %ax, %ax
   1100: 8b 08
                                      (%eax),%ecx
                               mov
   1102: 83 c0 04
                                add
                                       $0x4,%eax
   1105: 01 ca
                                add
                                      %ecx, %edx
   1107: 39 d8
                                      %ebx,%eax
                                cmp
   1109: 75 f5
                                      1100 <main+0x80>
                                jne
   110b: 83 ec 04
                                sub
                                      $0x4,%esp
   110e: 8d 86 34 e0 ff ff
                                lea
                                       -0x1fcc(%esi),%eax
   1114: 89 f3
                               mov
                                      %esi,%ebx
   1116: 52
                                push
                                       %edx
   1117: 50
                                push %eax
   1118: 6a 01
                                      $0x1
                                push
   111a: e8 41 ff ff
                               call 1060 <__printf_chk@plt>
   111f: 83 c4 10
                                      $0x10,%esp
                                add
   1122: 8b 45 e4
                                      -0x1c(%ebp),%eax
                                mov
   1125: 65 2b 05 14 00 00 00 sub
                                      %gs:0x14,%eax
   112c: 75 0d
                                ine
                                       113b <main+0xbb>
   112e: 8d 65 f4
                                      -0xc(%ebp),%esp
                                lea
   1131: 31 c0
                                xor
                                      %eax, %eax
   1133: 59
                                      %ecx
                                pop
   1134: 5b
                                       %ebx
                                pop
   1135: 5e
                                      %esi
                                pop
   1136: 5d
                                      %ebp
                                pop
   1137: 8d 61 fc
                                lea
                                      -0x4(%ecx),%esp
   113a: c3
                               ret
                                      1280 <__stack_chk_fail_local>
   113b: e8 40 01 00 00
                                call
00001140 < start>:
   1140: f3 Of le fb
                                endbr32
   1144: 31 ed
                               xor
                                      %ebp,%ebp
   1146: 5e
                                      %esi
                               pop
   1147: 89 e1
                                      %esp,%ecx
                               mov
   1149: 83 e4 f0
                                      $0xfffffff0,%esp
                                and
   114c: 50
                                push
                                      %eax
   114d: 54
                                push
                                       %esp
   114e: 52
                                push
                                       %edx
```

```
114f: e8 18 00 00 00
                              call 116c < start+0x2c>
   1154: 81 c3 80 2e 00 00
                               add
                                    $0x2e80,%ebx
   115a: 6a 00
                               push $0x0
   115c: 6a 00
                               push $0x0
   115e: 51
                               push %ecx
   115f: 56
                               push
                                    %esi
   1160: ff b3 24 00 00 00
                               push 0x24(%ebx)
   1166: e8 d5 fe ff ff
                               call 1040 <__libc_start_main@plt>
   116b: f4
                               hlt
   116c: 8b 1c 24
                                     (%esp),%ebx
                               mov
   116f: c3
                               ret
00001170 <__x86.get_pc_thunk.bx>:
   1170: 8b 1c 24
                                     (%esp),%ebx
                              mov
   1173: c3
                               ret
   1174: 66 90
                              xchg %ax, %ax
   1176: 66 90
                              xchq %ax, %ax
   1178: 66 90
                              xchg %ax, %ax
   117a: 66 90
                               xchg %ax, %ax
   117c: 66 90
                               xchg %ax, %ax
   117e: 66 90
                               xchg %ax, %ax
00001180 <deregister tm clones>:
   1180: e8 e4 00 00 00
                             call 1269 < x86.get pc thunk.dx>
   1185: 81 c2 4f 2e 00 00
                             add $0x2e4f,%edx
   118b: 8d 8a 34 00 00 00
                               lea 0x34(%edx),%ecx
   1191: 8d 82 34 00 00 00
                                    0x34(%edx),%eax
                              lea
   1197: 39 c8
                               cmp %ecx, %eax
   1199: 74 1d
                                    11b8 <deregister_tm_clones+0x38>
                               je
   119b: 8b 82 18 00 00 00
                                    0x18(%edx),%eax
                              mov
   11a1: 85 c0
                               test %eax, %eax
   11a3: 74 13
                               jе
                                    11b8 <deregister_tm_clones+0x38>
   11a5: 55
                               push
                                     %ebp
   11a6: 89 e5
                                     %esp,%ebp
                              mov
   11a8: 83 ec 14
                               sub
                                     $0x14,%esp
   11ab: 51
                              push %ecx
   11ac: ff d0
                              call
                                     *%eax
   11ae: 83 c4 10
                                     $0x10,%esp
                              add
   11b1: c9
                              leave
   11b2: c3
                              ret
   11b3: 8d 74 26 00
                              lea
                                     0x0(%esi,%eiz,1),%esi
   11b7: 90
                               nop
   11b8: c3
                               ret
   11b9: 8d b4 26 00 00 00 00 lea
                                   0x0(%esi,%eiz,1),%esi
000011c0 <register_tm_clones>:
   11c0: e8 a4 00 00 00
                              call 1269 < __x86.get_pc_thunk.dx>
   11c5: 81 c2 Of 2e 00 00
                               add
                                   $0x2e0f,%edx
   11cb: 55
                               push %ebp
   11cc: 89 e5
                                     %esp,%ebp
                               mov
   11ce: 53
                                     %ebx
                               push
   11cf: 8d 8a 34 00 00 00
                              lea
                                     0x34(%edx),%ecx
```

```
11d5: 8d 82 34 00 00 00 lea 0x34(%edx),%eax
   11db: 83 ec 04
                             sub
                                   $0x4,%esp
   11de: 29 c8
                             sub %ecx,%eax
   11e0: 89 c3
                             mov
                                   %eax,%ebx
   11e2: c1 e8 1f
                                   $0x1f,%eax
                             shr
   11e5: c1 fb 02
                             sar
                                   $0x2,%ebx
   11e8: 01 d8
                             add %ebx, %eax
   11ea: d1 f8
                             sar
                                   %eax
                                   1202 <register_tm_clones+0x42>
   11ec: 74 14
                             jе
   11ee: 8b 92 28 00 00 00
                                   0x28(%edx),%edx
                             mov
   11f4: 85 d2
                             test %edx, %edx
   11f6: 74 0a
                             jе
                                   1202 <register tm clones+0x42>
   11f8: 83 ec 08
                             sub
                                   $0x8,%esp
   11fb: 50
                             push %eax
   11fc: 51
                             push
                                    %ecx
   11fd: ff d2
                            call *%edx
   11ff: 83 c4 10
                            add
                                   $0x10,%esp
   1202: 8b 5d fc
                            mov
                                   -0x4(%ebp),%ebx
   1205: c9
                             leave
   1206: c3
                             ret
   1207: 8d b4 26 00 00 00 00 lea 0x0(%esi,%eiz,1),%esi
                             xchg %ax, %ax
   120e: 66 90
00001210 <__do_global_dtors_aux>:
   1210: f3 Of 1e fb
                            endbr32
   1214: 55
                            push %ebp
   1215: 89 e5
                            mov %esp, %ebp
   1217: 53
                            push %ebx
   1218: e8 53 ff ff ff
                            call 1170 <__x86.get_pc_thunk.bx>
   121d: 81 c3 b7 2d 00 00
                            add $0x2db7,%ebx
   1223: 83 ec 04
                             sub
                                   $0x4,%esp
   1226: 80 bb 34 00 00 00 00 cmpb $0x0,0x34(%ebx)
   122d: 75 27
                                  1256 <__do_global_dtors_aux+0x46>
                             jne
   122f: 8b 83 1c 00 00 00
                                   0x1c(%ebx),%eax
                             mov
   1235: 85 c0
                             test %eax, %eax
   1237: 74 11
                                  124a < do global dtors aux+0x3a>
                             jе
   1239: 83 ec 0c
                             sub
                                   $0xc, %esp
   123c: ff b3 30 00 00 00
                            push 0x30(%ebx)
   1242: e8 29 fe ff ff
                            call 1070 <__cxa_finalize@plt>
   1247: 83 c4 10
                             add $0x10,%esp
   124a: e8 31 ff ff ff
                           call 1180 <deregister tm clones>
   124f: c6 83 34 00 00 00 01 movb $0x1,0x34(%ebx)
   1256: 8b 5d fc
                                   -0x4(%ebp),%ebx
                             mov
   1259: c9
                             leave
   125a: c3
                             ret
   125b: 8d 74 26 00
                             lea
                                    0x0(%esi,%eiz,1),%esi
   125f: 90
                             nop
00001260 <frame dummy>:
   1260: f3 Of le fb
                             endbr32
   1264: e9 57 ff ff ff jmp 11c0 <register_tm_clones>
```

```
00001269 < x86.get pc thunk.dx>:
   1269: 8b 14 24
                                   (%esp),%edx
   126c: c3
                             ret
0000126d <__x86.get_pc_thunk.si>:
   126d: 8b 34 24
                             mov
                                   (%esp),%esi
   1270: c3
                             ret
   1271: 66 90
                             xchg %ax, %ax
   1273: 66 90
                             xchg %ax, %ax
   1275: 66 90
                             xchg %ax, %ax
   1277: 66 90
                             xchg %ax, %ax
   1279: 66 90
                            xchg %ax, %ax
   127b: 66 90
                             xchg %ax, %ax
   127d: 66 90
                             xchq %ax, %ax
   127f: 90
                             nop
00001280 <__stack_chk_fail_local>:
   1280: f3 Of 1e fb endbr32
   1284: 53
                            push %ebx
                           call 1170 < __x86.get_pc_thunk.bx>
   1285: e8 e6 fe ff ff
   128a: 81 c3 4a 2d 00 00 add $0x2d4a, %ebx
                            sub $0x8,%esp
   1290: 83 ec 08
                           call 1050 <__stack_chk_fail@plt>
   1293: e8 b8 fd ff ff
```

对比发现二者的执行代码没有明显区别,但在使用gdb调试时,使用 -g 选项生成的可执行文件会显示当前执行的源代码语句。

C:

可以使用以下命令:

```
gcc -print-prog-name=cc1
```

打印出GCC驱动程序调用的C编译器的实际路径。

然后使用 1dd 命令来查看这个编译器使用的共享库:

```
ldd /path/to/cc1
```

替换 /path/to/ccl 为实际的编译器路径。这将列出所有被链接的共享库及其路径。

第8章: P528~529 8.19, 8.21, 8.23

8.19

下面的函数打印多少行输出?给出一个答案为n的函数。假设 n ≥ 1。

```
void foo(int n)
{
   int i;

   for (i = 0; i < n; i++)
        Fork();
   printf("hello\n");
   exit(0);
}</pre>
```

该foo函数循环n次使用fork创建新进程

- 每次fork相当于一个进程分叉成两个进程
- 一次fork生成2个进程,两次fork生成4个进程,三次fork生成8个进程,, n次fork生成2^n个进程
- 最终每个子进程都会打印一行输出

所以结果为2ⁿ。

8.21

下面程序的可能的输出序列是什么?

```
int main()
{
    if (fork() == 0) {
        printf("a");
        exit(0);
    }
    else {
        printf("b");
        waitpid(-1, NULL, 0);
    }
    printf("c");
    exit(0);
}
```

• 如果fork后是父进程先运行

首先父进程会打印b,接着调用waitpid等待子进程执行结束,所以这里会切换到子进程执行,子进程先打印a,子进程结束,父进程不再阻塞,最后打印c

所以此时的输出序列是

```
bac
```

• 如果fork后是子进程先运行

首先子进程会打印a,子进程结束,父进程继续执行打印b,此时因为没有未结束的子进程父进程调用waitpid时不会阻塞等待,继续运行打印c

所以此时的输出序列是

```
abc
```

8.23

你的一个同事想要使用信号来让一个父进程对发生在一个子进程中的事件计数。其思想是每次发生一个事件时,通过向父进程发送一个信号来通知它,并且让父进程的信号处理程序对一个全局变量counter 加一,在子进程终止之后,父进程就可以检查这个变量。然而,当他在系统上运行图 8-41中的测试程序时,发现当父进程调用 printf时,counter 的值总是 2, 即使子进程向父进程发送了5个信号。他很困惑,向你寻求帮助。你能解释这个程序有什么错误吗?

图8-41中的测试程序:

```
#include "csapp.h"
int counter = 0;
void handler(int sig)
{
   counter++;
   sleep(1); /* Do some work in the handler */
   return;
}
```

```
int main()
{
   int i;
   Signal(SIGUSR2, handler);

if (Fork() == 0) { /* Child */
   for (i = 0; i < 5; i++) {
      Kill (getppid () , SIGUSR2);
      printf ("sent SIGUSR2 to parent\n");
   }
   exit(0);
}</pre>
Wait(NULL);
printf("counter=%d\n", counter);
exit(0);
}
```

这个程序的问题就在于他的代码没有解决信号可以阻塞和不会排队等待这样的情况。程序运行时发生的情况是: 父进程接收并捕获了第一个信号,父进程执行处理函数,当处理程序还在处理第一个信号时,第二个信号就传送并添加到了待处理信号集合里。然而,因为SIGUSR2信号被SIGUSR2处理程序阻塞了,所以第二个信号就不会被接收。此后,在处理程序还在处理第一个信号时,第三、第四、第五个信号陆续到达,而此时因为已经有了一个待处理的SIGUSR2,所以第三、第四、第五个SIGUSR2信号都会被丢弃。一段时间后,处理程序处理完第一个信号,counter+1并返回,但还有一个待处理的SIGUSR2,父进程接收这个信号,并第二次执行处理函数,counter+1。在处理程序完成对第二个信号的处理之后,已经没有待处理的SIGUSR2信号了,因为后面三个SIGUSR2信号的所有信息都已丢弃,所以最终counter的结果是2。