## Ata 03 de reunião do projeto TETHA - 18/Janeiro/2006

## **Presentes (Equipe PUC):**

Nome	e-mail
Fernando Moraes	moraes@inf.pucrs.br
Ney Laert Vilar Calazans	calazans@inf.pucrs.br
Leandro Heleno Möller	moller@inf.pucrs.br
Everton Carara	carara@inf.pucrs.br
Erico Bastos	ebastos@inf.pucrs.br
Alzemiro Henrique Lucas	alzemiro@gmail.com
Guilherme Montez Guindani	ac107029@inf.pucrs.br
Samuel dos Santos Marczak	samuelmarczak@yahoo.com.br
Taciano Ares Rodolfo	taciano@inf.pucrs.br
Ricardo Planer	r_planer@yahoo.com.br

## Pauta da reunião:

1. <u>Samuel</u>: implementou a seguinte página do projeto:

http://toledo.inf.pucrs.br/~gaph/homepage/research/tetha/tetha.html

User: tetha
Pass: temporário

• **A fazer:** substituir *notes* por *atas de reuniões*, com os documentos apresentados na reunião, como segue:

atas de reuniões	Ata 03 de Janeiro de 2006 power point 1 power point 2	
	Ata 11 de Janeiro de 2006	
	power point 1	
	power point 2	
	Ata 18 de Janeiro de 2006	
	power point 1	
	power point 2	

- 2. <u>Guindani</u>. Estudo da estrutura do módulo de transmissão do MAC Ethernet *open core*. Apresentou um conjunto de lâminas, disponível na página, contendo a estrutura de blocos do módulo e os sinais de entrada/saída.
  - A fazer: simular este módulo.
- 3. <u>Carara</u>. Relatou que concluiu o módulo de interface com memória DDR. A taxa de escrita etá em 3,2 Gbps (32 bits de dados, 100 MHz), e a de leitura 6,4 Gpbs (leitura de dois dados por ciclo de clock). Não conseguiu escrever 2 dados por ciclo de clock, o que explica esta diferença.
  - A fazer: (1) preparar documentação e apresentação; (2) verificar se o clock da memória pode ser aumentado.

4. <u>Alzemiro</u>: Estudo de MII e dos módulos PHY presentes nas placas de prototipação do GAPH. Apresentou lâminas contendo este estudo, disponível na página.

## 5. Samuel:

- A fazer: estudar os registradores de configuração do módulo MAC.
- 6. Planer:
  - A fazer: estudar a interface wishbone do módulo MAC.
- 7. Moller: estudando como implementar uma tabela para o chaveamento entre canais de entrada e saída.

<b>8.</b> ]	PROXIM	AS REUNIOES: 25	5/jan, 1º/fev.	