

## Ata 02 de reunião do projeto TETHA - 11/Janeiro/2006

### Presentes (Equipe PUC):

Nome	e-mail	Dedicação
Fernando Moraes	moraes@inf.pucrs.br	coordenador
Ney Laert Vilar Calazans	calazans@inf.pucrs.br	coordenador
Leandro Heleno Möller	moller@inf.pucrs.br	40
Everton Carara	carara@inf.pucrs.br	40
Erico Bastos	ebastos@inf.pucrs.br	40
Alzemiro Henrique Lucas	alzemiro@gmail.com	30
Guilherme Montez Guindani	ac107029@inf.pucrs.br	30
Samuel dos Santos Marczak	samuelmarczak@yahoo.com.br	30
Taciano Ares Rodolfo	taciano@inf.pucrs.br	30

### Pauta da reunião:

1. Samuel: comentou que está começando a página do projeto TETHA. Colocará no ar no decorrer da semana.
2. Moller: está estudando como implementar uma tabela para o chaveamento entre canais de entrada e saída. Lâminas com a proposta estarão na página, no link reunião 02.
  - Idéia: usar uma tabela de 512 posições, aplicando-se uma função *hash* sobre o endereço MAC (48 bits), reduzindo-o para 5 bits. Isto resulta em 32 páginas de 16 posições. A busca se um dado endereço MAC está presente ou não na tabela é feita sequencialmente sobre estas 16 posições. Considerando-se o uso de memória dupla porta, pode-se reduzir a 8 leituras paralelas.
  - **A fazer**: implementar uma estrutura de teste e avaliar a latência.
3. Guindani, Érico, Samuel:
  - Guindani: apresentou características do MAC feito na PUC (pelo Delfim) e pelo MAC do opencores..
  - **A fazer**: colocar o MAC da open cores a funcionar.
4. Alzemiro: estudando a norma MII.
  - **A fazer**: junto com o **Samuel**: estudo dos módulos PHY presentes nas placas de prototipação do GAPH.
5. Carara: prototipando o módulo de leitura/escrita em memória DDR.
  - **A fazer**: organizar o código VHDL, e implementar algoritmos de teste de memória, afim de validar este módulo.

### 6. PRÓXIMAS REUNIÕES: 18/jan, 25/jan.

---