

Ata 12 de reunião do projeto TETHA - 10/Maio/2006

Presentes (Equipe PUC):

Nome	e-mail	Dedicação
Fernando Moraes	moraes@inf.pucrs.br	coordenador
Ney Laert Vilar Calazans	calazans@inf.pucrs.br	coordenador
Leandro Heleno Möller	moller@inf.pucrs.br	40
Everton Carara	carara@inf.pucrs.br	40
Erico Bastos	ebastos@inf.pucrs.br	40
Alzemiro Henrique Lucas	alzemiro@gmail.com	30
Guilherme Montez Guindani	ac107029@inf.pucrs.br	30
Samuel dos Santos Marczak	samuelmarczak@yahoo.com.br	30
Taciano Ares Rodolfo	taciano@inf.pucrs.br	30

Pauta da reunião:

1. Foi discutida a relação dos sinais entre os blocos (MAC, Pacote/Célula, NI,...). Foi definido um diagrama de bloco padrão (figura 2) para ser seguido e implementado pela equipe.
2. Foi decidido que cada equipe fará simulações individuais de seus blocos. Estas devem ser apresentadas no próximo **dia 19 de maio**.
3. As equipes devem fazer a integração dos blocos por simulação e apresentar no dia 26 de maio.
4. A prototipação do circuito definido (figura 2) deve ser executada por todas as equipes e apresentada no dia 06 de junho.
5. Foi definido um novo formato para a célula (figura 1).

TIPO	SEQ	PRI	PAYLOAD	OFFSET
------	-----	-----	---------	--------

Figura 1: Célula.

Descrição dos campos da célula:

TIPO: Tipo da célula;

SEQ: Número de sequência da célula/Tamanho do pacote;

PRI: Prioridade da célula;

PAYLOAD: Dados úteis da célula (carga útil);

OFFSET: Informa aonde termina os dados úteis da última célula de um pacote.

