

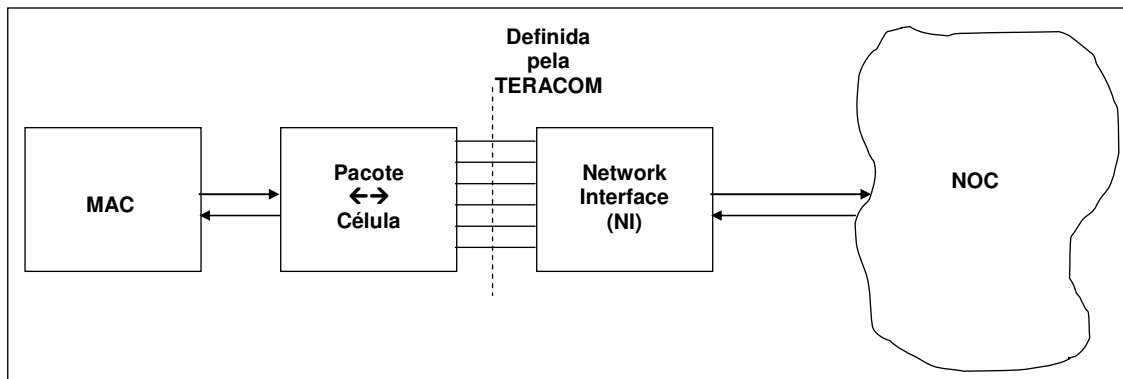
Ata 09 de reunião do projeto TETHA - 21/Março/2006

Presentes :

Nome	e-mail	Dedicação
Fernando Moraes	moraes@inf.pucrs.br	coordenador
Ney Laert Vilar Calazans	calazans@inf.pucrs.br	coordenador
Leandro Heleno Möller	moller@inf.pucrs.br	40
Everton Carara	carara@inf.pucrs.br	40
Erico Bastos	ebastos@inf.pucrs.br	40
Alzemiro Henrique Lucas	alzemiro@gmail.com	30
Guilherme Montez Guindani	ac107029@inf.pucrs.br	30
Samuel dos Santos Marczak	samuelmarczak@yahoo.com.br	30
Taciano Ares Rodolfo	taciano@inf.pucrs.br	30

Pauta da reunião:

1. Reunião extraordinariamente realizada na Sexta-feira. Foi inicialmente apresentado o esquema geral de comunicação para a NoC com os módulos MAC, detalhando a necessidade de uma interface de rede (NI) e do módulo que transforma pacotes Ethernet em Células e vice-versa, conforme desenho abaixo.



Esquema Geral da Comunicação NoC-MACs

2. **Samuel e Érico:** apresentaram algumas idéias e dúvidas sobre o módulo NI, incluindo:
 - a. A vida do CRC da célula (cf. especificação da TERACOM) é interna ao FPGA. Então para que serviria este CRC?
 - b. Quem é responsável por verificar este CRC?
 - c. Se a NoC/Switch puder entregar células fora de ordem (conforme discutido durante a reunião) deve ser obrigatória a bufferização de células ou no NI ou no módulo Pacote ↔ Célula, ou não?
3. **Alzemiro.** MII funcionando a prototipação – problema que impedia o funcionamento estava relacionado ao parâmetro Slew-Rate do pino dos FPGAs, que não podia ser o valor default. O próximo passo é integrar o módulo MII com o MAC.
4. **Guindani e Taciano.** MAC está simulando OK, usando um esquema de módulo Transmissão/Recepção em *loopback* + Serial. A prototipação deste esquema deve ser providenciada para a semana que vem.