Ata 04 de reunião do projeto TETHA - 25/Janeiro/2006

Presentes (Equipe PUC):

Nome	e-mail	Dedicação
Fernando Moraes	moraes@inf.pucrs.br	coordenador
Ney Laert Vilar Calazans	calazans@inf.pucrs.br	coordenador
Leandro Heleno Möller	moller@inf.pucrs.br	40
Everton Carara	carara@inf.pucrs.br	40
Erico Bastos	ebastos@inf.pucrs.br	40
Alzemiro Henrique Lucas	alzemiro@gmail.com	30
Guilherme Montez Guindani	ac107029@inf.pucrs.br	30
Samuel dos Santos Marczak	samuelmarczak@yahoo.com.br	30
Taciano Ares Rodolfo	taciano@inf.pucrs.br	30

Site do projeto:

http://toledo.inf.pucrs.br/~gaph/homepage/research/tetha/tetha.html

usuário: tetha senha: G@phtH06

Pauta da reunião:

- 1. <u>Guindani</u>: apresentou seu trabalho relativo ao TxMac. Realizou estudo dos registradores internos no módulo, e está simulando com *test bench* desenvolvido por ele. **Lâminas** explicativas no site do projeto.
 - A fazer: iniciar a prototipação nas duas primeiras semanas de fevereiro.
- 2. Taciano: não realizou apresentação, mas comentou que o módulo RXMac está simulando.
 - A fazer: iniciar a prototipação nas duas primeiras semanas de fevereiro.

3. Alzemiro:

• Está simulando a interface MII. Está com problemas na integração VHDL - Verilog.

4. Planer:

- Apresentou a interface wishbone, assim como a simulação desta interface no modo escravo. **Lâminas** explicativas no site do projeto.
- Está saindo do projeto por ter optado por outro estágio.

5. Carara:.

- Apresentou a operação da memória DDR ao grupo. **Lâminas** explicativas no site do projeto. O módulo DDR está pronto.
- A fazer: colocar este IP no site do projeto, com documentação.

6. Samuel:

• Estudando os registradores de configuração do módulo MAC.

7.	Longa discussão da arquitetura interna da switch. O Möller irá enviar a especificação ao
	grupo.
8.	PRÓXIMAS REUNIÕES: 01/fev e 08/fev.