Ata 01 de reunião do projeto TETHA - 03/Janeiro/2005

Presentes (Equipe PUC):

| Nome | e-mail | Dedicação | |
|---------------------------|----------------------------|-------------|--|
| Fernando Moraes | moraes@inf.pucrs.br | coordenador | |
| Ney Laert Vilar Calazans | calazans@inf.pucrs.br | coordenador | |
| Leandro Heleno Möller | moller@inf.pucrs.br | 40 | |
| Everton Carara | carara@inf.pucrs.br | 40 | |
| Erico Bastos | ebastos@inf.pucrs.br | 40 | |
| Alzemiro Henrique Lucas | alzemiro@gmail.com | 30 | |
| Guilherme Montez Guindani | ac107029@inf.pucrs.br | 30 | |
| Samuel dos Santos Marczak | samuelmarczak@yahoo.com.br | 30 | |
| Taciano Ares Rodolfo | taciano@inf.pucrs.br | 30 | |

A equipe PUC está composta por 7 bolsistas, sendo 3 de dedicação integral e 4 de dedicação parcial.

Além da equipe PUC, há a equipe DATACOM:

| Nome | e-mail | Dedicação |
|--------------------------|----------------------------------|-------------|
| Daniel Pigatto | daniel@datacom-telematica.com.br | coordenador |
| Rafael Fraga Garibotti | garibotti@inf.pucrs.br | 30 |
| Hugo Artur Weber Schmitt | ac107035@inf.pucrs.br | 30 |

Daniel:

- Ontem fizemos a mudança para o espaço reservado ao projeto. Temos 8 pontos de trabalho, e 5 máquinas novas. Assim que estiver disponível o dinheiro do projeto, compraremos as máquinas que faltam para completarmos o laboratório, além de pelo menos 2 servidores.
- Precisamos de um bolsista de <u>ligação</u> entre as equipes PUC-DATACOM, pois não podemos andar em separado.

Pauta da reunião:

- 1. Apresentação, por parte do Ney, das características do projeto à equipe e do orçamento.
- 2. Definição da data das <u>férias</u> dos bolsistas da equipe PUC: 13/fevereiro (segunda-feira) à 01/março (quarta-feira). Retornam quinta-feira, dia 02/março.
- 3. Definição de tarefas <u>iniciais</u>:
 - Carara: irá prototipar o módulo de leitura/escrita em memória DDR
 - Möller: irá estudar como implementar um algoritmo de broadcast em uma rede intrachip.
 - Guindani, Érico, Samuel: estudo do *core* MAC e implementação do mesmo em FPGA.
 - Alzemiro, Taciano: estudo da norma SMII.

- 4. Cada grupo fará um breve seminário <u>semanal</u> de suas atividades. As datas destes seminários serão, a princípio, nas quartas-feiras à tarde: <u>11/jan</u>, <u>18/jan</u>, <u>25/jan</u>.
- 5. O Samuel será em um primeiro momento o *web master* do projeto. As atas das reuniões e os *links* das normas devem ir para a página do projeto. A página do projeto deve ser de acesso restrito.

| 6. | Explicação | aos bo | lsistas da | a necessid | lade d | le sigilo | dos d | lados d | lo proje | to. |
|----|------------|--------|------------|------------|--------|-----------|-------|---------|----------|-----|
|----|------------|--------|------------|------------|--------|-----------|-------|---------|----------|-----|